

Paging

a) LRU

Rahmen	Seite	Ladezeit	letzter Zugriff	r-Bit	d-Bit
4	2	45	80	1	1
0	8	35	90	1	1
5	4	100	100	1	1
1	0	15	110	1	1
2	9	120	120	1	1
3	7	130	130	1	1

b) FIFO Second Chance

Rahmen	Seite	Ladezeit	letzter Zugriff	r-Bit	d-Bit
4	2	45	80	1	1
0	8	35	90	1	1
5	2	100	5	0	0
2	5	101	25	0	0
1	0	102	20	0	0
3	6	103	40	0	1
0	8	104	90	0	1
4	2	105	80	0	1
5	4	106	106	1	1
1	0	102 102	110	1	1
2	9	120	120	1	1
1	0	130 102	110	0	1
3	7	131	131	1	1

→ alle r-Bits
gesetzt