

**计算机组成原理-实验报告**

院 系 软件学院

专业班级 软工2003班

姓 名 刘铭宸

学 号 U202010783

指导教师 黄浩

2022年 12月 23 日

目录

[1 课程实验概述 1](#_Toc57905968)

[2 运算器组成实验 2](#_Toc57905969)

[2.1 八位串行可控加减法器电路设计 2](#_Toc57905970)

[2.2 四位先行进位电路 2](#_Toc57905971)

[2.3 4位快速加法器设计 2](#_Toc57905972)

[2.4 16位快速加法器设计 2](#_Toc57905973)

[2.5 32位快速加法器设计 2](#_Toc57905974)

[2.6 32位MIPS运算器设计 2](#_Toc57905975)

[3 存储系统综合实验 3](#_Toc57905976)

[3.1 存储扩展实验 3](#_Toc57905977)

[3.2 MIPS寄存器文件设计 3](#_Toc57905978)

[4 心得体会 4](#_Toc57905979)

# 1课程实验概述

# 2运算器组成实验

2.1八位串行可控加减法器电路设计

2.2四位先行进位电路

2.34位快速加法器设计

2.416位快速加法器设计

2.532位快速加法器设计

2.632位MIPS运算器设计

# 3存储系统综合实验

3.1存储扩展实验

3.2 MIPS寄存器文件设计

# 4心得体会