RFTPU Hardware Architecture

```
┌──────────────┐
│    Input     │
│   Register   │
└──────────────┘
        │
        ▼
┌──────────────┐   ┌──────────────┐   ┌──────────────┐
│    CORDIC    │   │   Complex    │   │    Kernel    │
│   Rotation   │   │  Multiplier  │◀──│     LUT      │
└──────────────┘   └──────────────┘   └──────────────┘
        │                 │
        ▼                 ▼
┌──────────────┐   ┌──────────────┐   ┌──────────────┐
│  8×8 RFT     │   │  Frequency   │   │    Output    │
│ Accumulator  │──▶│   Analysis   │──▶│   Register   │
└──────────────┘   └──────────────┘   └──────────────┘
```