

Experimento 7

Circuitos Combinacionais: Multiplexadores

Lucas Mafra Chagas, 12/0126443

Marcelo Giordano Martins Costa de Oliveira, 12/0037301

¹Dep. Ciência da Computação – Universidade de Brasília (UnB)
CiC 116351 - Circuitos Digitais - Turma A

{giordano.marcelo, chagas.lucas.mafra}@gmail.com

Abstract. Write here a short summary of the report in English. This corresponds to the Experiment 7 report on combinational circuits, specifically the multiplexers.

Resumo. Escreva aqui um pequeno resumo do relatório. Este corresponde ao relatório do Experimento 7 sobre circuitos combinacionais, especificamente os multiplexadores.

1. Objetivos

Fornecer ao aluno um contato inicial com o painel. São apresentadas as portas AND, OR e NOT e os conceitos de atraso em portas lógicas e nível de ruído em circuitos digitais.

2. Materiais

- Painel Digital;
- *proto*board;
- Fios conectores;
- Portas lógicas AND (7408), OR(7432) e NOT(7404);
- Fios conectores;
- Multímetro;
- Ponta lógica;

3. Introdução

Os sistemas digitais que conhecemos tem como base o uso de operações lógicas que terão sempre apenas duas respostas possíveis: verdadeiro (representado também pelo valor 1) e falso (representado também pelo valor 0). Os circuitos digitais permitem que essas operações lógicas sejam implementadas, consequentemente permitindo que as máquinas realizem as operações que exigimos delas. Nos circuitos, os valores ‘verdadeiro’ e ‘falso’ interpretados pelo sistema digital são gerados a partir de tensões. Na lógica positiva, temos que um nível alto de tensão é associado ao nível lógico 1, enquanto o nível baixo de tensão é associado ao nível lógico 0. Para este experimento, os circuitos integrados que foram utilizados pertencem à família TTL (Transistor-Transistor-Logic). Para estes circuitos temos uma alimentação de 5,0 Volts, onde o nível lógico 1 terá saída de 5,0 Volts(o maior valor) e o nível lógico 0 terá uma saída de 0 Volts. É claro que isso não é um valor exato. Para valores de entrada, temos que o circuito reconhece como 0 valores até

A	B	S1	S2	S3	S4
0	0	0.01	0.02	0.02	0.02
0	1	0.01	0.02	0.02	0.02
1	0	0.01	0.02	0.02	0.02
1	1	4.99	4.98	4.96	4.97

A	B	S1	S2	S3	S4
0	0	0.03	0.01	0.01	0.05
0	1	4.98	4.97	4.98	4.98
1	0	4.98	4.97	4.97	4.98
1	1	4.98	4.97	4.97	4.97

0,8 volts, e como 1 valores de 2,0 a 5,5 Volts. Isso é necessário pois experimentalmente precisamos de um intervalo de erros na hora de realizar leituras. Na saída, o circuito TTL representa o nível lógico 0 no intervalo de 0 a 0,4 Volts e o nível lógico 1 no intervalo de 2,4 a 5,0 Volts. Para realizar as operações lógicas com os níveis lógicos é necessária a utilização de portas lógicas. As operações lógicas básicas são as operações AND (A e B), OR (A ou B) e NOT (não A). Já nos circuitos, temos 2 pinos que destinam-se à alimentação do circuito e 12 que se destinam às portas, que geralmente tem 2 entradas e uma saída, gerando um total de 4 portas por circuito integrado. Combinando essas portas é possível gerar diversas operações lógicas com diferentes níveis de complexidade. As portas lógicas recebem informações em nível lógico e geram uma saída também em nível lógico. Portanto, precisamos apenas de dois valores qualquer que seja a operação a ser feita. Neste experimento, trabalharemos com estas portas lógicas, estudaremos as tabelas verdade geradas para cada combinação de valores em cada porta e mostraremos que apesar de eficiente, ao lidarmos com portas lógicas temos que considerar que cada uma delas possui um tempo para processar uma informação, provando que erros são presentes até nos sistemas mais simples.

4. Procedimentos

Escreva nesta seção os diversos itens pedidos no experimentos.

4.1. Funcionamento das portas lógicas AND e OR

Descrever o experimento realizado. Sempre que colocar uma figura deve-se explicar o que se pretende que o leitor veja, ou uma análise logo após a figura.

Aqui temos um exemplo de como citar uma URL na bibliografia [?].

É apresentado acima como fazer uma listagem não numerada.

A	B	S1
0	0	0
0	1	1
1	0	1
1	1	1

4.2. Implementação da porta OR com portas AND e NOT

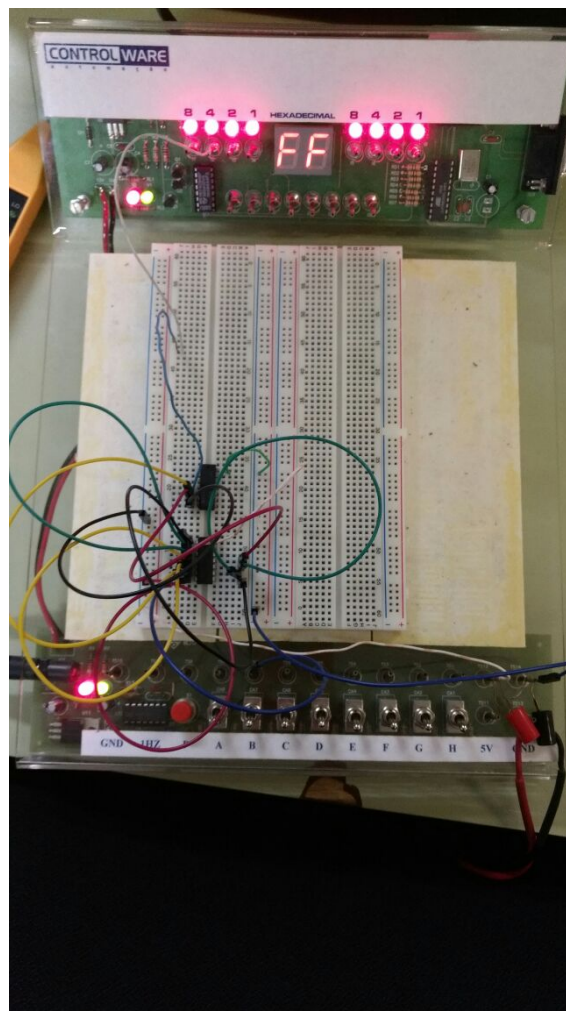


Figure 1. Uma figura

A Figura 1 apresenta um exemplo de como usar e citar uma figura.

A	B	S1
0	0	0
0	1	0
1	0	0
1	1	1

4.3. Implementação da porta AND com portas OR e NOT

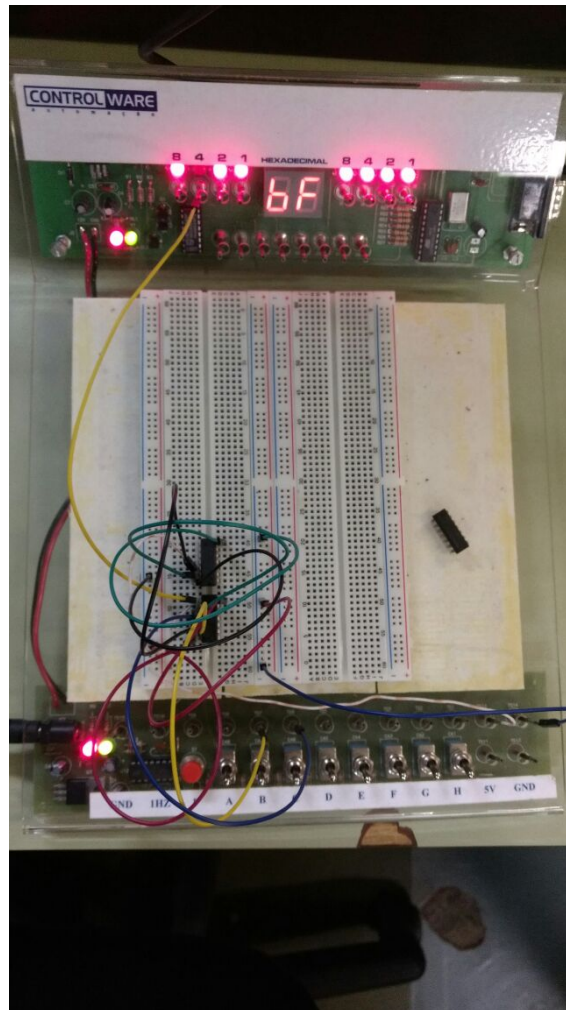


Figure 2. Uma figura

A Figura 2 apresenta um exemplo de como usar e citar uma figura.

4.4. Atraso de Propagação em Portas

Aqui temos um exemplo de como criar um hiperlink. Veja aqui um exemplo de vídeo.

Sempre identifique no site do vídeo:

- o experimento: Experimento 7;
- semestre: 2016-2;
- a disciplina: CiC 116351 - Circuitos Digitais - Turma B;

- a universidade: Universidade de Brasília (UnB);
- os nomes dos componentes do grupo.

5. Análise dos Resultados

Faça uma análise crítica dos resultados obtidos nos experimentos. Esta análise pode ser feita item a item ou de uma forma geral.

Dica: Use pesquisa na Internet para tirar as dúvidas sobre edição em \LaTeX .

6. Conclusão

Por este experimento obtivemos uma prática inicial com circuitos digitais, podemos nos familiarizar com o protoboard e podemos por fim, compreender o atraso de propagação em portas lógicas. Foi adquirido também um entendimento sobre as portas lógicas AND, NOT e OR, e que de fato, elas podem ser construídas de forma intercalada, determinando assim os conjuntos universais.

Auto-Avaliação

1. a
2. c
3. b
4. d