

1. Ariketa

1. Bertsioa

- a) Kableatua
b) 1100000 100 011 111
Jauzi erregis. bada = 0: Opcode = 1100000; R3 = 011; 25 = 011001 → -25 = 100111
c) 100 011 111 1 0000 0 0 0 1 0 0
d) Si R3 = 0: PC = 30010 + (-25) = 29985
Si R3 ≠ 0: PC = 30010 + 1 = 30011

2. Bertsioa

- a) Kableatua
b) 1100000 011 010 001
Jauzi erregis. bada = 0: Opcode = 1100000; R2 = 010; 25 = 011001
c) 011 010 001 1 0000 0 0 0 1 0 0
d) Si R3 = 0: PC = 30010 + (+25) = 30045
Si R3 ≠ 0: PC = 30010 + 1 = 30011

2. Ariketa

1. Bertsioa

- a) $t_{ins} = 3 + 2 + 2 + 4 = 11 \text{ ns}$; $f = 1/t_{ins} = 1 / (11 \cdot 10^{-9}) = 90,91 \text{ MHz}$
b) $6 \cdot t_{ins} = 66 \text{ ns}$
c) B eta Dren ondoren. Antzeko luzerak duten etapak lortzen direlako: $t_c = Mx \{(3+2) \text{ ns}; (2+4) \text{ ns}\} = 6 \text{ ns}$
d) $t_{dins} = t_d \cdot (N+C-1) = 7 \cdot (6+2-1) = 49 \text{ ns}$
 $t_d = t_c + 1 = 6 + 1 = 7 \text{ ns}$ (etapa baten iraupena erregistroa barne); N=aginduen kopurua; C=Etapa kopurua/agindu
e) $t_e = \lim_{N \rightarrow \infty} \frac{(N+C+1) \cdot t_d}{N} = t_d = 7 \text{ ns}$
f) A, C eta Dren ondoren erregistroak ipiniz: $t_f = Mx \{3 \text{ ns}; (2+2) \text{ ns}; 4 \text{ ns}\} = 4 \text{ ns}$.
Bai, etapa bakoitzeko iraupena txikiagotzen delako: $(t_c+1) = 7 \text{ ns}$ -tik $(t_f+1) = 5 \text{ ns}$ -ra.

2. Bertsioa

- a) $t_{ins} = 4 + 2 + 2 + 3 = 11 \text{ ns}$; $f = 1/t_{ins} = 1 / (11 \cdot 10^{-9}) = 90,91 \text{ GHz}$
b) $5 \cdot t_{ins} = 55 \text{ ns}$
c) B eta Dren ondoren. Antzeko luzerak duten etapak lortzen direlako: $t_c = Mx \{(3+2) \text{ ns}; (2+4) \text{ ns}\} = 6 \text{ ns}$
d) $t_{dins} = t_d \cdot (N+C-1) = 7 \cdot (5+2-1) = 42 \text{ ns}$
 $t_d = t_c + 1 = 6 + 1 = 7 \text{ ns}$ (etapa baten iraupena erregistroa barne); N=aginduen kopurua; C=Etapa kopurua/agindu
e) $t_e = \lim_{N \rightarrow \infty} \frac{(N+C+1) \cdot t_d}{N} = t_d = 7 \text{ ns}$
f) A, C eta Dren ondoren erregistroak ipiniz: $t_f = Mx \{4 \text{ ns}; (2+2) \text{ ns}; 3 \text{ ns}\} = 4 \text{ ns}$.
Bai, etapa bakoitzeko iraupena txikiagotzen delako: $(t_c+1) = 7 \text{ ns}$ -tik $(t_f+1) = 5 \text{ ns}$ -ra.

3. Ariketa

1. Bertsioa

200	E. Kodea Modua
201	ADRS ó NBR = 500
202	Hurrengo agindua
...	...
400	600
...	...
500	800
...	...
600	200
...	...
702	150
...	...
800	250
...	...
900	350
...	...

Helbideratze Modua		Helbide efektiboa	Acc
Zuzena	LDA ADRS	500	800
Berehalakoa	LDA #NBR	201	500
Zeharkakoa	LDA [ADRS]	800	250
Erlatiboa	LDA \$ADRS	500+202=702	150
Indexatua	LDA ADRS (R3)	500+400=900	350
Erregistroa	LDA R3	X	400
Zeharkako erregistroa	LDA (R3)	400	600

PC = 202
R1 = 100
R2 = 300
R3 = 400
R4 = 500

2. Bertsioa

E. Kodea	Modua
200	ADRS ó NBR = 500
201	Hurrengo agindua
...	...
400	600
...	...
500	800
...	...
600	200
...	...
702	250
...	...
800	350
...	...
900	450
...	...

Helbideratze Modua		Helbide efektiboa	Acc
Zuzena	LDA ADRS	500	800
Berehalakoa	LDA #NBR	201	500
Zeharkakoa	LDA [ADRS]	800	350
Erlatiboa	LDA \$ADRS	500+202=702	250
Indexatua	LDA ADRS (R3)	500+400=900	450
Erregistroa	LDA R3	X	400
Zeharkako erregistroa	LDA (R3)	400	600

PC = 202
R1 = 100
R2 = 300
R3 = 400
R4 = 500

4. Ariketa

- Kalkulu azpierrutinerako: RET / "Return to the calling program/subroutine".
Etendura azpierrutinerako: RETI / "Return from Interrupt" (RET onartzen da).
- Bi kasuetan azpierrutinatik bueltatzeko aginduak PCa berreskuratzen du pilatik, hor gorde zen azpierrutina deitu zenean.
- Kalkulu azpierrutina: Azpierrutinaren barruan edo programa nagusian azpierrutinaren deia baio lehen.
Etenaldi azpierrutina: Azpierrutinaren barruan (erregistroak erabili baino lehen). Ezin da egin programa nagusitik ez baitakigu noiz emango den etenaldi bat.
- Ez. Erregistroen berreskuratzea gorde ziren alderantzizko ordenean egon behar da.

5. Ariketa

- Eskemak [iturri](#) unitateak hasitako bi gailuren arteko [handshaking](#) bidezko [sinkronizazioa](#) irudikatzen du.
- 1 eta 2-ak, [iturri](#) eta [destino](#) unitateak adierazten dituzte, hurrenez hurren.
- 3-ak [datu busa \(Data bus\)](#) adierazten du.
- 4-ak [datu busa \(Data bus\)](#) adierazten du.
- 5 eta 6-k, [request \(eskaera\)](#) eta [reply \(erantzuna\)](#) seinaleak adierazten dituzte, hurrenez hurren.
- 7 eta 8-k, [request \(eskaera\)](#) eta [reply \(erantzuna\)](#) lerroak irudikatzen dituzte, hurrenez hurren.
- [Time-out \(itxoite denbora\)](#) mekanismo batek erroreak detektatzen ditu datuen transferentzian.
- [Transferentzia iturri unitateak hasten du.](#)

0. Hasierako egoera: Request eta Reply desgaituta daude.

1. Iturriak datua ipintzen du eta gero Request gaitzen du datua dagoela esateko.

2. Erantzun bezala destinoak datua hartzen du eta gero Reply gaitzen du esateko datua hartu duela.

3. Erantzun bezala Iturriak Request desgaitzen du eta datua kentzen du.

4. Erantzun bezala eta amaitzeko destinoak Reply desgaitzen du.

Prozesua burututa: iturriak eta destinoak dakite prozesua ondo joan dela.

6. Ariketa

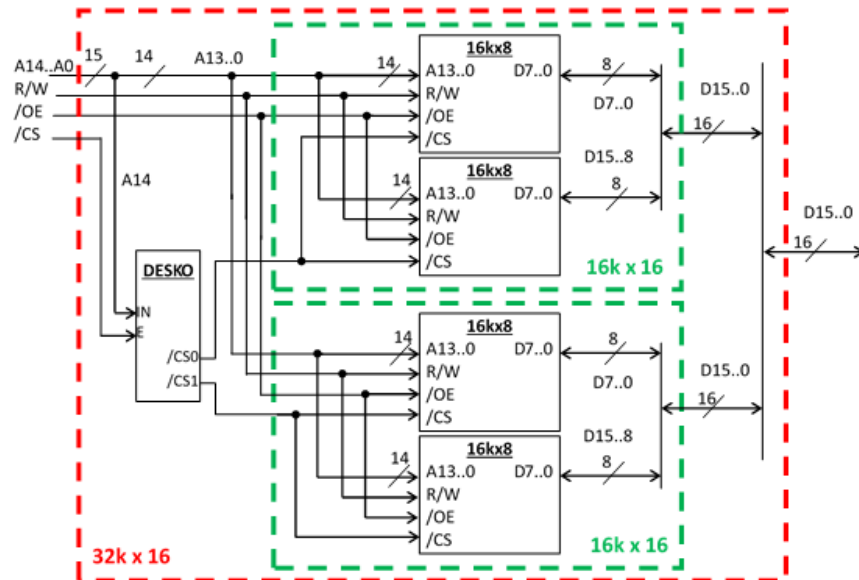
1. Bertsioa

32k x 16 erabiliz 16k x 8

$m=16$; $mci=8$; $2^n=32k$; $2^{nci}=16k$

a) $N = (m / mci) \cdot (2^n / 2^{nci}) = 4$ memoria

b)



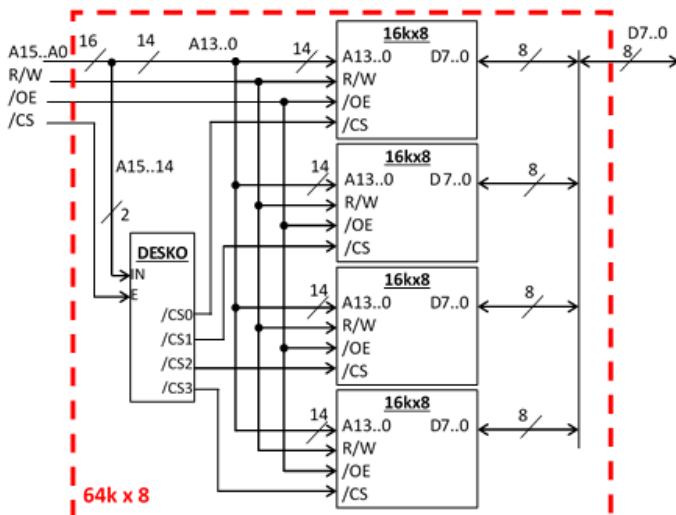
2. Bertsioa

64k x 8 erabiliz 16k x 8

$m=8$; $mci=8$; $2^n=64k$; $2^{nci}=16k$

a) $N = (m / mci) \cdot (2^n / 2^{nci}) = 4$ memoria

b)



3. Bertsioa

16k x 32 erabiliz 16k x 8

$m=32$; $mci=8$; $2^n=16k$; $2^{nci}=16k$

a) $N = (m / mci) \cdot (2^n / 2^{nci}) = 4$ memoria

b)

