Estructura de Computadores	2021-2022	Konputagailuen Egitura
30-06-2022	Lab. 8085	2022-06-30
Nombre / Izena: Apellidos / Abizenak: Grupo / Taldea:		

A Eredua

8085 mikroprozesadorearentzako programa bat egin lengoaia mihiztatzailean, kreditu-txartel baten bidez banku-kontu baten saldoa kontsultatzeko simulazioa egiteko.

Programak zenbaki bat irakurriko du 0 atakatik (gako pertsonala) eta zuzena den egiaztatuko du (gakoa 9000H memoria posizioan biltegiratuta dago).

Gakoa zuzena dela egiaztatu ondoren, 1 atakatik saldoa aterako da (saldoa memoria posizioan 9100H gordeta dago).

Hiru aukera izango ditugu gako zuzena sartzeko. Okerreko gako bat hiru aldiz jarraian sartuz gero, txartela atxikiko da (eragiketa hori RETENCION etiketak adierazten duen azpierrutinak egiten du, azpierrutina hau ez da kodetu behar, deitu baino ez) eta "1" bat aterako da 2 atakatik.

MNEMONIKOA	ADIERAZPENA	FLAGS		
	RENTZIAKO AGINDU			
MOV r1,r2	(r1)←(r2)	BAT EZ		
MOV r,M	(r)←[(HL)]	BAT EZ		
MOV M,r	[(HL)] ←(r)	BAT EZ		
MVI r,byte	(r)←byte	BAT EZ		
MVI M,byte	[(HL)]← byte	BAT EZ		
LXI rp,bikoitza	(rpl)←1° byte	BAT EZ		
17	(rph)←2° byte			
LDA addr	(A)←[addr]	BAT EZ		
STA addr	[addr]←(A)	BAT EZ		
LHLD addr	(L)←[addr]	BAT EZ		
	(H)←[addr+1]			
SHLD addr	$[addr]\leftarrow(L)$	BAT EZ		
	$[addr+1]\leftarrow(H)$			
LDAX rp	(A)←[(rp)]	BAT EZ		
STAX rp	[(rp)]←(A)	BAT EZ		
XCHG	$(H)\leftrightarrow(D)$ $(L)\leftrightarrow(E)$	BAT EZ		
	DU ARITMETIKOAK			
ADD r	(A)←(A)+(r)	GUZTIAK		
ADD M	$(A)\leftarrow(A)+[(HL)]$	GUZTIAK		
ADI byte	$(A)\leftarrow(A)+byte$	GUZTIAK		
ADC r	$(A)\leftarrow(A)+(r)+CY$	GUZTIAK		
ADC M	$(A)\leftarrow(A)+[(HL)]+CY$	GUZTIAK		
ACI byte	$(A)\leftarrow(A)+byte+CY$	GUZTIAK		
SUB r	(A)←(A)-(r)	GUZTIAK		
SUB M	(A)←(A)-[(HL)]	GUZTIAK		
SUI byte	(A)←(A)-byte	GUZTIAK		
SBB r	(A)←(A)-(r)-CY	GUZTIAK		
SBB M	(A)←(A)-[(HL)]-CY	GUZTIAK		
SBI byte	(A)←(A)-byte-CY	GUZTIAK		
INR r	(r)←(r)+1	Z, S, P, AC		
INR M	[(HL)]←[(HL)]+1	Z, S, P, AC		
DCR r	(r)←(r)-1	Z, S, P, AC		
DCR M	[(HL)]←[(HL)]-1	Z, S, P, AC		
INX rp	(rp)←(rp)+1	BAT EZ		
DCX rp	(rp)←(rp)-1	BAT EZ		
DAD rp	$(HL)\leftarrow (HL)+(rp)$	CY		
DAA	(A) BCD egokitze	BAT EZ		
AGINDU LOGIKOAK				
ANA r	$(A) \leftarrow (A) \text{ and } (r)$ $(CY) \leftarrow 0, (AC) \leftarrow 1$	GUZTIAK		
ANA M	$(C Y) \leftarrow 0, (AC) \leftarrow 1$ $(A) \leftarrow (A) \text{ and } [(HL)]$	GUZTIAK		
	$(CY)\leftarrow 0, (AC)\leftarrow 1$			
ANI byte	$(A)\leftarrow(A)$ and byte	GUZTIAK		
	(CY)←0, (AC)←1			
XRA r	(A)←(A) xor (r)	GUZTIAK		
XRA M	(A)←(A) xor [(HL)]	GUZTIAK		
XRI byte	$(A)\leftarrow(A)$ xor byte	GUZTIAK		
ORA r	(A)←(A) or (r)	GUZTIAK		
ORA M	$(A)\leftarrow(A) \text{ or } [(HL)]$	GUZTIAK		
ORI byte	$(A)\leftarrow(A)$ or byte	GUZTIAK		
CMP r	(A)-(r)	GUZTIAK		
CMP M	(A)-[(HL)]	GUZTIAK		
CPI byte	(A)-byte	GUZTIAK		

MNEMO	MIKOA	ADIERAZPENA	FLAGS			
		·				
BIRAKETA ETA FLAG AGINDUAK						
RL0 RR0		Biraketa ezkerra Biraketa eskubide	CY CY			
		Biraketa eskubide Biraketa ezkerra	CY			
RAL		CYren bidez	Cı			
RA	R	Biraketa eskubide	CY			
		Cyren bidez				
CM.		(A) 1eko osagarri	BAT EZ			
CM		Alderanztua (CY)	CY			
STO		(CY) ← 1	CY			
	ADARKATZE AGINDUAK					
		ez (Z=0), ccc=Z jauzi				
		ako ez (CY=0), ccc=				
		uzi bakoitia (P=0), co P jauzi positiboa (S=				
negatiboa		1 Jauzi positiboa (S=	o), ccc=wi jauzi			
JMP addr		(PC)←addr	BAT EZ			
Jece addr		=1, (PC)←addr;	BAT EZ			
		$(PC) \leftarrow (PC) + 3$				
CALL		orde PC pilan	BAT EZ			
addr		(PC)←addr				
Cccc		1,gorde PC pilan	BAT EZ			
addr	((PC)←addr;				
		0, (PC)←(PC)+3				
RET		latik berreskuratu	BAT EZ			
Rccc		, atera PC pilatik	BAT EZ			
		=0 (PC)←(PC)+1				
RSTn		(PC)←n x 8	BAT EZ			
PCHL	(-): ()					
		NEIATZEKO AGI				
PUSH rp		SP)-1]←(rpl)	BAT EZ			
		SP)-2]←(rph)				
PUSH	(SP)←(SP)-2		BAT EZ			
PSW	$[(SP)-1] \leftarrow (A) \qquad BAT EZ$ $[(SP)-2] \leftarrow (RE)$		DAI EZ			
15**		SP)-2J←(RE) SP)←(SP)-2				
POP rp	$(SP) \leftarrow (SP)^{-2}$ $(rph) \leftarrow [(SP)]$		BAT EZ			
1 O1 1p	$(\operatorname{rpn}) \leftarrow [(\operatorname{SP})] \qquad \qquad \operatorname{bAi E2}$ $(\operatorname{rpl}) \leftarrow [(\operatorname{SP})+1]$		DINI LL			
		$(SP) \leftarrow (SP) + 2$				
POP	$(RE) \leftarrow [(SP)]$		BAT EZ			
PSW		$A) \leftarrow [(SP)+1]$				
		SP)←(SP)+2				
XTHL		$(L) \leftrightarrow [(SP)]$	BAT EZ			
		$H) \leftrightarrow [(SP)+1]$				
SPHL		$SP) \leftarrow (HL)$	BAT EZ			
SARRERA-IRTEERA AGINDUAK						
IN ataka	((A)←[ataka]	BAT EZ			
OUT	[ataka]←(A)	BAT EZ			
ataka						
	ETENDURA-KONTROLEKO AGINDUAK					
EI	Etendurak gaitu		BAT EZ			
DI	Etendurak desgaitu		BAT EZ			
HLT	Gelditu mikroprozesadorea		BAT EZ			
NOP	Ezer ez Irakurri serie lerroa eta		BAT EZ BAT EZ			
RIM		rri serie ierroa eta enduren egoera	DAI EZ			
SIM		z serie lerroan eta	BAT EZ			
DIIVI		urak programatu	DIM EL			

etendurak programatu.