```
┌─────────────────────────────────┐    ┌─────────────────────────────────┐
│     srsran::mac_cell_slot        │    │  srsran::mac_cell_controller    │
│           _handler               │    ├─────────────────────────────────┤
├─────────────────────────────────┤    │                                 │
├─────────────────────────────────┤    ├─────────────────────────────────┤
│ + ~mac_cell_slot_handler()       │    │ + ~mac_cell_controller()        │
│ + handle_slot_indication()       │    │ + start()                       │
│ + handle_error_indication()      │    │ + stop()                        │
└─────────────────────────────────┘    └─────────────────────────────────┘
                 △                                     △
                  ╲                                   ╱
                   ╲                                 ╱
              ┌─────────────────────────────────────────┐
              │     srsran::mac_cell_processor           │
              ├─────────────────────────────────────────┤
              ├─────────────────────────────────────────┤
              │ + mac_cell_processor()                   │
              │ + start()                                │
              │ + stop()                                 │
              │ + handle_slot_indication()               │
              │ + handle_error_indication()              │
              └─────────────────────────────────────────┘
```