```
┌─────────────────────────────────┐
│  srsran::hal::hw_accelerator    │
│         < T, U >                │
├─────────────────────────────────┤
├─────────────────────────────────┤
│  +   ~hw_accelerator()          │
│  +   enqueue_operation()        │
│  +   dequeue_operation()        │
└─────────────────────────────────┘
                △
                │  < int8_t, uint8_t >
                │
┌─────────────────────────────────┐
│  srsran::hal::hw_accelerator    │
│      < int8_t, uint8_t >        │
├─────────────────────────────────┤
├─────────────────────────────────┤
│  +   ~hw_accelerator()          │
│  +   enqueue_operation()        │
│  +   dequeue_operation()        │
└─────────────────────────────────┘
                △
                │
┌─────────────────────────────────┐
│  srsran::hal::hw_accelerator    │
│         _pusch_dec              │
├─────────────────────────────────┤
├─────────────────────────────────┤
│  +  ~hw_accelerator_pusch       │
│     _dec()                      │
│  + configure_operation()        │
│  + read_operation_outputs()     │
│  + free_harq_context_entry()    │
│  + is_external_harq_supported() │
└─────────────────────────────────┘
                △
                │
┌─────────────────────────────────┐
│  srsran::hal::hw_accelerator    │
│       _pusch_dec_impl           │
├─────────────────────────────────┤
├─────────────────────────────────┤
│  +  hw_accelerator_pusch        │
│     _dec_impl()                 │
│  + enqueue_operation()          │
│  + dequeue_operation()          │
│  + configure_operation()        │
│  + read_operation_outputs()     │
│  + free_harq_context_entry()    │
│  + is_external_harq_supported() │
└─────────────────────────────────┘
```