

# Übung 3

Laurenz Weixlbaumer, 11804751

November 2018

## 3 Multiplexer

(a) Multiplexer Schaltfunktion

$$(\overline{sel} \wedge I_1) \vee (sel \wedge I_0)$$

(c) Multiplexer Gatterschaltung



(d) In der Schaltung werden 3 NAND-Gatter verwendet, und der längste Weg durchläuft 2 Gatter.