

密码学实验报告 6

张天辰 17377321

2019 年 4 月 25 日

1 AES 算法的查找表优化

1.1 查找表优化简介

AES 的算法的耗时主要集中在有限域算术上。无论是字节代替、行移位还是轮密钥加，都只是简单的计算，唯有列混淆需要大量的计算时间。因为列混淆计算方式固定，所以可以用查找表的方式，用空间换取时间，大幅加快加解密速度。既然已经有了查找表的操作，就可以将字节代替和行移位也融合进去，进一步简化操作。在空间足够的场合，这种方式能极大地提高效率。

1.2 查找表生成原理

查找表方法基于如下事实（以下所有下标均在模 4 意义下）：

(1) 字节代替变换为：

$$b_{i,j} = S[a_{i,j}]$$

(2) 行移位变换为：

$$\begin{bmatrix} c_{0,j} \\ c_{1,j} \\ c_{2,j} \\ c_{3,j} \end{bmatrix} = \begin{bmatrix} b_{0,j} \\ b_{1,j+1} \\ b_{2,j+2} \\ b_{3,j+3} \end{bmatrix}$$

(3) 列混淆变换为：

$$\begin{bmatrix} d_{0,j} \\ d_{1,j} \\ d_{2,j} \\ d_{3,j} \end{bmatrix} = \begin{bmatrix} 02 & 03 & 01 & 01 \\ 01 & 02 & 03 & 01 \\ 01 & 01 & 02 & 03 \\ 03 & 01 & 01 & 02 \end{bmatrix} \begin{bmatrix} c_{0,j} \\ c_{1,j} \\ c_{2,j} \\ c_{3,j} \end{bmatrix}$$

(4) 轮密钥加变换为：

$$\begin{bmatrix} e_{0,j} \\ e_{1,j} \\ e_{2,j} \\ e_{3,j} \end{bmatrix} = \begin{bmatrix} d_{0,j} \\ d_{1,j} \\ d_{2,j} \\ d_{3,j} \end{bmatrix} \oplus \begin{bmatrix} k_{0,j} \\ k_{1,j} \\ k_{2,j} \\ k_{3,j} \end{bmatrix}$$

因此，可以将以上四种操作组合起来，即：

$$\begin{bmatrix} e_{0,j} \\ e_{1,j} \\ e_{2,j} \\ e_{3,j} \end{bmatrix} = \left(\begin{bmatrix} 02 \\ 01 \\ 01 \\ 03 \end{bmatrix} \cdot S[a_{0,j}] \right) \oplus \left(\begin{bmatrix} 03 \\ 02 \\ 01 \\ 01 \end{bmatrix} \cdot S[a_{1,j+1}] \right) \oplus \left(\begin{bmatrix} 01 \\ 03 \\ 02 \\ 01 \end{bmatrix} \cdot S[a_{2,j+2}] \right) \oplus \left(\begin{bmatrix} 01 \\ 01 \\ 03 \\ 02 \end{bmatrix} \cdot S[a_{3,j+3}] \right) \oplus \begin{bmatrix} k_{0,j} \\ k_{1,j} \\ k_{2,j} \\ k_{3,j} \end{bmatrix}$$

因此可以得到如下四个构造表的方式：

$$T_0[x] = \begin{bmatrix} 02 \\ 01 \\ 01 \\ 03 \end{bmatrix} \cdot S[x] \quad T_1[x] = \begin{bmatrix} 03 \\ 02 \\ 01 \\ 01 \end{bmatrix} \cdot S[x] \quad T_2[x] = \begin{bmatrix} 01 \\ 03 \\ 02 \\ 01 \end{bmatrix} \cdot S[x] \quad T_3[x] = \begin{bmatrix} 01 \\ 01 \\ 03 \\ 02 \end{bmatrix} \cdot S[x]$$

于是，AES 一轮加密可表示为：

$$\begin{bmatrix} s'_{0,j} \\ s'_{1,j} \\ s'_{2,j} \\ s'_{3,j} \end{bmatrix} = T_0[s_{0,j}] \oplus T_1[s_{1,j+1}] \oplus T_2[s_{2,j+2}] \oplus T_3[s_{3,j+3}] \oplus \begin{bmatrix} k_{0,j} \\ k_{1,j} \\ k_{2,j} \\ k_{3,j} \end{bmatrix}$$

1.3 查找表 AES 加密的实现

以下算法展示了 AES 加密非首尾轮的查找表算法。

Algorithm 1 查找表 AES 加密

```

1: function ENCRYPT
2:   for  $j \in [0, 3]$  do
3:      $temp0 \leftarrow t0[state[0][j]]$ 
4:      $temp1 \leftarrow t1[state[1][(j+1)\%4]]$ 
5:      $temp2 \leftarrow t2[state[2][(j+2)\%4]]$ 
6:      $temp3 \leftarrow t3[state[3][(j+3)\%4]]$ 
7:     for  $i \in [0, 3]$  do
8:        $result[i][j] = temp0[i] \oplus temp1[i] \oplus temp2[i] \oplus temp3[i] \oplus key[i][j]$ 
9:     end for
10:  end for
11: end function

```

1.4 AES 查找表解密

解密查表与加密大同小异。主要的区别一方面是构造表的所用的矩阵不同，另一方面是对轮密钥加与逆向列混淆交换顺序的特殊处理。

四个解密表的构造为：

$$\begin{aligned} ReT_0[x] &= \left(\begin{bmatrix} 0E \\ 09 \\ 0D \\ 0B \end{bmatrix} \cdot S^{-1}[x] \right) & ReT_1[x] &= \left(\begin{bmatrix} 0B \\ 0E \\ 09 \\ 0D \end{bmatrix} \cdot S^{-1}[x] \right) \\ ReT_2[x] &= \left(\begin{bmatrix} 0D \\ 0B \\ 0E \\ 09 \end{bmatrix} \cdot S^{-1}[x] \right) & ReT_3[x] &= \left(\begin{bmatrix} 09 \\ 0D \\ 0B \\ 0E \end{bmatrix} \cdot S^{-1}[x] \right) \end{aligned}$$

在交换轮密钥加和逆向列混淆时，需要将轮密钥也做一次逆向列混淆。可用以下方式快速得到变换后的轮密钥：考虑到 ReT 表实质上是组合了逆 S 盒和逆向列混淆两种操作，因此为了只达到逆向列混淆的目的，可以先将轮密钥进行 S 盒变换，再查找 ReT 表，这样 S 盒和逆向 S 盒相互抵消，便只留下逆向列混淆操作。因此一轮解密可写为：

$$\begin{bmatrix} s'_{0,j} \\ s'_{1,j} \\ s'_{2,j} \\ s'_{3,j} \end{bmatrix} = ReT_0[s_{0,j}] \oplus ReT_1[s_{1,j-1}] \oplus ReT_2[s_{2,j-2}] \oplus ReT_3[s_{3,j-3}] \oplus ReT_0[k_{0,j}] \oplus ReT_1[k_{1,j}] \oplus ReT_2[k_{2,j}] \oplus ReT_3[k_{3,j}]$$

1.5 查找表 AES 解密的实现

以下算法展示了 AES 解密非首尾轮的查找表算法。

Algorithm 2 查找表 AES 解密

```

1: function ENCRYPT
2:   for  $j \in [0, 3]$  do
3:     for  $i \in [0, 3]$  do
4:        $temp \leftarrow key[i][j]$ 
5:        $key[i][j] \leftarrow SBOX[temp // 16][temp \% 16]$ 
6:     end for
7:   end for
8:   for  $j \in [0, 3]$  do
9:      $temp0 \leftarrow Ret0[state[0][j]]$ 
10:     $temp1 \leftarrow Ret1[state[1][(j + 1) \% 4]]$ 
11:     $temp2 \leftarrow Ret2[state[2][(j + 2) \% 4]]$ 
12:     $temp3 \leftarrow Ret3[state[3][(j + 3) \% 4]]$ 
13:     $key\_temp0 \leftarrow Ret0[key[0][j]]$ 
14:     $key\_temp1 \leftarrow Ret1[key[1][j]]$ 
15:     $key\_temp2 \leftarrow Ret2[key[2][j]]$ 

```

```
16:     key_temp3 ← Ret3[key[3][j]]
17:     for i ∈ [0, 3] do
18:         result[i][j] = temp0[i] ⊕ temp1[i] ⊕ temp2[i] ⊕ temp3[i] ⊕ key_temp0[i] ⊕ key_temp1[i] ⊕
            key_temp2[i] ⊕ key_temp3[i]
19:     end for
20: end for
21: end function
```

1.6 优化对比测试

我选择了如下的测试方式：将优化前后的代码对同样大小的文件进行加密，并输出它们的代码执行时间，然后进行比较。测试得到的结果如下：

表 1: 优化前后时间对比		
文件大小	优化前加密时间	优化后加密时间
128 bit	0.0182s	0.00036s
29 KB	30.196s	0.883s
106KB	?	3.537s



图 1: 优化后加密 106KB 文件

在文件大小达到 100KB 时，优化前的代码的加密速度过慢，整个程序无法响应，我只能将其关闭，这样的效率显然是没有实际意义的。总体来看，优化带来的速度加成是明显的。优化后的执行速度达到了 30KB/s，效果令人满意。

2 感想

对于优化，我有几点心得：

- (1) 打表大概是理论上最快的解决方案，因为无论如何都是常数复杂度，代价就是占用空间。在目前的 PC 机上，这大可忽略不计。对于嵌入式系统，应该采取硬件编程方式，那和打表也无关了。
- (2) 打表将速度提高了 15 倍，但最终的 30 倍速度提高有赖于我发现了 deepcopy 函数这个内鬼。我使用工具调试发现它占了好多时间，查资料才发现这个函数就是效率低下。果然优化之后时间又少了一半。

此外，我正在尝试实现使用 SIMD 指令集优化 AES 算法，但是 python 语言无法采用这些指令，所以必然要在 C++ 上重写 AES，然后再应用指令集。Intel 封装了这些指令，提供了一些接口函数。我希望自己能够完成这个任务。