

Planificación de actividades

Día	Grupo	Objetivo
29/09/2015	GG	Clase de Presentación, Introducción: Sistema, Digitalización
01/10/2015	GG	T1: Teoría de Circuitos
02/10/2015	GG	T1: Teoría de Circuitos
06/10/2015	GG	T2: Dispositivos Electrónicos: Diodo, Transistores bipolar y MOS
08/10/2015	GG	T3: Parámetros estáticos y dinámicos. Familias bipolares y MOS
09/10/2015	GG	T3: Parámetros estáticos y dinámicos. Familias bipolares y MOS
13/10/2015	GG	T4: Sistemas de numeración, Álgebra de Boole, Puertas Lógicas
15/10/2015	GG	T4: Funciones Booleanas, representaciones, ejercicios álgebra Boole
16/10/2015	GG	T5: Simplificación usando M-K. Conceptos
20/10/2015	GP_1A	Lab: Simulador PSPICE + Instrumentación Laboratorio
22/10/2015	GP_1B	Lab: Simulador PSPICE + Instrumentación Laboratorio
23/10/2015	GP_1C	Lab: Simulador PSPICE + Instrumentación Laboratorio
27/10/2015	GG	T5: Análisis y Diseño de Sistemas Combinacionales
29/10/2015	GG	T6: Bloques Combinacionales: MUX, DeMUX, Deco., Codif., Convertidores
30/10/2015	GG	T6: Comparador, ROM, PLA, Circuitos Aritméticos
03/11/2015	GP_2A	Lab: Práctica Diodo
05/11/2015	GP_2B	Lab: Práctica Diodo
06/11/2015	GP_2C	Lab: Práctica Diodo
10/11/2015	GG	Prob: Clase de resolución de problemas Sistemas Combinacionales
12/11/2015	GG	Prob: Clase de resolución de problemas Sistemas Combinacionales
13/11/2015		EXAMEN PARCIAL
17/11/2015	GP_3A	Lab: Práctica Transistor bipolar
19/11/2015	GP_3B	Lab: Práctica Transistor bipolar
20/11/2015	GP_3C	Lab: Práctica Transistor bipolar
24/11/2015	GG	Prob: Clase de resolución de problemas Sistemas Combinacionales
26/11/2015	GG	T7: Sistemas Secuenciales, Mealy y Moore, Formas Descripción de un S. Sec
27/11/2015	GG	T7: Elementos de Memoria, Celdas de Memoria
01/12/2015	GP_4A	Lab: Práctica Transistor MOS
03/12/2015	GP_4B	Lab: Práctica Transistor MOS
04/12/2015	GP_4C	Lab: Práctica Transistor MOS
08/12/2015		FESTIVO
10/12/2015	GG	T7: Reducción y Asignación de variables de estado
11/12/2015	GG	T7: Análisis y Diseño basado en elementos de memoria
15/12/2015	GP_5A	Lab: Práctica Xilinx. Combinacionales (Explicación)
17/12/2015	GP_5B	Lab: Práctica Xilinx. Combinacionales (Explicación)
18/12/2015	GP_5C	Lab: Práctica Xilinx. Combinacionales (Explicación)
22/12/2015	GG	T7: Bloques secuenciales, análisis y diseño
		VACACIONES NAVIDAD
12/01/2016	GG	Prob: Clase de resolución de problemas Sistemas Secuenciales
14/01/2016	GG	Prob: Clase de resolución de problemas Sistemas Secuenciales
15/01/2016	GG	Prob: Clase de resolución de problemas Sistemas Secuenciales
19/01/2016	GP_6A	Lab: Práctica Xilinx. Combinacionales+Secuenciales (Evaluación)
21/01/2016	GP_6B	Lab: Práctica Xilinx. Combinacionales+Secuenciales (Evaluación)
22/01/2016	GP_6C	Lab: Práctica Xilinx. Combinacionales+Secuenciales (Evaluación)