

Figura 1. Grafica de la amplificación de voltaje con carga del transistor, el barrido de frecuencias se hizo por decadas desde 1Hz hasta 1 MHz.

*Respuesta en frecuencia
V1 1 0 AC 100
Vcc 4 0 15v
.model Qbreakn NPN(Vaf=200 Bf=100 Cjc=1.05n Cje=60p)
Rsig 1 2 20
C1 2 3 42.9u
R1 3 4 60k
R2 3 0 50k
Q1 5 3 6 Qbreakn
Rc 5 4 128
C2 5 7 31.51u
RL 7 0 10k
Re 6 0 132
Ce 6 0 482.3m

.op

.probe

.lib eval.lib

.AC DEC 10 0.1 1MEG

.end

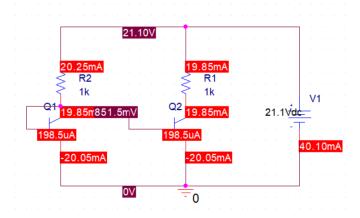


Figura 2. Simulación de un espejo de corriente para una corriente de 20mA.