	0 1 2 3 4 5 6 7 8 9 10 11 12 13 14 15 16 17 18 19 20 21 22 23 24 25 26 27 28 29 30 31
Value Source Layout : Layout: (1,4):(0,1)	$egin{array}{c ccc} 0 & 1 & 2 & 3 \ \hline 0 & 1 & 2 & 3 \ \hline \end{array}$
Bit Destination Layout : Layout: $(1,32)$: $(0,1)$	0 1 2 3 4 5 6 7 8 9 10 11 12 13 14 15 16 17 18 19 20 21 22 23 24 25 26 27 28 29 30 31 0 1 2 3 4 5 6 7 8 9 10 11 12 13 14 15 16 17 18 19 20 21 22 23 24 25 26 27 28 29 30 31 0 1 1 2 1 2 1 3 1 4 1 5 1 6 1 7 1 8 1 9 20 21 22 23 24 25 26 27 28 29 30 31 0 1 1 2 1 3 1 4 1 5 1 6 1 7 1 8 1 9 20 21 22 23 24 25 26 27 28 29 30 31 0 1 2 2 2 2 2 2 2 2 2 2 2 2 2 2 2 2 2
Value Destination Layout : Layout: $(1,4)$: $(0,1)$	$egin{array}{c cccc} 0 & 1 & 2 & 3 \\\hline 0 & 1 & 2 & 3 \\\hline \end{array}$
Bit Reference Layout : Layout: (1,32):(0,1)	0 1 2 3 4 5 6 7 8 9 10 11 12 13 14 15 16 17 18 19 20 21 22 23 24 25 26 27 28 29 30 31 0 1 2 3 4 5 6 7 8 9 10 11 12 13 14 15 16 17 18 19 20 21 22 23 24 25 26 27 28 29 30 31
Value Reference Layout : Layout: $(1,4)$: $(0,1)$	$\begin{array}{c ccccccccccccccccccccccccccccccccccc$
Bit Source Layout : Layout: (1,128):(0,1)	0 1 2 3 4 5 6 7 8 9 10 11 12 13 14 15 16 17 18 19 20 21 22 23 24 25 26 27 28 29 30 31 32 33 34 35 36 37 38 39 40 41 42 43 44 45 46 47 48 49 50 51 52 53 54 55 6 6 7 8 8 9 10 11 12 13 14 15 16 17 118 119 120 121 122 123 124 125 126 127 125 125 125 125 125 125 125 125 125 125
Value Source Layout : Layout: (1,8):(0,1)	$egin{array}{c ccccccccccccccccccccccccccccccccccc$
Bit Destination Layout : Layout: $(1,128)$: $(0,1)$	012345678910111213141516171819202122 <th< td=""></th<>
Value Destination Layout : Layout: (1,8):(0,1	$ \begin{smallmatrix} 0 & 1 & 2 & 3 & 4 & 5 & 6 & 7 \\ 0 & 0 & 1 & 2 & 3 & 4 & 5 & 6 & 7 \\ \end{smallmatrix} $
Bit Reference Layout : Layout: (1,128):(0,1)	0 1 2 3 4 5 6 7 8 9 10 11 12 13 14 15 16 17 18 19 10 11 12 13 14 15 16 17 18 19 20 21 22 23 24 25 26 27 28 29 30 31 32 33 34 35 36 37 38 39 40 41 42 43 44 45 46 47 48 49 50 51 52 53 54 55 56 57 58 59 60 61 62 62 62 62 62 62 62 62 62 62 62 62 62
Value Reference Layout : Layout: $(1,8)$: $(0,1)$	$ \begin{array}{c ccccccccccccccccccccccccccccccccccc$
Bit Source Layout : Layout: (1,128):(0,1)	0 1 2 3 4 5 6 7 8 9 10 11 12 13 14 15 15 15 15 15 15 15 15 15 15 15 15 15
Value Source Layout : Layout: (1,32):(0,1)	$\begin{array}{c ccccccccccccccccccccccccccccccccccc$
Bit Destination Layout : Layout: $(1,128)$: $(0,1)$	012345678910111213141516171819202122322234567891011
Value Destination Layout : Layout: (1,32):(0,	$ \begin{array}{c ccccccccccccccccccccccccccccccccccc$
Bit Reference Layout: (1,128):(0 0 1 2 3 4 5 0 0 1 2 3 4 5	0,1) 6 7 8 9 10 11 12 13 14 15 16 17 18 19 20 21 22 23 24 25 26 27 28 29 30 31 32 33 34 35 36 37 38 39 40 41 42 43 44 45 46 47 48 49 50 51 52 53 54 55 6 57 58 59 60 61 62 63 64 65 66 67 68 69 70 71 72 73 74 75 76 77 78 79 80 81 82 83 84 85 86 87 88 89 90 91 92 93 94 95 96 97 98 99 100 101 102 103 104 105 106 107 108 109 110 111 112 113 114 115 116 117 118 119 120 121 122 123 124 125 126 127 124 125 126 127 125 125 125 125 125 125 125 125 125 125
	$\begin{array}{cccccccccccccccccccccccccccccccccccc$