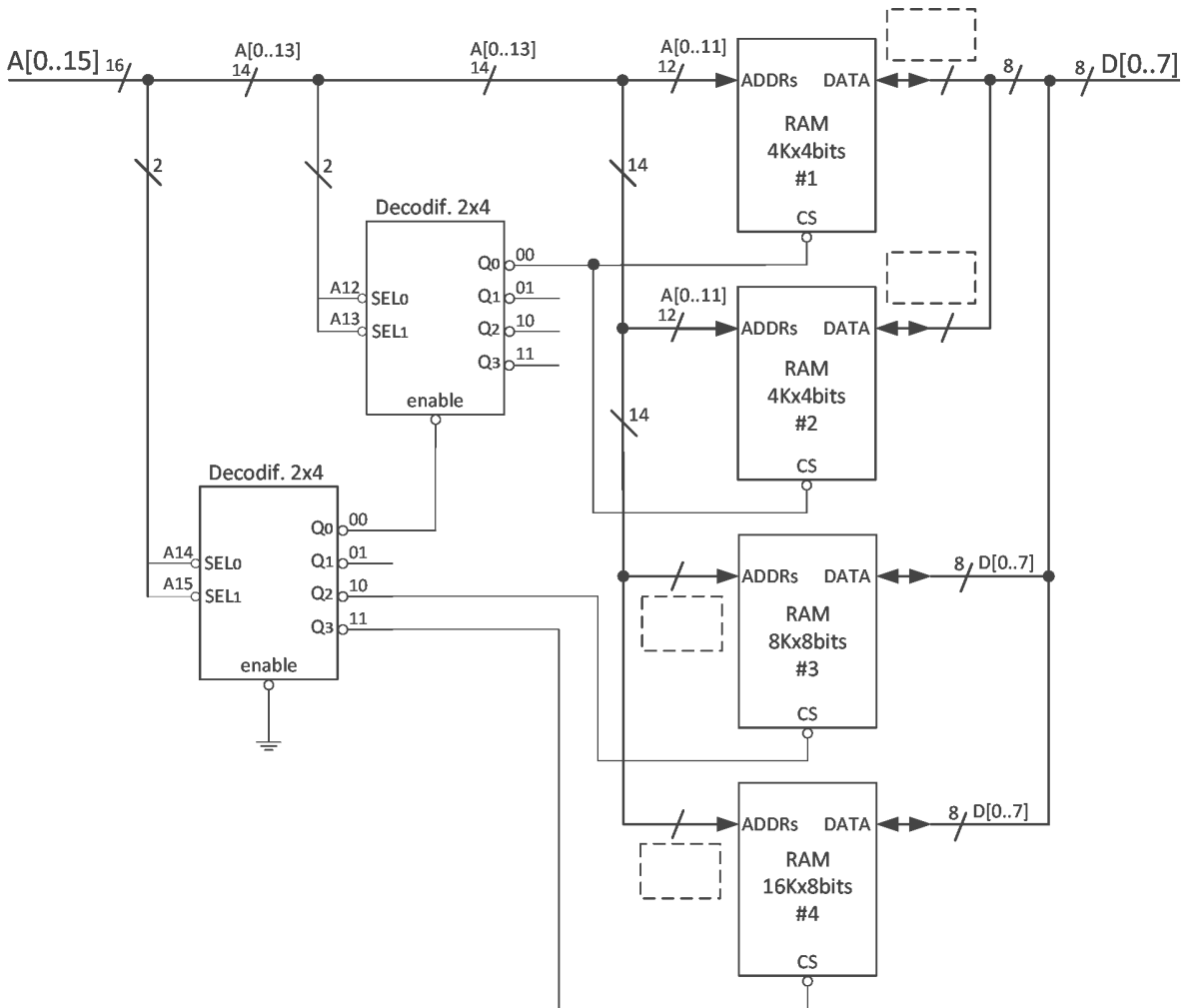


PRÁCTICO 4 - Direccionamiento y Lógica de Decodificación de Memorias

Ejercicio 7

Basados en el sistema de memoria mostrado en la figura:

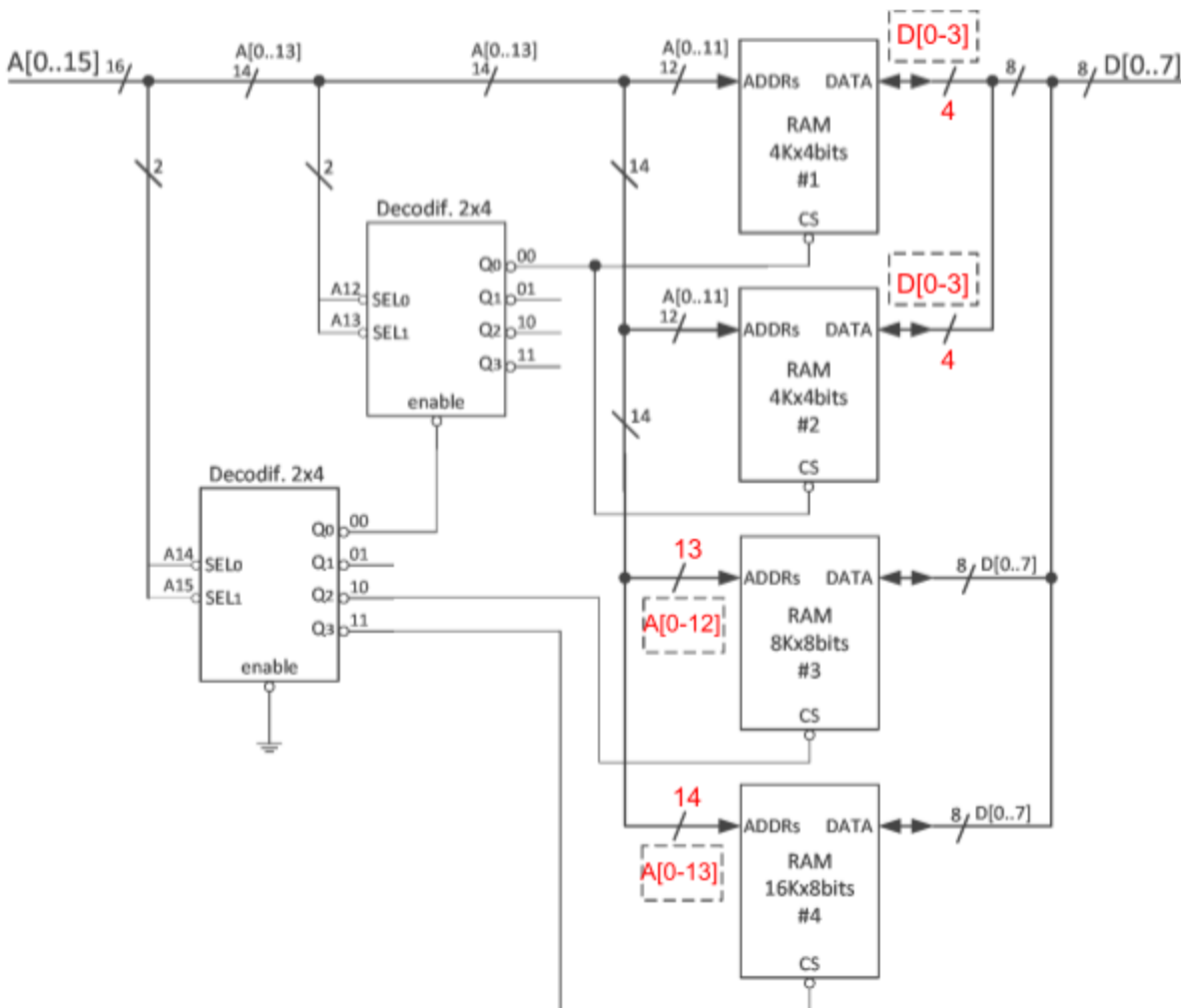


Se pide:

- Completar los cuadros en línea de puntos con los faltantes de cantidad de señales y su denominación ($A[\dots]$ o $D[\dots]$) para los bloques #1, #2, #3 y #4.
- Desarrollar el mapa de memoria implementado, indicando la dirección de inicio y final de cada bloque. Especificar si se trata de un rango real o de posiciones imagen.
- Responder con **V** (Verdadero) o **F** (Falso) las siguientes afirmaciones:
 - El sistema de memoria implementado NO contiene posiciones imagen.
 - El sistema de memoria contiene segmentos de memoria no implementados.
 - El procesador puede direccionar un total de 64K palabras de 16 bits.
 - Todos los bloques están implementados en posiciones de memoria consecutivas.

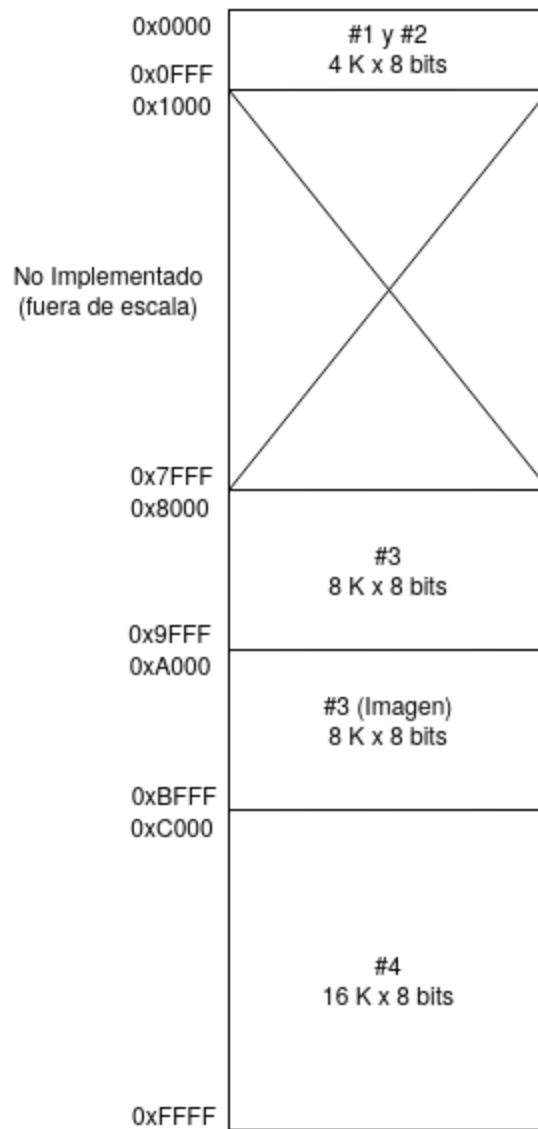
Respuesta

A)



Organización del Computador 2021

B)



C)

El sistema de memoria implementado NO contiene posiciones imagen.	F
El sistema de memoria contiene segmentos de memoria no implementados.	V
El procesador puede direccionar un total de 64K palabras de 16 bits.	F
Todos los bloques están implementados en posiciones de memoria consecutivas.	F