Sistemas Computacionais e Segurança

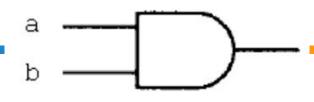
Portas Lógicas e Aritméticas

Exercício de Aplicação - Solução em Grupo

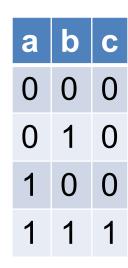
Grupo

- Gustavo Barbosa Castilho 82120644
- Laysla Santos 821216057
- Nathan Gomes Araújo 821224587
- Giovanna Silveira 821234493
- Caue Nunes Reis 821219347
- Dandhara Bakhita da Silva Batista 821135657
- Leonardo Yuji Alves Tanaka 821131703

AND

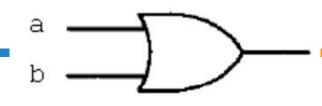


Entrada a - b

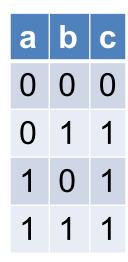


Saída

OR



Entrada a - b



Saída

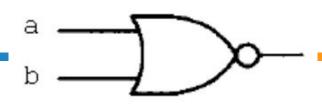
NOT

а

Entrada

Saída

NOR

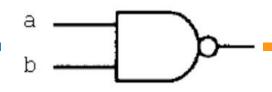


Entrada a - b

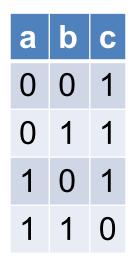
a	b	C
0	0	1
0	1	0
1	0	0
1	1	0

Saída

NAND

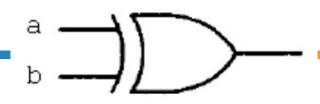


Entrada a - b



Saída

XOR



Entrada a - b

a	b	C
0	0	0
0	1	1
1	0	1
1	1	0

Saída

AND b OR NOT а NAND NOR EXCLUSIVE OR

a

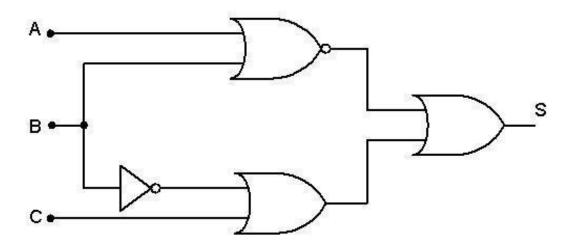
Portas Lógicas

Resumo

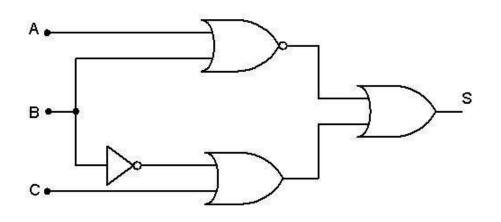
Quando aplicamos as lógicas em eletrônica, denominamos portas lógicas.

Sendo que a saída de uma porta pode ser a entrada de outra.

Quais seriam as condições obtidas na saída "S" e mostre uma aplicação prática.



Quais seriam as condições obtidas na saída "S" e mostre uma aplicação prática.



A	В	С	S
0	0	0	1
1	0	0	1
0	1	0	0
0	0	1	1
1	1	1	1

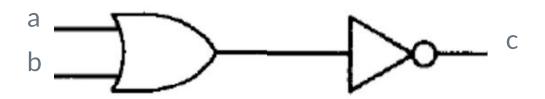
Exemplos de aplicação prática:

- Correção de prova objetiva (questões com alternativas)
- Aprovação de aluno (Nota >= 70 e/ou Frequência >= 75)
- Pegar um ônibus e ter mais de uma opção para o destino

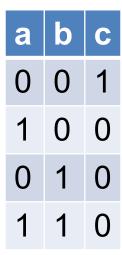
1.

Qual será a tabela verdade de uma **porta OR** com uma função NOT ligada à sua saída?

1. - Qual será a tabela verdade de uma porta OR com uma função NOT ligada à sua saída?



Entrada a - b



Saída c

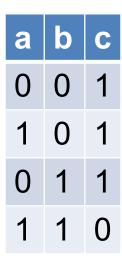
2.

Qual será a tabela verdade de uma **porta AND** com uma função NOT ligada à sua saída?

2. - Qual será a tabela verdade de uma porta AND com uma função NOT ligada à sua saída?



Entrada a - b

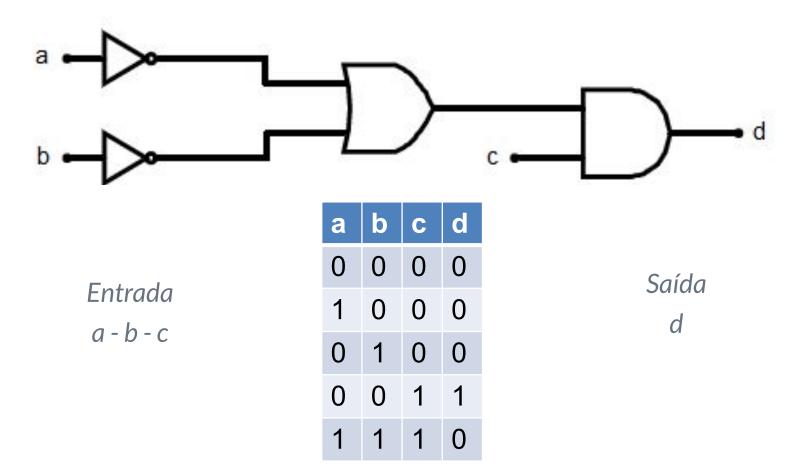


Saída c

3.

Você consegue criar uma porta AND através de uma porta OR e alguns inversores?

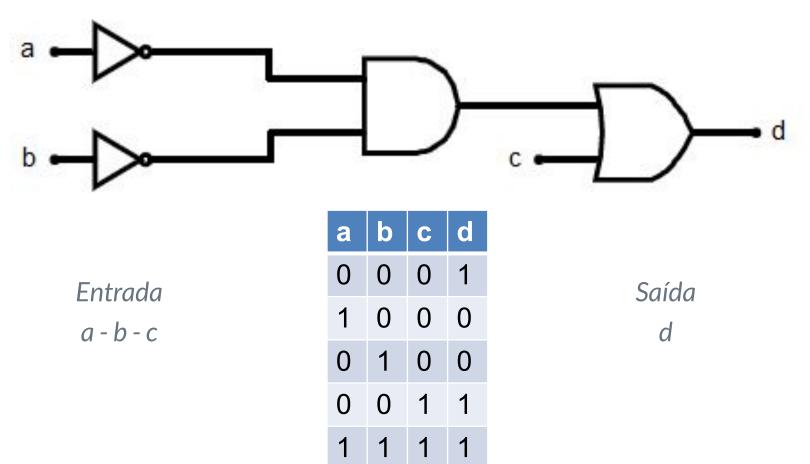
3. - Você consegue criar uma porta AND através de uma porta OR e alguns inversores?



4.

E criar uma porta OR usando a porta AND e inversores?

4. - E criar uma porta OR usando a porta AND e inversores?

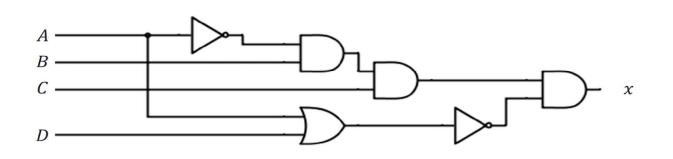


5.

- a. Escreva a expressão booleana para a saída x
- **b.** Troque portas AND por OR e portas OR por AND

Circuito 1

5. a. - Escreva a expressão booleana para a saída x



Α	В	С	D	X
0	0	0	0	0
1	0	0	0	0
0	1	0	0	0
0	0	1	0	0
0	0	0	1	0
1	1	1	1	0

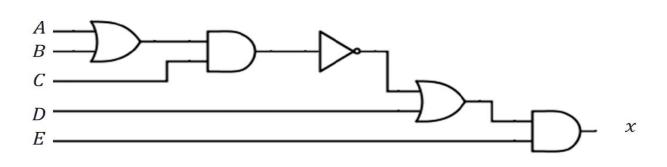
$$X = ((\overline{A} \cdot B) \cdot C) \cdot (\overline{A + D})$$

Entrada A - B - C - D

Saída

Circuito 2

5. a. 🕒 Escreva a expressão booleana para a saída x



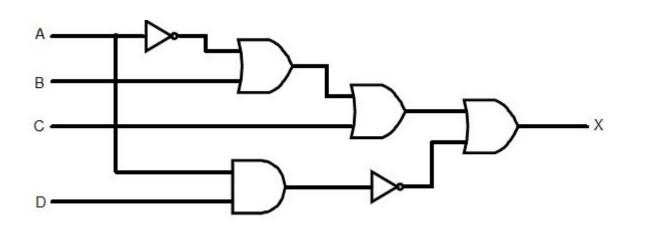
Α	В	С	D	Е	X
0	0	0	0	0	0
1	0	0	0	0	0
0	1	0	0	0	0
0	0	1	0	0	0
0	0	0	1	0	0
0	0	0	0	1	1
1	1	1	1	1	1

$$X = ((\overline{(A + B).C}) + D) . E$$

Saída

Circuito 1

5. b. - Troque portas AND por OR e portas OR por AND x



V _	//	$D \setminus C \setminus A$	
$\lambda =$	((A +	D)+() 1	+ (A . D)
-	112	— / /	(' /

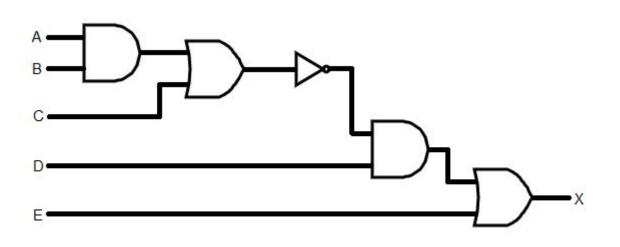
Α	В	С	D	X
0	0	0	0	1
1	0	0	0	1
0	1	0	0	1
0	0	1	0	1
0	0	0	1	1
1	1	1	1	1

Entrada

Saída

5. b. - Troque portas AND por OR e portas OR por AND x





$$X = ((\overline{(A \cdot B) + C}) \cdot D) + E$$

Α	В	С	D	Ε	X
0	0	0	0	0	0
1	0	0	0	0	0
0	1	0	0	0	0
0	0	1	0	0	0
0	0	0	1	0	1
0	0	0	0	1	1
1	1	1	1	1	1

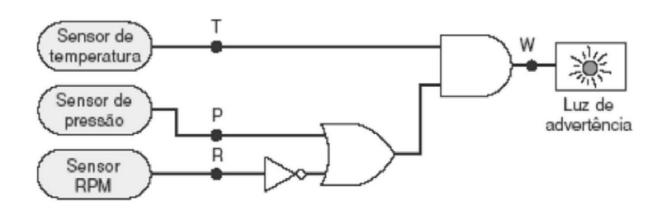
Entrada

A-B-C-D-E

Saída

6.
Análise Prática

4. - Análise Prática - Em que circunstâncias a luz de advertência acenderá?



- 1 Quando o Sensor de Temperatura está ativo
- 2 Quando o Sensor de Temperatura e o Sensor de Pressão estão ativos
- 3 Quando todos os sensores estão ativos

Grupo

- Gustavo Barbosa Castilho 82120644
- Laysla Santos 821216057
- Nathan Gomes Araújo 821224587
- Giovanna Silveira 821234493
- Caue Nunes Reis 821219347
- Dandhara Bakhita da Silva Batista 821135657
- Leonardo Yuji Alves Tanaka 821131703