UNIVERSITÉ DE SHERBROOKE Faculté de génie Département de génie électrique et génie informatique

RAPPORT DE L'UNITÉ 6

Propagation guidée d'ondes électromagnétiques APP6

Présenté à Mohamed Najah

Présenté par Équipe numéro 7 Abdoul Rahim Boinzem Ouedraogo- OUEJ5130 Anthony Royer - ROYA2019

TABLE DES MATIÈRES

1.	Intro	duction	1
2.	Une	seule ligne	1
2.1 2.2 2.3	Simu	ésentation théorique des signaux V1 et V2 lation avec variations du temps de montée et descente du signal numérique lations avec variations du temps de propagation	1 3 3
3.	Deux	a lignes	5
3.1 3.2 3.3	Adap	nsions de la ligne tation en entrée ou en sortie ioration des autres tensions	5 6 7
4.	Circu	it final	9
4.1 4.2		ode permettant d'améliorer significativement le problème restant onstration par simulation	9 11
5.	Conc	lusion	13
6.	Réfé	rences	14
Anne	exe A	Schéma de réflexion dans la ligne	15
Anne	exe B	Code Matlab du calcul de V1 et V2	16
Anne	exe C	Laboratoire	18

LISTE DES FIGURES

Figure 1 : Représentation théorique de V1 et V2	2
Figure 2 : Simulation de V1 et V2	2
Figure 3 : Signaux avec tRise & tFall = 0.4ns	3
Figure 4 : Signaux avec tRise & tFall = 0.5ns	3
Figure 5 : Signaux avec tDelais = 0.8ns	4
Figure 6 : Signaux avec tDelais = 1.2ns	4
Figure 7 : Signaux avec tDelais = 2ns	4
Figure 8 : Signaux avec tDelais = 5ns	4
Figure 9 : Paramètres de la ligne pour 50 Ω	5
Figure 10 : Signaux avant adaptation	6
Figure 11 : Signaux après adaptation	6
Figure 12 : Signaux adaptés avec tRise = tFall = 0.1ns	7
Figure 13 : Signaux adaptés avec tRise = 0.01ns	7
Figure 14 : Signaux adaptés avec tRise = 0.2ns	7
Figure 15 : Signaux adaptés avec tRise = 0.5ns	8
Figure 16 : Circuit Deux Lignes (Fin de section)	8
Figure 17 : Signaux sans améliorations importantes	9
Figure 18 : Signaux avec longueur doublée (L=100mm)	9
Figure 19 : Signaux avec moitié longueur (L=25mm)	10
Figure 20 : Signaux avec longueur minimale (L=10mm)	10
Figure 21 : Signaux avec VIAs et ligne de mise à la terre ajoutés entre les lignes.	10
Figure 22 : Circuit Final	11
Figure 23 : Tensions du circuit Final	11
Figure 24 : Quantification du bruit final	12
Figure 25 : PCBs proposés initialement (a) brisé (b) partiellement fonctionnel	13
Figure 26 : Schéma de réflexion et calculs	15
Figure 27 : Code Principal calcul V1 V2	16
Figure 28 : Calcul Tensions reflétées (pour V1 et V2)	16
Figure 29 : Calcul des valeurs de tension V1 et V2 pour cas individuels	17

LISTE DES TABLEAUX

Tableau 1 : Valeurs de v1 et V2	1
Tableau 2 : Longueur de ligne selon le délai	4

1. Introduction

L'objectif de cette problématique est d'améliorer le fonctionnement d'un circuit.

2. Une seule ligne

2.1 REPRÉSENTATION THÉORIQUE DES SIGNAUX V1 ET V2

La première étape est de déterminer les coefficients de réflexion et de transmission.

$$\Gamma_S = \frac{R1 - Z_C}{R1 + Z_C} = \frac{20 \Omega - 50 \Omega}{20 \Omega + 50 \Omega} = \frac{-3}{7} = \sim -0.429$$

$$\Gamma_L = \frac{R2 - Z_C}{R2 + Z_C} = \frac{1M\Omega - 50\Omega}{1M\Omega + 50\Omega} = 0.999900005$$

$$\tau_L = 1 + \Gamma_L = 1.999900005$$

La deuxième étape est de trouver les tensions V+ et V-.

$$V^{+} = \frac{Z_{C}}{Z_{C} + R1} * V_{g} = \frac{50 \Omega}{50\Omega + 20\Omega} * 5V = \frac{25}{7} = \sim 3.57 V$$
$$V^{-} = -V^{+} = \frac{-25}{7} = \sim -3.57 V$$

La troisième étape est de mettre en pratique les valeurs calculées et déterminer les valeurs de V1 et V2 (en considérant le diagramme de réflexion [Annexe A]). Matlab fût utilisé afin d'automatiser le calcul [en page 16]. Voici une brève explication de la logique utilisée : le code calcul pour une impulsion positive et une négative sur une période complète, combine les parties pour former un signal d'une impulsion complète et se sert de ces impulsions individuelles afin de recréer le signal complet. Les valeurs finales des tensions V1 et V2 sont affichées ci-dessous.

Tableau 1 : Valeurs de v1 et V2

Time	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20
(ns)																					
V1	3,57	3,57	5,10	5,10	4,45	0,87	1,16	-0,37	-0,50	0,16	3,78	3,50	5,01	5,13	4,49	0,86	1,14	-0,37	-0,49	0,16	0,21
V2	0,00	7,14	7,14	4,08	4,08	5,39	-1,75	-2,31	0,75	0,99	-0,32	6,72	7,28	4,26	4,02	5,31	-1,72	-2,28	0,74	0,98	-0,32

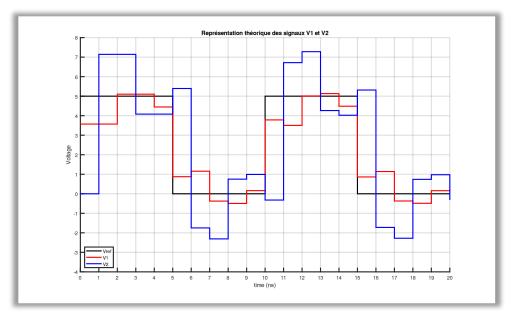


Figure 1 : Représentation théorique de V1 et V2

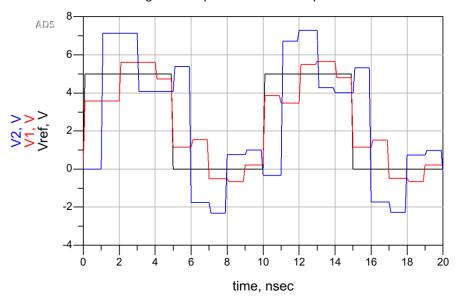


Figure 2 : Simulation de V1 et V2

2.2 SIMULATION AVEC VARIATIONS DU TEMPS DE MONTÉE ET DESCENTE DU SIGNAL NUMÉRIQUE

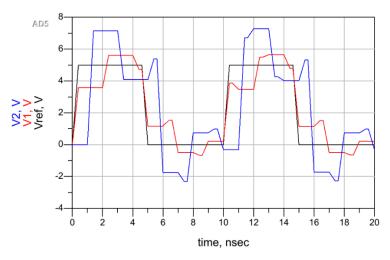


Figure 3 : Signaux avec tRise & tFall = 0.4ns

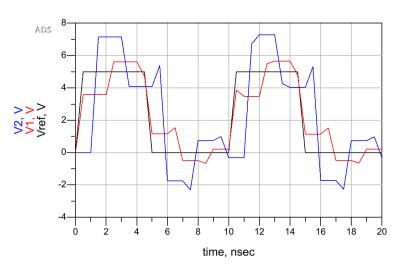
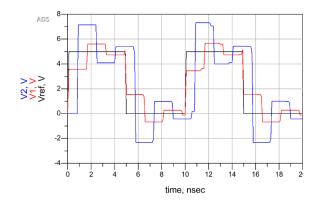


Figure 4 : Signaux avec tRise & tFall = 0.5ns

Le temps de montée et de descente sont des temps de transitions. Le délai de propagation de l'onde est de 1 ns. Cela signifie qu'il faut 1 ns pour que l'onde atteigne l'extrémité de la ligne. Le temps de montée et de descente sont inclus dans les 1 ns de propagation. Quand le temps de montée additionné au temps de descente tend vers la valeur du temps de propagation de l'onde, il y a une distorsion sur le résultat de simulation en ce sens qu'il est difficile de distinguer tous les états (Valeurs de la tension) à l'extrémité de la ligne pour chaque période de propagation (1ns). Conclusion : tRise + tFall ne doit pas être supérieur à 80% de tDelay.

2.3 SIMULATIONS AVEC VARIATIONS DU TEMPS DE PROPAGATION



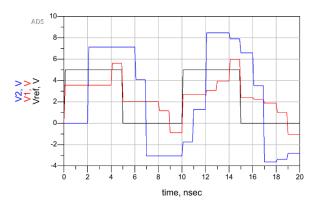
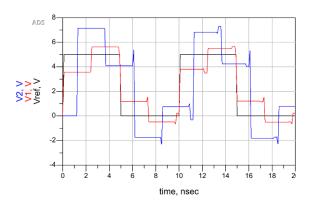


Figure 5 : Signaux avec tDelais = 0.8ns

Figure 7 : Signaux avec tDelais = 2ns



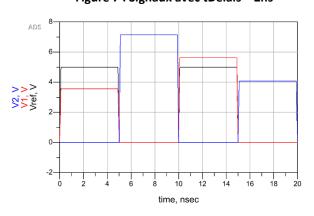


Figure 6 : Signaux avec tDelais = 1.2ns

Figure 8 : Signaux avec tDelais = 5ns

Tableau 2 : Longueur de ligne selon le délai

tDelais	Longueur de la ligne	Vitesse d'onde
1 ns	50 mm	5*10^7 m/s
0.8 ns	40 mm	5*10^7 m/s
1.2 ns	60 mm	5*10^7 m/s
2 ns	100 mm	5*10^7 m/s
5 ns	250 mm	5*10^7 m/s

L'augmentation du délai de propagation ramène à augmenter la longueur de la ligne. Cela ramène à augmenter la période des différents états (valeurs de tension) que peut prendre l'extrémité de la ligne. Ainsi plus le délai de propagation augmente, plus le temps mis par la ligne pour réagir à une excitation est grande. Par exemple dans la figure avec tDelay = 5 ns, le début de la ligne ne prend la valeur du front montant que lorsque le signal de la source entre en front descendant. C'est-à-dire que lors de la mesure des signaux il faut tenir compte de ce décalage.

3. DEUX LIGNES

3.1 DIMENSIONS DE LA LIGNE

Pour le calcul des paramètres de la ligne, il était possible d'effectuer des calculs théoriques. Toutefois, puisqu'un utilitaire était fourni dans le programme ADS, celui-ci fut favorisé par son approche itérative et son efficacité. Comme mentionné plus tôt, un processus itératif fut employé. Toutefois, avant de commencer à itérer, les valeurs de base furent insérées aux endroits applicables. Des valeurs de base de dimension de la ligne furent entrées, suivit d'une utilisation de la fonction d'analyse, suivit d'une modification de la résistance de la ligne pour être enfin suivit d'une utilisation du bouton de synthétisation. Ce processus permet des modifications de plus en plus graduelles et précises de nos valeurs. Les valeurs suivantes ont été obtenues après environ 5 itérations. Il est important de noter que l'espacement de 3mm et la longueur de 50mm ont été conservés. Une valeur de largeur de ligne finale de 2.90487mm fut obtenue.

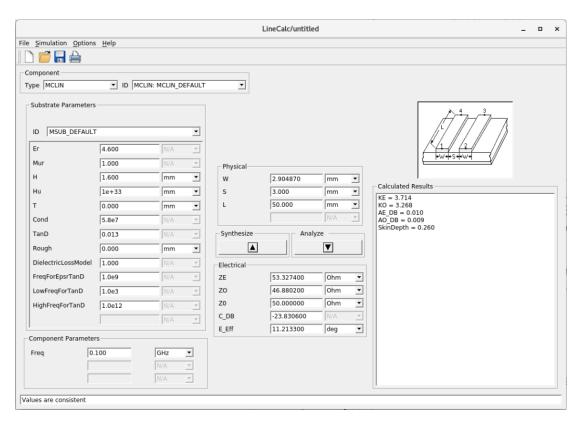


Figure 9 : Paramètres de la ligne pour 50Ω

3.2 ADAPTATION EN ENTRÉE OU EN SORTIE

La [Figure 10] ci-dessous présente le résultat des simulations avant adaptation des impédances en entrée et de sortie. Comme il est démontré, la différence d'impédance crée une réflexion qui est à l'origine des oscillations sur les 2 images.

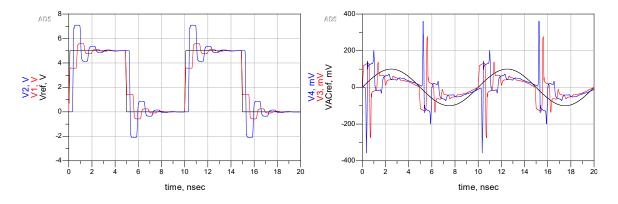


Figure 10: Signaux avant adaptation

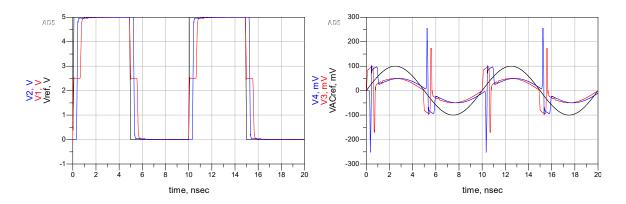
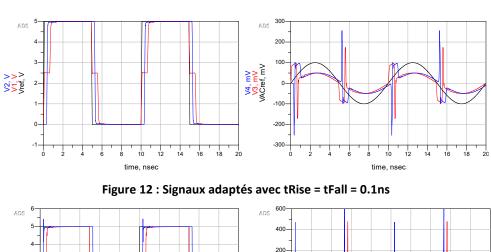


Figure 11: Signaux après adaptation

La [Figure 11] ci-dessus présente le résultat des simulations après l'adaptation des impédances en entrée. On peut voir que le fait d'adapter l'entrée (R1 + Rserie = 50 Ohms) de la ligne à source d'impulsion (onde carré) réduit les oscillations dû aux réflexions. Cependant, pour la ligne à source sinusoïdale l'adaptation de l'impédance de sortie est difficile en pratique car l'antenne a besoin de courant et qu'un ajout d'une résistance série pour réduire l'atténuation viendrai limiter le courant de l'antenne. De plus, l'antenne est déjà à 50 Ohms, tout comme la ligne et la source. Les pics restants sont dû à l'effet capacitif des lignes qui se comportent comme des circuits fermés et des circuits ouverts dépendamment de la valeur de référence.

3.3 AMÉLIORATION DES AUTRES TENSIONS

Afin de poursuivre le chemin vers le parfait signal, il est possible de procéder à une amélioration en modifiant le temps d'ascension et de descente. Les figures suivantes démontrent le signal initial, avec diminution du temps (changements plus rapides et onde plus « carrée ») ainsi qu'avec une augmentation du temps (changements plus lents). Pour commencer, il est possible d'observer avec [Figure 13] qu'une diminution du temps cause une augmentation significative des pics sur le signal sinusoïdal. Au contraire, il est possible d'observer une diminution de l'amplitude des impulsions avec une augmentation du temps de montée sur les autres figures. Après quelques itérations, un délai de 0.5ns fut sélectionné pour son efficacité et qu'il ne s'approche pas trop de 1ns et ne dépasse pas trop l'amplitude du signal.



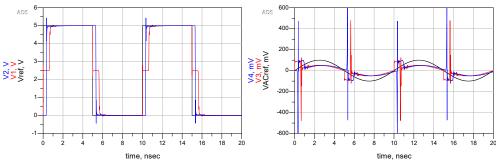


Figure 13 : Signaux adaptés avec tRise = 0.01ns

V2, V V1, V Vref, V

Figure 14 : Signaux adaptés avec tRise = 0.2ns

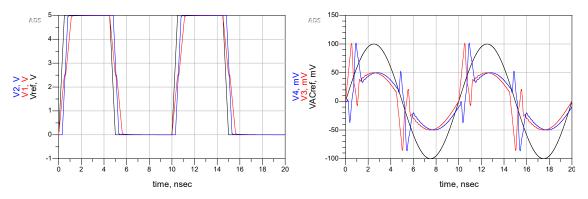


Figure 15 : Signaux adaptés avec tRise = 0.5ns

Voici le schéma en ce point.

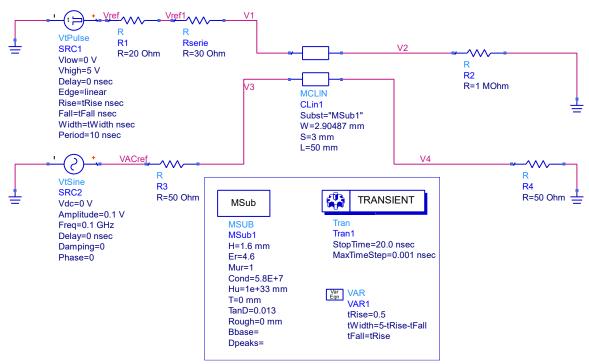


Figure 16: Circuit Deux Lignes (Fin de section)

4. CIRCUIT FINAL

4.1 MÉTHODE PERMETTANT D'AMÉLIORER SIGNIFICATIVEMENT LE PROBLÈME RESTANT

Afin d'améliorer le signal de manière significative, il faut procéder par étapes. La première étape est d'ajuster la longueur de la ligne. Changer la longueur de la ligne vient directement affecter les délais. Les figures suivantes démontrent l'allure du signal avant modification, avec augmentation de la longueur à 100mm, diminution de moitié à 25mm et une diminution maximale à 10mm (selon les spécifications du client). Il est possible d'observer une augmentation importante de l'impact des pics sur le signal de sortie avec l'augmentation de la longueur de la ligne. Au contraire, il est possible d'observer une amélioration de la qualité du signal avec une diminution partielle de la longueur et une plus grande amélioration avec une longueur minimale de 10mm (principalement sur le signal V4, mais il y a aussi une amélioration du signal V2 quant à son allure ainsi que le délais).

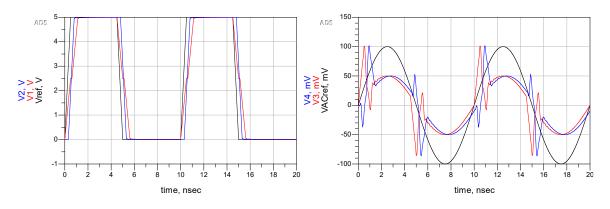


Figure 17: Signaux sans améliorations importantes

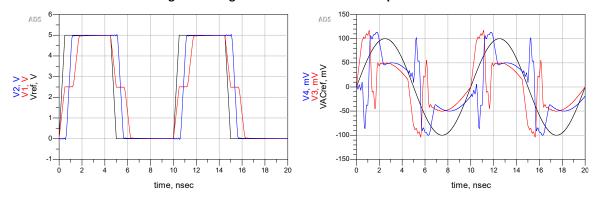


Figure 18 : Signaux avec longueur doublée (L=100mm)

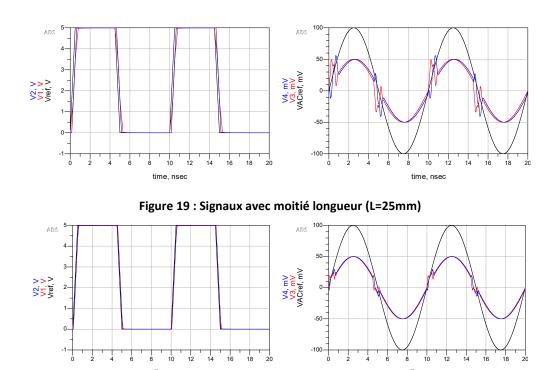


Figure 20: Signaux avec longueur minimale (L=10mm)

La deuxième étape est d'ajouter des VIAs de mise à la terre entre les deux lignes. Pour ce faire en simulation, le bloc des deux lignes sera divisée en deux et aura l'ajout d'une 3^e ligne (Car le logiciel ne permet pas de simuler des VIAs au début, milieu et fin de la ligne autrement). Cette troisième ligne sera insérée dans l'espace entre les deux lignes existantes. Pour faire simple, l'espace de 3mm entre les lignes sera divisé équitablement entre des espaces et la ligne (1 espace de 1mm, une ligne de largeur de 1mm et un autre espace de 1mm). Il est possible de voir l'impact important de cet ajout sur les pics dans le signal sinusoïdal (diminution importante du cross-talk (diaphonie) car on vient en quelques sortes « shielder » nos lignes).

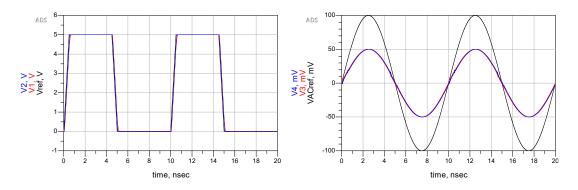


Figure 21 : Signaux avec VIAs et ligne de mise à la terre ajoutés entre les lignes.

Finalement, en guide de dernière étape, il est possible d'ajouter un condensateur en parallèle sur le point V4 afin de filtrer le signal davantage. Après quelques tests (début à 1pF avec augmentation de 1pF par itération), il fut décidé qu'un condensateur de valeur de 15pF était suffisant et que la qualité du signal sortant était suffisante. En conclusion, après toutes ces étapes, le circuit [Figure 22], les signaux de sortie sont obtenus [Figure 23] et il est possible de démontrer le respect du critère de 1mV maximal de bruit avec la quantification du bruit [Figure 24].

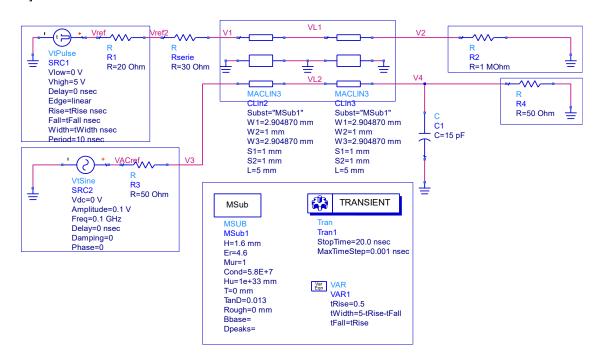


Figure 22 : Circuit Final

4.2 DÉMONSTRATION PAR SIMULATION

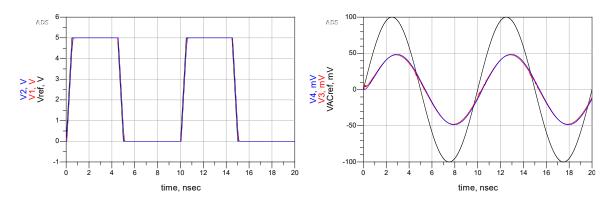


Figure 23: Tensions du circuit Final

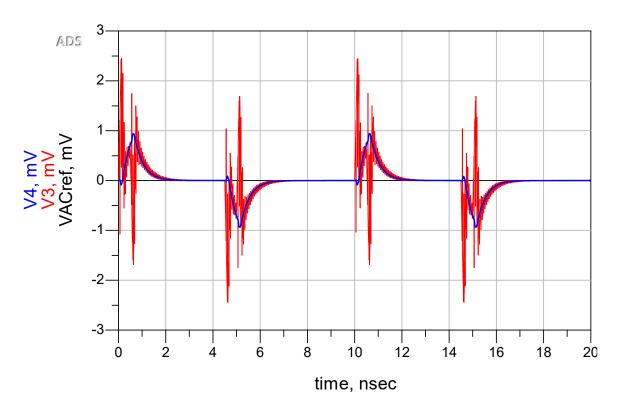


Figure 24 : Quantification du bruit final

5. Conclusion

Comme l'image l'indique, on n'est pas obligé de refaire un nouveau design complet du PCB car il n'y a pas beaucoup de changements. On peut tout simplement faire une révision pour ajouter la ligne de mise à la terre et les VIAs après avoir légèrement déplacé la ligne 4.

Réalisations de PCB

Figure 25 : PCBs proposés initialement (a) brisé (b) partiellement fonctionnel

6. Références

There are no sources in the current document.

Annexe A SCHÉMA DE RÉFLEXION DANS LA LIGNE

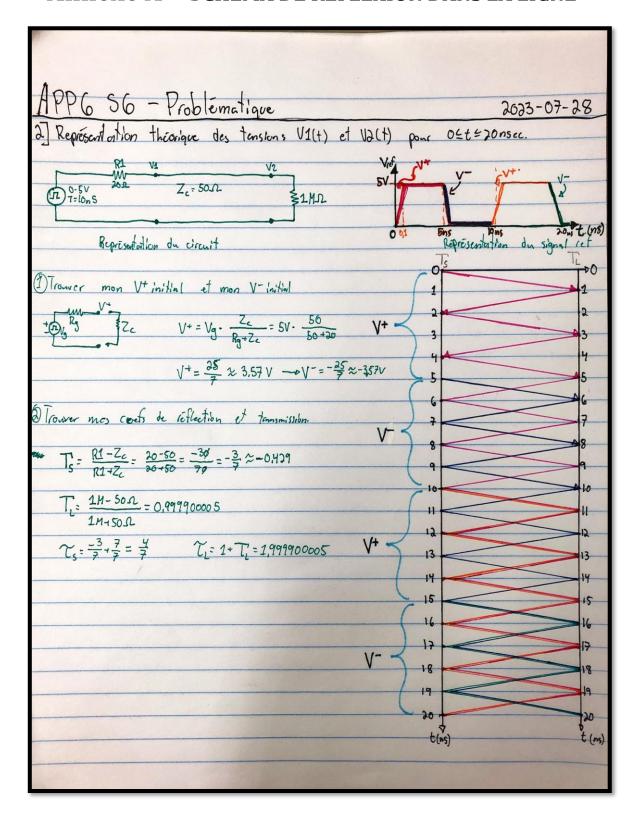


Figure 26 : Schéma de réflexion et calculs

Annexe B CODE MATLAB DU CALCUL DE V1 ET V2

```
• • •
R2 = 1e6;
Vg = 5;
Vplus = Vg*(Zc/(R1+Zc));
Vmoins = -Vplus;
Ts = (R1 - Zc)/(R1 + Zc);
Tl = (R2 - Zc)/(R2 + Zc);
time = 0: 1: 20;
for t = 0: 1: 20
    Vreflet_plus(t+1) = Calcul_reflets(t,Vreflet_plus,Ts,Tl,Vplus);
    Vreflet_moins(t+1) = Calcul_reflets(t,Vreflet_moins,Ts,Tl,Vmoins);
     [V1_plus(t+1),V2_plus(t+1)] = Calculs_V1_V2(t,V1_plus,V2_plus,Vreflet_plus,t1,Vplus);
     [V1_moins(t+1), V2_moins(t+1)] = Calculs_V1_V2(t, V1_moins, V2_moins, Vreflet_moins, tl, Vmoins);
V1_1pulse = V1_plus;
V1_1pulse(6:end) = V1_plus(6:end) + V1_moins(1:(end-5));
V2_1pulse = V2_plus;
V2\_1pulse(6:end) = V2\_plus(6:end) + V2\_moins(1:(end-5));
V1_complet = V1_1pulse;
V1_complet(11:end) = V1_complet(11:end) + V1_1pulse(1:(end-10));
V2_complet = V2_1pulse;
V2_complet(11:end) = V2_complet(11:end) + V2_1pulse(1:(end-10));
```

Figure 27: Code Principal calcul V1 V2

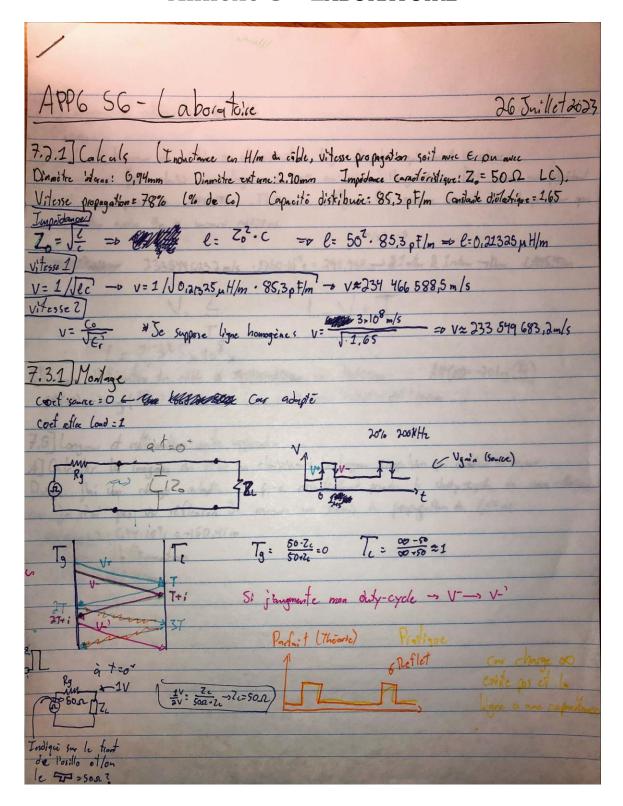
```
% == Calcul_reflets ==
function f = Calcul_reflets(t, Vreflet, Ts, Tl, V)
if t == 0
    f = V;
else
    if 0 == mod(t, 2)
        f = Vreflet(t)*Ts;
    else
        f = Vreflet(t)*Tl;
    end
end
```

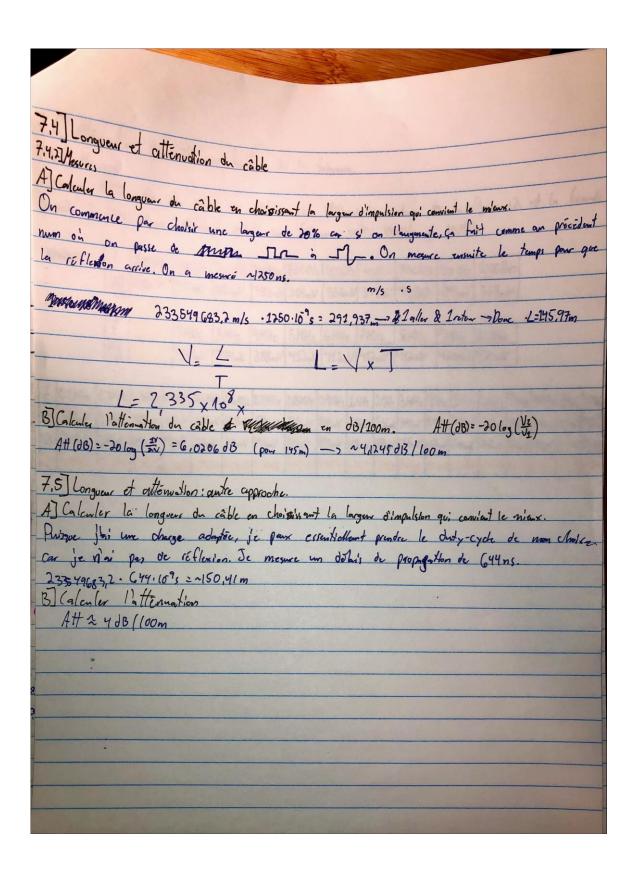
Figure 28 : Calcul Tensions reflétées (pour V1 et V2)

```
% == Calculs_V1_V2 ==
function [V1r,V2r] = Calculs_V1_V2(t,V1,V2,Vreflet,tl,V)
if t == 0
    V1r = V;
    V2r = 0;
else
    if 0 == mod(t,2)
        V1r = V1(t) - Vreflet(t+1);
        V2r = V2(t);
    else
        V1r = V1(t);
        V2r = V1(t);
    else
        V1r = V1(t);
        v2r = Vreflet(t+1)*tl + V2(t);
    end
end
end
```

Figure 29 : Calcul des valeurs de tension V1 et V2 pour cas individuels

Annexe C LABORATOIRE





572mV 584mV 572mV 572mV 556mV 548mV 540mV 540mV 540mV 556mV 556mV 556mV 540mV	42 9MHz 101 mar 536mar 536 mar 11 6mar 116
1 368mV 380mV 380mV 380mV 380mV 364mV 356mV 348mV 348mV 368mV 368mV 368mV 368mV 368mV 368mV 4MHz 5MHz 6MHz 7MHz 8MHz 9MHz 10MHz 384mV 384mV 388mV 412mV 412mV 412mV 412mV 420mV	mv 536mi 53 mv 116mi 46
01MH 02MHz 03MHz 04MHz 05MHz 016MHz 017MHz 018MHz 019MHz 1MHz 1MHz 1MHz 1MHz 1MHz 5MHz 6MHz 74Hz 8M 572mV 581mV 572mV 572mV 556mV 548mV 540mV 540mV 540mV 540mV 556mV 556mV 556mV 540mV 5	mv 536mi 53 mv 116mi 46
0.1 MHz 0.2 MHz 0.3 MHz 0.4 MHz 0.5 MHz 0.6 MHz 0.7 MHz 0.8 MHz 0.9 MHz 1.4 MHz 2.4 MHz 3.4 Hz 5.4 MHz 6.4 Hz 7 MHz 8.4 5.7 ml 5.8 ml 5	m 536m 536 m 116m 46
O.1 MHz O.3 MHz O.3 MHz O.3 MHz O.5 MHz O.5 MHz O.5 MHz O.5 MHz O.5 MHz O.4 MH	m 536m 536 m 116m 46
	THE RESIDENCE AND
	8,8±38 g,9