TD-9 archi

Exercice 1 : Analyse de l’architecture

1. RAM (Random Access Memory) est une mémoire contenant le code, ROM (Read Only Memory) contient le code de démarrage.
2. L’espace adressage du MIPS, toute les adresses que le mips peut contenir.
3. Dans le ROM le mips définie la première adresse qui est 0xBFC0000
4. Le composant permettant de faire des entrées sorties est le TTY(contrôleur du périphérique)
   1. Contrôleur de disque, contrôleur réseaux…
5. (Write 0, Status 4, Read 8,Unused C) 0xD0200000
   1. TTY\_Read valeur entre sur clavier
   2. TTY\_status 0 si aucune entre sur TTY\_read autre si entre
6. TTY1\_READ 0X0D02 0018
7. Les requetés/commandes (lecture/écriture) sens des fleches sens de la demande

Exercice 2 : Programmation assembleur

1. ori $4,$0,’x’ lui $6,0xD020 sw $4,0($6)
   1. # \_\_tty\_regs\_maps=0xS0200008
   2. La $6,\_\_tty\_regs\_map
   3. ori $4,$0,’x’
   4. sw $4,0($6)
3. J label , jr $r. Jr $r oui J label non
   1. .data
   2. .text
   3. .section .mytext, ‘’ax ‘’
   4. Addu $4,$5,$6
4. globl label, sert dans un programme assembleur

.data

chaine : .asciiz « hello »

.text

La $8, \_\_tty\_regs\_map

La $9, chaine

while :

Lb $10, 0($9)

Bne $10,$0, fin

Sb $10, 0($8)

J while

fin :

j fin

1. SP

Kdet

0x80410000=kdata\_end

0x80020000

Exercice 3 :