

Председателю диссертационного совета
Д 212.105.02
д.т.н., профессору Сизову А.С.
кандидата технических наук, доцента
Мартышкина Алексея Ивановича.

Сообщаю о своём согласии на оппонирование диссертации Усатюка Василия Станиславовича на тему «Метод, аппаратно-ориентированный алгоритм и специализированное устройство для построения низкоплотностных кодов архивной голографической памяти», выполненной по специальности 05.13.05 – Элементы и устройства вычислительной техники и систем управления (технические науки), а также на дальнейшую обработку моих персональных данных, необходимую при проведении процедуры защиты диссертации и размещение их в сети «Интернет».

Сведения об официальном оппоненте:

Фамилия, имя отчество	Мартышкин Алексей Иванович
Основное место работы	ФГБОУ ВО "Пензенский государственный технологический университет"
Должность	Заведующий кафедрой «Программирование»
Ученая степень, ученое звание	кандидат технических наук, доцент
Телефон рабочий	(841-2) 20-86-12
Почтовый адрес	440039, Пензенская обл., г. Пенза, проезд Байдукова/ул. Гагарина, д. 1А/11, корпус №1
Шифр специальности, по которой защищена диссертация:	05.13.18 – «Математическое моделирование, численные методы и комплексы программ»

Публикации официального оппонента Мартышкина Алексея Ивановича по специальности соискателя за последние 5 лет (05.13.05 – Элементы и устройства вычислительной техники и систем управления):

- | |
|---|
| 1. Мартышкин А.И. Преимущества использования широкополосных сигналов для повышения помехоустойчивости радиосигналов / Мартышкин А.И., Лобов Р.А., Плахина Л.Н. // Информационные технологии. Проблемы и решения. – 2020. – № 4 (13). – С.98-103 |
| 2. Мартышкин А.И. Натурный эксперимент по исследованию образца реконфигурируемой вычислительной системы для цифровой обработки |

- сигнала на базе ПЛИС / А.И. Мартышкин // Современные технологии в науке и образовании – СТНО-2018. – Рязань, 2018. – С.36-39.
3. Мартышкин А.И. Исследование узлов реконфигурируемой вычислительной системы аппаратными средствами / А.И. Мартышкин, Д.С. Мартенс-Атюшев // Современные методы и средства обработки пространственно-временных сигналов. – Пенза, 2018. – С.91-95.
4. Pashchenko D.V., Martyshkin A.I., Trokoz D.A. Decomposition Of Process Control Algorithms For Parallel Computing Systems Using Automata Models // 2020 International Russian Automation Conference, RusAutoCon-2020. 2020. PP. 839-845.
5. Мартышкин А.И. Исследование структурной организации и оценка производительности многопроцессорных вычислительных систем с общей шиной / Б.В. Костров, А.И. Мартышкин // Известия тульского государственного университета. Технические науки. – 2018. – № 2. – С.152-162.
6. Martyshkin A.I. Associative co-processor on the basis of programmable logical integrated circuits for special purpose computer systems / A.I. Martyshkin, I.I. Salnikov, D.V. Pashchenko, D.A. Trokoz // 2018 Global smart industry conference (GLOSIC 2018). – Chelyabinsk, 2018. DOI: 10.1109/GloSIC.2018.8570067.
7. Martyshkin A.I. Mathematical modelling and evaluation of the characteristics of specialized reconfigurable systems based on a common bus at the stage of synthesis of the system configuration / A.I. Martyshkin, D.S. Martens-Atyushev // Journal of advanced research in dynamical and control systems. 2019. № 8 (11). PP.2852-2860.
8. Martyshkin A.I. Experimental study of a reconfigurable system with hardware task manager and a distributed queue / A.I. Martyshkin, D.S. Martens-Atyushev // Journal of computational and theoretical nanoscience. – 2019. – № 7 (16). – PP.3040-3045. DOI: <https://doi.org/10.1166/jctn.2019.8214>.
9. Синев М.П., Мартышкин А.И., Трокоз Д.А. Исследование и анализ подходов к организации параллельных вычислений в распределенных системах // XXI век: итоги прошлого и проблемы настоящего плюс. – 2020. – Т. 9. – № 2 (50). – С. 95-104.

Заведующий кафедрой
«Программирование»
ФГБОУ ВО «Пензенский
государственный технологический
университет», к.т.н., доцент



А.И. Мартышкин

Подпись Мартышкина А.И. заверяю:
Ученый секретарь ученого совета
ФГБОУ ВО «Пензенский
государственный технологический
университет»



О.А. Петрунина