

计算机组成原理之 CPU

期末考试

客观题考试试卷：期末考试

总分：20 分

限定时间：120 分钟

1. 以下不属于 CPU 控制器功能的是 ____。（多选）
A. 算术运算 **B.** 逻辑运算 **C.** 取指令
D. 分析指令 **E.** 执行指令
2. 以下各类寄存器中，一般不属于用户可见寄存器的是____。（多选）
A. 数据寄存器 **B.** 地址寄存器 **C.** 条件码寄存器
D. 通用寄存器 **E.** 控制寄存器 **F.** 状态寄存器
3. 以下寄存器中，一般来说属于控制和状态寄存器的是 ____。（多选）
A. IR **B.** MAR **C.** MDR **D.** PC
4. 以下对于各寄存器功能的描述正确的是____。
A. MAR 寄存器用于存放取回的数据
B. IR 寄存器用于存放存储单元的地址
C. PSW 寄存器用于存放程序状态字
D. PC 寄存器用于存放当前欲执行指令
5. 以下关于指令周期的描述正确的是____。
A. CPU 从主存取出一条指令的时间
B. CPU 执行一条指令的时间
C. CPU 保存一条指令的时间
D. CPU 取出并执行一条指令所需的全部时间
6. 以下措施中，能够有效提高计算机速度的是____。
A. 降低电源功率 **B.** 提高访存速度
C. 提高 CPU 温度 **D.** 减少硬盘容量

7. 以下各指标中, 不可以用来衡量流水线性能的是___。

- A. 吞吐率 B. 丢包率 C. 加速比 D. 效率

8. 以下关于并行等级的描述中, 一般由硬件实现的是___。

- A. 指令级并行 B. 任务级并行
C. 作业级并行 D. 进程级并行

9. 在中断周期中, 以下各指令可以将允许中断触发器置“0”的是___。

- A. 关中断指令 B. 开中断指令
C. 中断返回指令 D. 中断允许指令

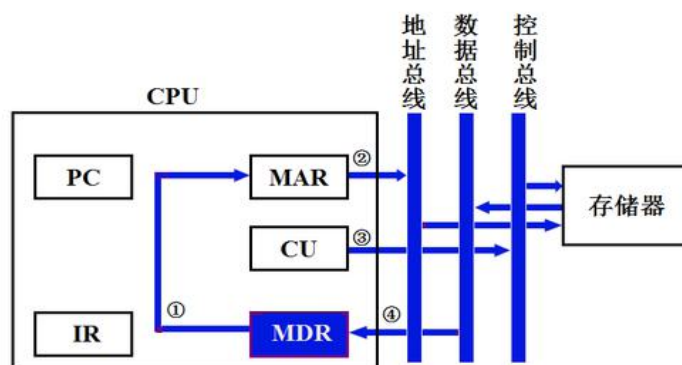
10. 以下操作不属于中断隐指令是___。

- A. 保护程序断点 B. 寻找服务程序入口地址
C. 开中断 D. 关中断

11. 以下不属于 CPU 工作周期的是___。

- A. 取指周期 B. 间址周期
C. 执行周期 D. 存取周期

12. 以下数据流图所示的是___。



- A. 取指周期的数据流 B. 间址周期的数据流
C. 中断周期的数据流 D. 无正确答案

13. 以下哪些相关因素能够影响指令流水的性能___。

- A. 结构相关 B. 数据相关
C. 控制相关 D. 都能影响

14. 以下哪些因素能够引起中断___。

- A. 硬件故障 B. 程序性事故
C. 人为设置中断 D. 都能引起

15. 中断屏蔽技术主要用于___。

- A. 保护现场
- B. 恢复现场
- C. 多重中断
- D. 保护程序断点

16. 下列是 CPU 必须具备的功能有___。(多选)

- A. 存储数据
- B. 处理中断
- C. 数据加工
- D. 时间控制
- E. 操作控制
- F. 指令控制

17. 下列为用户可见的寄存器的有___。(多选)

- A. MAR、MDR
- B. PC
- C. IR
- D. 通用寄存器
- E. 数据寄存器
- F. 地址寄存器

18. 中断的来源可能为___。(多选)

- A. 人为设置的中断
- B. 程序性事故
- C. 硬件故障
- D. I/O 设备
- E. 外部事件

19. 控制器的基本功能是___。

- A. 取指令、存储指令、执行指令
- B. 取指令、分析指令、执行指令
- C. 调用子程序、执行指令、存储地址
- D. 保存现场、调用子程序、执行指令

20. 下列关于条件码寄存器的说法错误的是___。

- A. 条件码寄存器对用户来说是部分透明的
- B. 条件码可以由 CPU 根据运算结果由硬件设置
- C. 条件码可被测试，作为分支运算的依据
- D. 条件码不可以手动设置

21. 下列关于指令周期的基本概念的说法错误的是___。

- A. CPU 每取出并执行一条指令所需的全部时间称为指令周期
- B. 执行阶段完成执行指令的操作，又称为执行周期
- C. 在同一个计算机中，各种指令的指令周期是相同的
- D. 在大多数情况下，CPU 是按照“取址—执行—再取址—再执行...”的顺序自动工作的

22. 下列关于各指令周期的说法错误的是___。

- A. 中断周期的目的是寻址
- B. 间址周期的目的是取有效地址
- C. 当指令为访存指令时，执行周期的目的是取操作数
- D. 取指周期的目的是取指令

23. 下图可以表示___的指令周期。



- A. JMP X B. ADD X
C. MUL X D. 无正确答案

24. 下列不属于流水线多发技术的是___

- A. 超标量技术 B. 超流水技术
C. DMA 技术 D. 超长指令字技术

25. 设 m 段流水线各段时间均为 Δt ，下列表示的是加速比的是___。

- A. $n/(m+n-1)$ B. $1/(\Delta t)$
C. $n/(m\Delta t+(n-1)\Delta t)$ D. $mn/(m+n-1)$

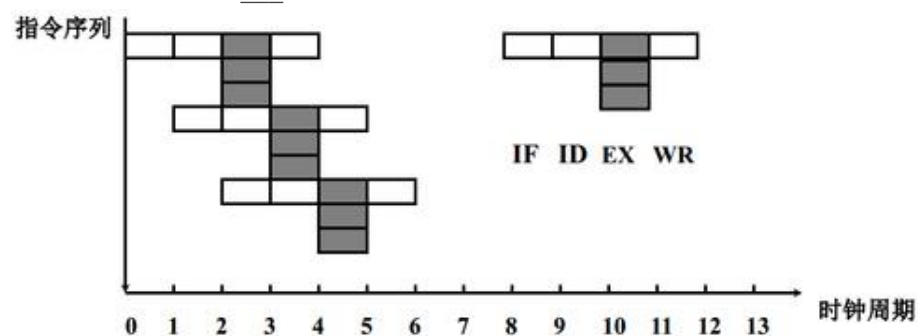
26. 下列关于中断隐指令说法错误的是___。

- A. 在机器指令中没有中断隐指令
B. 中断隐指令由 CPU 在中断周期内自动完成
C. 中断隐指令包含恢复现场的功能
D. 中断隐指令包括保护程序断点、寻找中断服务程序的入口地址以及关中断

27. 下列关于多重中断说法错误的是___。

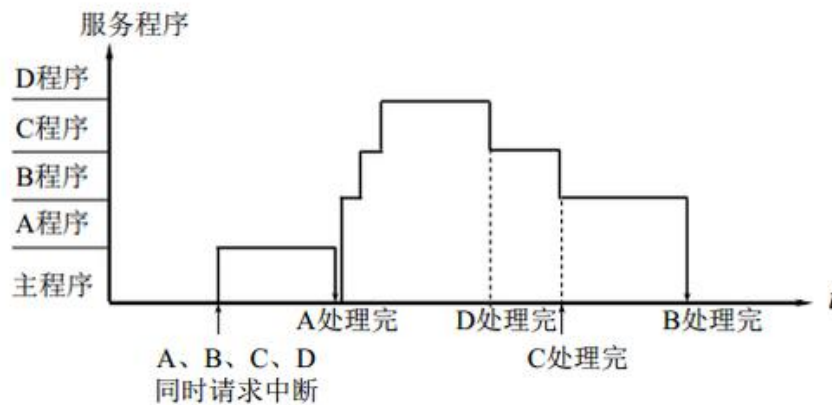
- A. 中断的优先级一旦固定就不能改变
B. 若需要实现多重中断需提前设置“开中断”指令
C. 优先级别高的中断源有权中断优先级别低的中断源
D. 在中断服务程序中这只适当的屏蔽字，能起到对优先级别不同的中断源屏蔽的作用

28. 下图表示的是___技术。



- A. 超标量技术 B. 超长指令字技术
C. 超流水线技术 D. 无正确答案

29. 下图 CPU 执行程序轨迹中表示的程序处理优先级为___。



- A. $A \rightarrow D \rightarrow C \rightarrow B$ B. $A \rightarrow B \rightarrow C \rightarrow D$
 C. $B \rightarrow C \rightarrow D \rightarrow A$ D. $A \rightarrow C \rightarrow D \rightarrow B$

30. 下列一组指令存在哪种类型的数据相关？

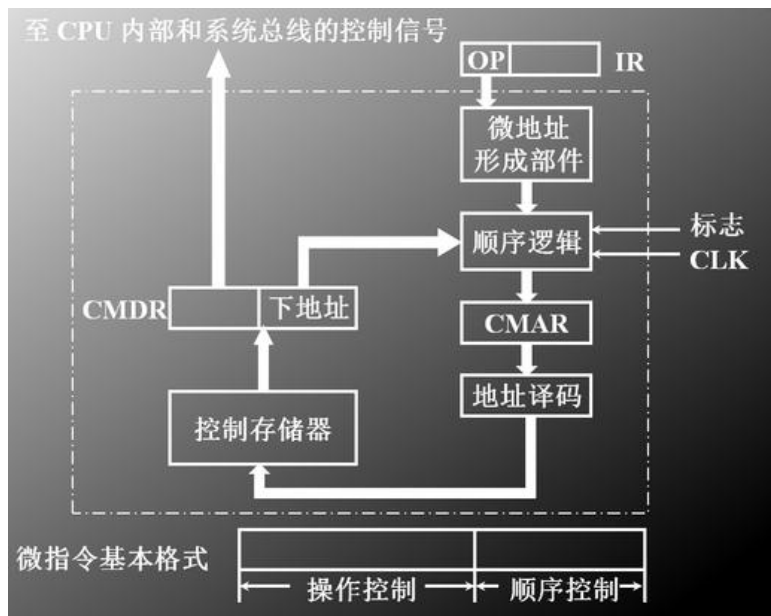
1. $SUB\ R1, R2, R3 : (R2) - (R3) \rightarrow R1$
 2. $ADD\ R4, R5, R1 : (R5) + (R1) \rightarrow R4$

- A. 无数据相关 B. WAR
 C. WAW D. RAW

31. 下列说法正确的是___。（多选）

- A. 有些微操作的次序是不容易改变的，故安排微操作节拍时必须注意微操作的先后顺序
 B. 凡是被控制对象不用的微操作，若能在一个节拍内执行，应尽可能安排在同一个节拍内，以节省时间
 C. 如果有些微操作所占的时间不长，应该将它们安排在一个节拍内完成，并且允许这些微操作有先后次序
 D. 控制单元的时钟输入实际上是一个脉冲序列，其频率即为机器的主频，它使 CU 能按一定的节拍(T)发出各种控制信号
 E. 若指令的操作码长度可变，则会令指令译码线路更复杂

32. 微程序控制单元的基本框图如下，则下列说法正确的是___。（多选）



- A. 任何一条机器指令的取指令操作都是相同的
- B. 当出现中断时，中断隐指令所需完成的操作可由一个对应中断周期的微程序控制完成
- C. 控存地址寄存器(CMAR)可以用来存放欲读出的微指令地址
- D. 控存数据寄存器(CMDR)可以用来存放从控存读出的微指令
- E. 顺序逻辑的输入与微地址形成部件、微指令的下地址字段以及外来的标志有关
33. 下列属于微指令编码方式的有___。（多选）
- A. 直接编码方式 B. 字段直接编码方式
- C. 字段间接编码方式 D. 混合编码方式
34. 在微程序控制器中，机器指令与微指令的关系是___。
- A. 每一条机器指令由一条微指令来执行
- B. 每一条机器指令由若干条微指令组成的微程序来解释执行
- C. 若干条机器指令组成的程序可由一个微程序来执行
- D. 无正确答案
35. 某机器的微指令格式中，共有 8 个控制字段，每个字段可分别激活 5、8、3、16、1、7、25、4 中控制信号。若采用直接编码方式设计微指令的操作控制字段，则其操作控制字段应该取___位。
- A. 21 B. 26 C. 37 D. 69
36. 某机器的微指令格式中，共有 8 个控制字段，每个字段可分别激活 5、8、3、16、1、7、25、4 中控制信号。若采用字段直接编码方式设计微指令的操作控制字段，则其操作控制字段应该取___位。
- A. 21 B. 26 C. 37 D. 69

37. 在微指令的控制方式中, 若微指令命令个数已确定, 则___。

- A. 直接控制方式和编码控制方式不影响微指令的长度
- B. 直接控制方式的微指令字长比字段直接编码控制方式的微指令字长短
- C. 字段直接编码控制方式的微指令字长比直接控制方式的微指令字短
- D. 无正确答案

38. 下列说法中正确的是___。

- A. 与直接编码相比, 字段编码速度更快
- B. 只有直接编码的微指令是水平型指令
- C. 采用微操作码字段的微指令是水平型微指令
- D. 直接编码、字段直接编码、字段间接编码以及直接和字段混合编码都属于水平型指令

39. 垂直型微指令的特点是___。

- A. 采用微操作码
- B. 微指令格式垂直表示
- C. 控制信号经过编码产生
- D. 强调并行控制功能

40. 水平型微指令的特点是___。

- A. 微指令的格式简短
- B. 一次可以完成多个操作
- C. 采用微操作码
- D. 微指令的操作控制字段不进行编码

41. 下列说法错误的是___。

- A. 水平型微指令与机器指令差别较大, 垂直型微指令与机器指令相似
- B. 垂直型微指令比水平型微指令并行操作能力强、效率高、灵活性强
- C. 水平型微指令执行一条机器指令所需的微指令数目少, 因此速度比垂直型微指令的速度快
- D. 水平型微指令用较短的微程序结构换取较长的微指令结构, 垂直型微指令正相反, 它以较长的微程序结构换取较短的微指令结构

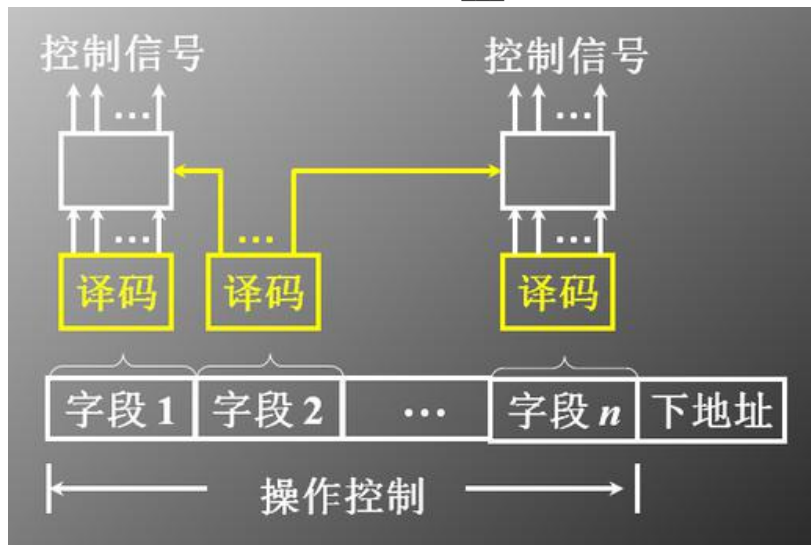
42. 某机共有 52 个微操作控制信号, 构成 5 个相斥类的微命令组, 各组分别包含 5、8、2、15、22 个微命令。已知可判定的外部条件有两个, 微指令字长 28 位, 则控制存储器的容量为___。

- A. 128×28
- B. 64×22
- C. 256×28
- D. 256×22

43. 在采用增量计数器法的微指令中, 下一条微指令的地址___。

- A. 在当前的微指令中
- B. 在微指令地址计数器中
- C. 在程序计数器中
- D. 无正确答案

44. 下图表示的微指令的编码方式为___。



- A. 字段间接编码方式
- B. 直接编码方式
- C. 混合编码方式
- D. 字段直接编码方式

45. 微指令的格式不包括___。

- A. 微指令的存储方式
- B. 微指令的编码方式
- C. 后续微指令地址的形成方式
- D. 微指令字长

46. 微指令格式和微指令编码方式有关，通常分为___。（多选）

- A. 校验型微指令
- B. 交叉型微指令
- C. 十字型微指令
- D. 水平型微指令
- E. 垂直型微指令

47. 后续微指令的地址可以由以下哪种方式形成___。（多选）

- A. 直接由微指令的下地址字段指出
- B. 根据机器指令的操作码形成
- C. 增量计数器法形成
- D. 通过测试网络形成
- E. 由硬件产生微程序入口地址

48. 微指令的基本格式一般分为两个字段，分别是___。（多选）

- A. 直接控制字段
- B. 操作控制字段
- C. 顺序控制字段
- D. 间接控制字段

49. 如果采用 EPROM 作为微程序的控制存储器，则这种微程序设计技术称为___。

- A. 静态微程序设计
- B. 动态微程序设计
- C. 毫微程序设计
- D. 无正确答案

50. 每一个微操作命令都对应一个硬件逻辑电路，采用这种设计方法的控制单元称为___。

- A. 存储逻辑型控制单元 B. 程序存储型控制单元
C. 微程序型控制单元 D. 组合逻辑型控制单元

51. 在微程序型控制单元的设计中，微程序被存放到___中

- A. 控制存储器 B. 主存储器
C. 主硬盘 D. 存储器控制器

52. 如果将微程序存放到 ROM 这种不可修改的控制存储器，则这种微程序设计技术称为___。

- A. 静态微程序设计 B. 动态微程序设计
C. 毫微程序设计 D. 无正确答案

53. 在微程序型控制单元的设计中，有关微程序、微指令和微操作命令的关系描述正确的是___。

- A. 一个微程序仅可对应一条微指令，一条微指令则仅对应一个微操作命令
B. 一条微指令可对应若干个微程序，一个微程序则仅可对应一个微操作命令
C. 一个微程序可对应若干条微指令，一条微指令可对应一个或多个微操作命令
D. 一条微指令仅可对应一个微程序，一个微程序则可对应多个微操作命令

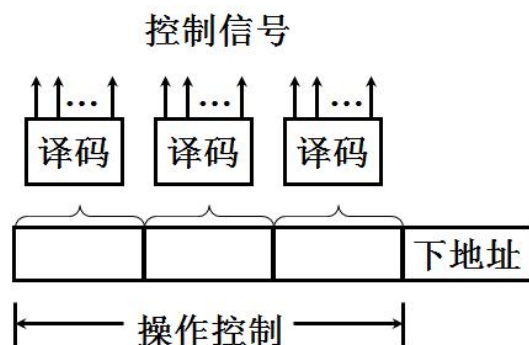
54. 在微指令的操作控制字段中，每一位代表一个微操作命令，这种编码方式为___。

- A. 直接编码方式 B. 字段直接编码方式
C. 字段间接编码方式 D. 混合编码方式

55. 以下各寄存器中，可用来存放预读出的微指令地址的寄存器是___。

- A. IP B. PC
C. CMDR D. CMAR

56. 下图所示的微指令的编码方式为___。



- A. 直接编码方式 B. 字段直接编码方式
C. 字段间接编码方式 D. 混合编码方式

57. 在使用增量计数器法形成微指令序列地址时，可使用如下表达式___来描述。

- A. $(CMAR) + 1 \rightarrow CMAR$ B. $(CMDR) + 1 \rightarrow CMDR$
 C. $(CMAR) + 1 \rightarrow CMDR$ D. $(CMDR) + 1 \rightarrow CMAR$

58. 将微指令的操作控制字段分成若干段，将一组互斥的微操作命令放在一个字段内，通过对这个字段的译码便可对应每一个微指令，这种编码方式为___。

- A. 直接编码方式 B. 字段直接编码方式
 C. 字段间接编码方式 D. 混合编码方式

59. 在组合逻辑设计中取指周期微操作的节拍安排，根据微操作节拍安排原则，可以和 $PC \rightarrow MAR$ 安排在同一个小节拍内的微操作是___。

- A. $M(MAR) \rightarrow MDR$ B. $MDR \rightarrow IR$
 C. $Ad(IR) \rightarrow MAR$ D. $1 \rightarrow R$

60. 如图所示，在使用分支转移形成后续微指令地址的方式中，转移方式主要作用是___。

操作控制字段	转移方式	转移地址
--------	------	------

- A. 指明判别条件 B. 指明转移成功后的去向
 C. 指出下一条微指令地址 D. 指出上一条微指令地址

61. 下列说法正确的是___。（多选）

- A. 一个指令周期包含若干个机器周期
 B. 一个机器周期包含若干个时钟周期
 C. 一个指令周期内的机器周期数可以不等
 D. 一个机器周期内的节拍数可以不等
 E. 在机器周期所包含时钟周期数相同的前提下，两机平均指令执行速度之比等于两机主频之比

62. 下列说法正确的是___。（多选）

- A. 取指令操作是控制器固有的功能，不需要在控制码控制下完成
 B. 在指令长度相同的情况下，所有指令的取指操作都是相同的
 C. 指令周期的第一个操作时取指令
 D. 所有指令的取指令操作都是相同的
 E. 为了进行取指令操作，控制器需要得到相应的指令

63. 控制单元的输入信号可能来自___。（多选）

- A. 命令主存写 B. 控制总线 C. 各种状态标记
 D. 指令寄存器 E. 时钟

64. 在取指令操作之后，程序计数器中存放的是___。

- A. 当前指令的地址
- B. 当前指令的数据
- C. 下一条指令的地址
- D. 下一条指令的数据

65. 下列说法错误的是___。

- A. 机器周期、节拍(状态)组成了多级时序系统。
- B. 一般来说，机器的运行速度完全取决于 CPU 的主频。
- C. 机器周期可看做是所有指令执行过程中的一个基准时间，机器周期取决于指令的功能及器件的速度。
- D. 在一个机器周期里可完成若干个微操作，每个微操作都需要一定的时间，可用时钟信号来控制产生每一个微操作命令。

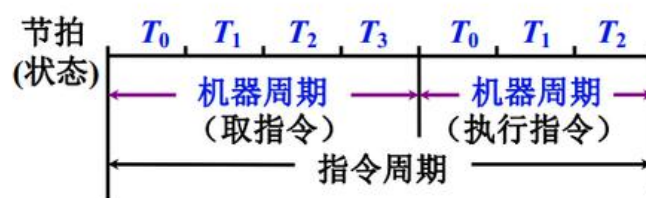
66. 常见的 CU 控制方式不包括___

- A. DMA
- B. 同步控制
- C. 异步控制
- D. 联合控制

67. ___周期包含的微指令为(1) Ad(IR)→MAR (2) I→R (3) M(MAR)→MDR。

- A. 取指
- B. 间指
- C. 执行
- D. 中断

68. 下图表示的 CU 控制方式为___。



- A. 不定长的机器周期
- B. 定长的机器周期
- C. 异步控制方式
- D. 联合控制方式

69. 下列说法中错误的是___。

- A. 计算机的速度与主频、机器周期内平均含时钟周期数及机器的平均指令执行速度有关
- B. CPU 的主频可以影响计算机的速度
- C. 计算机的速度完全取决于主频
- D. 计算机的速度不完全取决于主频

70. 计算机执行乘法指令时，由于其操作较复杂，需要更多的时间，通常采用___的控制方法。

- A. 机器周期** **B. 时钟周期**

C. 访存周期 D. 中断周期

80. 任何一条指令或指令中任何一个微操作的执行都是事先确定的，并且接受统一基准时钟的时序信号所控制的控制方式是___。

A. 人工控制方式 B. 同步控制方式
C. 异步控制方式 D. 联合控制方式

81. 以下各类信号中，不属于控制单元输入信号的是___。

A. 时钟信号
B. 指令寄存器
C. CPU 内的控制信号
D. 来自系统总线的控制信号

82. 以下关于机器的运行速度与主频关系的描述，正确的是___。

A. 机器的运行速度不完全取决于主频
B. 机器的运行速度完全取决于主频
C. 机器的运行速度与主频完全无关
D. 无正确答案

83. 在指令执行周期中，以下属于访存类指令的是___。

A. 停机指令 STP B. 算术右移指令 SHR
C. 清除累加器指令 CLA D. 存数指令 STAX

84. CPU 查询是否有请求中断的事件发生在___。

A. 执行周期开始时刻 B. 执行周期中任意时刻
C. 执行周期结束时刻 D. 取值周期中任意时刻

85. 机器周期是所有指令执行过程的一个基准时间，关于机器周期的描述正确的是___。

A. 机器周期只取决于指令的功能
B. 机器周期取决于指令的功能及器件的速度
C. 机器周期只取决于器件的速度
D. 机器周期与指令的功能及器件的速度无关

86. 以下关于机器周期、指令周期和时钟周期关系的描述正确的是___。

A. 一个指令周期包含若干个机器周期，一个机器周期包含若干个时钟周期
B. 一个时钟周期包含若干个机器周期，一个机器周期包含若干个指令周期
C. 一个机器周期包含若干个指令周期，一个指令周期包含若干个时钟周期
D. 一个指令周期包含若干个时钟周期，一个时钟周期包含若干个时钟周期

87. 在同步控制方式中，以最长微操作序列和最复杂的微操作作为标准，机器周期内节拍数相同的控制方案是___。

- A. 中央控制的机器周期方案
- B. 局部控制的机器周期方案
- C. 定长的机器周期方案
- D. 不定长的机器周期方案

88. 以下指令周期中具有间址周期的是___。

- A. 非访存指令周期
- B. 直接访存指令周期
- C. 直接转移指令周期
- D. 间接转移指令周期

89. 在取指周期中，当取指令的操作完成之后，程序计数器 PC 中存放的是___。

- A. 下一条指令
- B. 现行指令的地址
- C. 下一条指令的地址
- D. 现行指令

90. 算术右移一位指令 SHR 执行后，算术右移发生在___中。

- A. ACC
- B. PC
- C. IR
- D. MDR

91. 下列说法正确的是___。（多选）

- A. 子程序可在多处被调用
- B. 子程序调用可出现在子程序中
- C. 每个 CALL 指令都对应一条 RETURN 指令
- D. 子程序的返回地址可以存放在寄存器内
- E. 子程序的返回地址可以存放在子程序的入口地址内
- F. 子程序的返回地址可以存放在栈顶内

92. 在设计指令格式时应该考虑的因素包括___。（多选）

- A. 操作类型
- B. 数据类型
- C. 指令格式
- D. 寻址方式
- E. 寄存器个数
- F. 数据总线宽度

93. 下列叙述中，___能反映 CISC 的特征（多选）

- A. 丰富的寻址方式
- B. 控制器采用组合逻辑设计
- C. 指令字长固定
- D. 只有 LOAD/STORAGE 指令可以访存
- E. 各种指令都可以访存
- F. 大多数指令需要多个时钟周期才能执行完成

9. 采用优化编译技术

94. 下列说法正确的是___。

- A. 操作码的长度是固定的
- B. 操作码的长度可以是固定的，也可以是变化的
- C. 操作码的长度是变化的
- D. 无正确答案

95. 下列和指令字长无关的是___。

- A. 操作码的长度
- B. 操作数地址的长度
- C. 数据总线宽度
- D. 操作数地址的个数

96. 假设指令字长为 16 位，操作数的地址码为 6 位，指令有零地址、一地址、二地址三种格式。设操作码固定，若零地址指令有 3 种，一地址指令有 5 种，则二地址指令最多有___种。

- A. 4
- B. 7
- C. 8
- D. 9

97. 假设指令字长为 16 位，操作数的地址码为 6 位，指令有零地址、一地址、二地址三种格式。采用扩展操作码技术，若二地址指令 8 种，零地址指令有 64 种，则一地址指令最多有___种。

- A. 511
- B. 512
- C. 342
- D. 255

98. 一条双字长直接寻址的子程序调用指令，其第一个字为操作码和寻址特征，第二个字为地址码 5000H。假设 PC 当前值为 2000H，SP 的内容为 0100H，栈顶内容为 2746H，存储器按字节变址，而且进栈操作是先执行 $(SP) - \Delta \rightarrow SP$ ，然后存入数据，则 CALL 指令被读取前，PC、SP 及栈顶内容为___。

- A. 2000H,0100H,2004H
- B. 2000H,00FEH,2746H
- C. 5000H,0100H,2746H
- D. 2000H,0100H,2746H

99. 一条双字长直接寻址的子程序调用指令，其第一个字为操作码和寻址特征，第二个字为地址码 5000H。假设 PC 当前值为 2000H，SP 的内容为 0100H，栈顶内容为 2746H，存储器按字节变址，而且进栈操作是先执行 $(SP) - \Delta \rightarrow SP$ ，然后存入数据，则 CALL 指令被读取前，PC、SP 及栈顶内容为___。

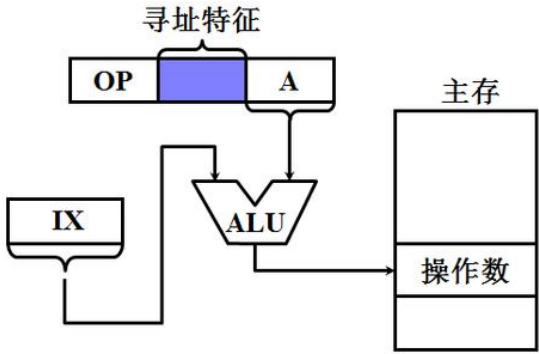
- A. 2000H,00FEH,2004H
- B. 5000H,00FEH,2004H
- C. 5000H,0100H,2004H
- D. 5000H,00FEH,2476H

100. 一条双字长直接寻址的子程序调用指令，其第一个字为操作码和寻址特征，第二个字为地址码 5000H。假设 PC 当前值为 2000H，SP 的内容为 0100H，栈顶内容为 2746H，存储

器按字节变址，而且进栈操作是先执行 $(SP)-\Delta \rightarrow SP$ ，然后存入数据，则 CALL 指令被读取前，PC、SP 及栈顶内容为___。

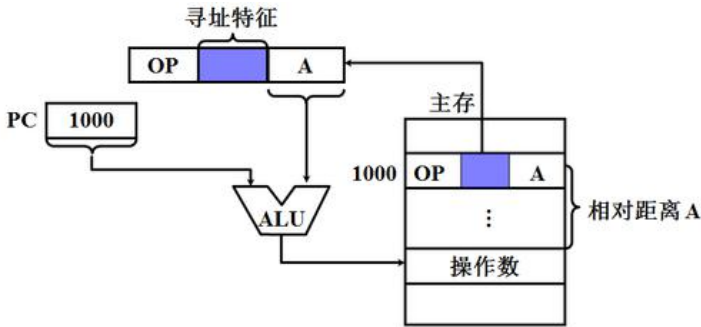
- A. 2004H,0100H,2746H
- B. 2000H,0100H,2746H
- C. 2004H,00FEH,2746H
- D. 2004H,0100H,2004H

101.图中表示的寻址方式是___。



- A. 基址寻址
- B. 相对寻址
- C. 隐含寻址
- D. 变址寻址

102. 图中表示的寻址方式是___。



- A. 基址寻址
- B. 相对寻址
- C. 隐含寻址
- D. 变址寻址

103. 设想相对寻址的转移指令占两个字节，第一个字节是操作码，第二个字节是相对位移量，用补码表示。每当 CPU 从存储器取出一个字节时，即自动完成 $(PC)+1 \rightarrow PC$ 。若当前 PC 值为 2000H，指令 $JMP * -9$ (* 为相对寻址特征)的第二字节的内容是___。

- A. F1H
- B. F3H
- C. F5H
- D. F7H

104. 设机器字长为 16 位，存储器按照字编制，对于单字指令而言，读取该指令后，PC 自动加___。

- A. 1
- B. 2
- C. 3
- D. 4

105. 设变址寄存器为 X，形式地址为 D，某机具有先变址再间接寻址的寻址方式，则这种寻址方式的有效地址为___。

- A. $EA = (X) + (D)$ B. $EA = ((X) + D)$
C. $EA = ((X)) + D$ D. $EA = (X) + D$

106. 机器中常见的操作数类型有 ____。（多选）

- A. 地址 B. 数字 C. 字符 D. 逻辑数据

107. 以下寻址方式中，属于数据寻址的是 ____。（多选）

- A. 直接寻址 B. 间接寻址 C. 隐含寻址
D. 变址寻址 E. 指令寻址 F. 顺序寻址
G. 立即寻址

108. 以下指令中，属于转移指令的是 ____。（多选）

- A. 条件转移指令 B. 无条件转移指令
C. 调用和返回指令 D. 陷阱指令
E. 输入输出指令 F. 数据传送指令

109. 数据传送指令的功能一般不包括 ____。

- A. 寄存器与寄存器之间传送数据
B. 寄存器与外设之间传送数据
C. 寄存器与存储单元之间传送数据
D. 存储单元与存储单元之间传送数据

110. 以下不属于条件转移指令的是 ____。

- A. JMP B. SKP C. JZ D. JO

111. 以下不属于立即寻址特点的是 ____。

- A. 取回指令既同时取回操作数
B. 操作数的范围受指令长度限制
C. 该类型指令在执行阶段不需要访问内存
D. 指令中的形式地址就是操作数的真实地址

112. 所谓寻址方式是指确定本条指令的数据地址以及下一条将要执行的指令地址的方法，一般分为 ____。

- A. 直接寻址和间接寻址 B. 指令寻址和间接寻址
C. 指令寻址和数据寻址 D. 数据寻址和间接寻址

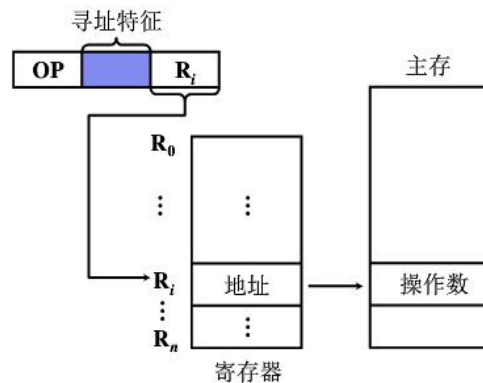
113. RISC 是以下哪种指令系统计算机的简称 ____。

- A. 复杂指令系统计算机 B. 精简指令系统计算机
C. 算术指令系统计算机 D. 变长指令系统计算机

114. 在设计指令格式时，能够直接影响指令执行时间的因素是___。

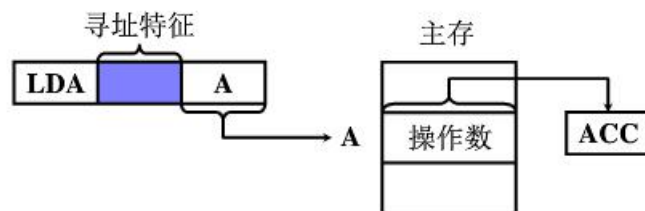
- A. 操作类型
- B. 寄存器个数
- C. 寻址方式
- D. 数据类型

115. 图中所示的寻址方式是___。



- A. 寄存器寻址
- B. 间接寻址
- C. 基址寻址
- D. 寄存器间接寻址

116. 图中所示的寻址方式是___。



- A. 直接寻址
- B. 间接寻址
- C. 寄存器寻址
- D. 立即数寻址

117. 以下关于堆栈寻址的描述错误的是___。

- A. 可用寄存器组来实现堆栈
- B. 可用内存来实现堆栈
- C. 可用硬盘来实现堆栈，称为硬堆栈
- D. 全部错误

118. 在软堆栈寻址中，SP 指出栈顶地址，其值的修改量 Δ 与___有关。

- A. 主存编址方式
- B. 指令数量
- C. 指令格式
- D. 寄存器个数

119. 指令的一般格式包括___。

- A. 操作码字段和纠错码字段
- B. 操作码字段和地址码字段

C. 地址码字段和纠错码字段

D. 地址码字段和海明码字段

120. 当进行多次间接寻址时，一般用____来标志间接寻址是否结束。

A. 寄存器末位

B. 特殊寄存器某一位

C. 指令的末位

D. 存储字首位