Modele koretice de algoritui paraleli Un model general permite aflaces unei parti din parametris. · Modelul PRAM (Parallel Random Access Memory): ->ignora total timpul de acces la memoria comuna; -> model teoretie, bun la analiza situation deadlock, la analiza timpi-lor de procesare si comunicare, timpul de acces la memorie nefind inclus: Sincronizare ER = la un mom. un sq. JUP citexte EN= la un mom dat un sq. UP scrie CR = de la ce locatie de mem. CW = poste fiscris/citit de m. multe UPS; Sprocesor PRAM Doea mei exclusive variante EREW CREW PRAM + implementeage excluderea mutuala PRAM Dom ar folosi la ninice (model Hu) ERCW CRCW PRAM Do varianta interesanta (la un mou. dat m. multe MPs. pot cité sanscrie o locaté de mem. mace-- common PRAM > toate lits, an acceasi val de scris; arbitrary PRAM -> dc. m. multe UPs. vor sa scree acceazi locafie de men, se dege una arbitraras minimum PRAM -> MP care are prioritate man mica ajunge sa puna vali; combinational PRAM -> intr-o cerere de scrière simultaria combina valorile · Modelul bazat pe arbori binari (work-depth): -> ru fine seama de arhitectura masini, ci da importanta algoritmuluis -> model util per evaluarea nr. de operati si lungimea (drumul) cel mad lung in algoritus

SPM. 17

Ex: aven de calculat suma unui vector: VEIJV O astfel de modelare permite calculat timpului de executive x no de operation. Exemple de alg. de calcul II Alg. sincroni se fot au precedere in mutticalculator. In coul. multites se fol. alg. asincroni => fecare LIP isi face butatica lui, independent de celelalte. (1) Alg. asincroni ptr. multiprocesoare: a) mmultirea wtra: -> alg. f bun ptr. implem. multiprocesor struct global_memory { shared float A[M,M],B[M,M],C[M,M]; } task () f int ks GET_NEXT_INDEX(k) // procedura care citeste x increm. k, rar cond / k=n devine (-1); while (\$ >0) of for (i=1; i <= M; i++) } c(i,k)=0; for (j-1 s j <= M : j++) c(j,k)=c(i,k)+A(i,j)+B(j,k)s GET-NEXT-INDEX (1);



