## 清华大学本科期末考试 2013.6.23

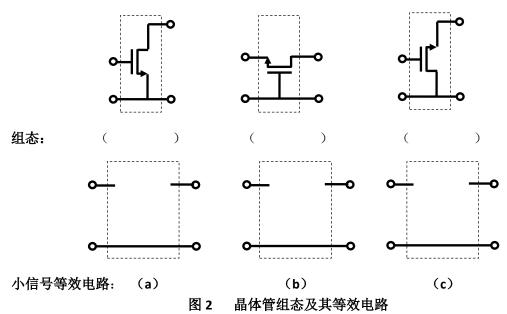
《电子电路与系统基础 I》2013 年春季学期期末考试试题 A卷

班级	学号	姓名	
	超过 <b>100</b> 分按 <b>100</b> 分计 分,请在试题纸对应空位	一。数值计算保留 3 位有效 立填空或画图):	位数。
1、已知非线性方积	程为 $f(x) = e^x - x^2 + 2 = 0$ ,	现用牛顿拉夫逊迭代法进	行数值求解,
	$x^{(0)} = 0$ ,则第一次迭代结 统代法的迭代格式为 $x^{(k+1)}$		対该非线性方 )。
	用 0.7V 恒压源模型,请 线。二极管在(	其中二极管具有'正偏导通 有在图 1b 位置画出该电路的 )区时,电路	
		$v_{o\!U\!T}$	
$ \begin{array}{c c} \hline  & 1k\Omega \\ \hline  & v_{IN} \\ \hline  & 3 \end{array} $	$ \begin{array}{c c} D & \downarrow & \downarrow \\ \hline  & \downarrow & \downarrow \\ 3V & \downarrow & \downarrow \\ \hline  & \downarrow & $	<u>o</u>	v <sub>IN</sub>
(a)电路	图 图 1 二极管道	(b)输入输出转移特性的 通断传输电路	曲线
3、开关串联可实现	观逻辑( )运算,	开关并联可实现逻辑(	)运算。
输入电阻为 r <sub>in</sub> ,输 反馈系数为(	i出电阻为 r <sub>out</sub> ,开环增盐	近理想的流控压源。假设是 益为( )<量纲或单位 >,则闭环后输入电阻为( )。	( ) >,
5、对晶体管小信号的作用, 去除( ( ( ( 开路,(	) 短路, 获得直流工作	的作用,( 作点后,在直流工作点上来 后进行交流小信号线性 )的作用,(	

6、某放大器的输入输出转移特性方程为 $v_{out}=10v_{in}-0.4v_{in}^3$ ,其中电压单位为伏特。

) V, 在输入信号 $v_{in}(t) = \cos \omega_0 t$  (伏特)时, 其总谐波 则其 1dB 线性范围为( 失真为( ) dB。

7、对于图 2 所示的 NMOSFET,分别在图下空中填入它们的组态,并给出不考虑 厄利效应(假设  $V_{E} \rightarrow \infty$ )的交流小信号等效电路模型。



8、图 3 所示为某负反馈放大器,晶体管网络和反馈网络是( )连接关系, 闭环形成的是( )放大器,闭环( )增益为( )。

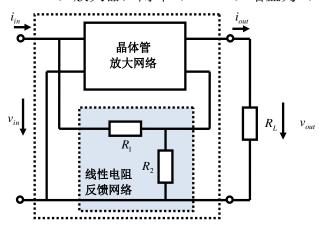


图 3 负反馈放大器反馈网络连接关系

9、A 类放大器最高理论效率为( ),B 类放大器最高理论效率为(

)。

10、图 4a 所示为某放大电路, 所有 3 个 PNP 晶体管具有相同的工艺参量。该电 路中的晶体管 Q3 和电阻 R 形成参考电流通路,参考电流大小为( 晶体管 Q2(描述 Q2作用:

晶体管 Q1 (描述 Q1作用:

),

)。

由此形成的输入电压输出电压转移特性曲线,请画在图 4b 位置,该曲线可以用分段折线法分析获得。现输入电压直流分量为-0.7V,交流分量正弦波的峰值最大为()V时,输出电压还能基本保持正弦波形。

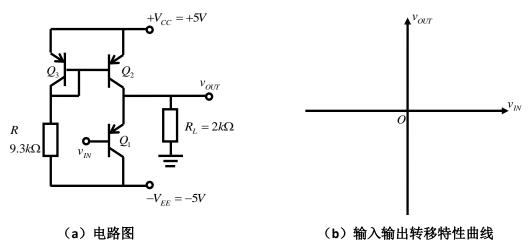
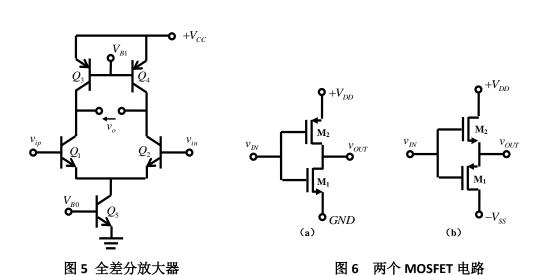
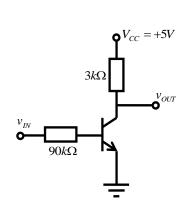


图 4 某放大电路

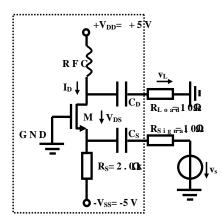
**11**、图 5 所示为一个全差分放大器,假设所有晶体管的厄利电压均为 50V。该放大器的本征电压增益  $A_{v0}$ =20log $|v_o/v_{id}|$ =( )dB。这个全差分放大器可能存在的问题是(



- 13、理想电压缓冲器的最适描述参量为()参量,该参量矩阵为(
- 二、(15 分)图 7 所示为一个 NPN-BJT 反相器,已知晶体管电流增益β=300。
- (1) 采用分段折线模型进行分析,给出输入输出转移特性方程 v<sub>out</sub>=f(v<sub>IN</sub>)表达式,给出完整分析过程。
- (2) 画出其输入输出转移特性曲线 v<sub>ouт</sub>=f(v<sub>IN</sub>),并在曲线上标注晶体管的工作区域。
- (3)回答:如果作为放大器使用,工作点应选在什么位置?放大器的电压增益为多少?







)。

图 8 MOSFET 放大器

- 三、(19 分)图 8 所示晶体管放大器中,NMOSFET 的阈值电压  $V_{TH}$  为 0.7V,工艺 参量 $\beta_n$ =10mA/ $V^2$ ,厄利电压为  $V_E$ =40V。已知电源电压为±5V,源极直流负反馈电阻  $R_S$ =2k $\Omega$ ,信源内阻  $R_{Signal}$ =100 $\Omega$ ,负载电阻  $R_{Load}$ =10k $\Omega$ 。高频扼流圈 RFC 是大电感,两个耦合电容  $C_S$ 、 $C_D$ 均为大电容。
- (1)对该放大电路做直流分析,确认晶体管工作在恒流区。提示:直流分析中厄利效应可以不考虑。
- (2)对该放大电路做交流小信号分析,给出虚框内放大器的输入电阻  $r_{in}$ 、输出电阻  $r_{out}$  和电压增益  $A_v=v_L/v_s$ 。

四、(13 分) 图 9 所示为直流电流源电路。两个晶体管的宽长比分别为 10:1 和 50:1。两个晶体管的工艺参量相同, $\mu_D C_{Ox} = 100 u A/V^2$ , $V_{TH} = 0.8 V$ , $V_E = 30 V$ 。

- (1) 希望负载电阻 R<sub>L</sub>=0 时的输出短路电流为 200μA, R<sub>D</sub> 电阻取值为多少?
- (2) 负载电阻满足什么条件时,虚框内电路可以抽象为电流源?给出等效电流源源电流  $I_0$  和源内阻  $r_{out}$  分别为多少?
- (3) 如果希望等效电流源内阻  $r_{out}$  增大两个数量级以上,电路如何修正? 画出修正电路,并估算修正电路的输出电阻  $r_{out}$  大小。

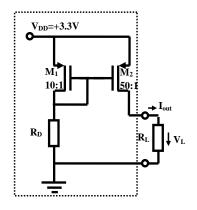


图 9 MOSFET 电流源

五、(7分)分析图 10 电路,画出等效电路,分析说明它完成的是一个 4bit DAC 功能。其中, $V_{D3}$ , $V_{D2}$ , $V_{D1}$ , $V_{D0}$  为数字输入  $D_3$ 、 $D_2$ 、 $D_1$ 、 $D_0$  对应的逻辑电平,高电平代表二进制 1,低电平代表二进制 0; $V_{B0}$  为某固定偏压; $V_{out}$  为模拟输出电压。

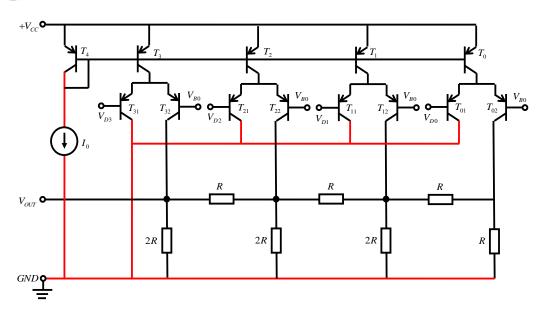


图 10 4bit DAC