Laboratory Exercise 11 – Report:

Interrupts & IO programming

Lê Văn Duẩn - 20194508

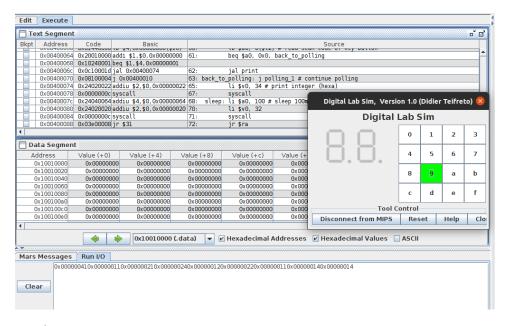
1. Assignment 1

- Mã nguồn:

```
1
2
3
4
5
6
7
8
9
      # col 0x1 col 0x2 col 0x4 col 0x8
                             θ
     # row 0x1
                             0x11
                                         0x21
                                                   0x41
                                                                 0×81
      # row θx2
                             0x12
                                         0x22
                                                   0x42
                                                                 0x82
11
12
13
14
                             0x14
                                         0x24
                                                     0x44
      # row 0x8
                             0x18
                                         0x28
                                                  θx48
                                                                 0x88
15
16
      # command row number of hexadecimal keyboard (bit \theta to 3)
     # Eg. assign 0x1, to get key button 0,1,2,3
# assign 0x2, to get key button 4,5,6,7
# NOTE must reassign value for this address before reading,
19
21
      # eventhough you only want to scan 1 row
22
23
24
25
      .eqv IN_ADRESS_HEXA_KEYBOARD 0xFFFF0012
     # receive row and column of the key pressed, 0 if not key pressed
# Eg. equal 0x11, means that key button 0 pressed.
# Eg. equal 0x28, means that key button D pressed.
26
27
28
29 .eqv OUT_ADRESS_HEXA_KEYBOARD 0xFFFF0014
30 .text
31 
32 main: li $t1, IN_ADRESS_HEXA_KEYBOARD
      eqv OUT_ADRESS_HEXA_KEYBOARD 0xFFFF0014
33
34
35
36
                li $t2, OUT_ADRESS_HEXA_KEYBOARD
                  #li $t3, 0x08 # check row 4 with key C, D, E, F
```

```
37
38 polling 1:li $t3, 0x1 # row 1
            sb $t3, O($t1 ) # must reassign expected row
39
40
            lb $a0, O($t2) # read scan code of key button
41
42
43
            beq $a0, 0x0, polling_2
   j print
polling_2:li $t3, 0x2 # row 2
44
45
            sb $t3, O($t1 ) # must reassign expected row
46
47
48
            lb $a0, O($t2) # read scan code of key button
49
            beq $a0, 0x0, polling_3
50
            j print
51
     polling_3:li $t3, 0x4 # row 3
52
            sb $t3, O($t1 ) # must reassign expected row
53
54
            lb $aO, O($t2) # read scan code of key button
55
            beq $a0, 0x0, polling_4
56
            j print
57
     polling_4:li $t3, 0x8 # row 4
58
            sb $t3, O($t1 ) # must reassign expected row
59
60
            lb $a0, O($t2) # read scan code of key button
            j print
61
    back_to_polling: j polling_1 # continue polling
62
63
64
            li $v0, 34 # print integer (hexa)
65
66
67
            syscall
    sleep: li $a0, 100 # sleep 100ms
68
69
70
            li $v0, 32
71
            syscall
72
            j back_to_polling
```

- Kết quả chạy mô phỏng:



- Giải thích:

Các nhãn polling 1,2,3,4 tương ứng với việc quét các dòng trong bàn phím lab Sim bằng cách gán địa chỉ tương ứng từng dòng (ví dụ: row 1 có địa chỉ 0x1) vào thanh ghi t3.

Sau khi quét vào lưu giá trị nhập vào vào thanh ghi \$a0, chúng ta kiểm tra nó có bằng 0x0 hay không vì 0x0 nghĩa là không ấn gì vào bàn phím trên dòng đang quét và chương trình sẽ nhảy đến polling tiếp theo để quét . Nếu khác 0x0 nghĩa là bạn đã ấn phím trên hàng này và in gía trị ra màn hình và quay trở lại quét từ đầu.

Trong ví dụ trên test case là 20194508 và ở lần sau số 8 tôi không ấn phím nào nên màn hình in ra gía trị 0x0 tương ứng. Kết quả chạy đúng như mong muốn.

2. Assignment 2

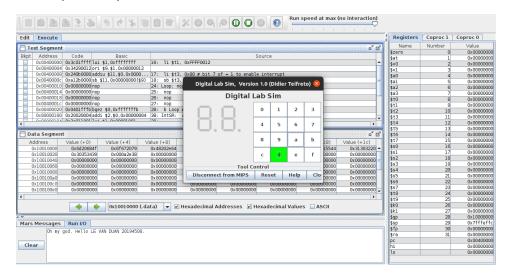
- Mã nguồn:

#Laboratory Exercise 11 Home Assignment 2

```
.eqv IN ADRESS HEXA KEYBOARD 0xFFFF0012
2
   . dat a
3
4 Message: .asciiz "Oh my god. Hello LE VAN DUAN 20194508.\n"
5
6
   # HAIN Procedure
7
8
   .text
9
10 main:
11
12
   # Enable interrupts you expect
13
14
    # Enable the interrupt of Keyboard matrix 4x4 of Digital Lab Sim
15
   li $t1, IN ADRESS HEXA KEYBOARD
16
    li $t3, 0x80 \# bit 7 of = 1 to enable interrupt
17
    sb $t3, 0($t1)
18
20
    # No-end loop, main program, to demo the effective of interrupt
21
22
24 Loop: nop
26
   nop
27
28 b Loop # Wait for interrupt
29 end main:
30 #~
   # GENERAL INTERRUPT SERVED ROUTINE for all interrupts
31
33
   .ktext 0x80000180
35
   # Processing
```

```
IntSR: addi $v0, $zero, 4 # show message
39
            la $a0, Message
40
            syscall
41
    # Evaluate the return address of main routine
42
43
    # epc <= epc + 4
44
45
46 next_pc:mfc0 $at, $14 # $at <= Coprocθ.$14 = Coprocθ.epc
47
            addi $at, $at, 4 # $at = $at + 4 (next instruction)
48
            mtc0 $at, $14 # Coproc0.$14 = Coproc0.epc <= $at
    return: eret # Return from exception
```

- Kết quả chạy:



- Giải thích:

Thanh ghi t3 lưu địa chỉ 0x80000180 mà ở đó khi bit thứ 7 bằng 1 chức interrupt được kích hoạt.

sử dụng chỉ thị .ktext để viết code ở địa chỉ 0x80000180 nói trên.

Sau khi kết thúc chương trình con, sử dụng lệnh eret để quay trở lại chương trình chính. Lệnh eret sẽ gán nội dung thanh ghi PC bằng giá trị trong thanh ghi \$14 (\$t6)

Kết quả khi ấn phím bất kì trên bàn phím thì chương trình in ra message.

3. Assignment 3

-Mã nguồn:

#Laboratory Exercise 11, Home Assignment 3

```
1 eqv IN_ADRESS_HEXA_KEYBOARD 0xFFFF0012
2 .eqv OUT_ADRESS_HEXA_KEYBOARD 0xFFFF0014
3 .data
 4
 5 Message: .asciiz "Key scan code "
 8 # HAIN Procedure
9 #~~~
10
11 .text
12 main:
13
14
    # Enable interrupts you expect
15
16
    # Enable the interrupt of Keyboard matrix 4x4 of Digital Lab Sim
17
18
19 li $t1, IN_ADRESS_MEXA_NELBORIS
20 li $t3, 0x80 # bit 7 = 1 to enable
   sb $t3, 0($t1)
22
23 #-----
24 # Loop an print sequence numbers
25 #----
   xor $s0, $s0, $s0 # count = $s\theta = \theta
26
27
28 Loop: addi $50, $50, 1 # count = count + 1
29
30 prn_seq:addi $v0,$zero,1
   add $a0,$s0,$zero # print auto sequence number
31
32 syscall
33
34 prn_eol:addi $v0,$zero,11
35 li $a0, '\n' # print endofline
36 syscall
37
```

```
38 sleep: addi $v0,$zero,32
   li $a0,300 # sleep 300 ms
39
   syscall
    nop # WARNING: nop is mandatory here.
41
42 b Loop # Loop
43 end_main:
44
45 #~~
46 # GENERAL INTERRUPT SERVED ROUTINE for all interrupts
47
48
    .ktext 0x80000180
49
50
51
    # SAVE the current REG FILE to stack
52
53
54
55 IntSR: addi $sp,$sp,4 # Save $ra because we may change it later
56
    sw $ra,0($sp)
57
    addi $sp,$sp,4 # Save $ra because we may change it later
    sw $at,0($sp)
58
    addi $sp,$sp,4 # Save $ra because we may change it later
59
60
    sw $v0,0($sp)
    addi $sp,$sp,4 # Save $a0, because we may change it later
61
62
    sw $a0,0($sp)
63
     addi $sp,$sp,4 # Save $t1, because we may change it later
64
    sw $t1,0($sp)
    addi $sp,$sp,4 # Save $t3, because we may change it later
65
66
    sw $t3,0($sp)
67
    # Processing
68
69
    #-----
70
71 prn_msg:addi $v0, $zero, 4
72 la $a0, Message
73 syscall
```

```
73 syscall
74
75 get_cod:li $t1, IN_ADRESS_HEXA_KEYBOARD
76
77
     interrupt_1: li $t3, 0x81 # check row 1 and re-enable bit 7
78
     sb $t3, O($t1) # must reassign expected row
     li $t1, OUT_ADRESS_HEXA_KEYBOARD
79
     lb $a0, 0($t1)
80
81
     beq $a0, 0x0, interrupt_2
82
     j prn_cod
83
84 interrupt_2: li $t3, 0x82 # check row 2 and re-enable bit 7
85 sb $t3, 0($t1) # must reassign expected row
     li $t1, OUT_ADRESS_HEXA_KEYBOARD
86
87
     lb $a0, 0($t1)
     beq $a0, 0x0, interrupt_3
88
89
     j prn_cod
90
     interrupt_3: li $t3, 0x84 # check row 3 and re-enable bit 7
91
     sb $t3, O(\$t1) # must reassign expected row
92
     li $t1, OUT_ADRESS_HEXA_KEYBOARD
93
94
     lb $a0, 0($t1)
95
     beq $a0, 0x0, interrupt_4
      j prn_cod
96
97
     interrupt_4: li $t3, 0x88 # check row 4 and re-enable bit 7
98
99
     sb $t3, O($t1) # must reassign expected row
100
     li $t1, OUT ADRESS HEXA KEYBOARD
     lb $a0, 0($t1)
101
    beq $a0, 0x0, next_pc
102
103
104 prn_cod:li $v0,34
105
     svscall
106
107 li $v0,11
108 li $a0,'\n' # print endofline
109 syscall
110
111
     # Evaluate the return address of main routine
112
113
     # epc <= epc + 4
114
115
116 next pc:mfc0 $at, $14 # $at <= Coprocθ.$14 = Coprocθ.epc
      addi $at, $at, 4 # $at = $at + 4 (next instruction)
117
118
       mtcO $at, $14 # Coprocθ.$14 = Coprocθ.epc <= $at
119
120
     # RESTORE the REG FILE from STACK
121
122
123
124 restore:lw $t3, O($sp) # Restore the registers from stack
       addi $sp,$sp,-4
125
      lw $t1, O($sp) # Restore the registers from stack
126
       addi $sp,$sp,-4
127
      lw $aO, O($sp) # Restore the registers from stack
128
129
       addi $sp,$sp,-4
       lw $v0, O($sp) # Restore the registers from stack
130
       addi $sp,$sp,-4
131
      lw $ra, O($sp) # Restore the registers from stack
132
133
      addi $sp,$sp,-4
134
135 return: eret # Return from exception
```

- Kết quả chạy mô phỏng:

- Giải thích:

Để kích enable interrup tương tự assignment 2 chúng ta gán giá trị 0x80000180 và viết code ở .ktext

Nhãn IntSR dùng stack với con trỏ stack là thanh ghi \$sp để lưu tất cả các trạng thái có thể bị thay đổi vào stack bao gồm \$ra, \$at, \$a0, \$t1 và \$t3

Nhãn restore để trả lại các giá trị trạng thái đã lưu bằng các pop từng phần tử ra từ stack theo thứ tự

Tại nhãn get_cod để có thể check tất cả các row của bàn phím lab sim ta cần thêm code để check các row còn lại tương tự như assignment 1 tuy nhiên khi gán địa chỉ cho row cần chuyển bit thứ 7 sang 1 để re-enable interrupt vì vậy địa chỉ gán vào \$t3 sẽ thay đổi thành: row 1: 0x81 tương tự thì row2, 3, 4 sẽ là 0x82, 0x84 và 0x88.

Kết quả test case 20194508 được hiển thị ở console như hình và đúng với giá trị mong muốn.