מערכות הפעלה ־ הרצאה 10

שרון מלטר, אתגר 17 2024 ביולי 2024

Chapter 7 Cont. 1

נעבור לבעיה החדשה. פילוסופים.

1.1 בעיית הפילוסופים הסועדים

יהיו n פילוסופים. הם מבלים את כל חייהם באכילה וחשיבה מסביב לשולחן (ועוד נותנים מלגות למדעי הרוח) כאשר פילוסוף לא חושב, הוא רעב, ואז הוא צריך שני צ'ופסטיקים בשביל לאכל. ישנו צ'ופסטיק אחד בין כל זוג פילוסופים, ורק אחד מהם יכול לקחת אותו בכל פעם.

נפתור את הבעיה בעזרת סמפורים, להלן מימוש של פילוסוף; בעיה: אם פילוסוף i לוקח שני צ'ופסטיקים, אבל

```
while (true) {
    wait (chopstick[i] );
    wait (chopStick[ (i + 1) % 5] );

    /* eat for awhile */

    signal (chopstick[i] );
    signal (chopstick[ (i + 1) % 5] );

    /* think for awhile */
}
```

בורם... מחזיר לפני ש־i-1 או i-1 או רעבים, אז כאשר הם יהיו רעבים, הצ'ופסטיקס לעולם לא ישתחררו עבורם...

```
נפתור את הבעיה עם מוניטור, עבור n=5 הסבר:
```

```
monitor DiningPhilosophers
{
   enum {THINKING; HUNGRY, EATING} state [5];
   condition self [5];
  void pickup (int i) {
          state[i] = HUNGRY;
          test(i);
          if (state[i] != EATING) self[i].wait;
   }
   void putdown (int i) {
          state[i] = THINKING;
                   // test left and right neighbors
          test((i + 4) % 5);
          test((i + 1) % 5);
   }
  void test (int i) {
           if ((state[(i + 4) % 5] != EATING) &&
           (state[i] == HUNGRY) &&
            (state[(i + 1) % 5] != EATING) ) {
                 state[i] = EATING ;
                self[i].signal ();
           }
   }
       initialization code() {
          for (int i = 0; i < 5; i++)
          state[i] = THINKING;
        }
}
```

- האם הוא test(i) עם הוא בודק והוא הוא לי המצב שלו משתנה לי הפילוסוף והוא הוא הוא test(i) האכל. המצב שלו משתנה לי test(i) האכל. הוא מחכה עם test(i) האט הוא האלוסוף האכל. האכל לקחת את שני הצ'ופסטיקים שמצדידו. אם לא, הוא מחכה עם test(i) האט הוא האלוסוף האכל.
 - .2. הפילוסוף עובר למצב EATING ובודק האם אחד משכניו יכול לאכל כעת. $^{\circ}$
- וקוראת EATING בעולה הבודקת אותו לאכל, ואם לאכל לאכל ורוצה פילוסוף יכול פילוסוף יכול EATING אותו ל־test(i) בדי שייצא מ־wait() כדי שייצא מ־self[i].signal
 - .THINKING בעולה המאתחלת את מצבי כל הפילוסיפים ל־ initialization_code() 4

ההבדל העיקרי הוא שכעת מוודאים כי פילוסוף יוכל לאכל ברגע שבו הוא רעב או ברגע שבו כל שכניו מפסיקים לאכל.

. אזי אין יותר בעיית deadlock, אך כן תיתכן הרעבה, אזי אין יותר בעיית ממערכות הפעלה... עד פה פרק $\mathfrak c$:)

Chapter 8 - Deadlocks 2

Outline 2.1

- System Model
- Deadlock Characterization
- Methods for Handling Deadlocks
- Deadlock Prevention
- Deadlock Avoidance
- Deadlock Detection
- Recovery from Deadlock

Objectives 2.2

- Illustrate how deadlock can occur when mutex locks are used
- Define the four necessary conditions that characterize deadlock
- Identify a deadlock situation in a resource allocation graph
- Evaluate the four different approaches for preventing deadlocks
- Apply the banker's algorithm for deadlock avoidance
- Apply the deadlock detection algorithm
- Evaluate approaches for recovering from deadlock

2.3 מודל מערכת

נתאר את מודל המערכת על מנת להגדיר את הבעיה איתה נתמודד בפרק זה. נניח שסוגי המשאבים של מערכת כלשהי הם $R_1,R_2,...,R_m$ (מעגלי CPU, מרחב זיכרון, התקני I/O כך שלמשאב נניח שסוגי המשאבים. כמו כן, כל תהליך יכול לנצל משאב בעזרת שלושת הפעולות הבאות: W_i שי W_i

- $request \bullet$
 - $use \bullet$
- release •

כעת נעבור לבעיה עצמה.

2.4 דדלוק עם סמפורים

 $T_1, \quad T_2$ וכמו כן שני חוטים S_2 ור S_1 ור S_2 ור מפורים המאותחלים לי

- $:T_1 \bullet$
- $wait(S_1)$.1
- $wait(S_2)$.2
 - $:T_2 \bullet$
- $wait(S_2)$.1
- $wait(S_1)$.2

כעת גם S_2 וו לא יכולים לחוץ כך שהוא לעולם בהם, ווה T_2 וווה בהם, לא יכולים לסיגנל, אבל שני החוטים המשתמשים בהם, ווה S_2 לא ייקרא.

זהו מקרה פרטי. נדבר על ארבעת התנאים שצריכים להתקיים על מנת לגרום לדדלוק.

2.5 התנאים לדדלוק

דדלוק מתרחש כאשר ארבעה תנאים אלה מתקיימים במקביל;

- במשאב. $^{ au}$ רק חוט אחד בכל פעם יכול להשתמש במשאב. $^{ au}$
- . חוט אשר מחזיק במשאב אחד לפחות מחכה למשאב נוסף שמוחזק אצל חוט אחר. $^{ au}$
 - . משאב יכול להשתחרר מהחוט המחזיק בו רק כאשר החוט סיים את משימתו. *No Preemption* •
- T_0 , מחכה למשאב שמחזיק המחכים למשאב כך ש־ $T_0, T_1, ..., T_n$ של הוטים המחכים למשאב כך ש־ המחכה למשאב שמחזיק במרואה. כמו כן, T_0 מחכה למשאב שמחזיק במרואה למשאב שמחזיק במרואה. כמו כן, מחכה למשאב שמחזיק במרואה שמחזיק במרואה. כמו כן, T_0

הפרה של כל אחד מהתנאים גורמת לכך שלא ייתכן דדלוק.

איך פותרים / מונעים דדלוקים? ־ תחילה נסתכל עליהם בדרך אחרת וקצת יותר ויזואלית.

2.6 גרף הקצאת משאבים

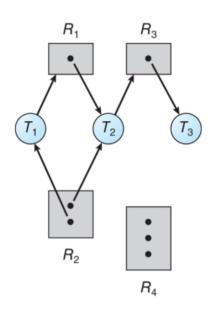
יהי סט צמתים V וסט קשתות V .E יוסט קשתות V וסט צמתים:

- . סט שבו כל חוטי המערכת $T = \{T_1, T_2, ..., T_n\}$
- . סט של כל סוגי המשאבים במערכת $R = \{R_1, R_2, ..., R_m\}$

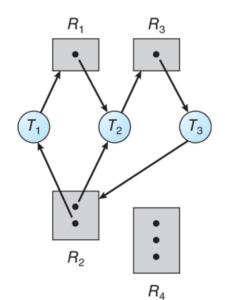
כמו כן, כל קשת ב־ E היא אחת משני סוגים;

- $T_i \rightarrow R_j$ קשת מכוונת $request\ edge$
- $R_i \rightarrow T_i$ קשת מכוונת $assignment\ edge$

כלומר, V, E מהווים גרף המייצג את הקצאות ובקשות ההקצאה של חוטי ומשאבי המערכת. להלן דוגמה;

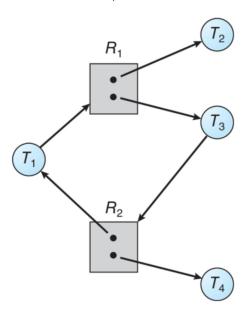


אבל זו הייתה דוגמה מעט משעממת. מה לגבי דדלוק?



שימו לב

לא כל גרף הקצאת משאבים שיש בו מעגל הוא עם דדלוק. זהו תנאי הכרחי אך לא מספק. למשל; במקרה זה



חוט T_4 לא מחכה למשאב אחר ולכן יכול לשחרר מופע של R_2 ובכך לאפשר את המשך משימות שאר החוטים. באופן כללי, לפי התנאים שלמדנו, על מנת שיהיה דדלוק נדרש להיות מעגל בגרף, אך אם יש למשאבים שבו מספר מופעים ייתכן שאין דדלוק.

התעסקנו בלדבר על הבעיה יותר מדי. הגיע הזמן לעבור לשיטות פתרון.

2.7 שיטות לפתרון דדלוקים

ישנן שלוש שיטות עיקריות:

- ווידוא שהמערכת לעולם לא תיכנס למצב דדלוק, בעזרת מניעת או הימנעות מדדלוקים.
 - לתת למערכת להיכנס לדדלוק אבל לאפשר להוציא אותה ממנו.
- להתעלם ולהעמיד פנים שדדלוקים לעולם לא יקרו במערכת (כזכור ניתן עם timer להתעלם לא יקרו אינסופי) אינסופי

Deadlock Prevention 2.7.1

בשיטה זו מבטלים את אחד מארבעת התנאים הנדרשים ליצירת דדלוק. להלן כיצד ניתן ליישם זאת עבור כל אחד מארבעת התנאים:

- (כזכור קבים שניתן רק לקרוא מהם ליסכור הבצים משותפים אלמנט ה, למשל אלמנט הה, למשל * * * מבעיית קוראים־כותבים)
- ישנו בפתרון אר בפתרון אף משאב אחר. בפתרון הישנו * Hold and Wait הוא לא מועט של המשאבים, כלומר תיתכן הרעבה של משאב.
- אם תהליך מחזיק במשאבים ומבקש משאב אחר, הוא משחרר מיד את שאר המשאבים. $^{-}$ No Preemption המשאבים כלומר, עושים $^{-}$ למשאבים כך שאותו תהליך דורש אותם מחדש. התהליך ימשיך במשימתו רק לאחר שהשיג אותם מחדש וגם את המשאב הנוסף שביקש.
 - ביצור סדרה של כל סוגי המשאבים ונוודא כי כל תהליך מבקש משאבים מסדר עולה. *Circular Wait* •

האפשרות הנפוצה ביותר מבין הרשימה היא ביטול $circular\ wait$ (האפשרות האחרונה) בסך הכל נדרש להקצות לכל משאב מספר ייחודי ולוודא כי התהליכים מבקשים אותם בסדר עולה.

Deadlock Avoidance 2.7.2

פתרון זה דורש שלמערכת יהיה מידע התחלתי זמין.

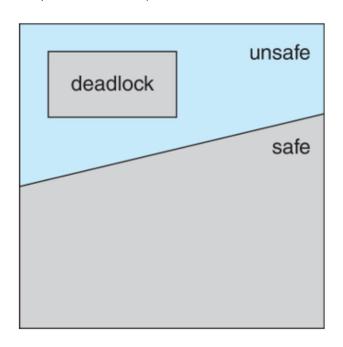
במודל הכי פשוט, יש רק לדעת את מספר המשאבים המקסימלי מכל סוג שחוט יכול להזדקק לו. אלגוריתם wait ההימנעות מדדלוקים בודק את מצב ההקצאות הנוכחי על מנת לוודא שלא יכולה להיווצר סיטואציה של wait.

מצב הקצאות המשאבים מוגדר על ידי מספר המשאבים החופשיים והמוקצים והדרישות המקיסמליות של התהליכים.

מצב בו אין סכנת circular wait מוגדר

 T_i איך מזהים מצב בטוח! זהו מצב בו קיימת סדרה $T_1,T_2,...,T_n>$ של כל חוטי המערכת כך שלכל המשאבים שהוא עדיין יכול לבקש הם חופשיים או מוקצאים רק לחוט T_j כך ש־ T_j כך ש־ T_j יכול לקחת אותם במיידיות או רק לחכות לכך שהתהליכים שאחריו יסיימו, ללא חשש מכך שהם יצטרכו לחכות לו. בשיר חוט מבקש משאב, המערכת חייבת להחליט ההקצאה משאירה אותר במצב בטוח.

להלן תרשים מתוחכם המדגים את מצבי המערכת האפשריים; הערה: מצב בו קיים דדלוק מכונה



אז מוודאים שאנחנו תמיד במצב בטוח?

קיימים שני אלגוריתמים. כאשר קיים רק מופע אחד של כל משאב, משתמשים בגרף הקצאות משאבים. למה? כי כזכור, כאשר יש מעגל בגרף ואין מספר מופעים למשאבים שבו, בהכרח יש דדלוק. בשאר המקרים משתמשים באלגוריתם הבנקאי, Banker's Algorithm.

עבור האלגוריתם הראשון יש רק לבנות גרף מהחוטים והמשאבים ולבדוק באמצעות אלגוריתם סריקה האם קיים בו מעגל עבור הקצאה תיאורטית. נלמד מהו אלגוריתם הבנקאי.

בשביל האלגוריתם נצטרך לדעת מהי הדרישה המקסימלית של כל חוט לסוגי המשאבים. לאחר שכל אחד מהם מוקצה אליו, הוא חייב לשחרר אותם לאחר זמן סופי. ישנם מספר מבני נתונים שהאלגוריתם דורש;

- למשל אם מספר המופעים של כל סוג משאב. למשל הסופר m הסופר הסופר m הסופר הסופר הסופר m הסופר איז ישנם k מופעים פנויים של המשאב k מופעים פנויים של המשאב k
- מכל סוג יכול לדרוש מכל חוט המקסימלי שכל הסופרת את הסופרת את הסופרת המופעים המקסימלי שכל חוט החוא מסדר הסופרת את מספר המופעים המקסימלי שכל חוט יכול לדרוש מכל סוג משאב.
 - . שסופרת מופעים של כל סוג משאב מוקצה לכל חוט. n imes m שסופרת מטריצה מטריצה $^{ au}$
- מכל חוט יכול שכל חוט יכול המקסימלי הנוספות הדרישות מחו כמות החוס יכול לבקש מכל $n \times m$ מטריצה מסדר Need Need[i,j] = Max[i,j] Allocation[i,j]

כעת נוכל לעבור לאלגוריתם הביטחון:

עני וקטורים מאורכים m ו־ m שני וקטורים שני וקטורים Finish ו־ Work יהיו M

Work = Available

(כן, זה מסבך שלא לצורך...)

$$Finish[i] = false \quad for \quad i = 0, 1, ..., n-1$$

.4 אם לא קיים i כזה, נקפוץ לשלב א. $Need_i \leqslant Work$ וגם Finish[i] = false נמצא i כך ש־ .3

 $Work = Work + Allocation_i$

Finish[i] = true

לחזור לשלב 2.

.4 אם Finish[i] == true לכל ל, אז המערכת במצב בטוח.

וכך בודקים אם המערכת נמצאת או תהיה במצב בטוח :) אך עדיין יש פה קופסא שחורה, איך מקצים את המשאבים!

 T_i אזי $Request_i[j]=k$ כך שאם T_i כך שאם התהליך אזי בקשות ההקצאה של בקשות המשאב $Request_i[j]=k$ מופעים של סוג המשאב R_j . מבקש R_j מופעים של סוג המשאבים אשר ישמש אותנו:

- .1 אם $Request_k \leqslant Need_i$, עבור לשלב 2. אחרת, קרא לשגיאה.
- .2 אם משאבים לפינוי של משאבים נוספים. T_i אחרת, עבור לשלב $Request_i \leqslant Available$.2
 - נעמיד פנים שאנו מקצים ל־ T_i את המשאבים כך;

 $Available = Available - Request_i$

 $Allocation_i = Allocation_i + Request_i$

 $Need_i = Need_i - Request_i$

אם הגענו למצב בטוח, ניתן להקצות ל־ T_i את המשאבים. אחרת, T_i יצטרך לחכות לכך שמשאבים נוספים יפונו.

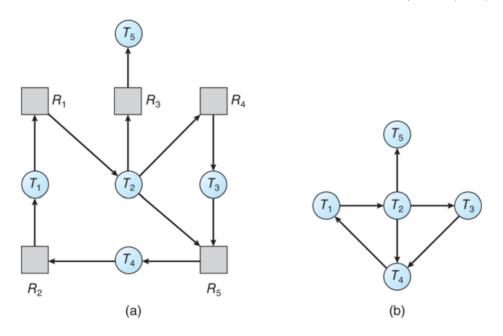
עד כאן פתרונות מניעתיים לדדלוק. נעבור לשיטה הבאה.

2.8 זיהוי דדלוק

בשיטה זו נאפשר לדדלוקים לקרות, אך נזהה ונפתור אותם.

נתחיל מהמקרה של מופע יחיד לכל משאב.

 T_i נתחזק גרף T_i אזי החוט T_i מחכה לחוט T_i מחכה לחוט ואם קיימת קשת קשת האם ליים מעגל, קיים דדלוק. אם בכמה זמן, נבדוק האם קיים בגרף זה מעגל (באמצעות אלגוריתם סריקה). אם קיים מעגל, קיים דדלוק. להלן דוגמה לגרף T_i פשוט וחביב:)



Resource-Allocation Graph Corresponding wait-for graph

כעת למקרה שבו ישנם מספר מופעים אפשריים למשאב. ניעזר שוב במבני הנתונים Available, Allocation, Request וכך נבנה את אלגוריתם הזיהוי:

- j,i=1,2,...,n ולכל Work=Available ולכל אמה. נאתחל Mork=Available ולכל היין Mork=Available שני וקטורים מאורך Mork=Available ולכל Finish[i]=false אזי $Allocation_i \neq 0$
 - נמצא i כך ש־.2
 - $Finish[i] == false \bullet$
 - $Request_i \leq Work \bullet$

i אם לא קיים i כזה, עבור לשלב

- $Work = Work + Allocation_i$.3 Finish[i] = true .2 ונעבור לשלב
- . נמצא בדדלוק. למצא בדדלוק. נמצא בדדלוק. לעבור $i\leqslant i\leqslant t$ נמצא בדדלוק. לא T_i נמצא בדדלוק. לא T_i

בסך הכל סיבוכיות זמן $O(m \times n^2)$ כדי לבדוק האם המערכת במצב דדלוק. מדובר באלגוריתם יקר, כך שקצב הקריאות אליו תלוי בסבירות שיתרחש דדלוק וכמה חוטים בד"כ יצטרכו לשחרר משאבים ולחכות (כלומר כמה מעגלים בלתי תלויים מתקבלים) אם נריץ את אלגוריתם הזיהוי באופן שרירותי, לא ניתן יהיה לדעת איזה מהחוטים "גרם" לדדלוק.

אבל מה בתכל'ס עושים כשמוצאים דדלוק? ־ ישנן שתי שיטות להיפטר ממנו.

Process Termination - ביטול תהליך 2.8.1

הגישה הראשונה היא לבטל את כל החוטים שבדדלוק (שלא סיימו את משימתם). כמובן שכך הדדלוק נפתר.

גישה מעט יותר עדינה היא לבטל תהליך בכל אחד כל פעם עד שאין מעגל. להלן מספר פרמטרים שניתן להיעזר בהם כדי לבחור חוט שיבוטל;

- עדיפות החוט.
- כמה זמן החוט רץ וכמה זמן עוד נותר לסיום משימתו.
 - משאבים בהם החוט משתמש.
 - המשאבים שהחוט זקוק בנוסף למה שהוקצה לו.
 - כמה חוטים יצטרכו להיבטל.

Preemption 2.8.2

בשיטה זו נבחר קורבן ונשחרר את ההקצאות שלו. ישנה סכנה של הרעבה במקרה בו אותו החוט תמיד נבחר כקורבן.

עד כאן פרק 8. ובפרקים הבאים־ ניהול זיכרון.

Chapter 9 - Main Memory 3

Outline 3.1

- Background
- Contiguous Memory Allocation
- Paging
- Structure of the Page Table
- Swapping
- Example: The Intel 32 and 64-bit Architectures
- Example: ARMv8 Architecture

Objectives 3.2

- To provide a detailed description of various ways of organizing memory hardware
- To discuss various memory-management techniques,
- To provide a detailed description of the Intel Pentium, which supports both pure segmentation and segmentation with paging

נתחיל מסיפור הרקע הטראגי שלנו.

Background 3.3

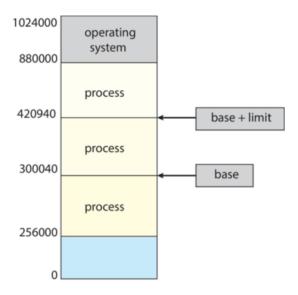
תוכנה חייבת לעבור מהדיסק לזיכרון הראשי ולהתחבר לתהליך על מנת לרוץ. זאת מכיוון שהזיכרון הראשי והרגיסטרים הם האחסון היחיד שה־CPU יכול לגשת אליו באופן ישיר. עם זאת, הם לא שווים־ זמן הגישה והרגיסטרים הם האחסון היחיד שה־CPU אך גישה לזיכרון הראשי יכולה לקחת מספר מעגלים, מה שיגרום לעיכוב. לרגיסטר הוא לכל היותר CPU אייכרון הראשי לרגיסטרים של ה־CPU. הערה: כל יחידת זיכרון היא כתובת הפתרון הוא שיושב בין הזיכרון הראשי לרגיסטרים של ה־Cache לזיכרון לא משתנים בין ה־Cache לזיכרון ובקשת קריאה או כתובת ובקשת דאטה וכתיבה. יש לוודא כי נתוני הזיכרון לא משתנים בין ה־Cache הראשי.

נעבור לדבר על המנגנונים שמסייעים לנו לנהל את הזיכרון הראשי.

Protection הגנה 3.4

יש לוודא כי כל תהליך יכול לגשת רק לכתובות שבמרחב הכתובות שלו. ניתן להבטיח הגנה זו בעזרת זוג רגיסטרים, base ו־ base, אשר מגדירים את מרחב הכתובות של תהליך.

להלן תרשים המראה את מרחב הכתובות של תהליד בתוך מרחב הזכירון של המערכת;



אבל איך מוודאים שהגישה לכתובת מכל תהליך היא רק למרחב הכתובות שלו? - החומרה נחלצת לעזרתנו. ה־ עוד בודק כל גישה לזיכרון שנוצרת על ידי היוזר כדי לוודא שהיא ממרחב הזיכרון המתאים. שימו \heartsuit - הפקודות להעלאת הרגיסטרים base ו־ limit הן פריבילגיות.

איך התהליך עצמו מתייחס לכתובות? האם הוא תמיד יודע מהי הכתובת האמיתית? לא! $^{-}$ מכיוון שמשתמשים ב־ $^{-}$ $^{-}$ $^{-}$ מכיוון שמשתמשים ב־

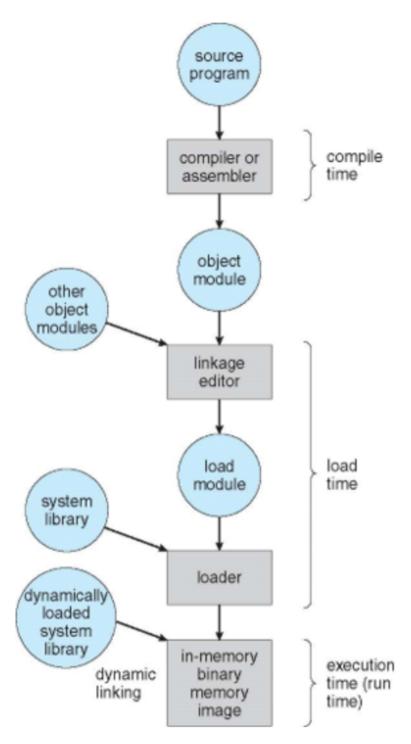
תכניות מחכות להעלאה לזיכרון הראשי מ־ queue. ללא תמיכה, יש להעלות אותן לכתובת 0000. כלומר, באופן אוטומטי זו תהיה הכתובת התחתונה במרחב הכתובות של תהליך, אך אז הכתובת של כל תהליך תצטרך להיות תמיד 0000. מדובר בכתובת פיזית, כך שהיא יחידה. לכן כתובות של תהליך מיוצגות בדרכים אחרות בשלבים שונים של חיי התכנית.

- 1. בדרך כלל הכתובות שב־ source code הן סמליות.
- 2. הקוד המועבד עוברים $address\ binding\ dates$ לכתובות שניתן לשנות. למשל, 14 בייטים מתחילת מרחב הכתובות"
 - 3. הלינקר או ה־ loader יחברו בין הכתובות הניתנות לשינוי לכתובות מוחלטות, למשל 74014.

יש לבצע binding לכל רכיב בקוד עם כתובת, כלומר לפקודות ולדאטה, יש לבצע $address\ binding$ ניתן לבצע אחד משלושה שלבים.

- 1. בזמן קומפילציה: אם מיקום תחילת מרחב הכתובות ידוע מראש. יש לקמפל את הקוד מחדש אם הוא השתנה.
 - . בזמן העלאה: במקרה זה יש ליצור code אם מיקום הזיכרון לא ידוע בזמן הקומפילציה.
- 3. בזמן ריצה: ה־ binding נדחה עד להרצה אם התהליך יכול לזוז במהלך הריצה מסגמנט זיכרון אחד לאחר. limit כמו כן במקרה זה נדרשת תמיכה חומרתית מהרגיסטרים base

להלן שלבי העיבוד של תכנית יוזר:



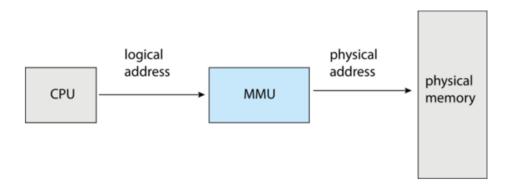
עד כאן הכל טוב ויפה. עכשיו, האם יש רק סוג אחד של כתובת! לא ־ ישנן כתובות לוגיות ופיזיות.

הקונספט של מרחב כתובות לוגי (מכונה גם 'זירטואלי'), הקשור למרחב כתובות פיזי נפרד, הוא בסיס מרכזי בניהול זיכרון. כתובת לוגית נוצרת ע"י ה־ CPU וכתובת פיזית היא הכתובת שיחידת הזיכרון רואה. כתובות לוגיות ופיזיות של אותם האלמנטים הן זהות בזמן הקומפילציה ובזמן ההעלאה, אך שנות בזמן הריצה. באופן מפתיע מרחב כתובות לוגי מכיל כתובות לוגיות ומרחב כתובות פיזי מכיל כתובות לוגיות.

עד כאן, הכל טוב ויפה. ולמסתורין הבא שלנו: מהי יחידת ניהול זיכרון?

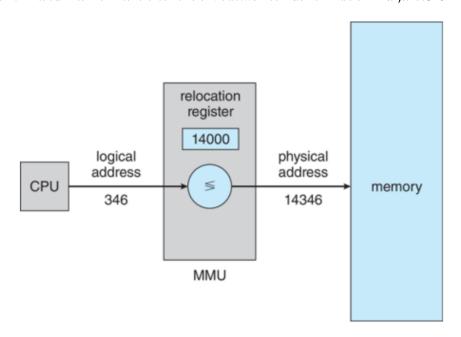
$Memory - Management\ Unit\ (MMU)$ 3.5

יחידת ניהול זיכרון היא מכשיר חומרה שבזמן הרצה ממפה כתובת וירטואלית לכתובת פיזית. להלן תרשים מתוחכם של היחידה; בשאר הפרק נעבור על הדרכים לבצע מיפוי זה.



 $telocation\ register\$ לו מעתה נקרא לו הרגיסטר $telocation\ register$ הוא שקבע כיצד ממופות הכתובות הווירטואליות, מעתה נקרא לו $telocation\ register$ לגשת הערך שברגיסטר זה נוסף לכל כתובת שנוצרת ע"י תהליך היוזר כאשר היא נשלחת לזיכרון (על מנת לגשת לכתובת הפיזית הנכונה) תכנית היוזר תמיד מתנהלת עם כתובות לוגיות, היא מעולם לא רואה את הכתובות האמיתיות (הפיזיות) $telocation\ register$ בזמן ריצה נעשה כאשר ישנו רפרנס לכתובת מהזיכרון.

להלן דוגמה; לפי שיטה זו, גם כל התכנית וגם ה־ routine למיפוי הכתובות צריכות להיות בזיכרון (ה־ routine



לא מועלית עד שהיא היא נקראית, כך שניצול המשאבים יעיל יותר) עד ההעלאה, כל הרוטינות שמורות בדיסק כך שניתן להעלות אותן לאחר מכן. גישה זו יעילה גם כאשר קוד רב נדרש כדי להתמודד עם מקרים אשר לא מתרחשים באופן נפוץ.

כמו כן, לא נדרש סיוע מהמערכת להעלאת הרוטינה כשיש צורך, זהו מנגנון המסופק ע"י ארכיטקטורת המערכת. עם זאת, מערכת יכולה לספק ספריות אשר מיישמות העלאה דינמית.

אבל אי אפשר לדבר על העלאה דינמית בלי לדבר גם על לינקוז' דינמי. (כלשונה של רחל)

Dynamic Linking 3.6

קודם נבין מהו toader לתמונת התכנית מערכת וקוד תכנית משולבים ע"י ה־ toader לתמונת התכנית הבינארית, על מנת לאפשר את הרצת התכנית.

בלינקוז' דינמי הלינקינג נדחה עד זמן ההרצה. כמו שדוחים תרגיל בית.

חלק קטן של קוד, stub, מוצא את הספרייה הנדרשת שבזיכרון. ה־stub מחליף את עצמו בכתובת של אותה routine ומריץ אותה. מערכת ההפעלה בודקת אם ה־routine נמצאת בכתובת הזיכרון של תהליכים ואם לא אז מוסיפה אותה למרחב הזיכרון שלהם.

מערכת זו ידועה גם בתור $shared\ libraries$ והיא שימושית מאוד מכיוון שהיא חוסכת מה־ $shared\ libraries$ לשלב בין כל תכנית לספריות שלה.

והסוגיה הבאה שלנו - איך מקצים כתובות זיכרון?

Contiguous Allocation 3.7

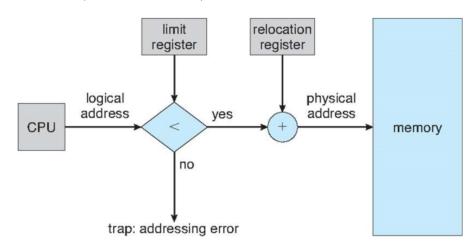
מאחר שתכנית יכולה לרוץ רק כאשר היא בזיכרון הראשי, הוא חייב לתמוך גם בתהליכי יוזר וגם בתהליכי מערכת. כלומר, יש לנו משאבים מוגבלים, כך שנדרש ייעול. הקצאה רציפה היא שיטת הקצאה ישנה והיא הראשונה שנלמד. בד"כ הזיכרון הראשי מחולק פעמיים;

- interrupt vector מקומית לרוב מוחזקת בתחתית הזיכרון ביחד עם ה־ 1.
 - 2. תהליכי היוזר מוחזקים במקומות גבוהים בזיכרון.
 - 3. כל תהליך מוחזק בחלק יחיד ורציף מהזיכרון.

ידידינו, רגיסטרי ה־ relocation מגנים על תהליכי היוזר אחד מהשני ומשינוי הקוד והדאטה של מערכת ההפעלה. הכיצד? -

- . התהליך של מכיל את ערך הכתובת הפיזית הקטנה ביותר של התהליך base
- . אייסטר של מהווה חסם עליון עבורן לוגיות, כך שרגיסטר ה־limit מהיוה חסם עליון עבורן ullet
 - ה־ MMU ממפה כתובות לוגיות באופן דינמי.
 - ישנה אפשרות לבצע פעולות כגון שינוי גודל קרנל והפיכת קוד הקרנל לזמני.

Variable- להלן תרשים החומרה התומכת ברגיסטרים relocation ו־limit; עוד אלמנט של הקצאה רציפה הוא



partition, כלומר חלוקה של חלקי זיכרון בגודל לא קבוע, בזמן ההרצה־ כאשר ניתן לדעת מהו גודל בלוק הזיכרון שהתהליך צריך שהתהליך צריך בלוק זיכרון של תהליך נלקח מתוך חור, כלומר אזור רציף ריק בזיכרון.

להלן דוגמה להקצאה רציפה של זיכרון לתהליכים;

