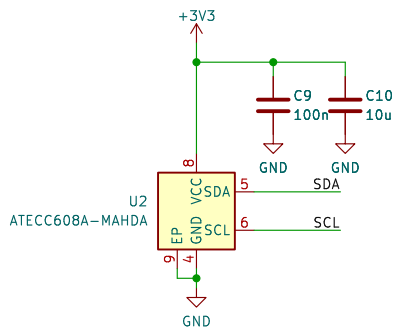
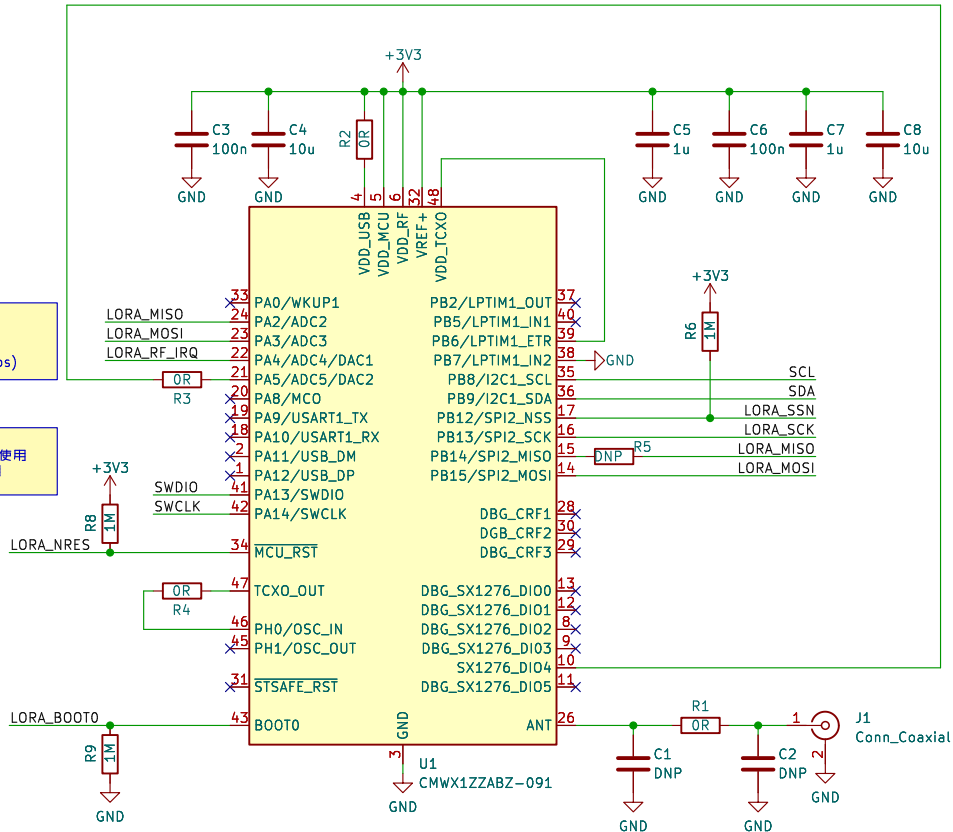
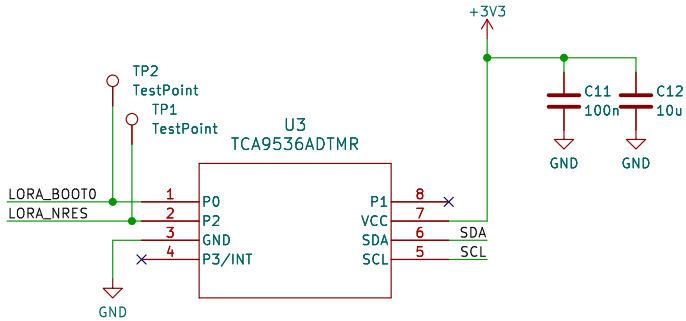


リセット時LORA_SSN#
LOWの場合はSPIバースルモード
HIGHの場合はUART経由のATコマンドモード
UARTの場合はMOSI→Tx MISO→Rx (19200bps)

FW書き込みはSWDを使用
VDD、GND、SWSLK、SWDIO、RESETの5ピンを使用
RESETはLORA_NRESと共存のためジャンパーを使用



The ATECC608B is designed to be fully compatible with the ATECC508A



24/4/24 4, 8番パッドの実装不良が多発したため、LORA_NRESを8→2に変更

