AI03A MIC&VR&LED

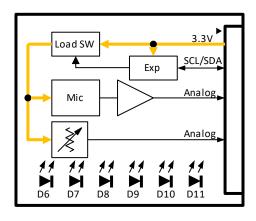
1. 概要

MEMS マイク、ボリューム、LED を搭載したリーフである。 MEMS マイクとボリュームはアナログ入力ピン、 LED はデジタル出力ピンで MCU リーフと接続される。

低消費電力を実現するため I2C Expander を制御することにより LCD の電源をロードスイッチによりオフすることが可能である。

2. リーフ仕様

2-1. ブロック図



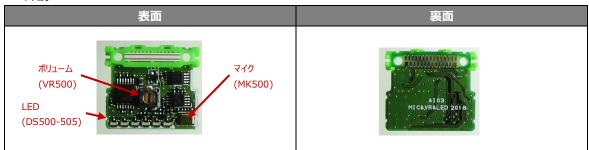
2-2. 電源仕様

Symbol	Parameter	Condition	Min.	Тур.	Max.
Vdd	Power Supply Voltage	-	2.7V	3.3V	3.6V
Idd	Operating current	Active	-	6.1mA	-
		Sleep	-	0.6uA	-

2-3. 主要部品

部品番号	部品名	型番	ベンダー名	備考
MK500	マイク	SPW2430HR5H-B	Knowles	-
VR500	ボリューム	ST-4ETA10kΩ	Nidec Copal Electronics	-
DS500-	LED	SML-A12Y8TT86	ROHM	-
505				
IC502	I2C Expander	PCA9557RGVR	Texas Instruments	-
IC503	Load Switch	XC8102AA01NR-G	TOREX	-

2-4. 外観



2-5. ピンアウト

Name	Function
A2	マイク出力信号(アナログ) チップ抵抗の付け替えで A3 に設定可能
A3	ボリューム出力信号(アナログ) チップ抵抗の付け替えで AO に設定可能
D3	LED 駆動 1
D4	LED 駆動 2
D5	LED 駆動 3
D6	LED 駆動 4
D7	LED 駆動 5
D8	LED 駆動 6
SCL	I2C 通信クロック
SDA	I2C 通信データ
3V3	3.3V 入力
GND	GND

3. マイク(SPW2430HR5H-B)仕様

3-1. 概要

項目	内容
Туре	MEMS
Direction	Omnidirectional
Frequency Range	100Hz \sim 10kHz
Gain	0dB
Interfaces	Analog

3-2. 電気的特性

3-2-1. 最大定格

Parameter	Value
Operating Temperature	-40℃ to +100℃
Maximum Operation Voltage	5.0V

3-2-2. 定格

Symbol	Parameter	Condition	Min.	Тур.	Max.
Vdd	supply voltage	Internal Oscillator	1.5V	-	3.6V
Idd	Supply Current	Vdd=3.6V	ı	75uA	110uA
S	Sensitivity	94 dB @1 kHz	-45 dBV/Pa	-42 dBV/Pa	-39dBV/Pa
SNR	Signal to Noise Ratio	94 dB @1 kHz, A-weighted	-	59dB(A)	-
THD	Total Harmonic Distortion	94 dB SPL @1kHz, S=Typ, Rload>2k	-	0.1%	0.2%
-	DC Output	Vdd=1.5V	-	0.66V	-
Zout	Output Impedance	@ 1 kHz	-	-	450Ω

3-3. データシートリンク先

https://www.knowles.com/subdepartment/dpt-microphones/subdpt-sisonic-surface-mount-mems

4. ボリューム(ST-4ETA10kΩ)仕様

4-1. 概要

項目	内容
Nominal resistance	10kΩ
Resistance law	Linear law (B)
Effective electrical angle	210° (1 turn)

4-2. 電気的特性

最大定格

Parameter	Value
Operating Temperature	-55℃ to +125℃
Power ratings	0.25W (70℃) 0W (125℃)
Maximum Operation Voltage	200V or power rating, whichever is smaller

4-3. データシートリンク先

https://www.nidec-copal-electronics.com/j/product/detail/00000171/

5. LED(SML-A12Y8TT86)仕様

5-1. 概要

項目	内容
Package Type	Side-view
Emitting color	Yellow

5-2. 電気的特性

5-2-1. 最大定格

Parameter	Value
Operating Temperature	-40℃ to +85℃
Power Dissipation	54mW
Forward Current	20mA
Peak Forward Current	100mA (1/10,1kHz)
Reverse Voltage	5V

5-2-2. 定格

Symbol	Parameter	Condition	Min.	Тур.	Max.
Vf	Forward Voltage	If=20mA	-	2.2V	-
Ir	Reverse Current	Vr=5V	-	-	10uA
λd	Dominant Wavelength	If=20mA	586nm	590nm	594nm
Iv	Luminous Intensity	If=20mA	25mcd	63mcd	-

5-3. データシートリンク先

https://www.rohm.co.jp/products/led/chip-leds-mono-color-type/standard/sml-a12y8t-product

6. I2C Expander (PCA9557RGVR)仕様

6-1. 概要

項目	内容
Туре	Parallel Port Expander
GIO Port	8Port
IO	5V Tolerant
Interfaces	I2C

6-2. 電気的特性

6-2-1. 最大定格

Parameter	Value
Operating Temperature	-40℃ to +85℃
Maximum Operation Voltage	6.0V

6-2-2. 定格

Symbol	Parameter	Condition	Min.	Тур.	Max.
Vdd	Supply Voltage	Internal Oscillator	2.3V	ı	5.5V
Idd	Operating mode	3.6V 100kHz	-	1uA	4uA
	Standby mode	3.6V Vi=Vcc or GND,	-	0.25uA	0.9uA
		Io=0			

6-3. データシートリンク先

http://www.tij.co.jp/product/jp/PCA9557/

6-4. レジスタ

Name	D7	D6	D5	D4	D3	D2	D1	D0
Control Register	0	0	0	0	0	0	B1	В0

Control Register Field Descriptions

B1	В0	REGISTER
0	0	Input Port
0	1	Output Port
1	0	Polarity Inversion
1	1	Configuration

Name	Control	D7	D6	D5	D4	D3	D2	D1	D0
Input Port	00h	I7	16	I5	I4	13	I2	I1	10

Input Port Register Field Descriptions

Field	Description
	The input port register (register 0) reflects the incoming logic levels of the
	pins, regardless of whether the pin is defined as an input or an output by
I[7:0]	the configuration register. It only acts on read operation. Writes to these
	registers have no effect. The default value, X, is determined by the
	externally applied logic level.

Before a read operation, a write transmission is sent with the command byte to signal the I2C device that the input port register will be accessed next.

Name	Pointer	D7	D6	D5	D4	D3	D2	D1	D0
Output Port	01h	07	06	05	04	О3	02	01	00

Output Port Register Field Descriptions

Field	Description
	The output port register (register 1) shows the outgoing logic levels of the
0[7:0]	pins defined as outputs by the configuration register. Bit values in this register have no effect on pins defined as inputs. In turn, reads from this
0[7.0]	register reflect the value that is in the flip-flop controlling the output
	selection, not the actual pin value.

Name	Pointer	D7	D6	D5	D4	D3	D2	D1	D0
Polarity	02h	N7	N6	N5	N4	N3	NO	N1	N0
Inversion	0211	IN 7	INO	INS	1114	INS	N2	INT	INU

Polarity Inversion Register Field Descriptions

Field	Description
	The polarity inversion register (register 2) allows polarity inversion of pins
	defined as inputs by the configuration register. If a bit in this register is set
N[3:0]	(written with 1), the corresponding port pin's polarity is inverted. If a bit in
	this register is cleared (written with a 0), the corresponding port pin's
	original polarity is retained.

Name	Pointer	D7	D6	D5	D4	D3	D2	D1	D0
Configuration	03h	C7	C6	C5	C4	C3	C2	C1	C0

Configuration Register Field Descriptions

Field	Description
	The configuration register (register 3) configures the directions of the I/O
C[7,0]	pins. If a bit in this register is set to 1, the corresponding port pin is
C[7:0]	enabled as an input with high impedance output driver. If a bit in this
	register is cleared to 0, the corresponding port pin is enabled as an output.

7. Load Switch(XC8102AA01NR-G)仕様

7-1. 概要

項目	
保護回路	過電流保護回路とフォールドバック(フの字)回路を内蔵

7-2. 電気的特性

7-2-1. 最大定格

Parameter	Value
Operating Temperature	-40℃ to +85℃

Maximum Operation Voltage	6.5V
---------------------------	------

7-2-2. 定格

Symbol	Parameter	Condition	Min.	Тур.	Max.
Vdd	Supply Voltage	Internal Oscillator	1.2V	-	6.0V
Ron	スイッチオン抵抗	2.9V	-	0.35Ω	0.475Ω
Ilim	制限電流	VIN≧2.9V, VOUT = VIN	400mA	480mA	-
		-0.8V			
Ishort	短絡電流	VCE=VIN, VOUT=0V	-	30mA	75mA
Idd	Operating mode	4.0V	-	3.8uA	6.5uA
	Standby mode	6V	-	0.01uA	0.10uA

7-3. データシートリンク先

https://www.torex.co.jp/products/load-switches/series/?name=xc8102

7-4. 省電力制御

MIC&VR&LEDは、I2C エクスパンダを制御してロードスイッチにより電源をオフできる回路を実装する。