

設計変更情報
ENGINEERING CHANGE NOTICE

機種 : SONICVIEW 16
PRODUCTS 

変更番号 : CNZ531
E. C. N. No
(ステータス : Fixed)
STATUS

タイトル : FPGA起動不良対策の改修
TITLE
同期設変 : - - -
SIMULTANEOUS E. C. N.
関連設変 : - - -
RELATED E. C. N.

設変記事 : FPGA起動不良対策の改修
CONTENTS

FPGA(U1)の起動不良対策のため、BOMを修正します。

[PCBA, MAIN]
#R337: 8. 2k (F) -> 47k U9の起動を遅らせる
#R338: 4. 7k -> 33k (F) "
#R247: 33 -> 47k U1の起動を遅らせる
#W1 : NM -> 10u/6. 3V "

[PCBA, PWR]
#R129: 0 -> NM SoM用5V電源の起動を早める

R0209214: DR-07Xその他多機種で消化可能
その他 : SONICVIEW 16/24その他多機種で消化可能

FPGA启动不具合対策, MAIN/PWR基板参数变更。
EPP生产实施。

関連図面 : - - -
RELATED DRAWINGS

設変会議日 :
DATE

担当 : 3670 narita, hironobu
PERSON IN CHARGE

依頼元 : APD TASCAMBU 開発1部H/W開発課
REQUESTING SECTION

設変会議 : 要 To be held
E. C. MTG.

P P 番号 : - - -
P. P. NO.
技術連絡書No : - - -
ENG. INFO. NO.

実施 : To be enforced
ENFORCEMENT

変更理由 (主) : FUNCTION
REASON (MAIN)
変更理由 (従) :
REASON (SUB)

安全規格 : NOT required
SAFETY STD

進行状況 : To be coordinated
COORD. TO MERCHANT

機番管理 : Required
CONTROL LEVEL

客先承認 : NOT required
CUSTOMER'S APPRV
S マニュアル訂正 : NOT required
CHG. IN SERV. MANUAL
取説訂正 : NOT required
CHG. IN USR. MANUAL
カタログ訂正 : NOT required
CHG. IN BROCHURE
作業標準訂正 : NOT required
CHG. IN MFTR. MANUAL
技術情報発行 : NOT required
ENGINEERING INFO.

コスト変動 : No change
COST

単位コスト :
UNIT COST
金型改造費 :
COST FOR DIE

設計変更情報 詳細情報
ENGINEERING CHANGE NOTICE <DETAILS>

機種 : SONICVIEW 16, SONICVIEW 24
PRODUCTS

変更番号 : CNZ531
E. C. N. No
(ステータス : Fixed)
STATUS

設変会議日 :
DATE
タイトル : FPGA起動不良対策の改修
TITLE

親品目 : EZ5633300A PCBA, S-PWR D16 MATERIAL (1)															
旧品目 (BEFORE CHANGE)			取付位置		新品目 (AFTER CHANGE)			取付位置							
COMPONENT		DESCRIPTION	QUANTITY	INST. POINT	COMPONENT		DESCRIPTION	QUANTITY	INST. POINT	明細番号	#1	#2	#3	#4	
										ITEM	CMP	2ND	INS	PART	
1- 1	R0183624	RD, 1/16W 0 OHMJ0402 G	3.000		+	R0183624	RD, 1/16W 0 OHMJ0402 G	2.000		+	0410	C*	3	5	1
		0001	1.000	R106			0001	1.000	R106						
		0002	1.000	R110			0002	1.000	R110						
		0003	1.000	R129											
親品目 : EZ5633700A PCBA, S-MAIN D16 MATERIAL (2)															
旧品目 (BEFORE CHANGE)			取付位置		新品目 (AFTER CHANGE)			取付位置							
COMPONENT		DESCRIPTION	QUANTITY	INST. POINT	COMPONENT		DESCRIPTION	QUANTITY	INST. POINT	明細番号	#1	#2	#3	#4	
										ITEM	CMP	2ND	INS	PART	
2- 1	R0183994	RD, 1/16W 33 OHMJ0402 G	185.000		+	R0183994	RD, 1/16W 33 OHMJ0402 G	184.000		+	1260	C*	3	5	1
		0001	1.000	R1			0001	1.000	R1						
		0002	1.000	R2			0002	1.000	R2						
		0003	1.000	R3			0003	1.000	R3						
		0004	1.000	R4			0004	1.000	R4						
		0005	1.000	R5			0005	1.000	R5						
		0006	1.000	R6			0006	1.000	R6						
		0007	1.000	R7			0007	1.000	R7						
		0008	1.000	R8			0008	1.000	R8						
		0009	1.000	R9			0009	1.000	R9						
		0010	1.000	R10			0010	1.000	R10						
		0011	1.000	R11			0011	1.000	R11						
		0012	1.000	R12			0012	1.000	R12						
		0013	1.000	R13			0013	1.000	R13						
		0014	1.000	R15			0014	1.000	R15						
		0015	1.000	R16			0015	1.000	R16						
		0016	1.000	R17			0016	1.000	R17						
		0017	1.000	R18			0017	1.000	R18						
		0018	1.000	R19			0018	1.000	R19						
		0019	1.000	R20			0019	1.000	R20						
		0020	1.000	R21			0020	1.000	R21						
		0021	1.000	R22			0021	1.000	R22						
		0022	1.000	R23			0022	1.000	R23						
		0023	1.000	R24			0023	1.000	R24						
		0024	1.000	R25			0024	1.000	R25						
		0025	1.000	R26			0025	1.000	R26						
		0026	1.000	R27			0026	1.000	R27						
		0027	1.000	R28			0027	1.000	R28						
		0028	1.000	R29			0028	1.000	R29						
		0029	1.000	R30			0029	1.000	R30						

設計変更情報 詳細情報
ENGINEERING CHANGE NOTICE <DETAILS>

機種 : SONICVIEW 16, SONICVIEW 24
PRODUCTS

変更番号 : CNZ531
E. C. N. No
(ステータス : Fixed) STATUS

設変会議日 :
DATE
タイトル : FPGA起動不良対策の改修
TITLE

0030	1.000	R31	0030	1.000	R31
0031	1.000	R32	0031	1.000	R32
0032	1.000	R33	0032	1.000	R33
0033	1.000	R34	0033	1.000	R34
0034	1.000	R35	0034	1.000	R35
0035	1.000	R36	0035	1.000	R36
0036	1.000	R37	0036	1.000	R37
0037	1.000	R38	0037	1.000	R38
0038	1.000	R39	0038	1.000	R39
0039	1.000	R40	0039	1.000	R40
0040	1.000	R41	0040	1.000	R41
0041	1.000	R42	0041	1.000	R42
0042	1.000	R43	0042	1.000	R43
0043	1.000	R44	0043	1.000	R44
0044	1.000	R45	0044	1.000	R45
0045	1.000	R46	0045	1.000	R46
0046	1.000	R47	0046	1.000	R47
0047	1.000	R48	0047	1.000	R48
0048	1.000	R49	0048	1.000	R49
0049	1.000	R50	0049	1.000	R50
0050	1.000	R51	0050	1.000	R51
0051	1.000	R52	0051	1.000	R52
0052	1.000	R53	0052	1.000	R53
0053	1.000	R54	0053	1.000	R54
0054	1.000	R55	0054	1.000	R55
0055	1.000	R57	0055	1.000	R57
0056	1.000	R58	0056	1.000	R58
0057	1.000	R59	0057	1.000	R59
0058	1.000	R60	0058	1.000	R60
0059	1.000	R61	0059	1.000	R61
0060	1.000	R62	0060	1.000	R62
0061	1.000	R63	0061	1.000	R63
0062	1.000	R64	0062	1.000	R64
0063	1.000	R67	0063	1.000	R67
0064	1.000	R96	0064	1.000	R96
0065	1.000	R97	0065	1.000	R97
0066	1.000	R98	0066	1.000	R98
0067	1.000	R99	0067	1.000	R99
0068	1.000	R100	0068	1.000	R100
0069	1.000	R102	0069	1.000	R102
0070	1.000	R103	0070	1.000	R103
0071	1.000	R104	0071	1.000	R104
0072	1.000	R105	0072	1.000	R105
0073	1.000	R106	0073	1.000	R106
0074	1.000	R107	0074	1.000	R107
0075	1.000	R108	0075	1.000	R108
0076	1.000	R109	0076	1.000	R109
0077	1.000	R112	0077	1.000	R112

設計変更情報 詳細情報
ENGINEERING CHANGE NOTICE <DETAILS>

機種 : SONICVIEW 16, SONICVIEW 24
PRODUCTS

変更番号 : CNZ531
E. C. N. No
(ステータス : Fixed)
STATUS

設変会議日 :
DATE
タイトル : FPGA起動不良対策の改修
TITLE

0078	1.000	R113	0078	1.000	R113
0079	1.000	R114	0079	1.000	R114
0080	1.000	R115	0080	1.000	R115
0081	1.000	R118	0081	1.000	R118
0082	1.000	R119	0082	1.000	R119
0083	1.000	R120	0083	1.000	R120
0084	1.000	R121	0084	1.000	R121
0085	1.000	R122	0085	1.000	R122
0086	1.000	R123	0086	1.000	R123
0087	1.000	R124	0087	1.000	R124
0088	1.000	R126	0088	1.000	R126
0089	1.000	R128	0089	1.000	R128
0090	1.000	R129	0090	1.000	R129
0091	1.000	R130	0091	1.000	R130
0092	1.000	R131	0092	1.000	R131
0093	1.000	R132	0093	1.000	R132
0094	1.000	R133	0094	1.000	R133
0095	1.000	R137	0095	1.000	R137
0096	1.000	R138	0096	1.000	R138
0097	1.000	R139	0097	1.000	R139
0098	1.000	R140	0098	1.000	R140
0099	1.000	R141	0099	1.000	R141
0100	1.000	R142	0100	1.000	R142
0101	1.000	R143	0101	1.000	R143
0102	1.000	R144	0102	1.000	R144
0103	1.000	R145	0103	1.000	R145
0104	1.000	R146	0104	1.000	R146
0105	1.000	R155	0105	1.000	R155
0106	1.000	R156	0106	1.000	R156
0107	1.000	R157	0107	1.000	R157
0108	1.000	R158	0108	1.000	R158
0109	1.000	R159	0109	1.000	R159
0110	1.000	R160	0110	1.000	R160
0111	1.000	R161	0111	1.000	R161
0112	1.000	R162	0112	1.000	R162
0113	1.000	R163	0113	1.000	R163
0114	1.000	R172	0114	1.000	R172
0115	1.000	R177	0115	1.000	R177
0116	1.000	R184	0116	1.000	R184
0117	1.000	R185	0117	1.000	R185
0118	1.000	R186	0118	1.000	R186
0119	1.000	R187	0119	1.000	R187
0120	1.000	R188	0120	1.000	R188
0121	1.000	R189	0121	1.000	R189
0122	1.000	R242	0122	1.000	R242
0123	1.000	R243	0123	1.000	R243
0124	1.000	R244	0124	1.000	R244
0125	1.000	R247			

設計変更情報 詳細情報
ENGINEERING CHANGE NOTICE <DETAILS>

機種 : SONICVIEW 16, SONICVIEW 24
PRODUCTS

変更番号 : CNZ531
E. C. N. No
(ステータス : Fixed)
STATUS

設変会議日 :
DATE
タイトル : FPGA起動不良対策の改修
TITLE

0126	1.000	R251	0126	1.000	R251
0127	1.000	R252	0127	1.000	R252
0128	1.000	R253	0128	1.000	R253
0129	1.000	R254	0129	1.000	R254
0130	1.000	R255	0130	1.000	R255
0131	1.000	R256	0131	1.000	R256
0132	1.000	R257	0132	1.000	R257
0133	1.000	R258	0133	1.000	R258
0134	1.000	R259	0134	1.000	R259
0135	1.000	R260	0135	1.000	R260
0136	1.000	R261	0136	1.000	R261
0137	1.000	R262	0137	1.000	R262
0138	1.000	R263	0138	1.000	R263
0139	1.000	R264	0139	1.000	R264
0140	1.000	R265	0140	1.000	R265
0141	1.000	R267	0141	1.000	R267
0142	1.000	R273	0142	1.000	R273
0143	1.000	R275	0143	1.000	R275
0144	1.000	R277	0144	1.000	R277
0145	1.000	R289	0145	1.000	R289
0146	1.000	R290	0146	1.000	R290
0147	1.000	R291	0147	1.000	R291
0148	1.000	R292	0148	1.000	R292
0149	1.000	R301	0149	1.000	R301
0150	1.000	R302	0150	1.000	R302
0151	1.000	R303	0151	1.000	R303
0152	1.000	R326	0152	1.000	R326
0153	1.000	R364	0153	1.000	R364
0154	1.000	R386	0154	1.000	R386
0155	1.000	R387	0155	1.000	R387
0156	1.000	R388	0156	1.000	R388
0157	1.000	R389	0157	1.000	R389
0158	1.000	R390	0158	1.000	R390
0159	1.000	R391	0159	1.000	R391
0160	1.000	R397	0160	1.000	R397
0161	1.000	R398	0161	1.000	R398
0162	1.000	R403	0162	1.000	R403
0163	1.000	R404	0163	1.000	R404
0164	1.000	R408	0164	1.000	R408
0165	1.000	R410	0165	1.000	R410
0166	1.000	R411	0166	1.000	R411
0167	1.000	R412	0167	1.000	R412
0168	1.000	R454	0168	1.000	R454
0169	1.000	R455	0169	1.000	R455
0170	1.000	R456	0170	1.000	R456
0171	1.000	R461	0171	1.000	R461
0172	1.000	R462	0172	1.000	R462
0173	1.000	R463	0173	1.000	R463

設計変更情報 詳細情報
ENGINEERING CHANGE NOTICE <DETAILS>

機種 : SONICVIEW 16, SONICVIEW 24
PRODUCTS

変更番号 : CNZ531
E. C. N. No
(ステータス : Fixed)
STATUS

設変会議日 :
DATE
タイトル : FPGA起動不良対策の改修
TITLE

		0174	1.000	R464		0174	1.000	R464						
		0175	1.000	R465		0175	1.000	R465						
		0176	1.000	R468		0176	1.000	R468						
		0177	1.000	R645		0177	1.000	R645						
		0178	1.000	R646		0178	1.000	R646						
		0179	1.000	R678		0179	1.000	R678						
		0180	1.000	R679		0180	1.000	R679						
		0181	1.000	R680		0181	1.000	R680						
		0182	1.000	R688		0182	1.000	R688						
		0183	1.000	R689		0183	1.000	R689						
		0184	1.000	R692		0184	1.000	R692						
		0185	1.000	R706		0185	1.000	R706						
2-	2	R0184514	RD, 1/16W 4.7K OHMJ0402 G	45.000		R0184514	RD, 1/16W 4.7K OHMJ0402 G	44.000		1340	C*	3	5	1
		0001	1.000	R69		0001	1.000	R69						
		0002	1.000	R70		0002	1.000	R70						
		0003	1.000	R71		0003	1.000	R71						
		0004	1.000	R90		0004	1.000	R90						
		0005	1.000	R91		0005	1.000	R91						
		0006	1.000	R92		0006	1.000	R92						
		0007	1.000	R117		0007	1.000	R117						
		0008	1.000	R134		0008	1.000	R134						
		0009	1.000	R135		0009	1.000	R135						
		0010	1.000	R136		0010	1.000	R136						
		0012	1.000	R179		0012	1.000	R179						
		0013	1.000	R180		0013	1.000	R180						
		0014	1.000	R181		0014	1.000	R181						
		0015	1.000	R182		0015	1.000	R182						
		0016	1.000	R183		0016	1.000	R183						
		0017	1.000	R235		0017	1.000	R235						
		0018	1.000	R236		0018	1.000	R236						
		0019	1.000	R237		0019	1.000	R237						
		0020	1.000	R238		0020	1.000	R238						
		0021	1.000	R239		0021	1.000	R239						
		0022	1.000	R240		0022	1.000	R240						
		0023	1.000	R241		0023	1.000	R241						
		0024	1.000	R295		0024	1.000	R295						
		0025	1.000	R329		0025	1.000	R329						
		0026	1.000	R335		0026	1.000	R335						
		0027	1.000	R336		0027	1.000	R336						
		0028	1.000	R338										
		0032	1.000	R384		0032	1.000	R384						
		0033	1.000	R385		0033	1.000	R385						
		0034	1.000	R449		0034	1.000	R449						
		0035	1.000	R453		0035	1.000	R453						
		0036	1.000	R457		0036	1.000	R457						
		0037	1.000	R458		0037	1.000	R458						
		0038	1.000	R459		0038	1.000	R459						
		0039	1.000	R460		0039	1.000	R460						

設計変更情報 詳細情報
ENGINEERING CHANGE NOTICE <DETAILS>

機種 : SONICVIEW 16, SONICVIEW 24
PRODUCTS

変更番号 : CNZ531
E. C. N. No
(ステータス : Fixed)
STATUS

設変会議日 :
DATE
タイトル : FPGA起動不良対策の改修
TITLE

2- 3	R0184754	RD, 1/16W 47K OHMJ0402 G	0040	1.000	R467	R0184754	RD, 1/16W 47K OHMJ0402 G	0040	1.000	R467	1360	C*	3	5	5
			0041	1.000	R478			0041	1.000	R478					
			0042	1.000	R637			0042	1.000	R637					
			0043	1.000	R638			0043	1.000	R638					
			0044	1.000	R648			0044	1.000	R648					
			0045	1.000	R649			0045	1.000	R649					
			0046	1.000	R650			0046	1.000	R650					
			0047	1.000	R681			0047	1.000	R681					
			0048	1.000	R176			0048	1.000	R176					
			0049	1.000	R197			0049	1.000	R197					
			0001	1.000	R466			0001	1.000	R466					
			0002	1.000	R641			0002	1.000	R641					
			0003	1.000	R642			0003	1.000	R642					
			0004	1.000	R703			0004	1.000	R703					
								0005	1.000	R247					
								0006	1.000	R337					
2- 4	R0209214	RD, 1/16W 8.2KOHM F 0402G	0001	1.000	R337						1430	C*	3	5	1
2- 5	R0243094	RD, 1/16W 33K OHM F 0402G	0001	1.000	R325	R0243094	RD, 1/16W 33K OHM F 0402G	0001	1.000	R325	1550	C*	3	5	5
			0002	1.000	R331			0002	1.000	R331					
								0003	1.000	R338					
2- 6	C0084214	CC, X5R 6.3V 10UFM T0603G	23.000			C0084214	CC, X5R 6.3V 10UFM T0603G	24.000			2070	C*	3	5	5
			0001	1.000	C24			0001	1.000	C24					
			0002	1.000	C30			0002	1.000	C30					
			0003	1.000	C42			0003	1.000	C42					
			0004	1.000	C52			0004	1.000	C52					
			0005	1.000	C61			0005	1.000	C61					
			0008	1.000	C100			0008	1.000	C100					
			0009	1.000	C109			0009	1.000	C109					
			0010	1.000	C112			0010	1.000	C112					
			0011	1.000	C156			0011	1.000	C156					
			0012	1.000	C195			0012	1.000	C195					
			0013	1.000	C197			0013	1.000	C197					
			0014	1.000	C198			0014	1.000	C198					
			0015	1.000	C209			0015	1.000	C209					
			0016	1.000	C211			0016	1.000	C211					
			0017	1.000	C214			0017	1.000	C214					
			0018	1.000	C216			0018	1.000	C216					
			0019	1.000	C217			0019	1.000	C217					
			0020	1.000	C224			0020	1.000	C224					
			0021	1.000	C228			0021	1.000	C228					
			0022	1.000	C235			0022	1.000	C235					
			0023	1.000	C609			0023	1.000	C609					
			0024	1.000	C610			0024	1.000	C610					
			0025	1.000	C611			0025	1.000	C611					
								0026	1.000	W1					

設計変更情報 詳細情報
ENGINEERING CHANGE NOTICE <DETAILS>

機種 : SONICVIEW 16, SONICVIEW 24
PRODUCTS

変更番号 : CNZ531
E. C. N. No
(ステータス : Fixed
STATUS

設変会議日 :
DATE
タイトル : FPGA起動不良対策の改修
TITLE

#1 CMP : 互換性 COMPATIBILITY		#2 2ND : セカンド区分 2ND VENDER		#3 INS : 手配指示 INSTRUCTION		#4 PART: 旧部品処理 TREATMENT OF STOCK	
1ST A 有 COMPATIBLE		1 有り EXIST		1 既出荷品 SHIPPED PRODUCTS		1 転用 CONVERSION	
BYTE B →		2 優先 PREFERENTIAL		2 仕掛品 WIP(WORK IN PROCESS)		2 廃棄 DISPOSAL	
C ←		3 無し NOT EXIST		3 在庫部品 STOCK		3 追加工 REPROCESSING	
D 無 NOT COMPATIBLE				4 外注仕掛品 WIP IN SUPPLIER		4 消化 CONSUMPTION	
				5 新規発注 NEW ORDER		5 無し NOT NECESSARY	
				9 未定 NOT DECIDED		9 未定 NOT DECIDED	
2ND 1-9 SIMULTANEOUS CHANGE							
BYTE * NO SIMULTANEOUS CHANGE							