

設計変更情報
ENGINEERING CHANGE NOTICE機種 : UD-701N
PRODUCTS変更番号 : COF505
E. C. N. No
(ステータス : Issued)
STATUS

タイトル : Insulator追加

TITLE
同期設変 : - - -
SIMULTANEOUS E. C. N.
関連設変 : - - -
RELATED E. C. N.設変記事 : Insulator追加
CONTENTS

LDOをHEATSINKに取り付ける際のInsulatorと螺子を追加します。

EZ5631902A PCBA, T-PWR NET UD701 G
0080 3M0144100A SILICON INSULATOR TO-220 追加
-> U951, 952, 953, 954, 9550090 B00168908A SCREW, VPA 3*8 FZB G 追加
-> U951, 952, 953, 954, 955EZ5630502A PCB ASSY, T-MAIN COF G
0030 3M0144100A SILICON INSULATOR TO-220 追加
-> U1020040 B00168908A SCREW, VPA 3*8 FZB G 追加
-> U102EZ5630702A PCB ASSY, T-ANALOG COF L G
0030 3M0144100A SILICON INSULATOR TO-220 追加
-> U4010040 B00168908A SCREW, VPA 3*8 FZB G 追加
-> U401EZ5630712A PCB ASSY, T-ANALOG COF R G
0030 3M0144100A SILICON INSULATOR TO-220 追加
-> U4010040 B00168908A SCREW, VPA 3*8 FZB G 追加
-> U401EPPから実施
翻译: 因散热片上追加绝缘片和螺丝, 故设变变更。
实施: 从E P P第一台开始实施。関連図面 : - - -
RELATED DRAWINGS設変会議日 : 2020/11/20
DATE担当 : Y710 okada, senri
PERSON IN CHARGE依頼元 : TEC開発部
REQUESTING SECTION設変会議 : 不要 NOT to be held
E. C. MTG.P P 番号 : - - -
P. P. NO.
技術連絡書No : - - -
ENG. INFO. NO.実施 : To be enforced
ENFORCEMENT変更理由(主) : PRODUCTIVITY
REASON(MAIN)
変更理由(従) :
REASON(SUB)安全規格 : NOT required
SAFETY STD進行状況 : To be coordinated
COORD. TO MERCHANT機番管理 : NOT required
CONTROL LEVEL客先承認 : NOT required
CUSTOMER'S APPRVS マニュアル訂正 : NOT required
CHG. IN SERV. MANUAL取説訂正 : NOT required
CHG. IN USR. MANUALカタログ訂正 : NOT required
CHG. IN BROCHURE作業標準訂正 : NOT required
CHG. IN MFTR. MANUAL技術情報発行 : NOT required
ENGINEERING INFO.コスト変動 : Increase
COST単位コスト :
UNIT COST
金型改造費 :
COST FOR DIE

設計変更情報 詳細情報
ENGINEERING CHANGE NOTICE <DETAILS>機種 : UD-701N
PRODUCTS変更番号 : COF505
E. C. N. No
(ステータス : Issued)
STATUS設変会議日 : 2020/11/20
DATE
タイトル : Insulator追加
TITLE

親品目 : EZ5630502A PCB ASSY, T-MAIN COF G MATERIAL (1)																
旧品目 (BEFORE CHANGE) COMPONENT DESCRIPTION			QUANTITY	取付位置 INST. POINT	+	新品目 (AFTER CHANGE) COMPONENT DESCRIPTION			QUANTITY	取付位置 INST. POINT	+	明細番号 ITEM	#1 CMP	#2 2ND	#3 INS	#4 PART
1-	1					3M0144100A	SILICON INSULATOR TO-220	1.000				0030	C*	3	5	5
							0001	1.000	U102							
1-	2					B00168908A	SCREW, VPA 3*8 FZB G	1.000				0040	C*	3	5	5
							0001	1.000	U102							
親品目 : EZ5630702A PCB ASSY, T-ANALOG COF L G MATERIAL (2)																
旧品目 (BEFORE CHANGE) COMPONENT DESCRIPTION			QUANTITY	取付位置 INST. POINT	+	新品目 (AFTER CHANGE) COMPONENT DESCRIPTION			QUANTITY	取付位置 INST. POINT	+	明細番号 ITEM	#1 CMP	#2 2ND	#3 INS	#4 PART
2-	1					3M0144100A	SILICON INSULATOR TO-220	1.000				0030	C*	3	5	5
							0001	1.000	U401							
2-	2					B00168908A	SCREW, VPA 3*8 FZB G	1.000				0040	C*	3	5	5
							0001	1.000	U401							
親品目 : EZ5630712A PCB ASSY, T-ANALOG COF R G MATERIAL (3)																
旧品目 (BEFORE CHANGE) COMPONENT DESCRIPTION			QUANTITY	取付位置 INST. POINT	+	新品目 (AFTER CHANGE) COMPONENT DESCRIPTION			QUANTITY	取付位置 INST. POINT	+	明細番号 ITEM	#1 CMP	#2 2ND	#3 INS	#4 PART
3-	1					3M0144100A	SILICON INSULATOR TO-220	1.000				0030	C*	3	5	5
							0001	1.000	U401							
3-	2					B00168908A	SCREW, VPA 3*8 FZB G	1.000				0040	C*	3	5	5
							0001	1.000	U401							
親品目 : EZ5631902A PCBA, T-PWR NET UD701 G MATERIAL (4)																
旧品目 (BEFORE CHANGE) COMPONENT DESCRIPTION			QUANTITY	取付位置 INST. POINT	+	新品目 (AFTER CHANGE) COMPONENT DESCRIPTION			QUANTITY	取付位置 INST. POINT	+	明細番号 ITEM	#1 CMP	#2 2ND	#3 INS	#4 PART
4-	1					3M0144100A	SILICON INSULATOR TO-220	5.000				0080	C*	3	5	5
							0001	1.000	U951							
							0002	1.000	U952							
							0003	1.000	U953							
							0004	1.000	U954							
							0005	1.000	U955							

設計変更情報 詳細情報
ENGINEERING CHANGE NOTICE <DETAILS>

機種 : UD-701N
PRODUCTS

変更番号 : COF505
E. C. N. No
(ステータス : Issued)
STATUS
設変会議日 : 2020/11/20
DATE
タイトル : Insulator追加
TITLE

4- 2	B00168908A	SCREW, VPA 3*8 FZB G	5.000	0090	C*	3	5	5
			0001 1.000	U951				
			0002 1.000	U952				
			0003 1.000	U953				
			0004 1.000	U954				
			0005 1.000	U955				

#1 CMP : 互換性 COMPATIBILITY	#2 2ND : セカンド区分 2ND VENDER	#3 INS : 手配指示 INSTRUCTION	#4 PART: 旧部品処理 TREATMENT OF STOCK
1ST A 有 COMPATIBLE	1 有り EXIST	1 既出荷品 SHIPPED PRODUCTS	1 転用 CONVERSION
BYTE B →	2 優先 PREFERENTIAL	2 仕掛品 WIP(WORK IN PROCESS)	2 廃棄 DISPOSAL
C ←	3 無し NOT EXIST	3 在庫部品 STOCK	3 追加工 REPROCESSING
D 無 NOT COMPATIBLE		4 外注仕掛品 WIP IN SUPPLIER	4 消化 CONSUMPTION
		5 新規発注 NEW ORDER	5 無し NOT NECESSARY
		9 未定 NOT DECIDED	9 未定 NOT DECIDED
2ND 1-9 SIMULTANEOUS CHANGE			
BYTE * NO SIMULTANEOUS CHANGE			