ENGINEERING CHANGE NOTICE

機種: TD-9000T PRODUCTS 变更番号 : JA1393 E. C. N. №

(ステータス : Fixed STATUS

タイトル : TD-9000T CCL基板の設変に伴うBOM変更

TITLE 同期設変 SIMULTANEOUS E.C.N. 関連設変 RELATED E.C.N.

: ---

設変記事 : TD-9000T CCL基板の設変に伴うBOM変更 CONTENTS

TD-9000Tに於いて下記PCB ASSYのBOMを変更します。 ①E95616300A GPCBA, CCL TD9KT 〈変更〉E90616300A → B: GATHER PCB, CCL TD9KT

1.000

②E90616300B GATHER PCB, CCL TD9KT < 追加> E90605400B : PCB, CCL TD9KT

2,000

③E95605400A PCB ASSY, CCL TD9KT

〈変更〉E90605400A → B : PCB, CCL TD9KT 1.000

**4**Y00882003A PCB SECT, TD-9000T (03)

〈変更〉E90616300A → B: GATHER PCB, CCL TD9KT 0.500

2. 理由
CCL基板の不具合対応によるPattern変更の為。
① GATHER PCBのRev. UP。
② GATHER PCB, CCL TD9KTの設変に伴う構成の構築。

3. 実施
IPD TR開発課発行の開発G連絡書No. P5225 (2021. 4.21発行)の試作依頼分より
実施対応願います。 (GPCBAとして 11pcsの依頼です)
その後量産計画分が入りましたらこのBOMで正規生産願います。
Gerber Data等は別途配布します。
翻译: TD-9000T CCL基板的不具合对应,伴随PCB版本变更,从而相应的BOM也变更

。 实施: 从 IPD TR開発課発行の開発G連絡書No. P5225(2021. 4.21発行)の試作依頼 开始实施,之后量产时,按BOM生产即可。

関連図面 RELATED DRAWINGS

設変会議日 : 2021/05/11

DATE

担当 PERSON IN CHARGE : 1720 okabe fujio

依頼元 : TR開発 YAMADA REQUESTING SECTION

設変会議 E. C. MTG. : 要 To be held

PP番号 P. P. NO. 技術連絡書№

ENG. INFO. NO.

実施 ENFORCEMENT : To be enforced

: RELIABILITY

変更理由(主) REASON(MAIN) 変更理由(従) REASON(SUB)

安全規格 SAFETY STD : NOT required

進行状況 COORD. TO MERCHANT : To be coordinated

機番管理 CONTROL LEVEL : NOT required

客先承認 : NOT required CUSTOMER"S APPRV Sマニュアル訂正 : NOT required CHG. IN SERV. MANUAL 取説訂正 : NOT required CHG. IN USR. MANUAL カタログ訂正 : NOT required CHG. IN BROCHURE 作業標準訂正 : NOT required CHG. IN MFTR. MANUAL 技術情報発行 : NOT required ENGINEERING INFO.

:

コスト変動 COST : No change

単位コスト UNIT\_COST 金型改造費 COST FOR DIE PAGE:

PAGE:

## 設計変更情報 詳細情報 ENGINEERING CHANGE NOTICE〈DETAILS〉

機種: TD-9000T PRODUCTS

変更番号 : JA1393 E.C.N.№ (ステータス : Fixed STATUS 設変会議日: DATE ) タイトル : TITLE : TD-9000T CCL基板の設変に伴うBOM変更

2021/05/11

	親品目 : E90616300B GATHER PCB, C MATERIAL (1)						ı				
	旧品目(BEFORE CHANGE) COMPONENT DESCRIPTION	取付位置 INST. QUANTITY POINT	新品目(AFTER COMPONENT	CHANGE) DESCRIPTION	QUANTITY	取付位置 INST. POINT	り り り り り り り り り り り り り り り り り り り	#1 CMP	#2 2ND	#3 INS	#4 PA
1-	1		E90605400B	PCB, CCL TD9KT	2. 000		0010	D*	3	5	5
	親品目 : E95605400A PCB ASSY, CCL MATERIAL (2)		ı			The (1, 1), IIII	ı				
	旧品目(BEFORE CHANGE) COMPONENT DESCRIPTION	取付位置 INST. QUANTITY POINT	新品目(AFTER COMPONENT	CHANGE) DESCRIPTION	QUANTITY	取付位置 INST. POINT	明細番号 ITEM	#1 CMP	#2 2ND	#3 INS	#4 PA
2-	1 E90605400A & PCB, CCL TD9KT	1.000	E90605400B	PCB, CCL TD9KT	1.000		0010	D*	3	5	5
	親品目 : E95616300A GPCBA, CCL TE MATERIAL (3)	9KT 取付位置	I			取付位置	I				
	旧品目(BEFORE CHANGE) COMPONENT DESCRIPTION	INST. QUANTITY POINT	新品目(AFTER COMPONENT	CHANGE) DESCRIPTION	QUANTITY	INST.	明細番号 ITEM	#1 CMP	#2 2ND	#3 INS	#4 PA
3-	E90616300A & GATHER PCB, CCL TD9KT	1. 000	E90616300B	GATHER PCB, CCL TD9KT	1. 000	,	0010	D*	3	5	5
	親品目 : Y00882003A PCB SECT, TD-MATERIAL (4)	9000T (03) 取付位置	I			取付位置	I				
	旧品目(BEFORE CHANGE) COMPONENT DESCRIPTION	INST. QUANTITY POINT	新品目(AFTER COMPONENT	CHANGE) DESCRIPTION	QUANTITY	INST.	明細番号 ITEM	#1 CMP	#2 2ND	#3 INS	#4 PA
4-	& GATHER PCB, CCL TD9KT	0. 500	E90616300B	GATHER PCB, CCL TD9KT	0. 500		0040	D*	3	5	5
	#1 CMP: 互換性 COMPATIBILITY #2 2N 1ST A 有 COMPATIBLE BYTE B → C ← D 無 NOT COMPATIBLE  2ND 1-9 SIMULTANEOUS CHANGE BYTE + NO SIMULTANEOUS CHANGE	D: セカンド区分 2ND VEN 1 有り EXIST 2 優先 PREFERENTIAL 3 無し NOT EXIST	DER #3 INS :	手配指示 INSTRUCTION 1 既出荷品 SHIPPED PRODI 2 仕掛品 WIP (WORK IN ) 3 在庫部品 STOCK 4 外注仕掛品 WIP IN SUPPL 5 新規発注 NEW ORDER 9 未定 NOT DECIDED	UCTS PROCESS)	2 廃棄 D 3 追加工 R 4 消化 C 5 無し N	TREATMENT ONVERSION ISPOSAL EPROCESSIN ONSUMPTION OT NECESSA OT DECIDED	G RY	STOCI	K	

BYTE \* NO SIMULTANEOUS CHANGE