

ISTEC

Licenciatura em Engenharia Informática

AC

Turma A (Diurna)

Ficha 003

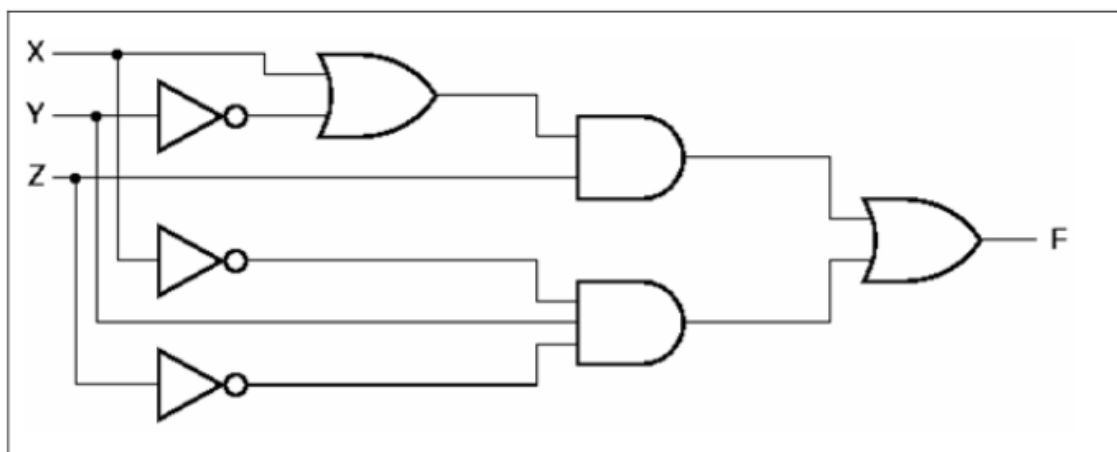
24-11-2023

Objetivo:

Treino nas Portas Lógicas através de uma perspetiva prática.

1. Preencha na tabela abaixo os valores da saída **F** consoante os valores das entradas correspondentes X, Y, Z do circuito associado.

X	Y	Z	F
0	0	0	
1	0	1	
1	1	1	



2. Preencha na tabela abaixo os valores da saída **E** consoante os valores das entradas correspondentes A, B, C, D do circuito associado.

A	B	C	D	E
0	0	0	0	
1	0	1	0	
1	1	1	1	

Nota: Este circuito contém um **XOR** com três inputs. Neste caso, observe a tabela de verdade abaixo para um XOR com três inputs.


<https://www.google.com/search?client=firefox-b-d&q=xor+truth+table+3+input>

Inputs			outputs
W	X	Y	$Q = A \oplus B \oplus C$
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	0
1	0	0	1
1	0	1	0
1	1	0	0
1	1	1	1

digital logic - 3-input XOR gat...
Electrical Engineering Sta...

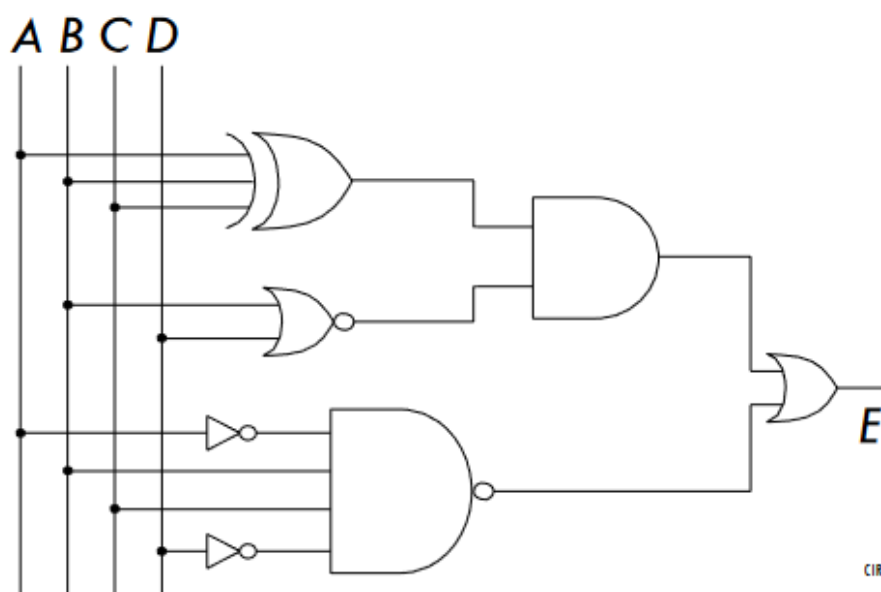
Inputs			Output
A	B	C	X
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	0
1	0	0	1
1	0	1	0
1	1	0	0
1	1	1	1

How to find the Signal Proba...
Electrical Engineering Sta...

Symbol	Truth Table
 3-input Ex-OR Gate	C B A Q
	0 0 0 0
	0 0 1 1
	0 1 0 1
	0 1 1 0
	1 0 0 1
	1 0 1 0
	1 1 0 0
	1 1 1 1

XOR gate | How does XOR ga...
EDUCBA

A	B	C	D	E
0	0	0	0	
1	0	1	0	
1	1	1	1	



CIRCUITOS LÓGICOS