

VLSI-technologie en ontwerp: Cadence design project

Laurens Bogaert

Thomas Deckmyn

Seppe Lenders

1 Schematic design

We berekenen eerst de frequentie waaraan ons schuifregister moet werken. Met een refresh rate van 50 Hz en $800 \cdot 600$ pixels is deze gelijk aan $50 \cdot 800 \cdot 600 = 24$ MHz. Dit komt overeen met een periode van 41.67 ns.