

การจัดองค์การคอมพิวเตอร์

2.1 เลขไบนารี

31110321 Computer Organization สำหรับนักศึกษาชั้นปีที่ 2 สาขาวิชาวิศวกรรมคอมพิวเตอร์

> ทรงฤทธิ์ กิติศรีวรพันธุ์ songrit@npu.ac.th สาขาวิชาวิศวกรรมคอมพิวเตอร์ มหาวิทยาลัยนครพนม

Outline

- 2.1 เลขไบนารี
- 2.2 การบวกเลขไบนารี
- 2.3 ตัวเลขลบ ในระบบดิจิทัล
- 2.4 Arithmetic Logic Unit (ALU)
- 2.5 โปรเจ็คสัปดาห์ 2
- 2.6 ภาพรวม

เลขไบนารี

0 1

00 01 10 11

- 3 บิท 8 แบบ
- 4 บิท 16 แบบ
- N บิท 2^N แบบ

จับคู่เลขไบนารีกับเลขฐานสิบ

ไบนารี ฐานสิบ

การอ้างตัวเลข

10² 10¹ 10⁰

100s 10s 1s

7 8 9_{ten}

$$7x10^{2} + 8x10^{1} + 9x10^{0} = 789_{ten}$$

เลขไบนารี --> ฐานสิบ

$$egin{array}{lll} b_n & b_{n-1} & b_{n-2}$$
จำนวนยวก $b_1 & b_0 \ &= \sum_{i=0}^n b_i \cdot 2^i \end{array}$

• จำนวนสูงสุดที่เลขไบนารี่ k บิทอ้างได้เท่ากับ

$$1 + 2 + 4 + \dots + 2^{k-1} = 2^k - 1$$

กำหนดจำนวนบิทคงที่

- กำหนดการเขียนจำนวนบิทให้เท่ากัน
- •เรียกว่า word
- ระบบคอมพิวเตอร์แต่ละระบบอ้างอิงแตกต่างกัน
 - บางระบบกำหนดให้ 1 word = 4 bit
 - ระบบคอมพิวเตอร์สมัยใหม่ 1 word = 64 บิท
 - ระบบ 1 word = 8 บิท

0000 0000 0000 0001 0000 0011

การอ้างเลขลบ

```
0000 0000
0000 0001
               จำนวนบวก
0000 0010
0000 0011
0111 1111
1000 0000
1000 0001
               จำนวนลบ
1111 1110
1111 1111
```

Decimal -> Binary

Coming up: W2.2 Binary Adder

การบวกเลขไบนารี