

#### การจัดองค์การคอมพิวเตอร์

## W5.3 ซีพียูแฮกค์

31110321 Computer Organization สำหรับนักศึกษาชั้นปีที่ 3 สาขาวิชาวิศวกรรมคอมพิวเตอร์

> ทรงฤทธิ์ กิติศรีวรพันธุ์ songrit@npu.ac.th สาขาวิชาวิศวกรรมคอมพิวเตอร์ มหาวิทยาลัยนครพนม

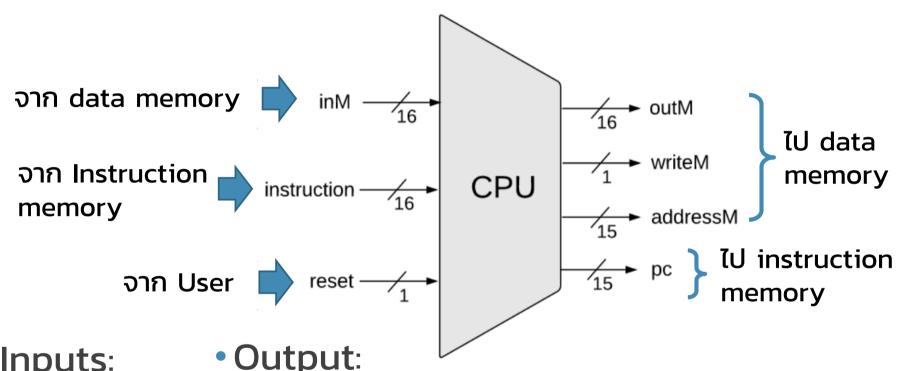
## Lecture plan

- •5.1 สถาปัตยกรรมฟอนนอยมันน์
- 5.2 Fetch-Execute Cycle
- •5.3 ซีพียูแฮกค์
- 5.4 แฮกค์คอมพิวเตอร์
- 5.5 ภาพรวมโปรเจ็ค 5

#### **Computer System** CPU instruction data out ALU instruction data input output memory memory address of next data in instruction D register A register PC

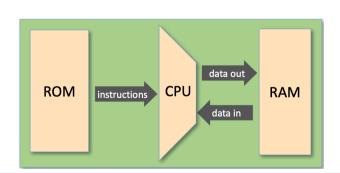
#### **Computer System** CPU instruction data out ALU input output address of next data in instruction D register A register PC

#### Hack CPU Interface



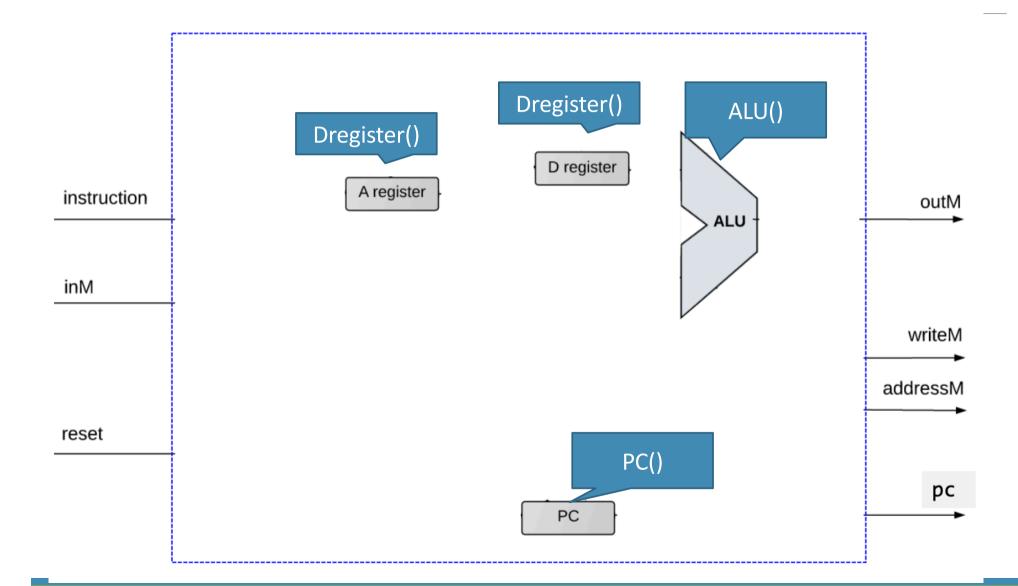
- Inputs:
  - Data value
  - Instruction
  - Reset bit

- Output:
  - Data value
  - Write mem ? (yes/no)
  - Memory addr.
  - Addr. of next.

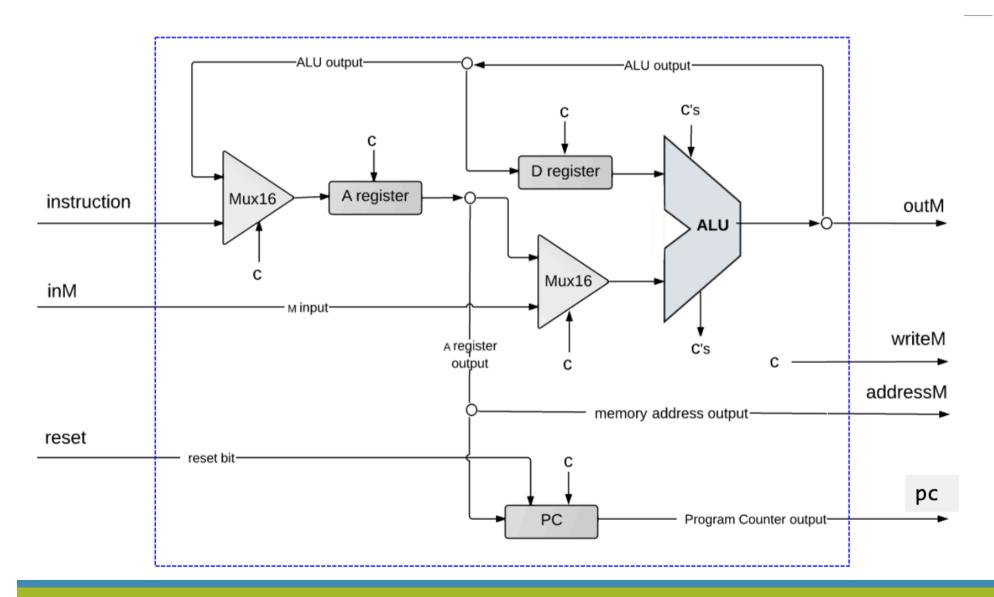


#### **CPU** interface

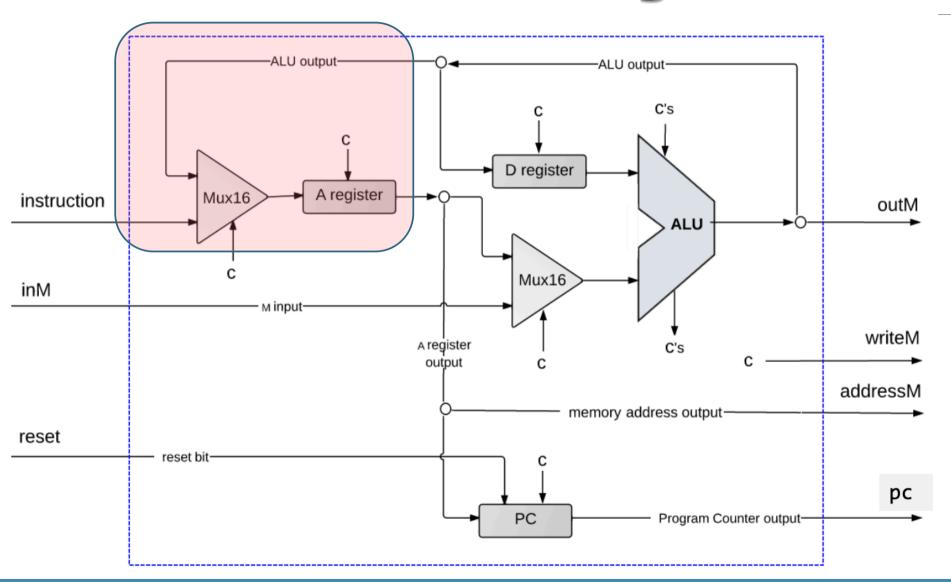
```
CHIP CPU {
             IN inM[16],
                 instruction[16],
                 reset;
             OUT outM[16],
instruction
                                                                  outM
                  writeM,
                  addressM[15],
                  pc[15];
inM
          PARTS:
                                                                 writeM
             DRegister(in=, load=, out=);
             DRegister(in=, load=, out=);
                                                               addressM
             ALU ();
             Mux16 ();
reset
                                                                   pc
```



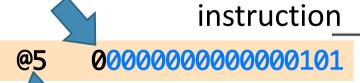
#### C คือ control bit

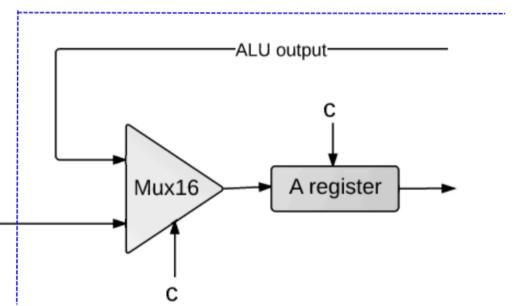


#### **CPU**: instruction handling



- ขึ้นต้นด้วยบิท 0
- •หลังจากถอด pneumonic เป็น instruction code
- •แบ่ง instruction เป็น 2
  - ส่วน opcode (1บิท)
  - operand (15 bit)
- •เก็บค่าใน A-register

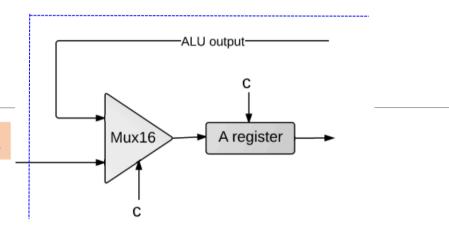




## Sample HDL

@5

000000000000101



#### CHIP CPU {

```
PARTS:
    Not(in=instruction[15],out=ni);
    Mux16(a=outtM,b=instruction,sel=ni,out=i);
    Or(a=ni,b=instruction[5],out=intoA);
    ARegister(in=i,load=intoA,out=A,out[0..14]=addressM);
    ...
    ...
    ...
```

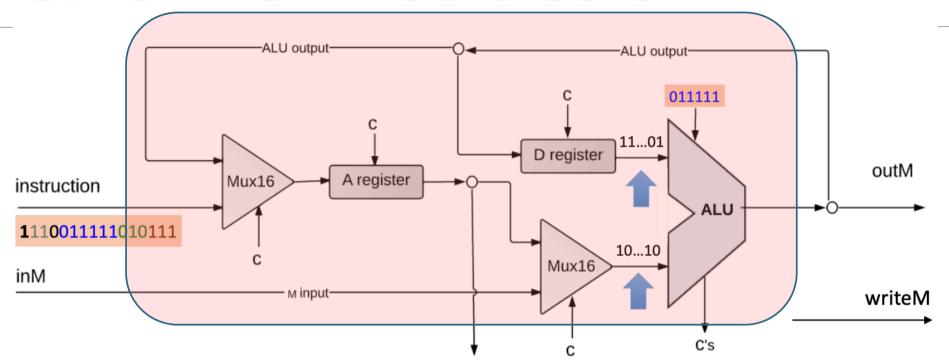
}

Handle A-instruction

- ขึ้นต้นด้วย บิท 1
- •แปลง pneumonic เป็น instruction code
- •แบ่ง instruction เป็น 4 ส่วน
- Op-code
   ALU control bits
   Destination load bits
   Jump bits

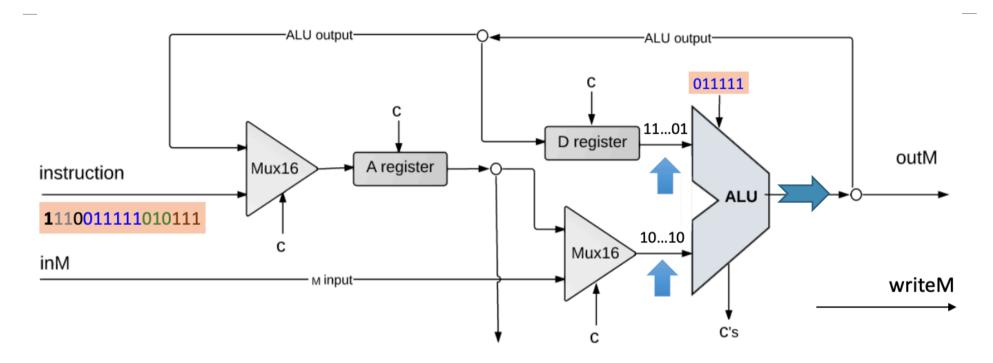
  D=D+1; JMP

   C-instruction



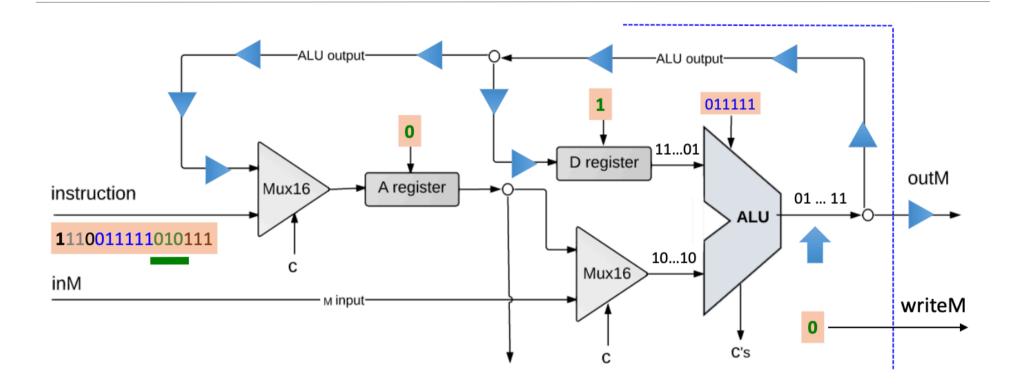
- ALU data input:
  - Input 1: จาก D-register
  - Input 2: จาก
    - A-register
    - data memory

- ALU control bit:
  - Control bit
  - จาก instruction

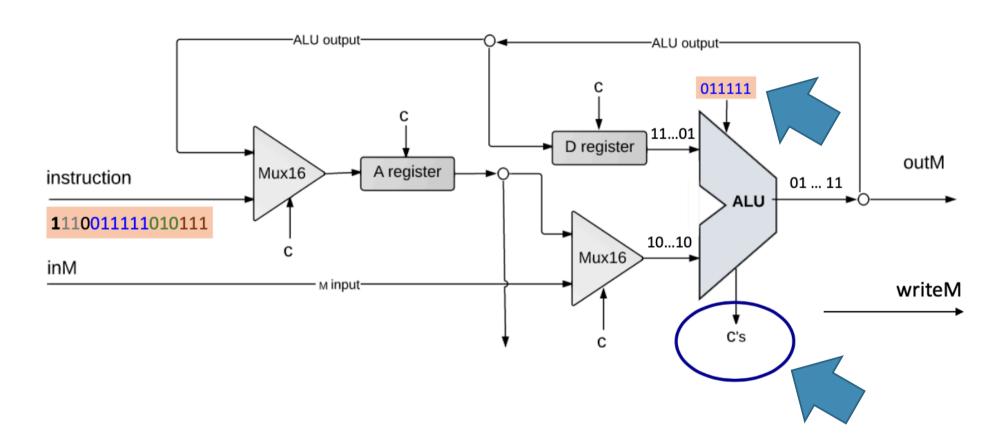


- Output 3 ที่ พร้อมกัน
  - D register
  - A register
  - M register

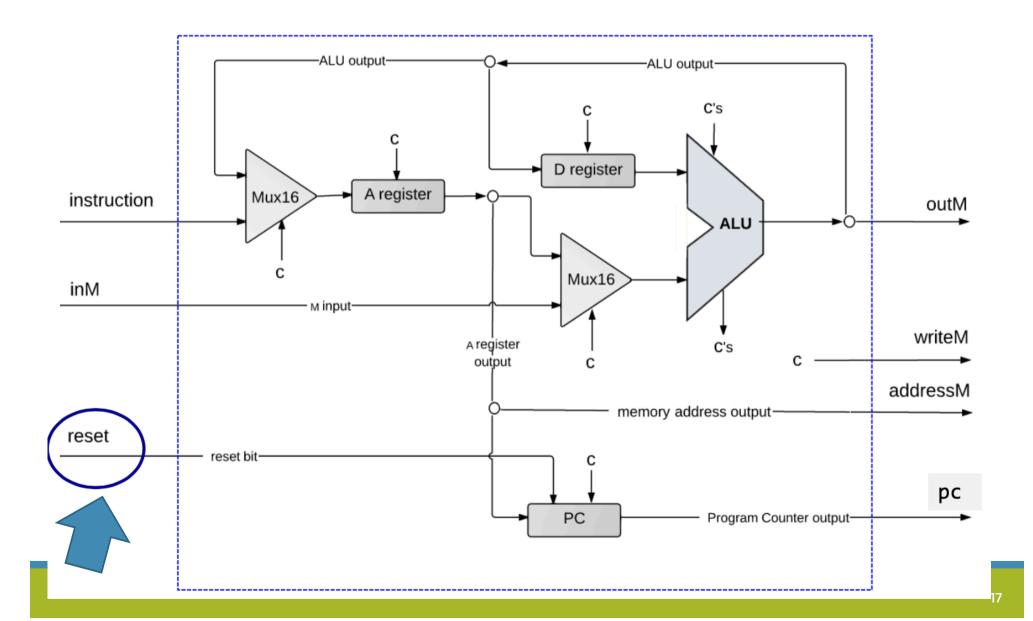
ส่ง output ออกพร้อมกัน Fan-out



## คำสั่ง ALU : Output



#### **CPU: control**

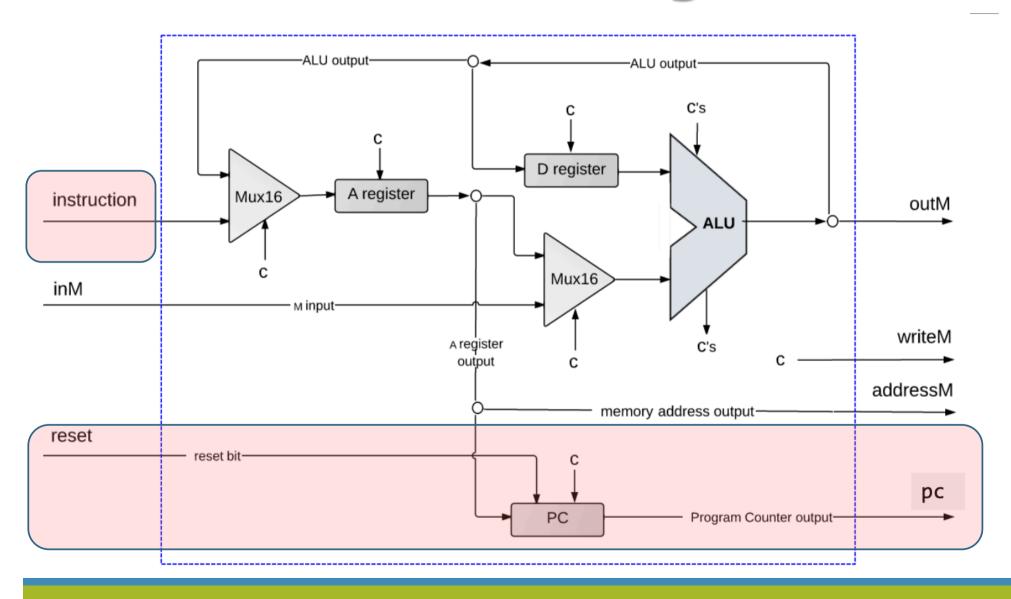


#### CPU: control

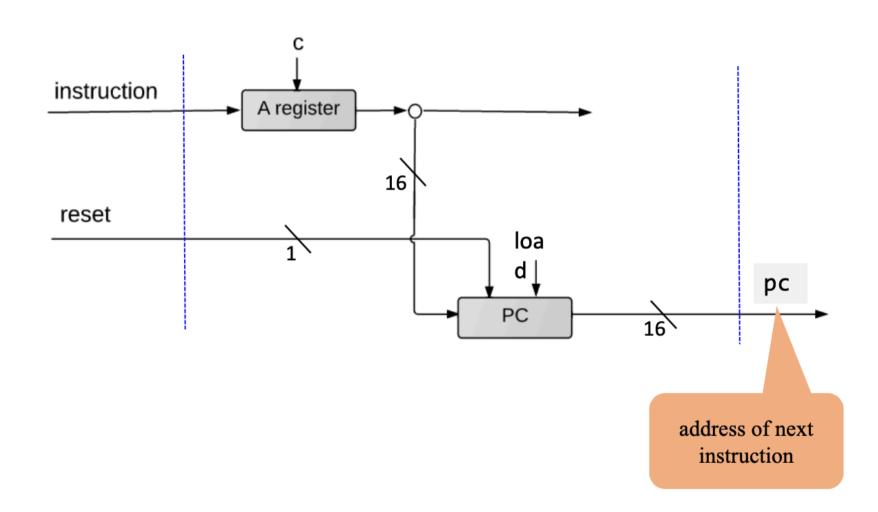


- คอมพิวเตอร์กำลังรันโปรแกรม
- เมื่อกด reset ทำให้
   โปรแกรมเริ่มต้นรันใหม่

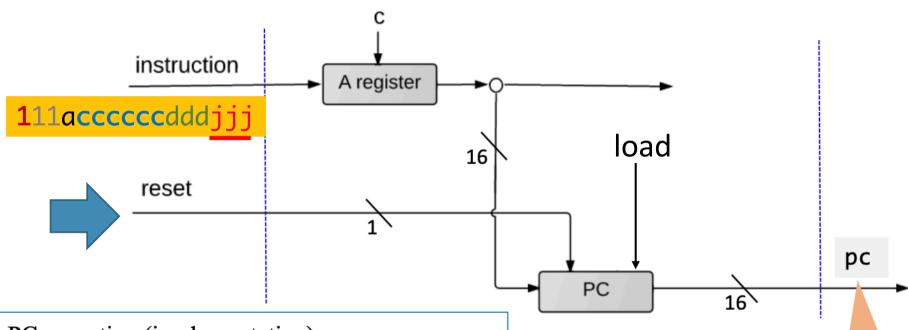
#### **CPU**: instruction handling



#### **CPU: control**



#### **CPU: control**



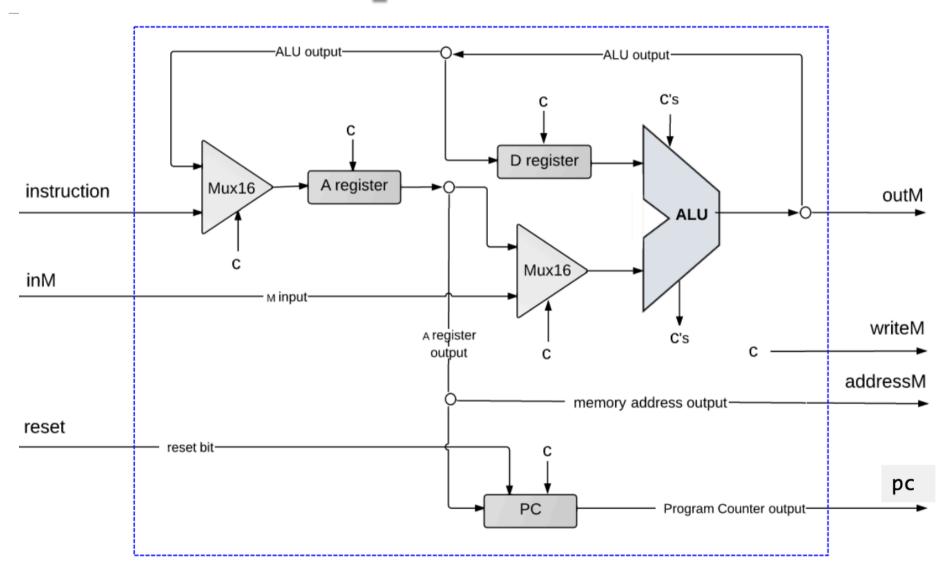
#### PC operation (implementation)

```
if (reset==1) PC=0
else

// in the course of handling the current instruction:
  load = f (jump bits, ALU control outputs)
  if (load == 1) PC=A // jump
  else PC++ // next instruction
```

address of next instruction

## CPU: complete!!



# Coming up: W5.4 Hack Computer

แฮกค์คอมพิวเตอร์