

2_5_arreglos_de_amplificadores_de_potencia

Alcantar Diaz Joel Alejandro
Ledesma Hernández Miguel Ángel

24/10/2019



UNIVERSIDAD POLITÉCNICA
DE LA ZONA METROPOLITANA DE GUADALAJARA

Universidad politécnica de la zona metropolitana de Guadalajara
Sistemas electrónicos de interfaz
4-A Mecatrónica

Objetivo.

Realizar las simulaciones de los arreglos de los Amplificadores Operacionales.

Materiales.

Computadora con OrCad

Procedimiento. Para la realizacion de los circuitos en esta practica se siguieron los diagramas sugeridos por el maestro y que se presentan a continuacion.

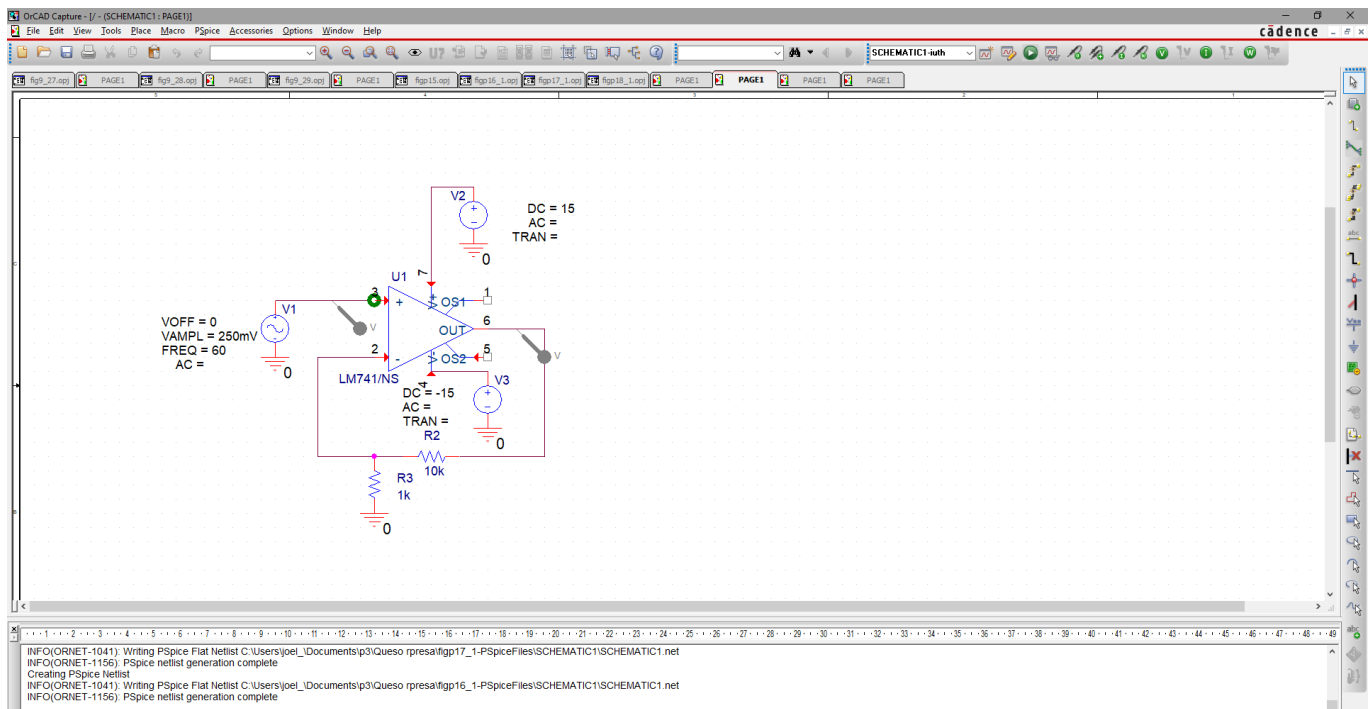


Figura 1: Circuito 1:Inversor

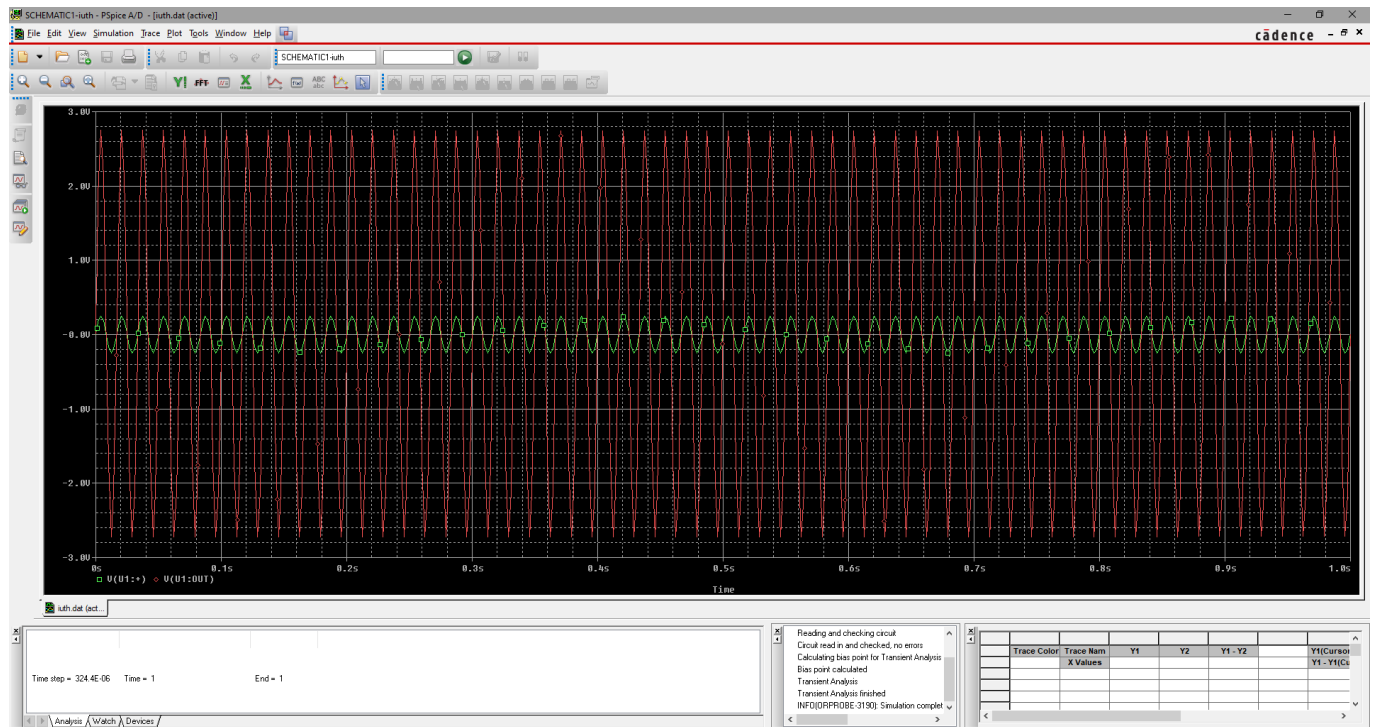


Figura 2: Onda 1: Inversa

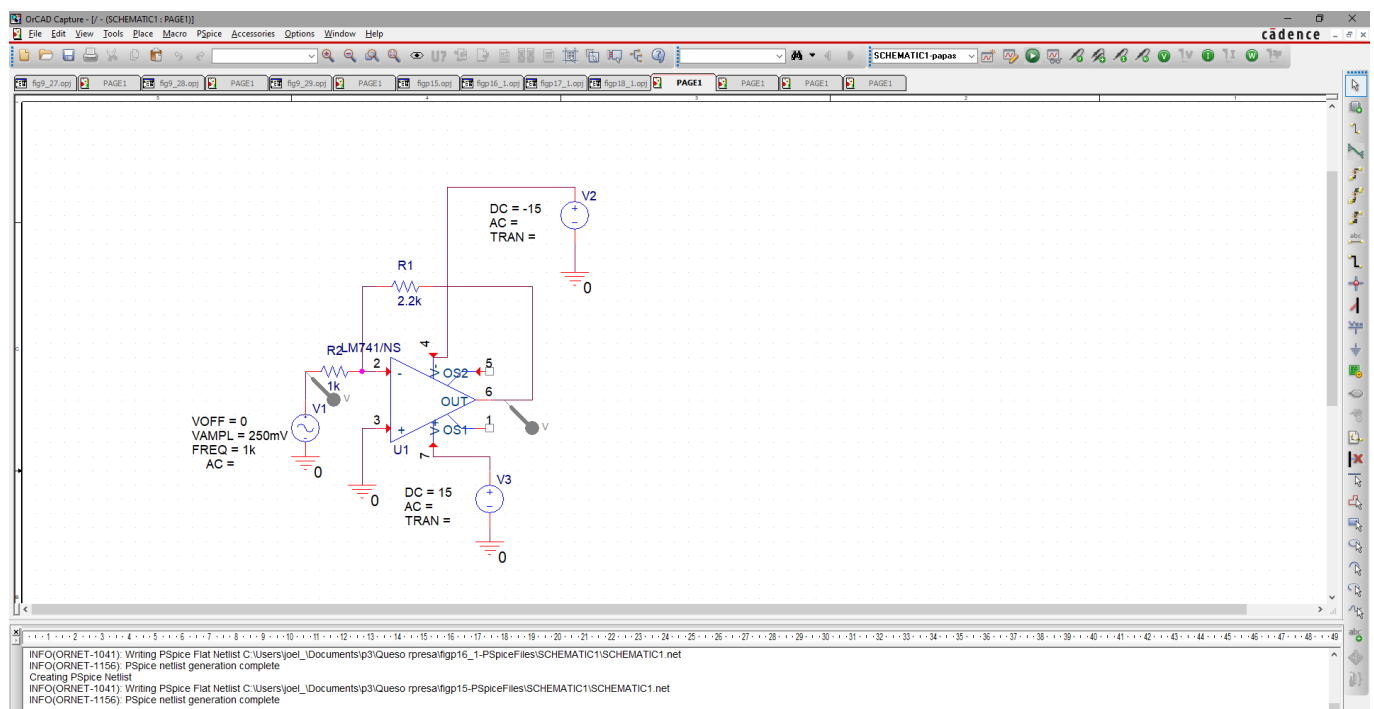


Figura 3: Circuito 2 No inversor:

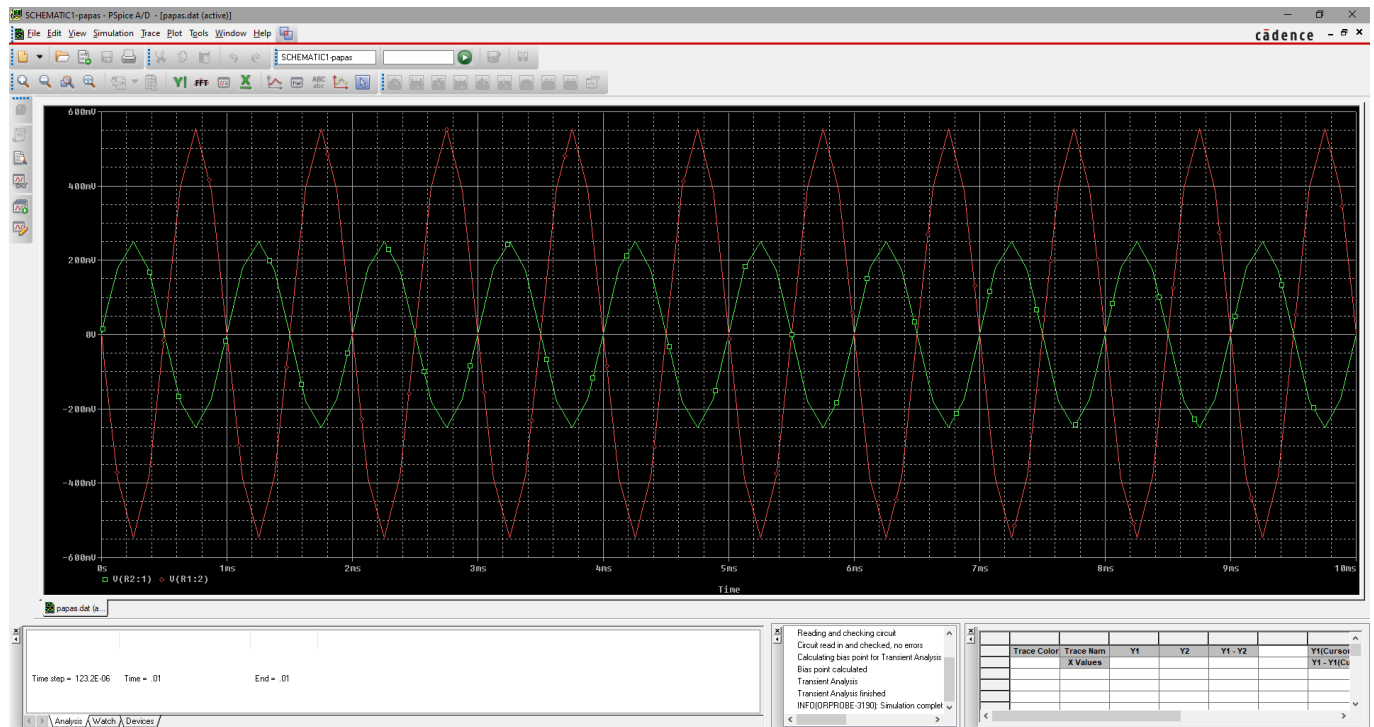


Figura 4: Onda 2 No inversa:

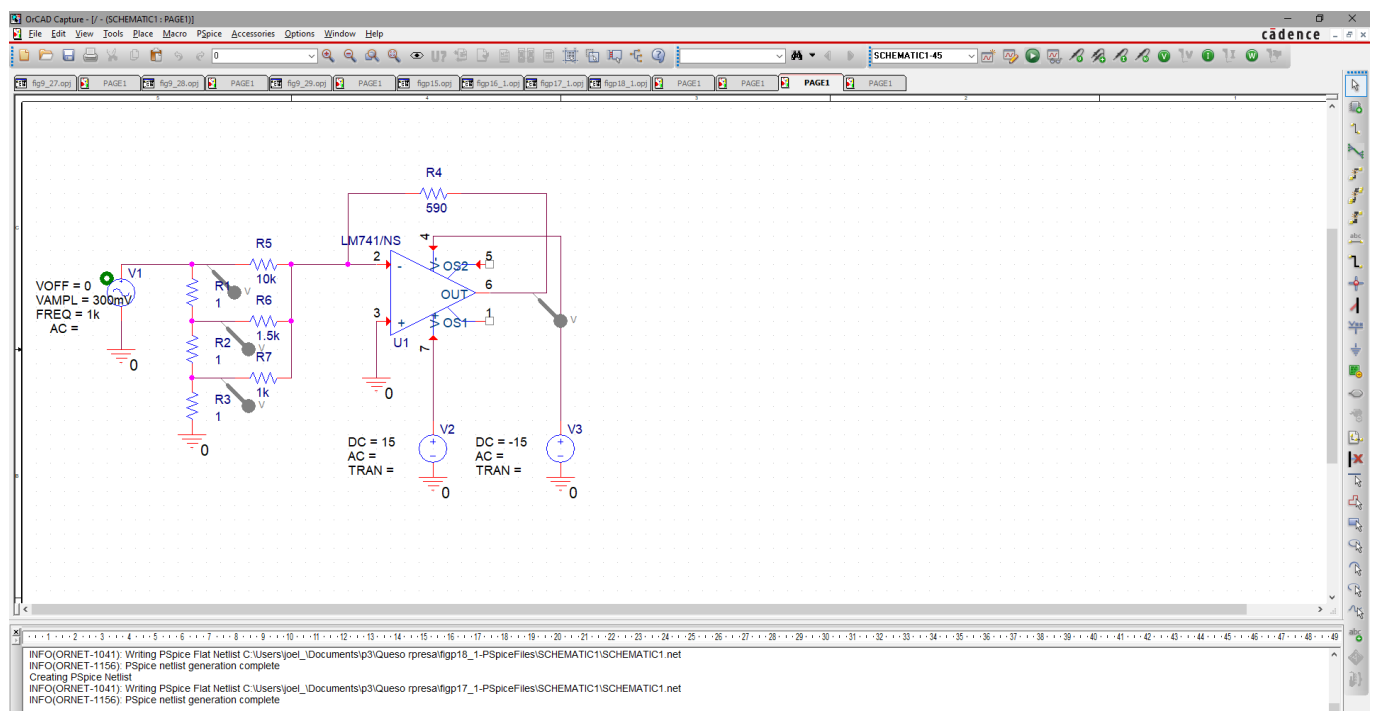


Figura 5: Circuito 3: Sumador

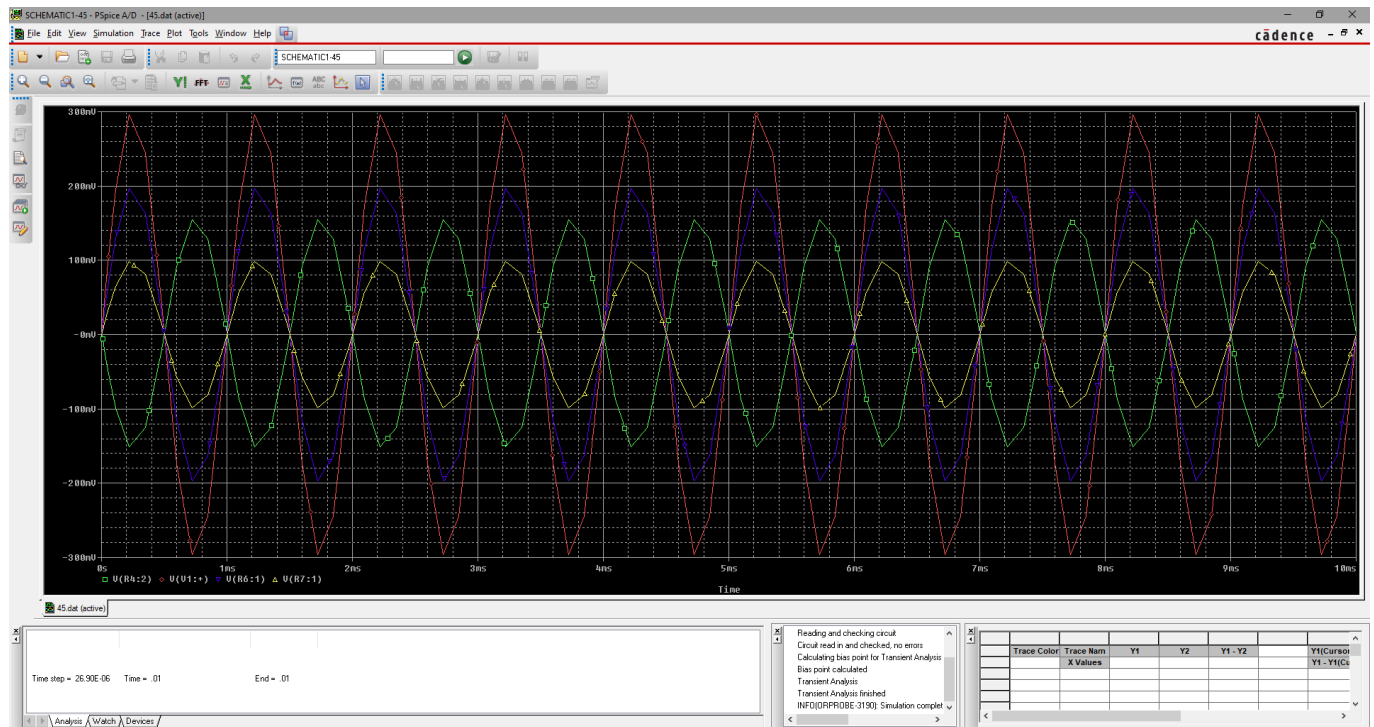


Figura 6: Onda 3: Sumador

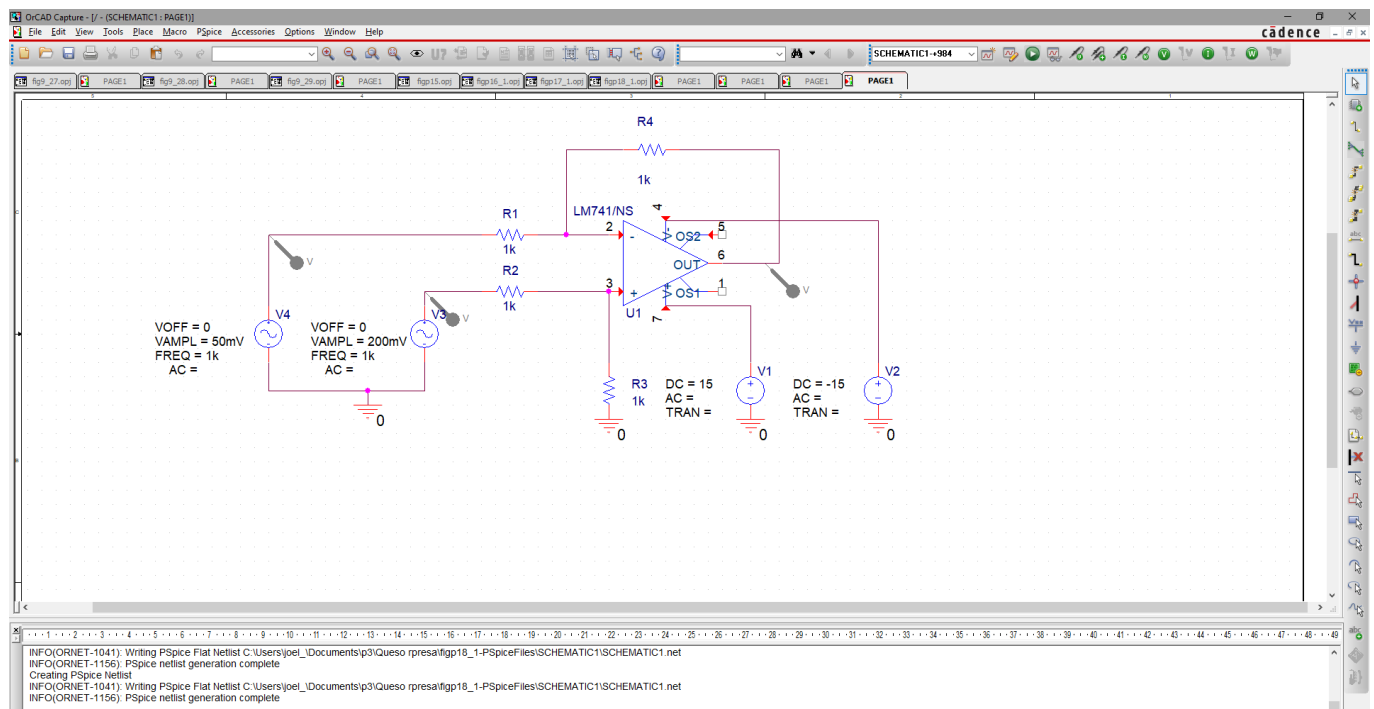


Figura 7: Circuito 4 restador:

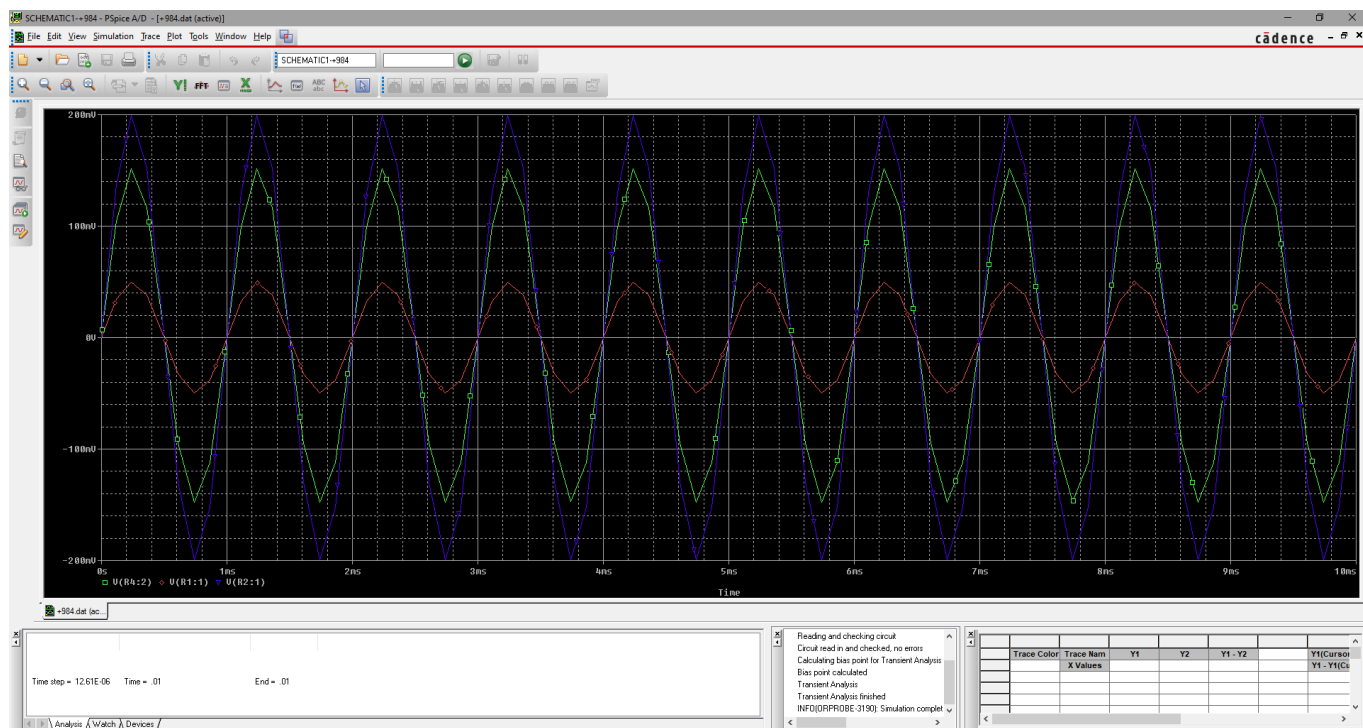


Figura 8: Onda 4 restada:

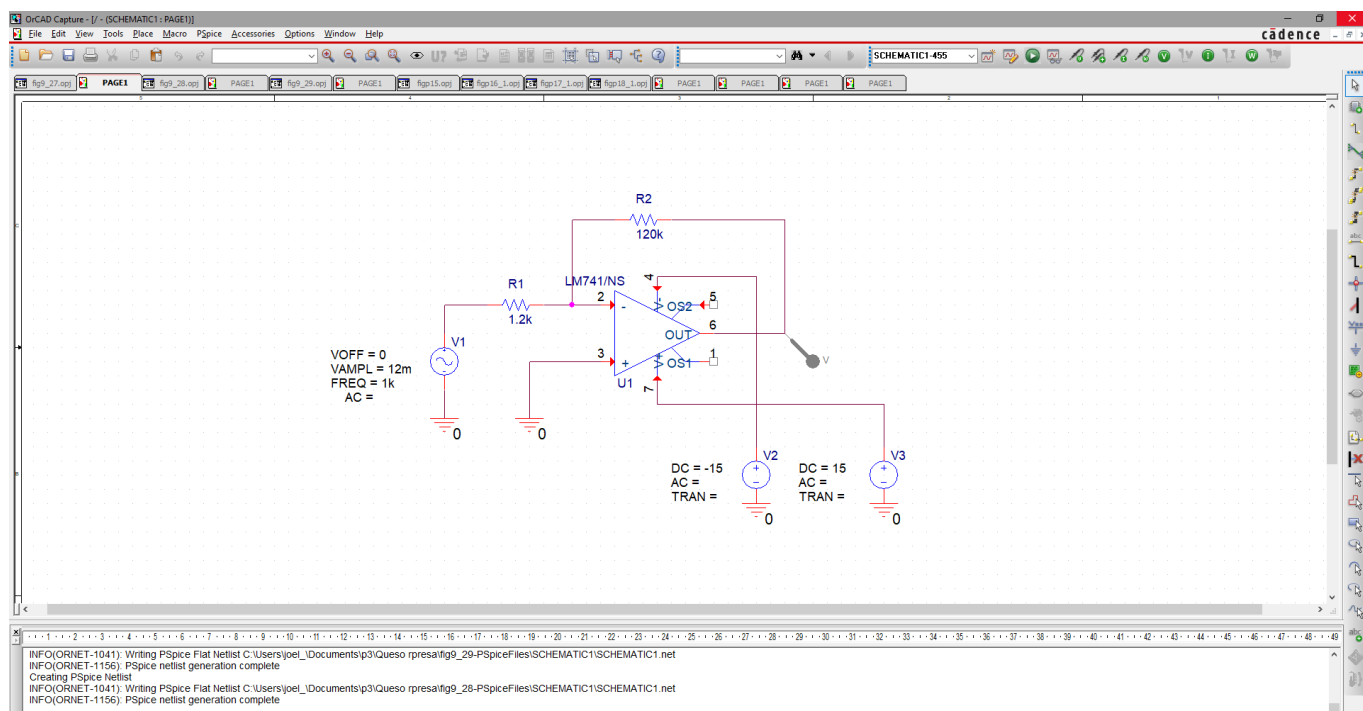


Figura 9: Circuito 5 inversor:

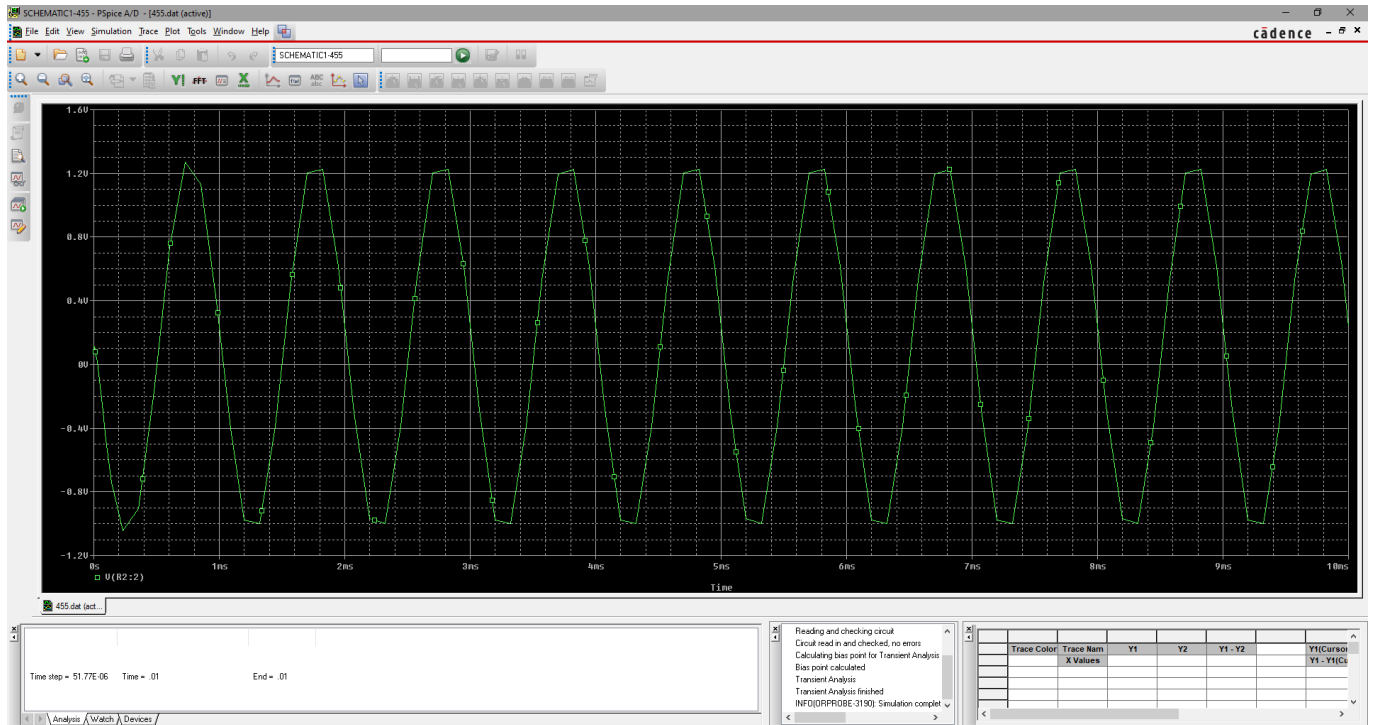


Figura 10: Onda 5 inversa:

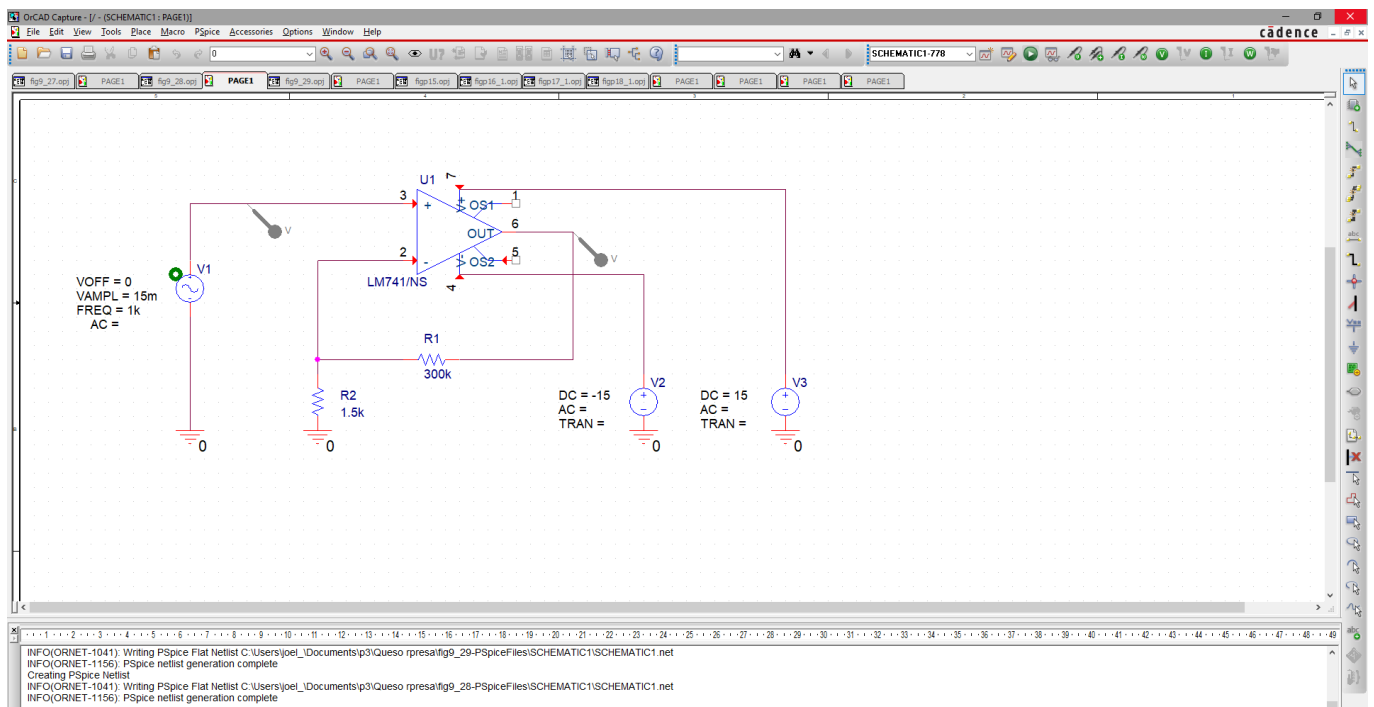


Figura 11: Circuito 6 Inversor:

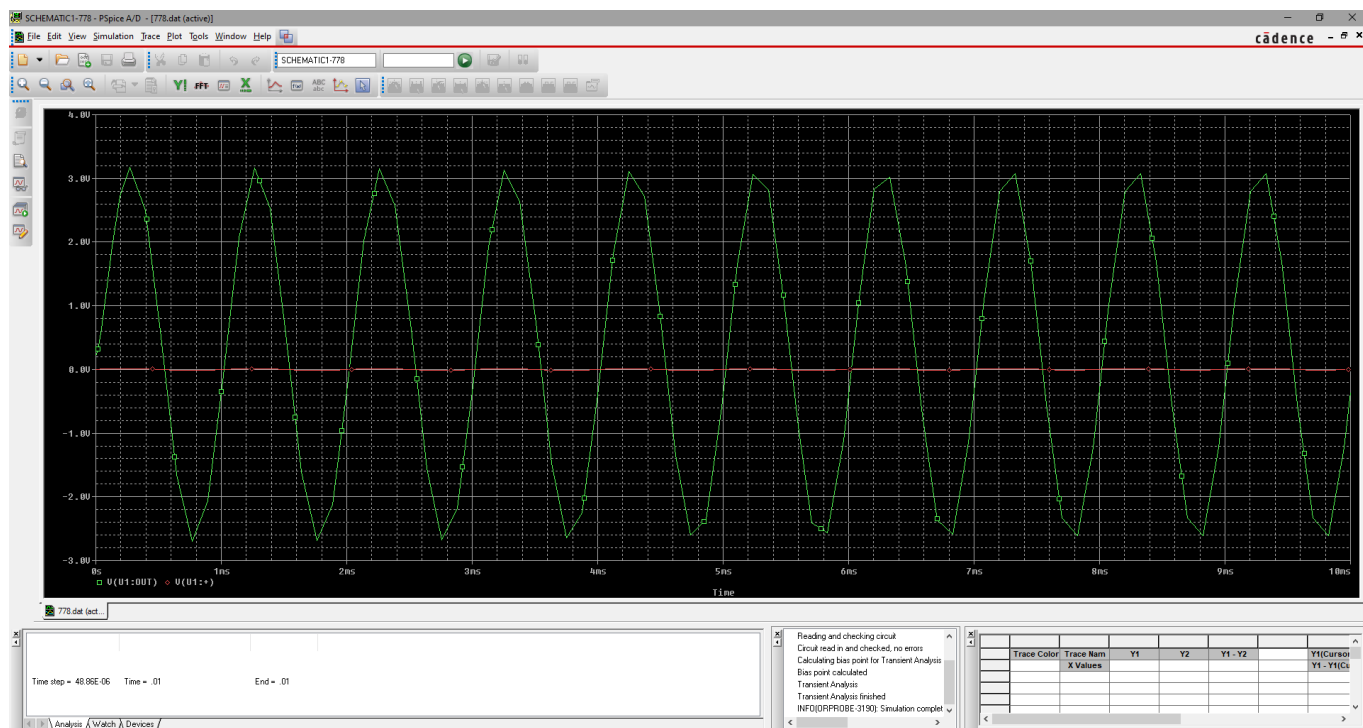


Figura 12: Onda 6 Inversa:

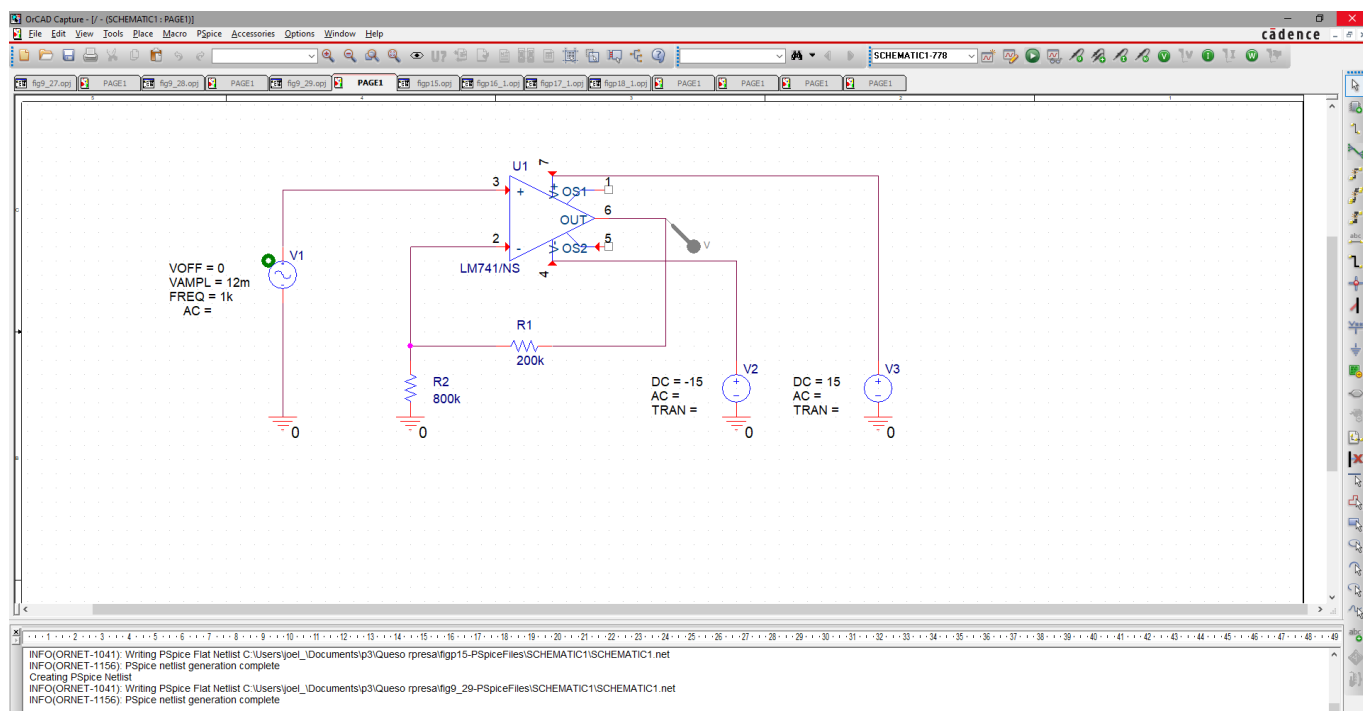


Figura 13: Circuito 7 No inversor:

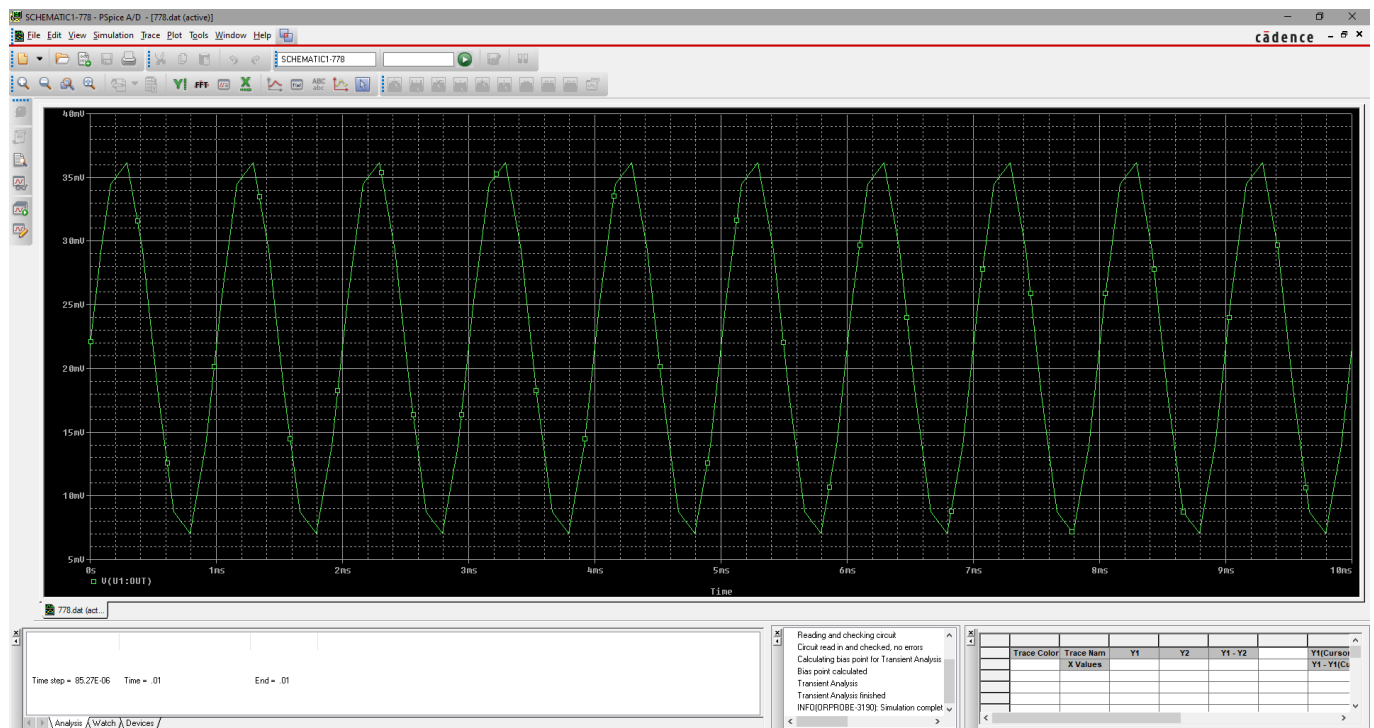


Figura 14: Onda 7 No inversa: