

ГУАП  
ФАКУЛЬТЕТ СРЕДНЕГО ПРОФЕССИОНАЛЬНОГО ОБРАЗОВАНИЯ

ОТЧЁТ  
ЗАЩИЩЁН С ОЦЕНКОЙ  
ПРЕПОДАВАТЕЛЬ

преподаватель		И. А. Юрьева
_____	_____	_____
должность, уч. степень, звание	подпись, дата	инициалы, фамилия

ОТЧЁТЫ О ЛАБОРАТОРНЫХ РАБОТАХ

по дисциплине: МДК 01.03

РАБОТУ ВЫПОЛНИЛ  
СТУДЕНТ ГР. №

C021		С. С. Гамуйло
_____	_____	_____
	подпись, дата	инициалы, фамилия

## СОДЕРЖАНИЕ

Лабораторная работа №1 .....	3
------------------------------	---

## **Лабораторная работа №1 - Изучение принципа построения микропроцессорной системы на базе 8-ми разрядного процессора**

Цель работы:

- изучить структуру эмулятора микро-ЭВМ;
- изучить состав, назначение и внутреннюю структуру отдельных устройств, входящих в МПС;
- закрепить полученные навыки по разработке простейших программ на языке ассемблера микропроцессора KP580BM80.

**Задание 1.** Описать состав и назначение основных узлов МП и заполнить таблицу

Узлы	Операционная часть	Управляющая часть	Блок регистров	Блок обмена
1	АЛУ	УУ, РК, РФ	А, А', Т	Буфер данных, буфер адреса
2	Схема выбора регистра (ДШ)	УУ, РК	В, С, D, E, H, L	Буфер данных
3	Схема инкрементации-декрементации	УУ	РА, УС, регистровая пара	Буфер данных, буфер адреса
4	Схема выбора кристалла	УУ	РА, РД	Буфер данных, буфер адреса
5	Схема десятичной коррекции	УУ	РФ	Буфер данных, буфер адреса

Узлы	Операционная часть	Управляющая часть	Блок регистров	Блок обмена
6	Формирователь сигналов управления	РГ байт состояния процессора	РФ	Буфер данных, буфер адреса

**Задание 2.** Определить системные сигналы управления, вырабатываемые формирователем сигналов управления (ФСУ)

Номер разряда регистра БСП	Байт состояния процессора (БСП) (назначение входных сигналов)	Системные управляющие сигналы
0	INTA	Подтверждение запроса на прерывание
1	WO#	Чтение-запись
2	STACK	Выбор регистра стека для записи
3	HLTA	Подтверждение останова
4	OUT	Вывод
5	M1	Цикл чтения/записи данных, прием первого байта команды
6	INP	Ввод
7	MR	Чтение памяти (запоминающее устройство)