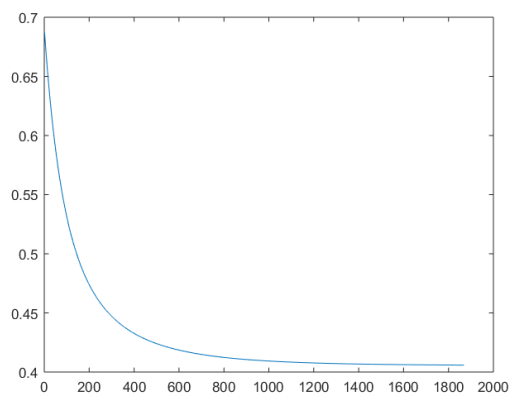


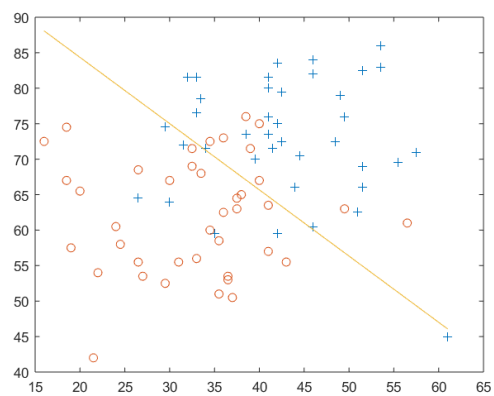
# 山东大学 计算机科学与技术 学院

## 计算机组成与设计 课程实验报告

学号：202012345678	姓名：你的姓名	班级：你的班级
实验题目：实验 2 逻辑运算电路		
实验学时：2h	实验日期：2020 年 9 月 23 日	
<b>实验目的：</b>  设计一个能实现 1 位逻辑乘 $ab$ 、逻辑或 $a + b$ 、半加 $(a \oplus b)$ 的逻辑运算电路。		
<b>实验软件和硬件环境：</b>  <ul style="list-style-type: none"><li>• QuartusII 软件</li><li>• Windows10 Intel(R) Core(TM) i7-8750H CPU @ 2.20GHz</li></ul>		
<b>实验步骤：</b>  段落段落段落段落段落段落段落 段落段落  <b>1 二级标题</b>  <b>1.1 三级标题</b>  有序列表  1. 迭代次数：1868  2. $\theta$ : [-0.0566, 1.4720, 1.5706]  3. 见：图1(a)  4. 见：图1(b)  5. 此学生不被录取的概率：0.6680		

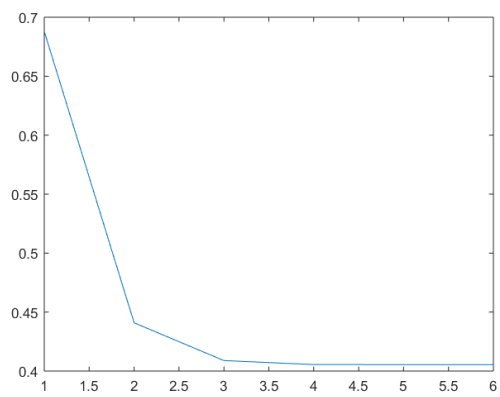


(a) Loss 变化曲线

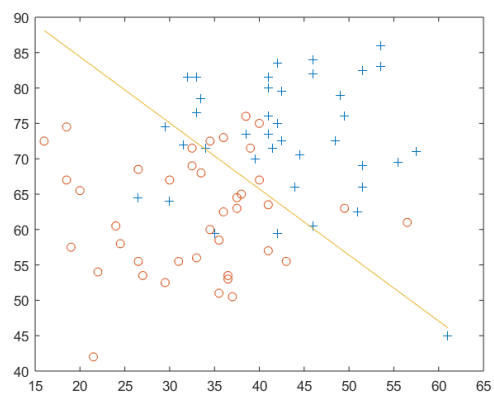


(b) Decision Boundary

图 1：梯度下降法



(a) Loss 变化曲线



(b) Decision Boundary

图 2：牛顿法