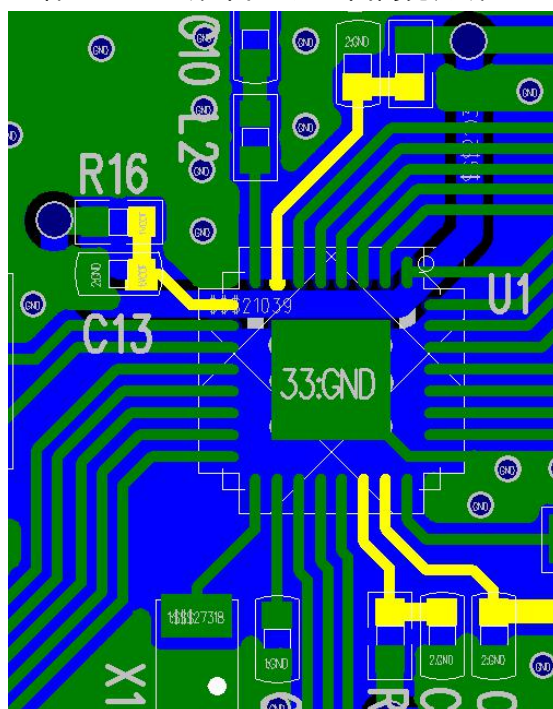


图表 2-3 BK3432 芯片部分的 Layout

6. 电源 Layout

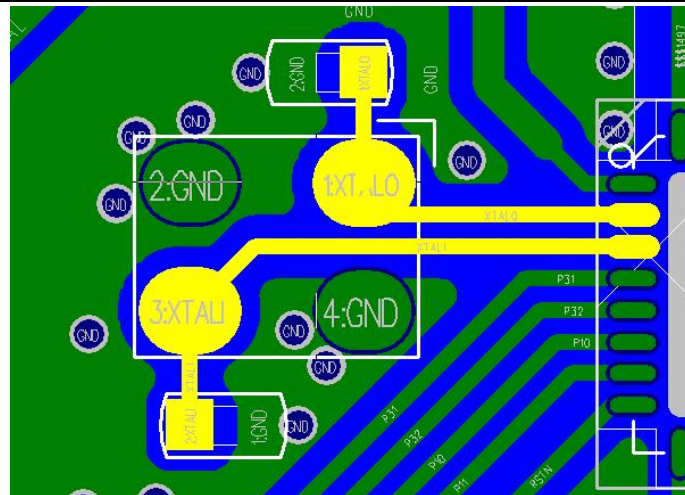
电容应靠近 BK3432 芯片 PIN 脚放置, 小电容需更靠近芯片 PIN 脚, 电源走线需先进入电容 PAD, 再从电容 PAD 上引线出来, 如下图高亮走线。



图表 4 电源的 Layout

7. 16M晶体 Layout

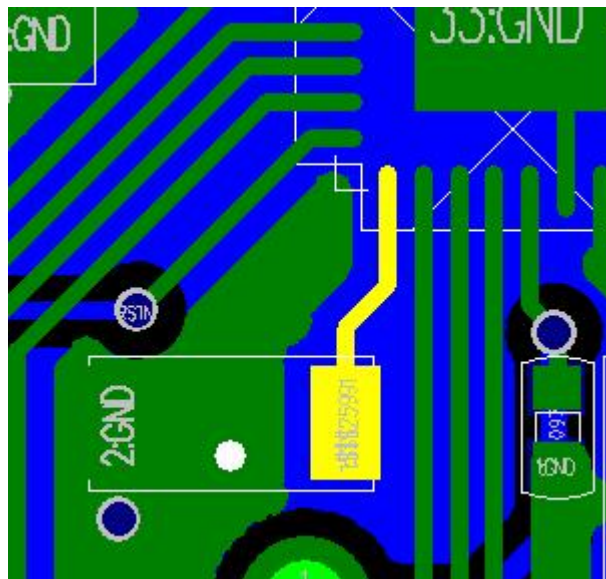
晶体对应的平面应尽量为完整地平面, 最好不要有任何走线和摆入元器件, 同在晶体同一层晶体的周围最好用地包住, 隔离其它走线和元器件, 尽量靠近芯片, 远离 RF 电源, 晶体两个地 PIN PAD 旁各放上地过孔 (Via), 确保晶体接地良好。如下图 BK3432 中的晶体底下为完整地平面。



图表5 16M晶体的 Layout

8. 32. 738KHz晶体谐振器 Layout

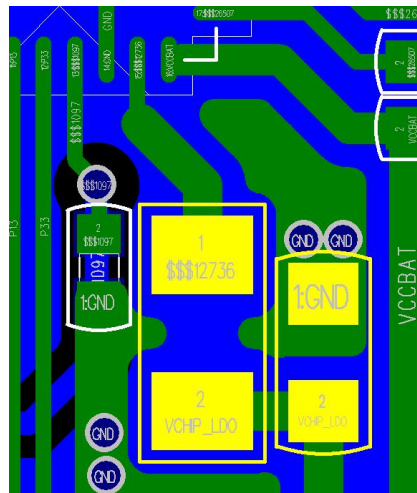
32. 768KHz晶体谐振器由于是直接连接 BK3432芯片上，没有外挂负载电容，所以 Layout应尽可能靠近芯片，周围也要有良好的地，选用的是圆柱状封装，所以摆放位置应注意，通常与芯片不摆放在同一面上，晶体尾端不要摆放在芯片的正下方，为了手工焊芯片时不要让 32. 768KHz晶体谐振器长期受高温易损坏。



图表6 32. 768KHz晶体的 Layout

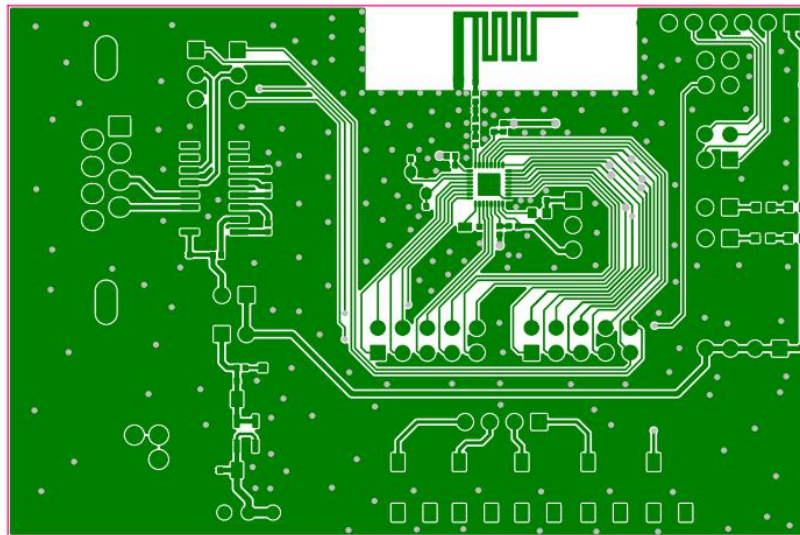
9. SW Layout

SW 走线尽量宽而短。其走线形成的交流环路的面积尽量要小，并构成良好的回路。电感选型电流需要能到达100MA以上。选型型号建议：MPH160809S2R2MT 顺络

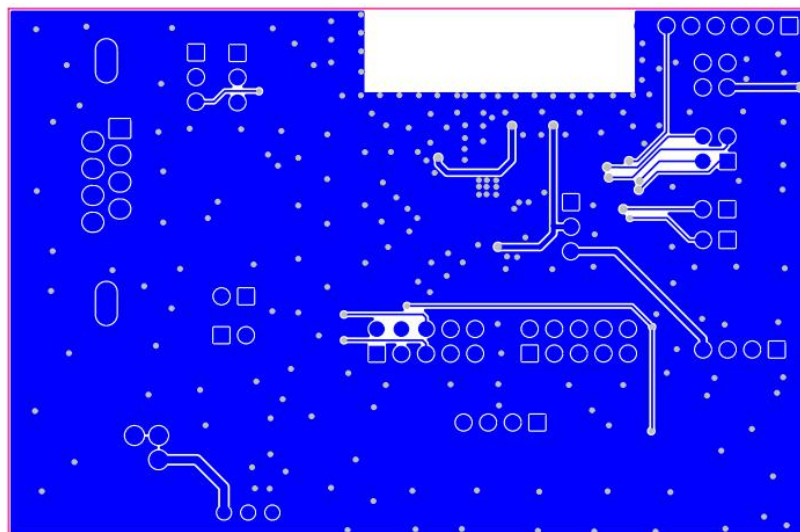


图表 7 SW Layout

10. 开发板的完整的 Layout



图表8 开发板顶层Layout



图表9 开发板底层Layout