1.设置频偏阈值

AT+SR=50\r\n

表示频偏限制在+-50K

2.设置循环次数

AT+SC=22\r\n

表示读取22次频偏，取中间值

3.设置接收板频偏

AT+SJ=0,8\r\n

AT+SJ=1,8\r\n

1. 表示设置结果是-8K，减 频偏高于2.440G
2. 表示设置结果是+8K，加

设置的频偏必须为2的倍数。

程序上电后默认配置为：

1. 待测板频偏范围为+-50KHz
2. 读取22次频偏，去掉最大及最小值，计算其中间值；
3. 接收板频偏为8K（这个是我自己的开发板的频偏，具体需要根据dongle的频偏进行设置）
4. UART配置：115200 UART1