# 大连理工大学

课程名称: <u>计算机组成与结构</u> 试 卷: <u>A</u> 考试形式 <u>闭</u>卷 授课院(系): <u>软件学院</u> 考试日期: <u>2007</u> 年 1 月 18 日 试卷共 6 页

	_	=	Ξ	四	五	六	七	八	九	+	总分
标准分	15	10	12	12	12	15	24				100
得分											

装

## **一、(15分, 每空1分)填空题**

- 120 777 - 727 777 77 TE
1. 冯•诺依曼计算机硬件由、、、、输入设备和
输出设备五大部件组成。
2. 根据目前常用的存储介质,可以把存储器分为、和
光存储器三种。
3. 存储器堆栈中需要一个
始终指示在堆栈的。.
4 DMA 数据传送过程可以分为、数据块传送和三个阶段。
5.要组成容量为4K×8位的存储器,需要片4K×1位的静态RAM
芯片并联,或者需要片 1K×8位的静态 RAM 芯片串联。
6. 在原码、补码、反码表示中,
7. 某字长为 16 位的计算机中,若存储器容量为 512KB,按字编址,则需要
条地址线和条数据线。
8. 某机器指令系统中,指令的操作码为8位,则该指令系统最多可以有

线

订

## 二、(10分, 每题1分)单项选择题

- 1. 8 位定点补码整数的表示范围是。
- A. -128~+128

B. -127~+127

C. -127~+128

- D. -128~+127
- 2. CPU包括 两部分。
- A. ALU 和累加器

B. ALU 和控制器

C. 运算器和控制器

- D. ALU 和主存储器
- 3. 原码一位乘法中,被乘数 X 的原码为 $\cdots X_n$ ,乘数 Y 的原码为 $\cdots Y_n$ ,则乘积的符号为\_\_\_。

A. 与数值部分一起参加运算	B. 等于 X <sub>0</sub> +Y <sub>0</sub>							
C. 等于 X <sub>0</sub> • Y <sub>0</sub>	D. 等于 X <sub>0</sub> ⊕ Y <sub>0</sub>							
4. 选择通道上可联接若干设备,	其数据传送是以为单位进行的。							
A. 字节 B. 数据块	C. 字 D. 位							
5. 在采用 DMA 方式中的 I/O 系	统中,其基本思想是在之间建立直接							
数据通路。								
A. CPU 与外围设备	B. 主存与外围设备							
C. 外设与外设	D. CPU 与主存							
6. 己知 Cache 容量为 32 块,主	存容量为256块,当直接映像时,主存的							
253 块映像到 Cache 的第块。								
A. 3 B. 29	C. 18 D. 21							
7. 动态 RAM 的特点是。								
A. 不断电的情况下, 信息不会 [	自动消失							
B. 信息必须在不断刷新的帮助 <sup>-</sup>	下才能保持							
C. 信息在断电后仍能保持	D. 信息不能随便修改							
8. 寄存器 A 中存数为 9EH, 经运	过一次操作,它可以变为 CFH。							
A. 算术左移 B. 算术右移	C. 逻辑右移 D. 大循环左移							
9. 指令系统中采用不同寻址方式	C <mark>的目的是。</mark>							
A. 实现存储程序与程序控制	TXI							
B. 缩短指令长度,扩大寻址空间	可, <mark>提高编程灵活性</mark>							
C. 可以直接访问外存								
D. 提供扩展操作码的可能并降位	氐指令译码的难度							
10. 下列四项中,不符合 RISC 3	指令系统的特点是。							
A. 指令长度固定,指令种类少								
B. 寻址方式种类尽量减少,指令	令功能尽可能强							
C. 增加寄存器的数目,以尽量;	减少访存次数							
D. 选取使用频率最高的一些简-	单指令,以及很有用但不复杂 <mark>的指令</mark>							
替换为:								
11. 按 Flynn 分类法,超级标量	处理机属于系统结构。							
	理机 C. MISD D. MIMD							

1. 试用变形补码计算并判别运算结果的正确性。

(1)(4分)已知 x=-0.001001 y=-0.010011

[求]x+y=?

(2)(4分)已知 x=+ y= [求]x-y=?

2. (4分) 当从磁盘中读取数据时,已知生成多项式为  $G(x) = x^3 + x^2 + 1$ ,读出的 CRC 码 M(x) = 1110110,试问该数据是否正确?

四、(12 分) 已知两个浮点数  $X=2^{(+010)}_2X(-0.1110)$ , $y=2^{(+100)}x(-0.0010)$ ,设阶码 4 位(含阶符 1 位),尾数 5 位(含尾符 1 位),通过补码运算规则求出 x+y 的二进制浮点规格化结果,并写出运算步骤。

五、(12分) 某机磁盘组有 4 个盘片, 6 个可记录面, 每个记录面的内磁道直径为 22cm, 外磁道直径为 33cm, 最大位密度为 1600bit/cm, 道密度为 80 道/cm, 转速为 3600r/min。问:

- 1. 磁盘组的总存储容量是多少?
- 2. 数据传输率是多少?
- 3. 如果某文件长度超过一个磁道的容量,应如何存放?

六、(15分)某机器主存容量为 $8K\times8$ 位,现有RAM存储芯片容量为 $2K\times4$ 位,地址总线 $A_{15}\sim A_{0}$ 。双向数据总线 $D_{7}\sim D_{0}$ 。由R/W及MREQ信号控制读写。要求:

- 1. 计算出所需 RAM 的芯片数;
- 2. 将设计的 RAM 同 CPU 连接, 画出逻辑框图。

## 七、(24分,每小题6分)简答下列各题:

- 1. CPU 中控制器的功能有哪些? 它由哪些部件组成的?
- 2. 什么是中断? 实现一次中断过程需要经过哪些步骤?
- 3. 哪种存储器需要不断刷新? 为什么? 常用的刷新方法有哪几种? 简述各自的特点。
- 4. 说明打印机的分类方法,并说明激光打印机的工作原理及其印字过程。

## 计算机组成与结构 2007 年答案

- 一. 填空题
- 1. 运算器、存储器、控制器
- 2. 半导体存储器、磁表面存储器
- 3. 寄存器/存储器单元/堆栈指针/ 栈顶
- 4. 传送预前处理 传送后处理
- 5. 8
- 6. 补
- 7. 19 16
- 8. 2 的 8 次方
- 二. 单项选择题
- 1-5.DCDBB 6-11.BBBBBD
- $\Xi$ . 1. (1).
- 1, -0.011100
- 2, [x]补=11.110111 [y]补=11.101T
  - 11.110111
- +11.101101

1 1 . 1 0 0 1 0 0

符号俩位11相同 不溢出 结果正确

(2)

 $[-y] \stackrel{?}{\Rightarrow} = 0 \ 0.1 \ 0 \ 1 \ 1 \ 0 \ 1$ 1 1 0 0 1 1 [x]补=00 0 0 . 1 1 0 0 1 1

+00.101101

0 1 . 1 0 0 0 0 0

符号两位 0 1 不相同 溢出 结果不正确

**2.**方法 **1**:1110110直接除1101 余数不为0,不正确; 方法2: 生成多项式编码: 1101 则k=4; 左移k-1位=3位 因此余数应为3;

由题给CRC码可知余数为110(1);

原M(x)× x的3次方为1110000;

 $1\ 1\ 1\ 0\ 0\ 0\ 0\ /\ 1\ 1\ 0\ 1 = 1\ 0\ 1\ 0 + 0\ 1\ 0\ /\ 1\ 0\ 1\ 1;$ 

即余数为010与(1)不同(或这数据是1110010与题给不同) 所 以该数据不正确!

四.

1,对阶操作

阶差: 「010]补+「-100]补=1110

X阶码小,其尾数右移两位,保留阶码  $E = 0 \ 1 \ 0 \ 0$ 

- x 尾数的补码: 1 1 1 0 0 1 0 划线是右移出去保留的两位
- 2, 尾数相加
- x 尾数补码+ y 尾数补码= 1 1 0 1 0 <u>1 0</u>
- 3,规格化操作

左规 移 1 位,结果 = 1 0 1 0 1 0 0; 阶码 - 1, E = 0 0 1 1

4,舍入

附加位最高位为 0 ,直接舍去最后两位 尾数补码: 1 0 1 0 1 尾数=-0.1011

5, 判溢出

街码符号位本题中虽只有一位符号位但实际以两位算是 0 0 , 故不溢出, 最终结果: 2 的 0 1 1 次方×(-0.1 0 1 1)

Ŧi.

- 1,磁盘容量=记录面数×每面磁道数((外径-内径) / 2 ) ×每道信息量(内径周长×位密度)= 7 0 M B
- 2,数据传输率:内径周长×最大位密度×转速=800kb/s;

注: 若已知是位密度,算法如下:

数据传输率=(外圈速率(外径周长×位密度×转速)+内圈速率(内径周长×位密度×转速))/2

3,存于其它盘面的同一编号的磁道上 ("磁道"可为"扇区") 注意:本题是在非格式化情况下!!

六.

1,  $8 \times 8 / (2 \times 4) = 8$ 

2,

字扩展 4 位 位扩展 2 位 上下各四个芯片两两并联

RAM 地址线11根 主存地址线 13根

用 2 4 译码器 CPU 12 13 位 (此时 14 15 位空出即可)直接连译码器左两根接线处 24 译码器右四根线分别连芯片已经分号的四个组!

注:38译码器 左接线处用A B;C接地;左边从上往下依次连1 2 3 4 四根线即可!

七.

### 1.

- 1,取指令 分析指令 执行指令
- 2,程序计数器(PC) 指令寄存器(IR) 指令译码器和操作译码器脉冲源及起停线路 时序控制信号形成部件

#### 2.

中断是由I/O设备或其他非预期的的急需处理的事件引起的,它使CPU暂时中断现在正在执行的程序,而转至另一服务程序去处理这些事件。处理完后再返回原程序。

步骤: 关中断一保存断点和现场一判断中断源, 转入中断服务程序一开中断一执行中断服务程序一退出中断(关中断一恢复现场和断点一开中断一返回断点)

- (1) 关中断
- (2) 保存断点和现场
- (3) 判断中断源,转向终端服务程序
- (4) 开中断
- (5) 执行中断和服务程序
- (6) 退出中断

微程序控制器的基本工作原理/ P186

I/O 控制方式 P333

### 3.

- 1, 动态存储器。
- 2, 通过不断刷新, 保证存储的信息不致丢失
- 3,集中式刷新,分布式刷新
- 4,集中式刷新:在一个刷新周期内,利用一段固定时间,依次对存储器的所有行逐再生,此期间停止对存储器读写

分布式刷新:在2ms时间内分散的将1024行刷新一遍(将刷新周期除以做法,得到两次刷新操作之间的最小时间间隔t,利用逻辑电路每个时间t产生一次刷新请求)

#### 4.

1.按印字原理分为击打式和非击打式 按工作方式划分分为串行打印机和行式打印机 宽行/窄行打印机 图形/图像打印机,黑白/彩色打印机 2. 工作原理: 激光技术和电子照相技术结合 印字过程: 带电 曝光 显影(显像) 转印 定影(固定) 清除残像

