

AddressBus0—AddressBus15 的管脚分别是 3—10, 14—18, 43, 44, 46

ExAddressBus0—ExAddressBus12 的管脚分别是 189, 191, 188, 192—195, 199—204

ExAddressBus13—ExAddressBus15 管脚没有焊线

DataBus0—DataBus15 的管脚分别是 20—24, 27, 29—31, 33—37, 41, 42

ExDataBus0—ExDataBus15 的管脚分别是 163—168, 172—176, 178—181, 187

/MIO,REQ,/WE 的管脚分别是 134,135,142

CLK 管脚 pin182, Reset 管脚 pin160,
FPGA 上方 FPGA 的/CS 管脚 pin206,
FPGA 上方 FPGA 的/OE 管脚 pin146,
FPGA 上方 8251 的/CS 管脚 pin151,
FPGA 上方 8251 的/RD 管脚 pin150,
FPGA 上方 8251 的 C/D 管脚 pin152,
FPGA 上方 8251 的/WR 管脚 pin154,
FPGA 上方 8251 的 CLK 管脚 pin161,
FPGA 上方 8251 的/RCX 管脚 pin162,