Informe GanttProject

Proyecto: Circuito Antirebote

Inicio: 8/05/21

Fin: 27/05/21

Organización : Facultad de Ingenieria - UNSJ

Página web :

Descripción :

Circuito antirebote conformado por compuertas NAND, donde sus salidas se encuentran interconectadas entre si permitiendo obtener una señal estable para llaves mecanicas. El circuito es controlado por flanco positivo del reloj y reset activo en bajo.

Date: 03-jun-2021 21:30:05

| Lista de tareas | | | | | | | | |
|-------------------------|-----------------|--------------|-------|------------------|--|--|--|--|
| Nombre | Fecha de inicio | | Horas | Recursos | | | | |
| | recha de micio | Fecha de fin | | | | | | |
| Descripcion de Hardware | 8/05/21 | 10/05/21 | 3 | Ing. Electronico | | | | |
| Simulacion Funcional | 9/05/21 | 11/05/21 | 2 | Ing. Electronico | | | | |
| Prueba Placa | 26/05/21 | 27/05/21 | 1 | Ing. Electronico | | | | |

| Lista de recursos | | | | | | | |
|-------------------|------------------------|--|--------|---|--------|--|--|
| Nombre | Función | Costo Total + IVA [Pesos] Total Horas Costo/Hora [Pesos] | | | | | |
| Ing. Electronico | Encargado del proyecto | 400 | 2904.0 | 6 | 2400.0 | | |

Diagrama de Gantt

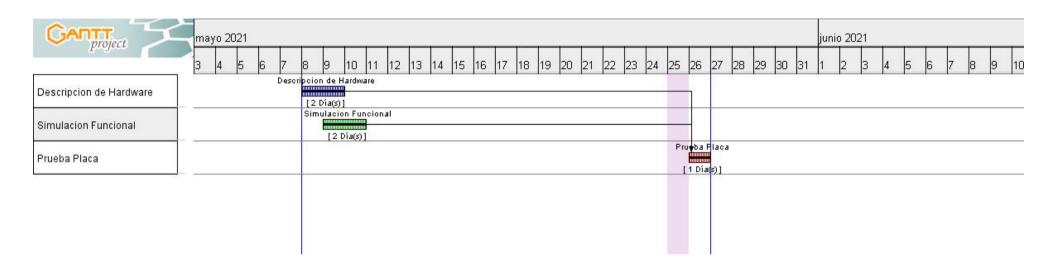


Diagrama de recursos

