

# Informe GanttProject

Proyecto : Laboratorio 3

Inicio : 6/05/21

Fin : 6/06/21

Organización : Facultad de Ingenieria - UNSJ

Página web :

Descripción :

Diseño de Circuitos Logicos Secuenciales usando tanto instrucciones secuenciales como concurrentes.

Date : 03-jun-2021 21:01:55

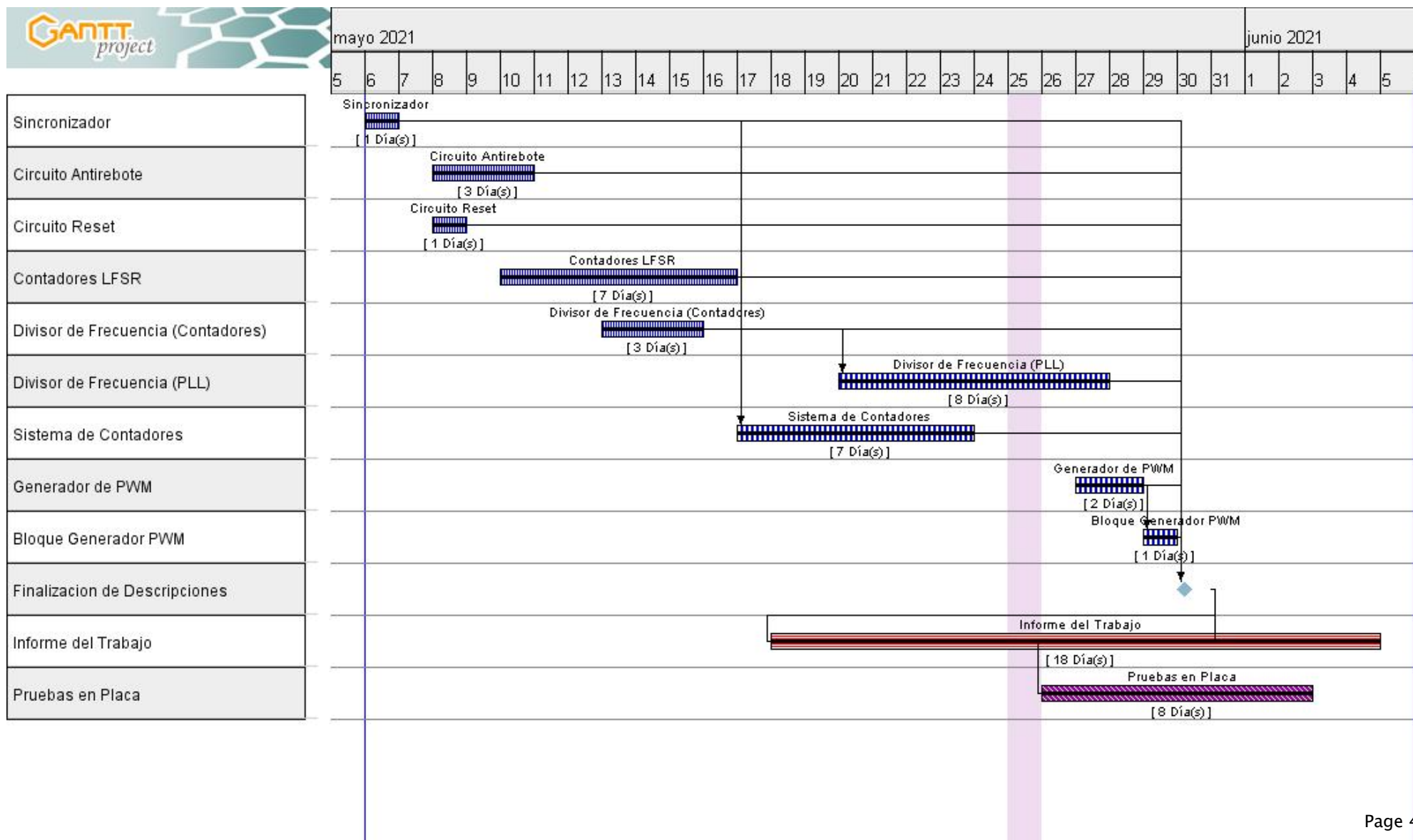
## Lista de tareas

Nombre	Fecha de inicio		Fecha de fin	Horas	Recursos
Sincronizador	6/05/21	7/05/21	5		Ing. Electronico
Circuito Antirebote	8/05/21	11/05/21	5		Ing. Electronico
Circuito Reset	8/05/21	9/05/21	3		Ing. Electronico
Contadores LFSR	10/05/21	17/05/21	12		Ing. Electronico
Divisor de Frecuencia (Contadores)	13/05/21	16/05/21	7		Ing. Electronico
Divisor de Frecuencia (PLL)	20/05/21	28/05/21	15		Ing. Electronico
Sistema de Contadores	17/05/21	24/05/21	15		Ing. Electronico
Generador de PWM	27/05/21	29/05/21	4		Ing. Electronico
Bloque Generador PWM	29/05/21	30/05/21	2		Ing. Electronico
Finalizacion de Descripciones	30/05/21	31/05/21	0		
Informe del Trabajo	18/05/21	6/06/21	25		Ing. Electronico
Pruebas en Placa	26/05/21	3/06/21	11		Ingeniero Ayte

## Lista de recursos

Nombre	Función	Costo Total + IVA [Pesos]			
		Costo/Hora [Pesos]	Total Horas	Costo Parcial [Pesos]	
Ing. Electronico	Encargado del proyecto	400	50336.0	104	41600.0
Ingeniero Ayte	Encargado del proyecto				

# Diagrama de Gantt



## Diagrama de recursos

