

Informe GanttProject

Proyecto : Circuito Reset

Inicio : 8/05/21

Fin : 27/05/21

Organización : Facultad de Ingenieria – UNSJ

Página web :

Descripción :

Circuito de reset activo asincrónicamente y desactivado sincrónicamente. El circuito es controlado por flanco positivo del clock.

Se usa un reset activado asincrónicamente para evitar problemas con registros que funcionan con distintos clocks. Mientras que la desactivación sincrónica se utiliza para evitar la violación de los tiempos de recuperación y remoción.

Date : 03-jun-2021 21:21:52

Lista de tareas

Nombre			Horas	Recursos
	Fecha de inicio	Fecha de fin		
Descripcion de Hardware	8/05/21	9/05/21	1	Ing. Electronico
Simulacion Funcional	8/05/21	9/05/21	1	Ing. Electronico
Prueba Placa	26/05/21	27/05/21	1	Ing. Electronico

Lista de recursos

Nombre	Función	Costo Total + IVA [Pesos]		Total Horas	Costo Parcial [Pesos]
		Costo/Hora [Pesos]			
Ing. Electronico	Encargado del proyecto	400	1452.0	3	1200.0

Diagrama de Gantt

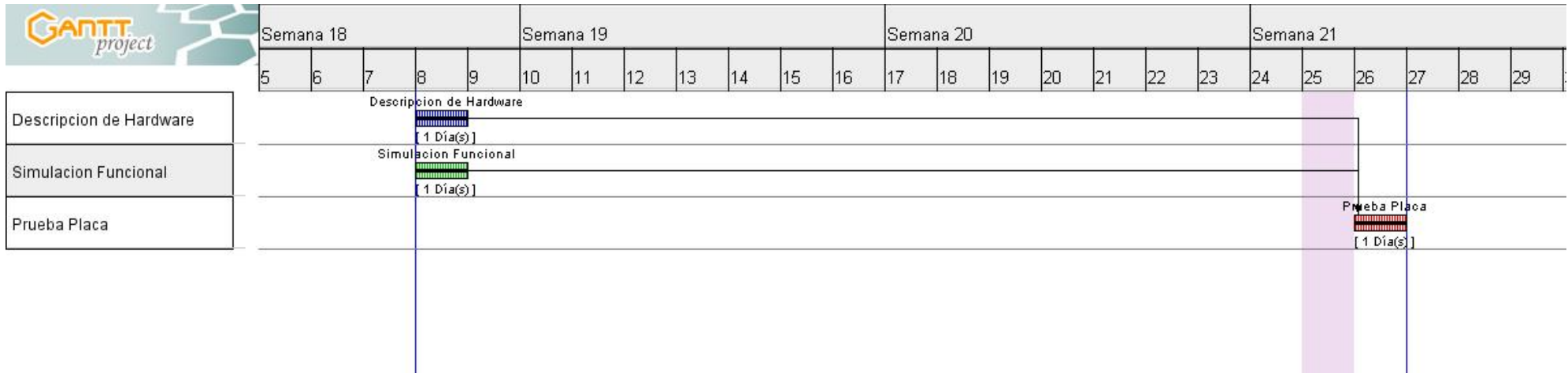


Diagrama de recursos

