# VIDEOJUEGO: One of the second second

Melisa Saucedo Sánchez A01748077 Leonardo Madrid Morales A01747964

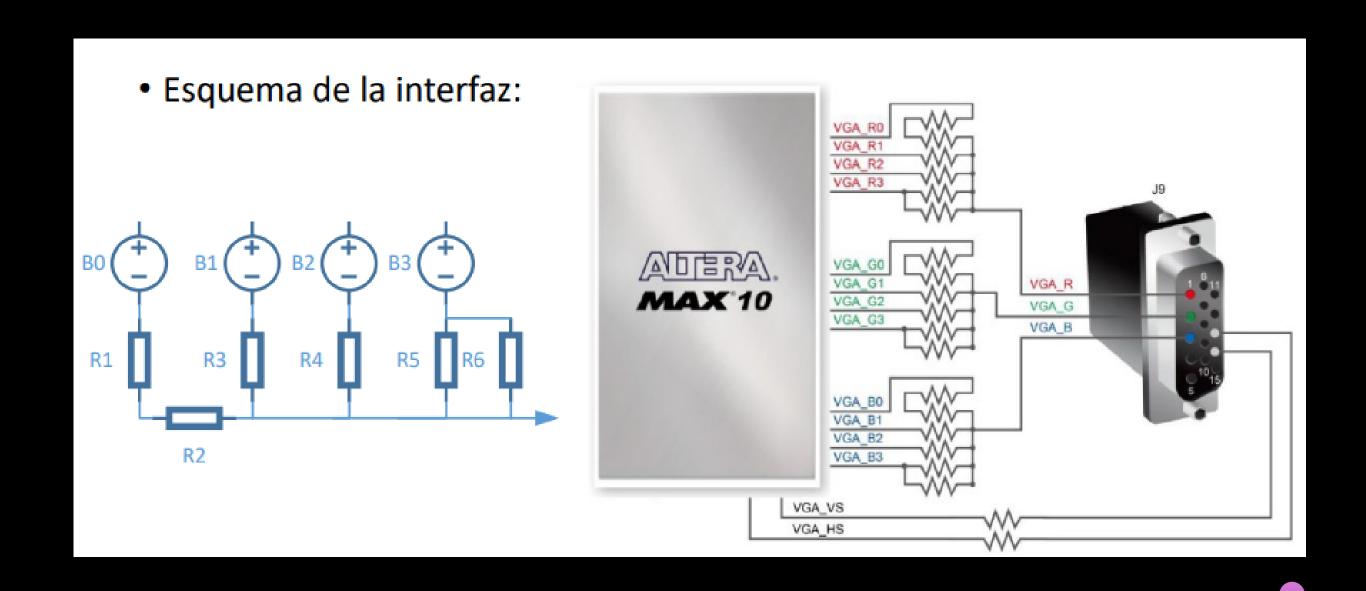
Prof: Dr. Andrés David García García y Dr. Francisco Javier Ortiz Cerecedo Grupo 101

#### 

Lenguaje VHDL

VGA (comunicación CPU con monitor)

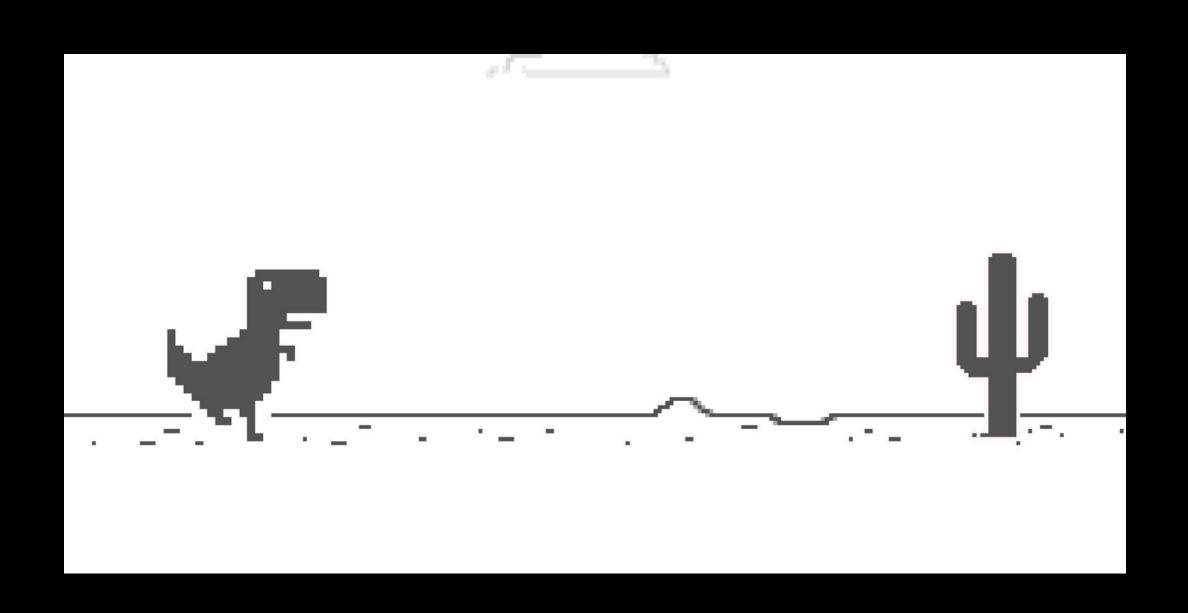
```
use ieee.std_logic_unsigned.all;
     □Entity DINO_TOP is
           port(CLK, RST, START : in std_logic;
                                    : in std_logic;
12
                                    : IN STD_LOGIC;
13
                                    : out std_logic;
                 VSYNC
14
                 HSYNC
                                    : out std_logic;
                                   : out std_logic_vector(3 downto 0);
: out std_logic_vector(3 downto 0);
: out std_logic_vector(3 downto 0));
15
16
17
18
       end entity;
19
20
21
22
23
     □Architecture ARC of DINO_TOP is
           --COMPONENTES
           component DIVISOR_FREC is
24
25
26
               port(clk, rst : in std_logic;
                               : out std_logic);
           end component;
27
28
           COMPONENT CONT_H800 is
29
               PORT(CLK, RESET : IN STD_LOGIC;
30
31
                               : OUT STD_LOGIC;
                               : OUT STD_LOGIC;
32
                               : OUT STD_LOGIC_VECTOR(9 DOWNTO 0));
                  COUNT
           END COMPONENT;
```



### 

Recrear el videojuego de "Dino Run" de Google Chrome Siendo fieles al diseño y a su funcionalidad





### ¿POR QUÉ LO ESCOGIMOS?

Explorar la parte creativa, apostar por un diseño visual atractivo

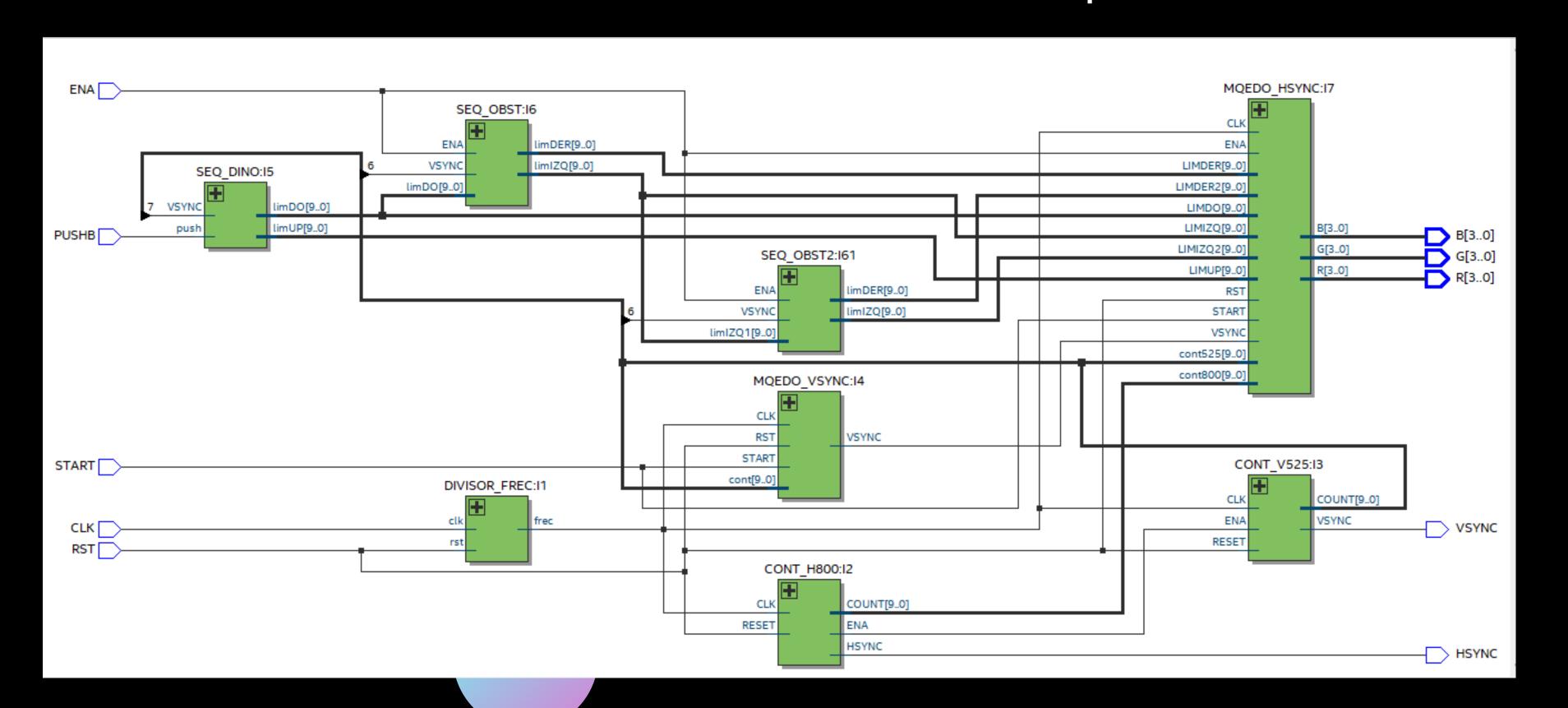
Trabajar con diferentes escenarios dentro de las secuencias. (cuando hay salto, colisionan, más objetos).

Probar hacer secuencias de contadores, con determinados rangos y posiciones.

Es un juego entretenido, sin necesidad de jugador, y sin hacerse tedioso con el tiempo.

# ECOMOLO DISEÑAMOS?

- A partir del diseño del VGA cruz
  Preguntándonos cuáles iban a ser nuestros elementos a trabajar, cuáles iban a ser sus funciones, cómo tenían que interactuar





# ECÓMO LO DISEÑAMOS?

#### Sus componentes:

- Divisor de frecuencia : para que haya un cuadro visible de 640 x 480 pixeles a 60 cuadros/segundo.
- Contador 800 y 525 : para establecer los pixeles verticales y horizontales.
- Máquinas de estados: la vertical para enviar las señales de sincronía a la horizontal y esta pueda "pintar" los pixeles señalados por los contadores.
- Secuencia dinosaurio: donde definimos el salto, su rango y sus condiciones.
- Secuencias objetos: al igual que la del dinosaurio, definimos su trayectoria, sus rango y sus condiciones.

#### ¿CÓMO FUE NUESTRA EXPERIENCIA CON DISEÑO CON LÓGICA PROGRAMABLE?

Fue bastante retador, es cuidar los detalles, tener muy en claro que es lo que quieres visualizar y siempre estar identificando las entredas y salidas. El concepto que uno quiere se puede implementar de muchas formas en VHDL y pueden funcionar pero otras veces no.

# 

+ +