

Relazione terza esperienza di laboratorio Fisica 2

Gruppo A15: Armani Stefano, Cappellaro Nicola, Pasquato Leonardo

07-11-2022

1 Scopo dell'esperienza

Lo scopo dell'esperienza è quello di studiare e sperimentare con dei circuiti RLC (quindi un circuito che ha al suo interno resistenze conduttori e capacitori) e vedere come reagiscono a diverse frequenze e forma d'onda.

Metteremo poi a confronto i dati reali con quelli teorici per vedere e discutere le possibili incongruenze che potrebbero apparire.

Nella prima parte dell'esperienza si sono raccolti dati su due diversi circuiti RLC per permettere di formare due diagramma di Bode.

Mentre nella seconda parte si esaminerà come la forma funzionale della risposta del circuito varia in funzione di L e C (in particolare in relazione alle frequenze naturali del circuito).

2 Cenni teorici

3 Strumentazione

- Breadboard con annessi morsetti serrafile;
- Cavi con connettori a banana e connettori da banco (Jumper);
- Resistori di varie misure ($1k\Omega$, $10k\Omega$), capacitori da $1nF$ $10nF$, $100nF$;
- decade di induttanze
- Generatore di forme d'onda Rigol DG1032;
- Oscilloscopio Rigol MSO2102A.

4 Esperimento

Nella terza esperienza di laboratorio è stato costruito manualmente un semplice circuito LTI di secondo ordine, ossia un circuito composto da generatore di forme d'onda, capacitore, induttore e resistore. Per poter inserire un induttore, è stato utilizzato un dispositivo detto *decade di induttanze*, il quale mette a disposizione 10 induttori variabili in serie.

Il circuito in questione è il seguente:

Nel primo esperimento è stato dato in ingresso a questa rete un segnale sinusoidale con offset nullo e tensione picco-picco $V_{in}^{pp} = 5V$, di cui però è stata variata la frequenza più volte per ottenere diverse misurazioni di ampiezza e sfasamento della tensione d'uscita sul resistore, quindi V_R . Una volta ottenute le misurazioni è possibile approssimare la funzione di trasferimento sperimentale $H_s(j\omega)$ e confrontarla con la funzione di trasferimento teorica $H(j\omega)$.

È stata ripetuta questa procedura dopo aver sostituito il resistore corrente con uno avente una resistenza pari a $1k\Omega$.

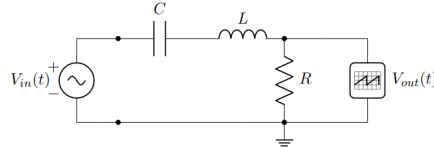


Figure 1: Circuito RC

Durante il secondo esperimento è stato utilizzato lo stesso circuito, di cui sono state utilizzate 3 terne di valori di resistenze, induttanze e capacità. Dopo aver fornito in ingresso un'onda quadra di tensione picco-picco $V_{in}^{pp} = 2.5V$ e offset $V_{in}^{of} = 1.250V$, è stato valutato l'andamento della tensione ai capi del resistore, al fine di comprendere se il caso risultante fosse sovrasmorzato, sottosmorzato oppure criticamente smorzato.

5 Dati sperimentali

6 Elaborazione dati

Primo esperimento:

$$H(j\omega) = \frac{V_{out}}{V_{in}} \quad \text{dove} \quad V_{out} = \mathbf{I} \cdot \mathbf{Z}_R = \frac{V_{in}}{\mathbf{Z}_R + \mathbf{Z}_C + \mathbf{Z}_L} \cdot \mathbf{Z}_R$$

$$H(j\omega) = \frac{1}{1 + \frac{\mathbf{Z}_C}{\mathbf{Z}_R} + \frac{\mathbf{Z}_L}{\mathbf{Z}_R}} = \frac{1}{1 + \frac{j}{R} \cdot \left(\omega L - \frac{1}{\omega C}\right)} = \frac{1 - \frac{j}{R} \cdot \left(\omega L - \frac{1}{\omega C}\right)}{1 + \frac{1}{R^2} \cdot \left(\omega L - \frac{1}{\omega C}\right)} \quad (1)$$

Secondo esperimento:

$$KVL \longrightarrow V_C + V_L + V_R = V_s$$

$$V_C + L \frac{dI_L(t)}{dt} + I_R(t)R = V_s \longrightarrow \frac{V_C(t)}{LC} + \frac{d^2 V_C(t)}{dt^2} + \frac{R}{L} \frac{dV_C(t)}{dt} = V_s$$

$$\text{dove} \quad \frac{R}{2L} = \alpha \quad \frac{1}{LC} = \omega_0^2$$

$$V_c''(t) + 2\alpha \dot{V}_C + \omega_0^2 V_C = V_s \quad (2)$$

7 Conclusione