Leonordo Vecchi Veirelles - 12011ECPO02 Cop. 20 - Questão J) resultando em mais sobrecarga de memória e tempos de acesso mois longos à tobelo de páginos. Esse problema torno-se significativo quando o temanho da tabela excede o tomanho do cache de memória ou quando a tobela de páginos é muito grande para ser mantida na memória principal Tal problem e conhecido como "page table sige problem. Cop 20 - Questão 2) A tabela de páginos com segmentação funciona dividindo o espaço de endereço Tógico de um processo em vórios segmentos e, en sequido, dividindo cada segmento em páginas. Codo entrada da tabela de pógina (PTE) armagena o endereço bose do pore frame correspondente na memória física e alguns bits de controle. Poro traduzir um endereço lógico, o sistema primeiro usa o segment descriptor pora localizar o endereço bose e o comprimento do segmento e, em seguido, uso o número de práina no endereço Tógico poro indexor no tobelo de póginos desse segmente poro obter o PTE correspondente. O enderaço físico é então formado pela combinação do endereço base do page frame do PTE com o offset na página do endereço lógico. A regmentação reduz o tomanho dos tobelos de página dividindo o espaço de endereço lógico em blocos menores que podem ser gerenciados com mois eficiência.

leonordo Vecchi Meirelles - 12011ECP002 - Questão 3) Nos tobelos de paginos multiníveis, a tobela de paginos é dividide em tobelos menores. O endereco virtual é dividido em uma série de indices que correspondem cos niveis de code indice é usado para percorrer a hierarquia de tabela de que a entrada final seja alconçada. Isso permite um uso mois iciente da memória porque apenos as portes necessórios dos labelos de póginos precison ser corregodos no memório tabelos de páginos multinível tombém permitem o uso de espages de endereçamentos esporsos, ende grandes porções do espaço de enderecamente não são utilizados ou não são alocados. Nesses cosos, apenos as portes da Tobela de páginas que correspondem às páginas clocadas precisam ser prenchidas, o que economiza espaço de memória

Leonordo Vecchi Meinelles - 12011ECP002 Cop 20 - Questão 4)

Com a introduçõe de tabelos de página multinível, o algoritmo de controle muda ligeiramente. Quando um processo gera um endereço viritual, os bits de ordem superior são usados para indexor na tobelo de nível superior. A entrada encontrada na tobela de segundo nivel aponta para uma tobela de terceiro nível, orde os bits de ordem inferior do endereço virtual são usados para indexor nesta tabela para localizar a entrada da tabela de páginas. Assim que a entrada da tabela de páginos for encontrada, o page frame físico correspondente poderá ser acessado. Se alguma dos tabelo tobelos intermediórios não estiver presente na memória, ecorrerá uma falha de página (page foult) e a tabela ousente será trazida pora a memória.

leonordo Vecchi Meinelles - 12011ECP002

Cop 20 - Questão 5)

Tabelos de póginos invertidos são uma forma ellerte alternativa de implementor tabelos de páginos, especialmente pora sistemas com grande quantidade de memória física.

Em vez de coda processo ter sua própria tabela de páginos, há uma única tabela de páginos global que contém entrados pora todos os páginos da memória física. Coda entrada na tabela contém informações sobre o intervalo de endereço virtual ao qual a página física corresponde, bem como informações sobre o processo que está usando essa página no momento.

Isso significa que, pora cada endereço virtual, o sistema só precisa procuror uma única entrada na tabelo globol, em vez de pesquisor em tabelos específicos de processos potencialmente grandes. Isso pode reduzir bostante a quantidade de memória necessária pora ormazenar tabelos de paginos, bem como melhoror o desempenho co reduzir o número de acessos à memória necessários pora converter endereços virtuais em endereços lísicos.

No entento, gerenciar a tabela de páginas global e garantiz que coda processo possa acessar apenas as páginas apropriadas pode ser mais complexo em comparação com as tabelas tradicionais. As tabelas de páginas invertidas também são menos flexíveis em termos de suporte a certos otimizações de tabelas de páginas, como compartilhamento de páginas entre processas

Leonordo Vecchi Weinelles - 120 11 ECPOOZ

Cap 21 - Questão 1)

D'espaço de suap é uma área designada de um disco que pode ser usada pelo sistema operacional para armazenar tem-porariamente paginos que não estão sendo usados na memória lísica. Quando a memória física disponível está boixa, o sistema operacional pode mover algumos dos páginos para o espaço de swap para liberar espaço na memória lísica pora outros processos.

O processo de mover paginos de e para o espaço de swap é conhecido como swapping. Quando um processo precisa de uma página que está atualmente no espaço de suop, o sistema operacional troca a pagina de volta pora a memória lísica. Isso pode cousor um atroso na execução do processo, pois acessor os dados do disco é mais lento do que acessá-los de memória lísica.

Leonordo Vecchi Meinelles - 12011ECP002 Cop 21 - Questão 2) Em um sistema de memória virtual, uma page bult ocorre que de uma página solicitada não está presente na memória lísica. avande es ocorre uma page fault, o sistema operacional pre-cisa tratá-la trazendo-a do disco para a memória. O Muxo do algoritmo de controle para lidar com uma page fault à o seguinte: 1-0 processodor gera uma execçõo, indicando que ocorreu uma page built. 2-050 salva o estado atual do processo e examina o endereço virtual que cousou a page but para determinar a página que deveria estar presente na memória. 3-00 verifica se a pógina está presente na memória observan-de a tabela de póginos. Se a pógina vião estiver presente, ela precisará ser trazida de disco. 4.0 SO seleciona uma página a ser removida da memória hísica pora liberor espoço pora a nova página. Esse processo é conhecido como page replacement. 5- A página selecionada é gravada no disco, se necessózio, e sua entrada na tabela de páginas é atualizada para indicar que ela não esté mais presente na meméria física. 6- A nova página é lida do disco e sua entrada na tabela e

otualizada para indicor que está presente na memória física. 7.0 processador é entos copos de retemor a execução do

processo

Digitalizado com CamScanner

Leonordo Vecchi Meinelles - 12011 ECPO02 Cap 22 - Questão 1)

À optimal page replacement policy funciona selecionando a página ideal que não será usada por mais tempo no luturo. Essa
politica requer o conhecimento de futuros acessos à memória,
o que não é possível na prática. Assim, a política ótima é frequentemente usada como linha de base teórica pora componor
outras políticas

de mordo Vecchi Meinelles - 12011EC7002

Cap 22 - Questão 2)

A política FIFO mentém uma file de todos as páginos na memória e despeja e página que foi trazida primeiro pora a memória, ou seja, a página mois antiga. Quando exor. Te uma pose foult, o sistema operacional seleciona a página na frente da fila e a remove da memória. Em seguida, ele aloca a página solicitada em um page frome livre, et adiciona-a ao final da fila e atualiza a tabela de páginos de acordo. Essa política é simples de implementor e requir apenos uma pequena quantidade de memória pora mantera fila, mos não considera os padrões de acesso passados ou luturos dos páginos. Como resultado, ele pade tomas decisas ruins sobre quais páginos remover em determinados ce-nórios.

Leonordo Vecchi Meinelles - 12011ECP002

Cap 22 - Questão 3)

A politica rondômica seleciona aleatóriamente uma página pora remover da memória quondo ocorre uma page fult. Esta política não considera nenhuma informação sobre quão recente ou frequentemente uma página loi acessada. Essa pode ser uma política simples e eficaz em algumos situações, especialmente quando a corga de trabalho não exibe renhum podrão de acesso específico ou quando a pressão à memória é baixa. No entonto, também pode resultor em baixo desempenho quando póginos importantes ou acessados com frequência são removidos por acoso.

Leonordo Vecchi Meinelles - 12011ECP002

Cop 22 - Questão 4)

A política LRU é boseada na ideia de que a página que não é acessada há mois tempo tem menos probabilidade de ser usada nova-

mente num futuro próximo.

Pora implementor a politica LRU, coda página possui um timestamp que é atualizado codo vez que é acessado. Quando ocorre uma page lault, o sistema operacional procura a página com o timestamp mois antigo e a substitui pela nova página.

demando Vecchi Meinelles - 1201JECP002 Cap 22 - Questão 5)

· Política Otima: esce lhe a página que não será usada por mais tempo no luturo. Essa política não é prática de implementor pois requer conhecimento luturo do uso do página, mas fornece taxa de page bult mais baixa possível.

Politica FIFO: substitui a página que está na memória há mais tempo. Essa politica funciona bem para algumas corgos de trabalho, mas pode ter um desempenho ruim para outras. Ele tende a ter um bom desempenho para corgos de trabalho com localidade temporal, onde páginas ocessados recentemente provavelmente serão acessados novamente em breve.

Política aleatória: escolhe uma página aleatóriamente pora substituir. Essa política é simples e rápida de implementar, mas pade ter um desempenho ruim pora algumas corgos de trobalho. Ele tende a funcionar bem pora corgos de trabalho sem localidade, onde os acessos à página são distribuídos aleatoriamente.

Política LRU: substitui a página que não é utilizada há mais tempo. Essa política lunciona bem pora muitos corgos de trabalho, pois se aproxima da política ótima descortando a página menos utilizada recentemente. No entonto pode ser coro de implementor, pois requer o acompanhamento do tempo de uso de cada página.

Leonordo Vecchi Yeinelles - 12011 ECP002

Cop 22 - Questão 6)

O problema com o LRU é que ele exige o acomponhamento da ordem exata em que as páginas forom acessadas, o que pode su coro em termos de memória e computaçõe. O LRU apro-ximado, também conhecido como algoritmo "Clock" ou "Second. - Chance", resolve esse problema usando um buffer cincular para acompanhar os paginos usados recentemente.

Ruando ocorre uma page bult, o algoritmo inspeciona a primeira página no bufler e verifica se ela foi usado recentemente (o bit de referência é de linido). Nesse coso, o bit de referência é limpo e o algoritmo seque pora a próxima página. Coso contrório, a página é selecionada para substituição. O algoritmo repete use processo até que uma página adequada para substituição seja encontrada.

À ideia é que os póginos com o conjunto de bits de referência Têm moior probabilidade de serem usados novamente em um luturo próximo e recebem uma "segunda chonce" de permonecer na memória. Isso fornece uma boa aproximoção de LRU enquanto requer muito menos sobrecarga de memória.