

电工电子实验中心

实验报告

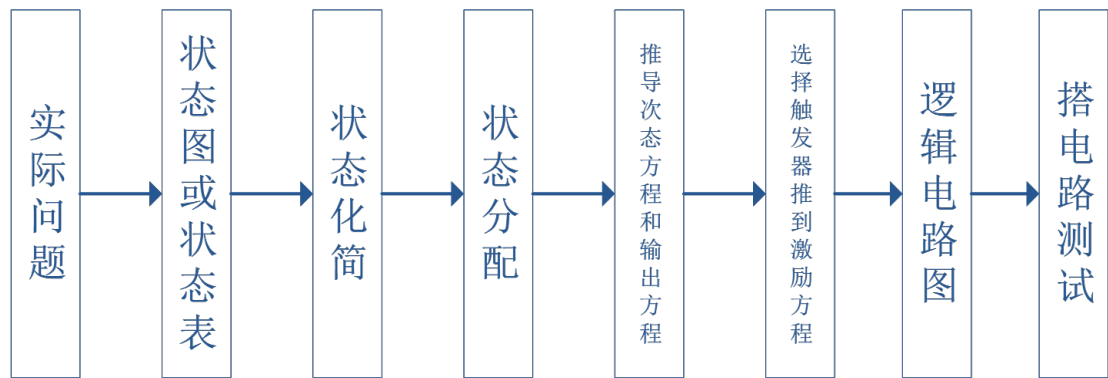
Thursday 14th November, 2019

课程名称:	数字电子技术	实验项目:	同步时序电路
姓名:	朱文强	学号:	081730109
班级:	0817301	日期:	Thursday 14 th November, 2019
地点:	3313	成绩:	

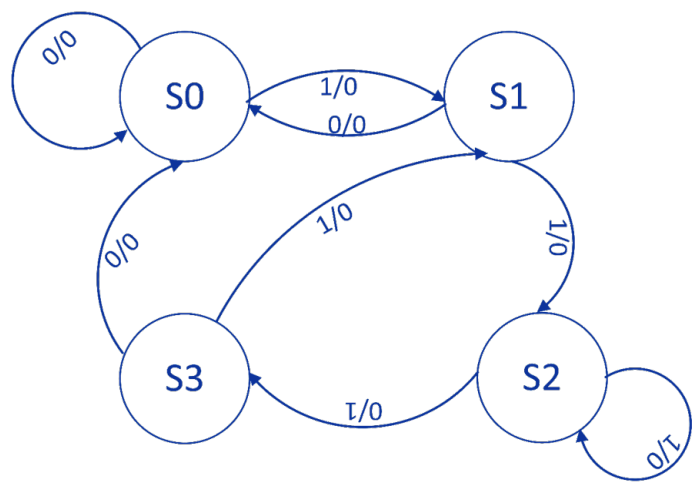
南京航空航天大学

1. 原理及设计方案：

1. 设计步骤



2. 状态图

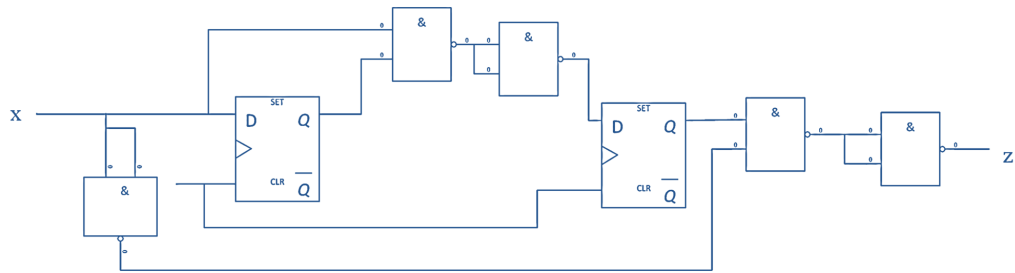


3. 状态表

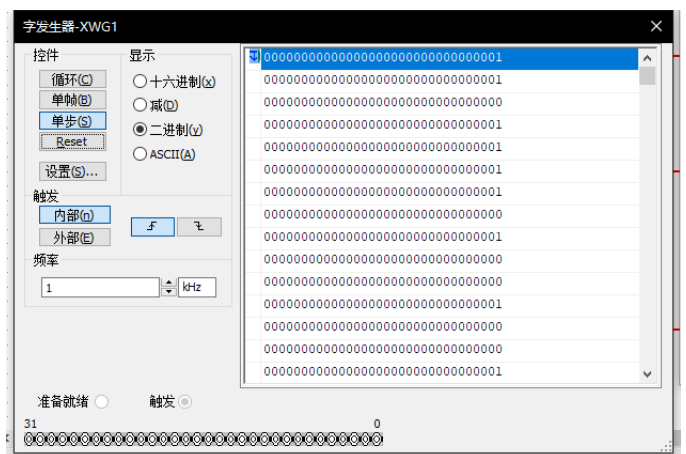
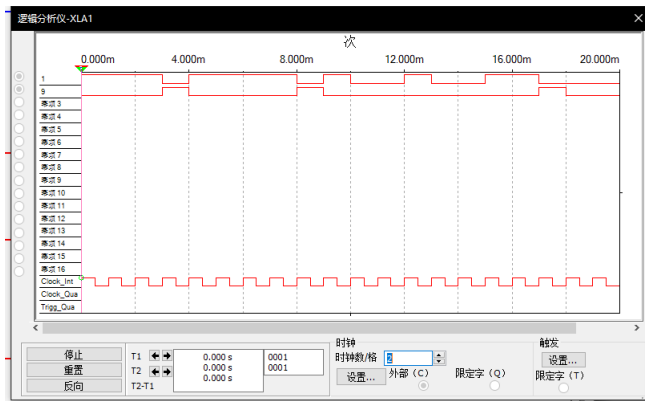
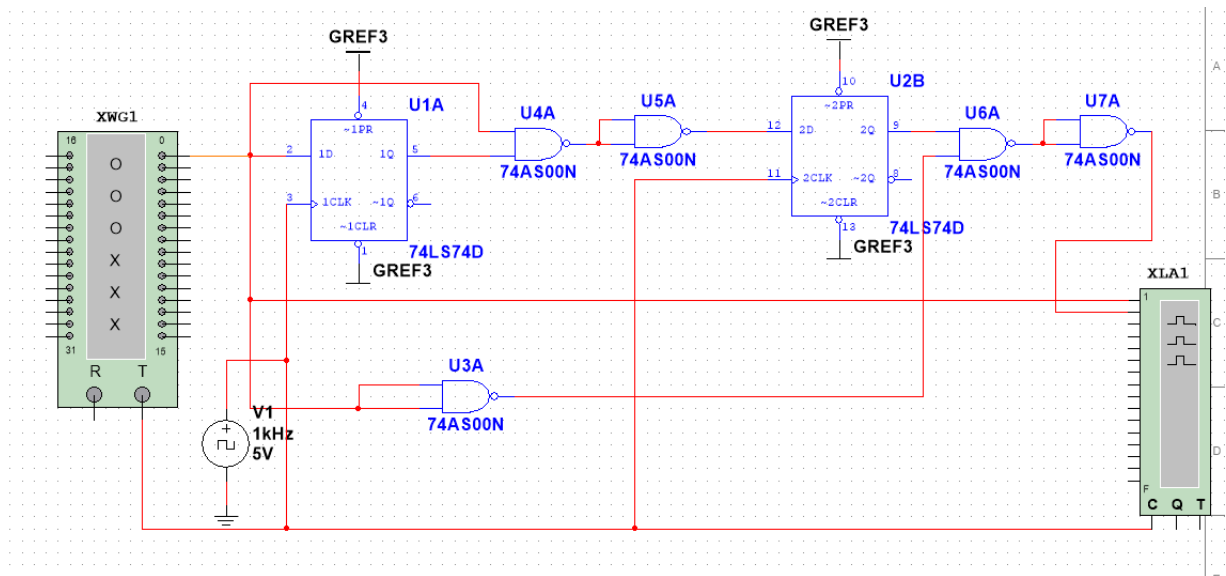
现态	输入	次态/输出
S0	0	S0/0
	1	S1/0
S1	0	S0/0
	1	S2/0
S2	0	S3/1
	1	S2/0
S3	0	S0/0
	1	S1/0

4. 化简后状态表

8. 画出逻辑电路图



2. 计算及仿真：



3. 实验目的：

1. 加深理解触发器的特征。
2. 掌握同步时序电路的设计与调试方法。

4. 实验过程及数据分析: