电工电子实验中心

实验报告

Thursday 21st November, 2019

课程名称: 数字电子技术 实验项目: 计数译码与显示

班级: 0817301 日期: Thursday 21st November, 2019

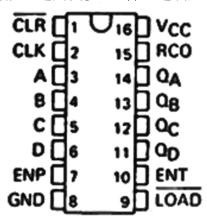
地点: 3313 成绩:

南京航空航天大学

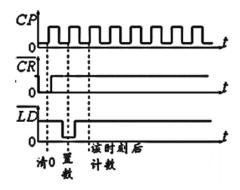
1. 原理及设计方案:

1. 计数器

计数器是一种用以实现计数功能的时序部件,主要用来累计和记忆输入脉冲的个数,它不仅可以用来对脉冲计数,还常用作数字系统的定时、分频、执行数字运算以及其他一些特定的逻辑功能。选用同步4比特二进制加法计数器74LS163



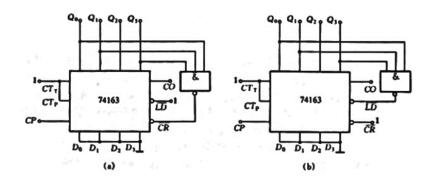
2. 同步4比特二进制加法计数器-74LS163



- 同步清零: $\overline{CLR} = 0 + \Omega G \text{fienpæ} \overline{LD} = 0 + \Omega G$
- 模16二进制加法计数: $\overline{CLR} = \overline{LD} = 1^*CT_T = CT_P = 1p\Psi CP$ fie 4y 6p
- 3. 74LS163的应用

实现任意进制的计数和分频的方法

- 反馈复位法
- 反馈置数法
- 计数器的级联



4. 译码器

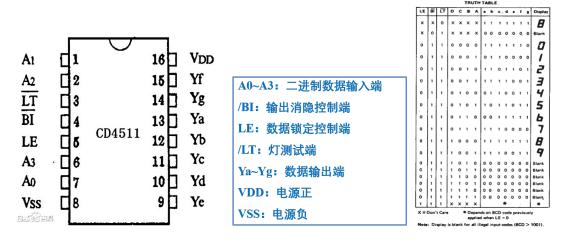
计数器将计数值按4比特二进制输出,必须通过译码器把这个二进制数码译成适合于七段数码管显示的编码。

_

U

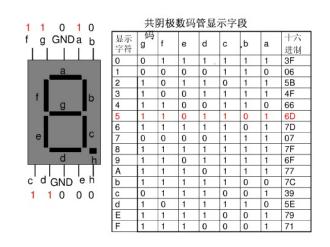
1 1 0 1 0	共阴极数码管显示字段								
f g GNDa b a f g b e d h c d GND e h 1 0 0 0	显示 字符	码 g	f	е	d	С	.b	а	十六 进制
	0	0	1	1	1 .	1	1	1	3F
	1	0	0	0	0	1	1	0	06
	2	1	0	1	1	0	1	1	5B
	3	1	0	0	1	1	1	1	4F
	4	1	1	0	0	1	1	0	66
	5	1	1	0	1	1	0	1	6D
	6	1	1	1	1	1	0	1	7D
	7	0	0	0	0	1	1	1	07
	8	1	1	1	1	1	1	1	7F
	9	1	1	0	1	1	1	1	6F
	Α	1	1	1	0	1	1	1	77
	b	1	1	1	1	1	0	0	7C
	С	0	1	1	1	0	0	1	39
	d	1	0	1	1	1	1	0	5E
	E	1	1	1	1	0	0	1	79
	F	1	1	1	0	0	0	1	71
									72

5. CD4511是CMOS BCD-to-7-Segment Latch Decoder Drivers



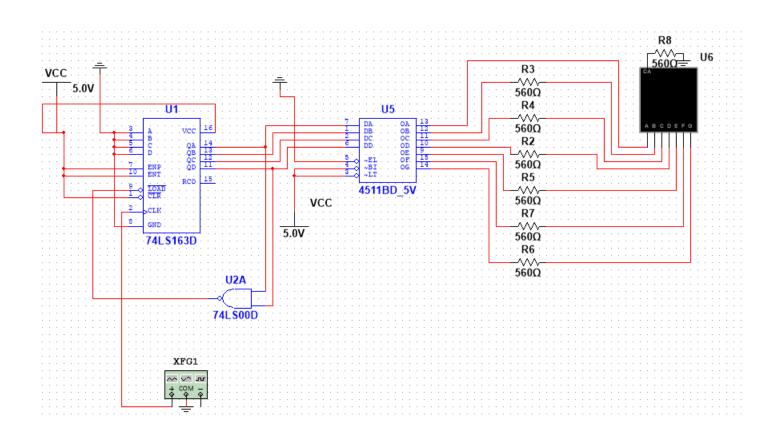
6. 共阴极7段数码管

数码管是一种半导体发光器件,其基本单元是发光二极管。通过对其不同的管脚输入相对的电压,使其发亮,从而显示出数字,可以用于显示时间、日期、温度等可以用数字表示的参数。在电器特别是家电领域应用极为广泛,如显示屏、空调、热水器、冰箱等等。



7. 共阴极7段数码管

2. 计算及仿真:



3. 实验目的:

- 1. 掌握中规模集成计数器的基本功能与使用方法
- 2. 掌握中规模集成计数器的变模方法
- 3. 掌握译码器、显示器的工作原理和使用方法。
- 4. 熟悉中规模集成计数器、译码器与显示器互相配合使用的条件和使用方法。

4. 实验仪器与器件:

• 实验仪器:

1

J

1台

1台

1台

1台

• 实验器件:

 74LS163
 1片

 CD4511
 1片

 74LS00
 1片

 7段数码管(共阴)
 1片

 560欧姆电阻
 1个

5. 实验过程及数据分析:

● 用74LS163设计一个按照8421BCD码计数的M=10加法器,用7段数码显示器显示计数内容并用示波器观察CP、Q0、Q1、Q2和Q3引脚上的波形。