

O Transistor de Efeito de Campo (FET)

O mecanismo de controlo de corrente é baseado no campo eléctrico estabelecido pelo potencial aplicado no terminal de controlo.

A corrente no transistor de efeito de campo é devida tanto por electrões como por buracos, dependendo do tipo de FET – trata-se de um dispositivo unipolar.

O MOSFET – Transistor de Efeito de Campo Metal Óxido Semicondutor; o MOSFET tornouse bastante popular a partir da década de 70;

Comparado com o BJT, o MOSFET:

Pode ser fabricado com dimensões bastante reduzidas; elevada escala de integração;

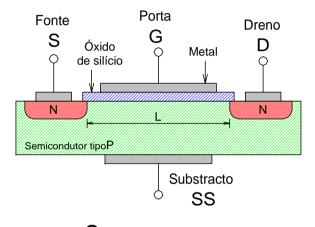
Fácil fabricação; custos de fabrico mais reduzidos;

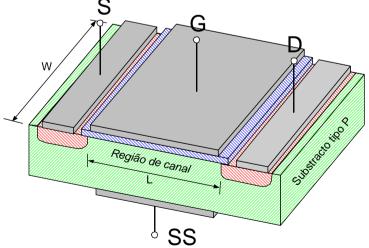
Circuitos simples para lógica digital;

Desempenho inferior em circuitos analógicos (ganho mais baixo);



O MOSFET – estrutura física

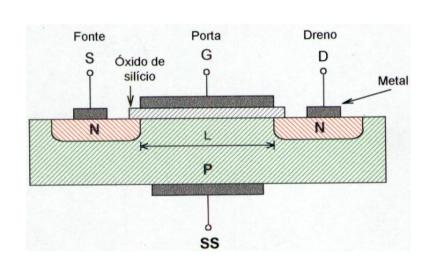


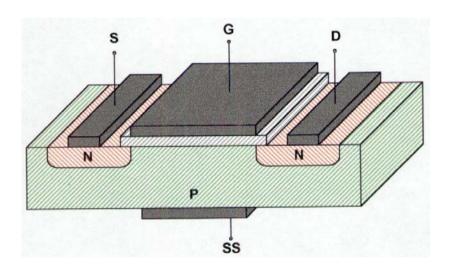


- 4 terminais: Porta (*Gate*) (G), Dreno (*Drain*) (D), Fonte (*Source*) (S) e Substracto (*Body*) (SS)
- O MOSFET é normalmente um dispositivo simétrico;
- Tipicamente L=0,15 a $10\mu m$, W=0,3 a $500 \mu m$ e a espessura da camada de óxido de silício está entre os 0,02 a 0,1 μm ;



O Transistor de Efeito de Campo tipo MOSFET

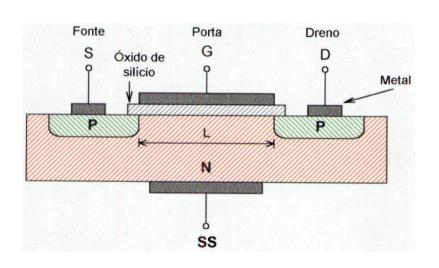


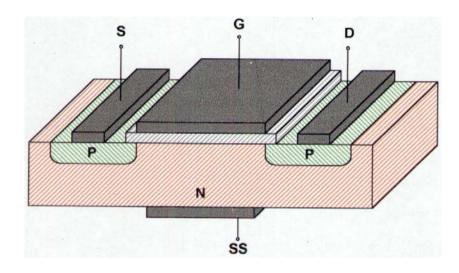


MOSFET, canal n, de intensificação ou de reforço



O Transistor de Efeito de Campo tipo MOSFET

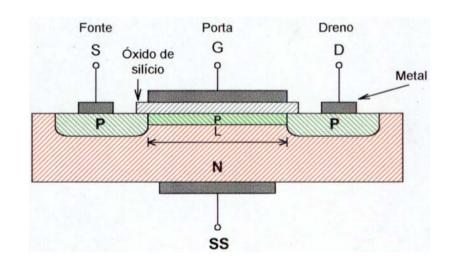


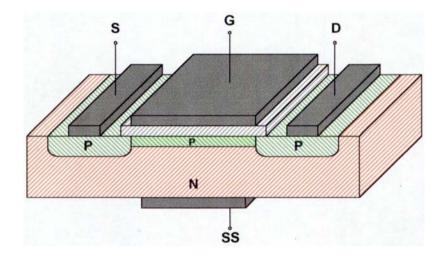


MOSFET, canal p, de intensificação ou reforço



O Transistor de Efeito de Campo tipo MOSFET





MOSFET, canal p, de deplexão



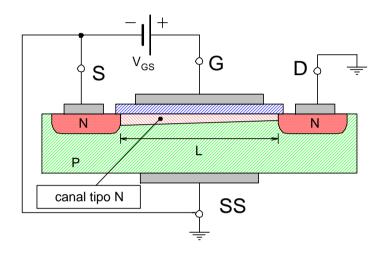
Princípio de funcionamento do MOSFET de intensificação

Gate não polarizada

Sem qualquer tensão aplicada na *Gate* não haverá corrente entre o *Drain* e a *Source*.

Gate polarizada com tensão VGS

Com os terminais S, D e SS colocadas à massa e com uma tensão positiva aplicada no terminal G estabelece-se um campo eléctrico dirigido de G para SS; os buracos são repelidos e afastam-se da região de canal.



Aumentando a tensão na Gate, VGS, o campo eléctrico atrai os portadores minoritários (electrões) do substracto para a região de canal. Logo que se acumule uma quantidade suficiente de electrões na região do substracto junto à Gate, cria-se uma região tipo n, designada por camada de inversão, do mesmo tipo das regiões da Source e do Drain com capacidade

O valor de VGS para a qual se forma a camada de inversão é designada por tensão de limiar, VGSt ou apenas Vt. Para o dispositivo canal n, Vt é positivo e tipicamente apresenta valores entre 1 a 3V.



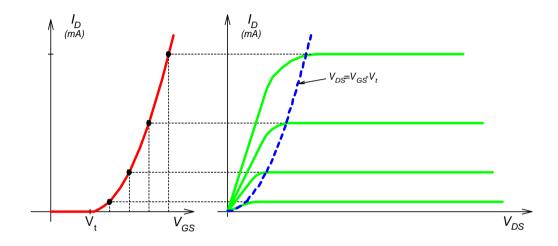
Símbolos do MOSFET

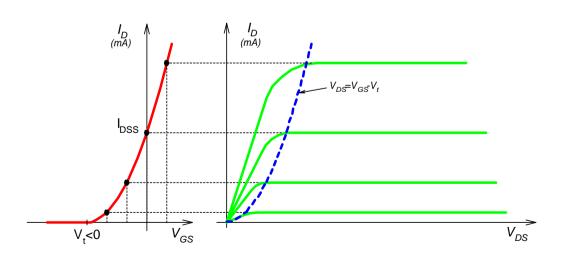
MOSFET canal n		MOSFET canal p	
intensificação	deplexão	intensificação	deplexão
G SS	G SS	G SS	G D SS
G S	G S	G S	G



Curvas características do MOSFET canal **n**

Intensificação (V_t>0)





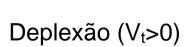
Deplexão (Vt<0)

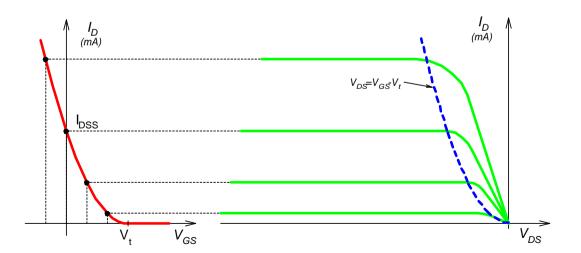


Curvas características do MOSFET canal **p**

Intensificação (V_t<0)

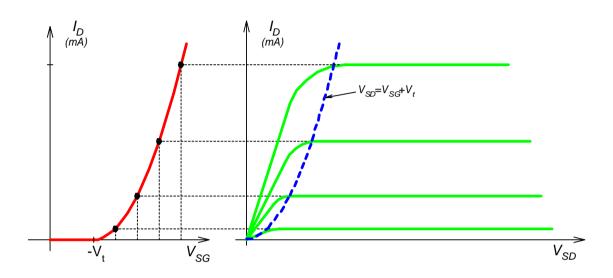
 $V_{DS} = V_{GS} V_t$ $V_{DS} = V_{GS} V_t$ $V_{DS} = V_{GS} V_t$



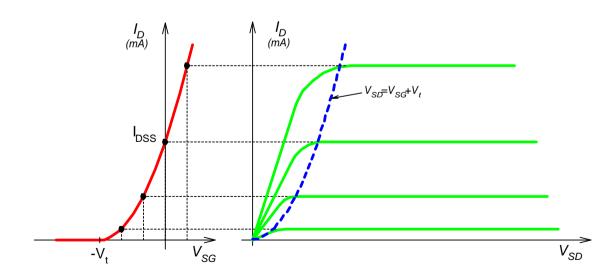




Curvas características do MOSFET canal **p**



Intensificação (V_t<0)



Deplexão (V_t>0)



MOSFET canal **n** – zonas de funcionamento e modelos *dc*

Zona de Corte	Zona Tríodo	Zona de Saturação
$V_{GS} < V_{t}$	$V_{GS} > V_{t}$ $V_{DS} < V_{GS} - V_{t}$	$V_{GS} > V_{t}$ $V_{DS} \ge V_{GS} - V_{t}$
Circuito aberto	Resistência controlada por tensão	Fonte de corrente controlada por tensão
$G \circ V_{GS} $ $V_{DS} $ $V_{DS} $	G O D V D V D S S	G O D V D V DS
$I_D = 0$	$I_{D} = k \left[2(V_{GS} - V_{t})V_{DS} - V_{DS}^{2} \right]$	$I_{D} = k(V_{GS} - V_{t})^{2}(1 + \lambda V_{DS})$

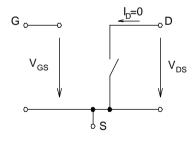


MOSFET canal **p** – zonas de funcionamento e modelos *dc*

Zona de Corte

$V_{GS} > V_t$ $V_{SG} < -V_t$

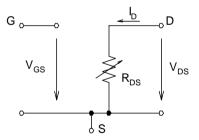
Circuito aberto



$$I_D = 0$$

Zona Tríodo

Resistência controlada por tensão



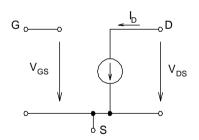
$$I_{D} = k \left[2(V_{GS} - V_{t})V_{DS} - V_{DS}^{2} \right]$$
 $I_{D} = k(V_{GS} - V_{t})^{2}(1 + \lambda V_{DS})$

 $I_{D} = k \left[2(V_{SG} + V_{t})V_{SD} - V_{SD}^{2} \right]$ ou $I_{D} = k(V_{SG} + V_{t})^{2} (1 + \lambda V_{SD})$ ou

Zona de Saturação

$$\begin{aligned} &V_{\text{GS}} < V_t & \wedge & V_{DS} \leq V_{\text{GS}} - V_t \\ &\textbf{ou} & \\ &V_{\text{SG}} > -V_t & \wedge & V_{\text{SD}} \geq V_{\text{SG}} + V_t \end{aligned}$$

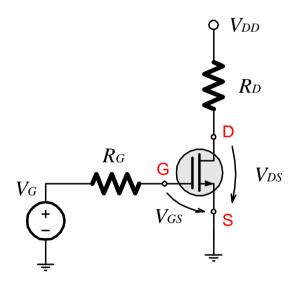
Fonte de corrente controlada por tensão



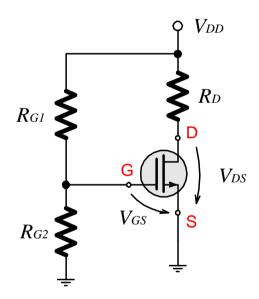
$$I_{D} = k(V_{GS} - V_{t})^{2}(1 + \lambda V_{DS})$$



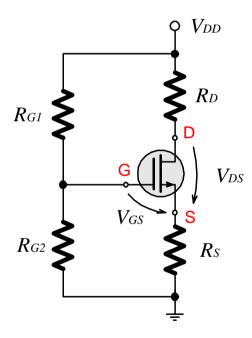
Exemplos de circuitos de polarização *dc* (MOSFET canal **n**)



a) Polarização simples



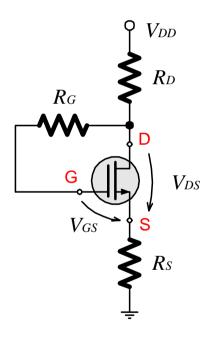
 b) Polarização por divisor de tensão

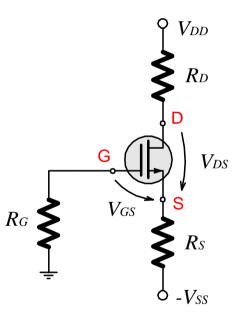


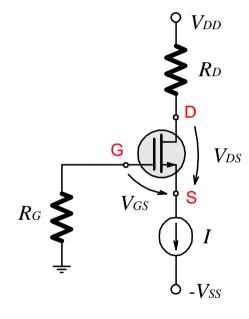
 c) Polarização por divisor de tensão e resistência na fonte



Exemplos de circuitos de polarização *dc* (MOSFET canal **n**) (cont.)







- d) Polarização com resistência de retroacção entre dreno e porta
- e) Polarização com duas fontes de tensão

 f) Polarização por fonte de corrente

Vt = 21

λ = 0

K= 1mA/v2



Calcule In a Vos para:

Equações:

2 Malha Drain/Source:

$$-\sqrt{DD+R_D} \frac{1}{\sqrt{DS}} + \sqrt{DS} = 0$$

$$\sqrt{DD-R_D} \frac{1}{\sqrt{DS}}$$

a) VG=1V -> VGS=1V

· Comparação com Vt

No nosso caso tem-se:

H: Z. Saturação

Como
$$h=0$$
 => $I_0 = K(V_{GS}-V_{\Xi})^2$
 $I_0 = 1 mA/x^2 (3-2)^2 x^2 = 1 mA$
 $V_{DS} = 10 - 5 K \times 1 mA = 5 V$

$$V_{6}=4V \implies V_{65}=4V$$
 $V_{65}>V_{7}$ $(4>2) \Rightarrow Z.T. \text{ in } Z.S.$

H: Z.SATURAÇÃO

$$I_D = k (V_{GS} - V_{E})^2 \qquad (\lambda = 0)$$
 $I_D = 1 \text{ cm/y} (4-2)^2, \quad v' = 4 \text{ cm/A}$
 $V_{DS} = 10 - 5 \text{ kx } 4 \text{ cm/A}$
 $V_{DS} = -10 \text{ V}$

(3)



ID= K 2 (VGS-VE). VDX - YD= T H: Z. TRIODO

Precisamos de uma ontre espação com To e Vos

(E)
$$k \left[2 \left(V_{05} - V_{p} \right) \cdot V_{p5} - V_{p5}^{2} \right] = \frac{V_{pp} - V_{p5}}{R_{p}}$$
 (E)

$$(=) 5 [4 \sqrt{ps} - \sqrt{ps}] - 10 + \sqrt{ps} = 0 (=)$$

$$20 \sqrt{ps} - 5\sqrt{ps} + \sqrt{ps} - 10 = 0 (=)$$

$$-5\sqrt{ps} + 21\sqrt{ps} - 10 = 0$$

$$-5\sqrt{ps} + 21\sqrt{ps} - 10 = 0$$

VBS = 3,652 V (x) Esta 2ª Solução não serve visto que VDS L VOS-VX (=> 3,652 L4-2 (F) 2sta Solução corresponderia à enficas

Considerando a 1º Solução, VDS = 0,548 V

Verificação: VDS LVGS-Vt (=> 0,548 L4-2 V Confirma a hipótese la Z. Triado.

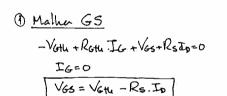
$$L_0 = \frac{40 - 0.548}{5 \text{ K}} = 1.89 \text{ on A}$$

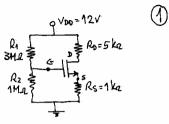
Exemplo 2:

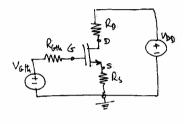
Egnivalente de Thevenin de rede Ri, Rz, VDD:

$$R_{GHh} = R_1 || R_2 = 750 k_2$$

 $V_{GHh} = \frac{R_2}{R_4 + R_2} \cdot V_{00} = \frac{Art}{371 + 472} *|2 = 3V$







2 Mallie DS - Von + Ro In + Vos + Rs In=0 Vos = Voo - (Ro+Rs). ID

$$(=) \int_{D} \frac{1}{10} = \frac{1}{10} \left(\frac{1}{10} + \frac{1}{10} \right)^{2} \iff \left(\frac{1}{10} + \frac{1}{10} \right)^{2} = \frac{1}{10} + \frac{1}{10} = \frac{1$$

$$(V_{65}-2)^2-3+V_{65}=0$$
 $(V_{65}^2+4-4V_{65}-3+V_{65}=0$

$$\sqrt{65} - 3\sqrt{65} + 1 = 0$$
 => $\sqrt{65} = \frac{2,618}{0,382}$ (*)



(*) Esta solução não serve visto que
$$V_{65} \times V_{7} \Leftrightarrow Z.Cort$$

Entro, Considerando $V_{65} = 2_{618}V \Rightarrow I_{0} = \frac{3-2_{618}}{1 \text{ k}} = 0_{,7382\text{ mA}}$
 $V_{D5} = 12 - (5\text{k} + 1\text{k}) \times 0_{,382\text{m}} = 9_{,7}V$

 $V_{63}^2 - 3V_{65} - 2 = 0$ (a) $V_{65} = \frac{3,56}{-0.56} = \frac{3}{10}$

Venficação (Z.S.) => VDS > VGS-Vx (=> -2,64 > 3,56-2 €) => Z.Tríolo.

Reformulando a hipólise para Zone Triodo:

$$| I_{0} = k [2 (V_{64} - V_{E}) V_{05} - V_{05}^{2}]$$

$$| V_{05} = V_{64x} - R_{5} I_{0}$$

$$| V_{05} = V_{00} - (R_{0} + R_{5}) I_{0}$$

$$| V_{05} = (2 - 6 I_{0}) V_{05} - V_{05}^{2}]$$

$$| V_{05} = (2 - 6 I_{0}) V_{05} - V_{05}^{2}]$$

$$C = I_{D} = 1 \text{ mA} \left[2 \left(6 - I_{0} - 2 \right) \left(12 - 6 I_{0} \right) - \left(12 - 6 I_{0} \right)^{2} \right] = 1 \text{ mA} \left[2 \left(4 - I_{0} \right) \left(12 - 6 I_{0} \right) - \left(12 - 6 I_{0} \right)^{2} \right] = 1 \text{ mA} \left[2 \left(48 - 24 I_{0} - 17 I_{0} + 6 I_{0}^{2} \right) - \left(144 + 34 I_{0}^{2} - 144 I_{0} \right) \right] = 1 \text{ mA} \left[12 \cdot I_{0}^{2} - 72 I_{0} + 96 - 34 I_{0}^{2} + 144 I_{0} - 144 I_{0}^{2} \right] = 1 \text{ mA} \left[12 \cdot I_{0}^{2} - 74 I_{0} + 48 = 0 \right] = 1 \text{ mA} \left[12 \cdot I_{0}^{2} - 74 I_{0}^{2} + 48 = 0 \right] = 1 \text{ mA} \left[12 \cdot I_{0}^{2} - 74 I_{0}^{2} + 48 = 0 \right] = 1 \text{ mA} \left[12 \cdot I_{0}^{2} - 74 I_{0}^{2} + 48 = 0 \right] = 1 \text{ mA} \left[12 \cdot I_{0}^{2} - 74 I_{0}^{2} + 48 = 0 \right] = 1 \text{ mA} \left[12 \cdot I_{0}^{2} - 74 I_{0}^{2} + 48 = 0 \right] = 1 \text{ mA} \left[12 \cdot I_{0}^{2} - 74 I_{0}^{2} + 48 = 0 \right] = 1 \text{ mA} \left[12 \cdot I_{0}^{2} - 74 I_{0}^{2} + 48 = 0 \right] = 1 \text{ mA} \left[12 \cdot I_{0}^{2} - 74 I_{0}^{2} + 48 = 0 \right] = 1 \text{ mA} \left[12 \cdot I_{0}^{2} - 74 I_{0}^{2} + 48 = 0 \right] = 1 \text{ mA} \left[12 \cdot I_{0}^{2} - 74 I_{0}^{2} + 48 = 0 \right] = 1 \text{ mA} \left[12 \cdot I_{0}^{2} - 74 I_{0}^{2} + 48 = 0 \right] = 1 \text{ mA} \left[12 \cdot I_{0}^{2} - 74 I_{0}^{2} + 48 = 0 \right] = 1 \text{ mA} \left[12 \cdot I_{0}^{2} - 74 I_{0}^{2} + 48 = 0 \right] = 1 \text{ mA} \left[12 \cdot I_{0}^{2} - 74 I_{0}^{2} + 48 = 0 \right] = 1 \text{ mA} \left[12 \cdot I_{0}^{2} - 74 I_{0}^{2} + 48 = 0 \right] = 1 \text{ mA} \left[12 \cdot I_{0}^{2} - 74 I_{0}^{2} + 48 = 0 \right] = 1 \text{ mA} \left[12 \cdot I_{0}^{2} - 74 I_{0}^{2} + 48 = 0 \right] = 1 \text{ mA} \left[12 \cdot I_{0}^{2} - 74 I_{0}^{2} + 74 I_{0}^{2}$$