Licenciatura em Engenharia Electrónica Industrial

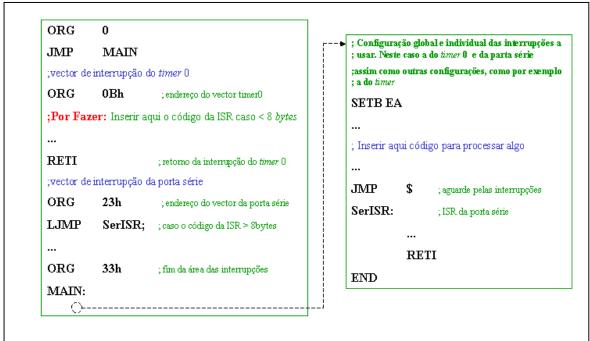
MICROPROCESSADORES

16/04/2003

Nome:	Número:	Turma
Nome:	Numero:	Turma

1) Descreva a estrutura de um programa com interrupção no 8051 assim como a sequência de acções levadas a cabo até a conclusão da ISR associada

Estrutura do programa com interrupção no 8051



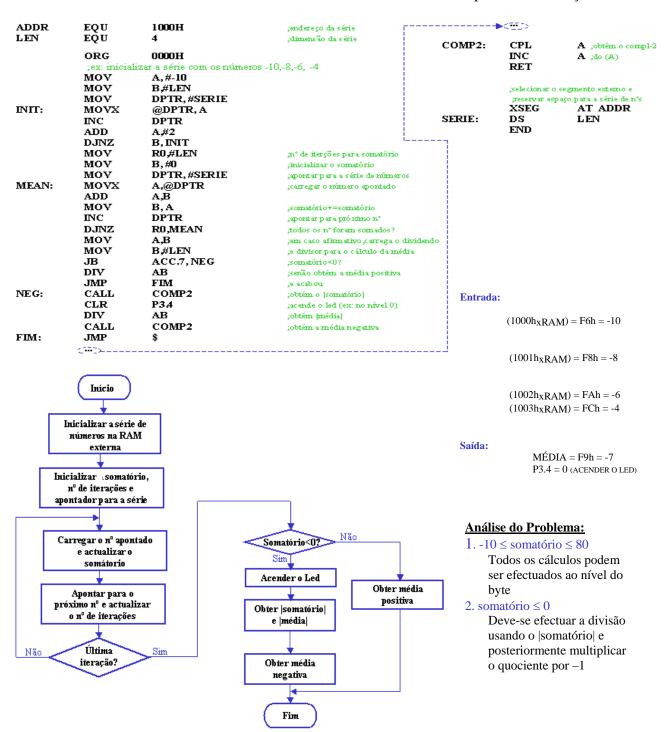
Sequência de acções

- i. A instrução actualmente em execução será executada até ao fim
- ii. O PC é salvaguardado na pilha
- iii. O estado actual da interrupção é guardado internamente
- iv. Interrupções são bloqueadas ao nível da interrupção
- v. O PC é carregado com o endereço do vector da ISR
- vi. ISR é executada

A ISR é concluída com a instrução RETI que:

- a. Restaura o PC a partir da pilha
- b. Restaura o estado das interrupções
- c. A função main() retoma a execução
- d. a partir do ponto onde foi interrompido

2) Escrever um programa para calcular a média de uma série de números e acender um led ligado a P3.4 caso o média for menor do que zero. A série de números deve ser definida e inicializada com 4 números entre -10 a 20 na memória externa a partir do endereço 1000H.



Licenciatura em Engenharia Electrónica Industrial

MICROPROCESSADORES

16/04/2003

3) Analise o programa em baixo, apontando todas as possíveis anomalias assim como possíveis soluções. Pretende-se que o programa seja capaz de responder aos três eventos externos para os quais foi programado.

```
1
           ORG 0000H
2
           LJMP MAIN
                                                  A tabela na linha 3 ocupa espaço reservado
3
           DW
                   12H,14H,1234H,"ABGG"
                                                  à interrupção externa 0 – 0003h. Resolve-se, por
4
           ORG 0033H
                                                  exemplo, usando ORG para posicionar a tabela
5
    MAIN:
6
           MOV TMOD, #02H
7
           MOV TH0, #10
8
           MOV IE, #77H
                                                  Repare que o bit EA não está activo: SETB EA (ou 88h)
9
           SUBB A, #15
                                                  As ISRs que alteram o carry devem preservar o PSW
10
           JMP $
           ORG 000BH
11
                                                  Repare que esta ISR ocupa mais do que 8 bytes. Deve-se
12
           PUSH 01H
                                                  usar um LJMP no endereço 000Bh e colocar o código
13
           MOVX A, @DPTR
                                                  noutra posição, evitando a sobreposição com o código da
                  DPTR
14
           INC
                                                  ISR da interrupção externa 1
15
           INC
                   DPTR
                                                  Repare que esta interrupção nunca é gerada dado
16
           XCH A,R1
                                                  que o timer não foi "arrancado" no MAIN após o
17
           ADD A, R1
                                                  a instrução da linha 7: SETB TR0
18
           ADDC A.#15
                                                  Deve-se preceder ADD por CLR C, caso não estiver
           POP 01H
19
                                                  associado a uma subtracção multi-bytes.
                                                  Restaurar o PSW devido ao carry; Antes da linha 12 deve
                                                  salvaguardar o PSW devido ao carry
                                                  Falta um RETI após última instrução
20
           ORG 0003H
                                                  Repare que esta ISR ocupa mais do que 8 bytes. Deve-se
           MOV A, #10
21
                                                  usar um LJMP no endereço 0003h e colocar o código
22
           MOV R1, #12
                                                  noutra posição, evitando a sobreposição com o código da
23
           CALL SOM
                                                  ISR da interrupção do timer 0
24
           CALL SUB
25
           RETI
26
           ORG 0013H
27
           MOV A, P1
                                                  No MAIN, antes de JMP $ configurar P1 para entrada,
           RETI
                                                  usando a instrução: MOV P1, #0FFH
29 SUB: CLR C
30
           SUBB A,R1
31
           RET
32 SOM: ADD A,R1
33
           RET
           END
```