



Министерство науки и высшего образования Российской Федерации
Федеральное государственное бюджетное образовательное учреждение
высшего образования
«Московский государственный технический университет
имени Н.Э. Баумана
(национальный исследовательский университет)»
(МГТУ им. Н.Э. Баумана)

ФАКУЛЬТЕТ Информатика и системы управления (ИУ)

КАФЕДРА Компьютерные системы и сети (ИУ6)

НАПРАВЛЕНИЕ ПОДГОТОВКИ 09.03.01 Информатика и вычислительная техника

РАСЧЕТНО-ПОЯСНИТЕЛЬНАЯ ЗАПИСКА К КУРСОВОЙ РАБОТЕ

НА ТЕМУ:

***Схемотехническое проектирование
электронного устройства***

Студент ИУ6-63Б
(Группа)

Логачев.К.А.
(Подпись, дата) (И.О.Фамилия)

Руководитель курсовой работы

Захаров М.А.
(Подпись, дата) (И.О.Фамилия)

Консультант

(Подпись, дата) (И.О.Фамилия)

2024 г.

РЕФЕРАТ

Расчетно-пояснительная записка состоит из 38 страниц, включающих в себя 10 рисунков, 1 таблицы, 7 источников и 5 приложений.

СЕКУНДОМЕР, МИКРОСХЕМА, ВРЕМЯ, СЧЕТЧИК, РЕГИСТР, СЕМИСЕКМЕНТНЫЙ ИНДИКАТОР, СОХРАНЕНИЕ, ТОЧНОСТЬ

Объектом разработки данной курсовой работы является электрическая схема устройства, предназначенного для отсчета времени от 0 до 59 минут 59 секунд с точностью измерения 0.001с, также устройство должно уметь сохранять три состояния.

Цель работы – создание функционального устройства, построенного на базе КМОП-логики, и разработка необходимой документации на объект разработки.

Поставленная цель достигается посредством использования Multisim Education Edition 14.0 и sPlan 8.0.

В результате разработки был спроектирован измеритель частоты и получена соответствующая документация, а именно: функциональная и принципиальная схемы, временная диаграмма, поясняющая принцип работы измерителя. Также были решены следующие задачи: выбор элементной базы для реализации объекта, расчет электрических параметров.

Результатом проектирования является комплект конструкторской документации для изготовления устройства. Устройство должно обладать следующими параметрами:

- частота тактового сигнала 1кГц;
- логика элементов ТТЛ;
- мощность потребления не более 6 Вт.

Содержание

1 АНАЛИЗ ТРЕБОВАНИЙ.....	6
1.1 Принцип работы разрабатываемого устройства.....	6
1.2 Выбор схемотехнического решения.....	6
2 ПРОЕКТИРОВАНИЕ ФУНКЦИОНАЛЬНОЙ СХЕМЫ УСТРОЙСТВА.....	8
2.1 Блок управления.....	8
2.2 Блок генерации тактовых импульсов.....	9
2.3 Блок памяти.....	9
2.4 Блок отображения результата.....	9
3 МОДЕЛИРОВАНИЕ.....	10
4 ПОСТРОЕНИЕ ВРЕМЕННЫХ ДИАГРАММ.....	10
4.1 Выбор элементной базы.....	12
4.2 Выбор серии.....	13
4.3 Выбор компонентов для реализации устройства.....	14
4.4 Выбор компонентов для получения частотного сигнала.....	17
4.5 Устранение помех.....	19
5 РАСЧЕТ ПОТРЕБЛЯЕМОЙ МОЩНОСТИ.....	20

ОПРЕДЕЛЕНИЯ, ОБОЗНАЧЕНИЯ И СОКРАЩЕНИЯ

ИМС – интегральная микросхема

КМОП – комплементарная структура металл-оксид-полупроводник

ЛЭ – логический элемент

СС – система счисления

ТЗ – техническое задание

УГО – условное графическое обозначение

ВВЕДЕНИЕ

Работа посвящена исследованию и разработке измерителя времени с сохранением состояний.

Развитие цифровых технологий привело к широкому распространению приборов с цифровым отображением результатов измерений. Подобные устройства нашли применение в различных областях, включая спортивные мероприятия, где требуется точное отслеживание времени для каждого участника, и в научных исследованиях, где необходимо проводить множество измерений. Преимущества таких устройств заключаются в их простоте и относительной дешевизне производства.

Разрабатываемое устройство должно способствовать измерению времени с точностью до 0.001 секунды. Кроме того, оно должно иметь возможность сохранять последовательно три состояния при получении сигнала сохранения, а также отображать данные таймера и всех трех состояний на семисегментных индикаторах. Устройство также оборудовано сигналом сброса, который возвращает таймер и сохраненные состояния измерений в начальное состояние, но только при условии, что таймер остановлен.

Анализ требований

Исходя из поставленных в ТЗ требований, можно заключить, что основной задачей устройства является точное измерение времени с точностью до 0.001 секунды и последовательное сохранение трех состояний при получении сигнала на сохранение. Устройство также обладает функцией отображения данных таймера и всех трех состояний на семисегментных индикаторах. Кроме того, оно оснащено функцией сброса, позволяющей вернуть таймер и сохраненные состояния в исходное состояние при условии остановки таймера.

Принцип работы разрабатываемого устройства

Для измерения времени, можно использовать счетчики. Счетчики классифицируются по числу устойчивых состояний триггеров, по модулю счета, по направлению счета, по способу формирования внутренних связей, по способу переключения триггера. Триггер – основной элемент, из которого состоит счетчик.

Триггер – класс электронных устройств, обладающих способностью длительно находиться в одном из двух устойчивых состояний и чередовать их под воздействием внешних сигналов. Каждое состояние триггера легко распознаётся по значению выходного напряжения. По характеру действия триггеры относятся к импульсным устройствам — их активные элементы (транзисторы, электронные лампы) работают в ключевом режиме, а смена состояний длится очень короткое время. Отличительной особенностью триггера как функционального устройства является свойство запоминания двоичной информации. Под памятью триггера подразумевают способность оставаться в одном из двух состояний и после прекращения действия переключающего сигнала. Приняв одно из состояний за «1», а другое за «0», можно считать, что триггер хранит (помнит) один разряд числа, записанного в двоичном коде.

1.1 Выбор схемотехнического решения

Для вычисления времени было решено использовать двоично-десятичные счётчики, для его отображения – семисегментные индикаторы. Соответственно, также возникла необходимость в дешифраторах, способных преобразовывать

выходные сигналы каждого счетчика в семисегментный код для наглядного представления пользователю.

Для записи по сигналу и хранения данных было решено использовать регистры с входом синхронизации.

Для организации взаимодействия пользователя с устройством было решено использовать кнопки.

Разработанная структурная схема секундомера с сохранением трех состояний представлена на рисунке 1 и также содержится в приложении Б.



Рисунок 1 – Структурная схема устройства

Проектирование функциональной схемы устройства

На основании выбранного схемотехнического решения были выделены функции устройства и реализующие их блоки – блок управления, блок счёта, блок генерации тактовых импульсов, блок памяти и блок отображения результата. Для детальной проработки каждого функционального блока была спроектирована функциональная схема.

Разработанная функциональная схема секундомера с сохранением трех состояний представлена на рисунке 2, а также содержится в приложении Б [2].

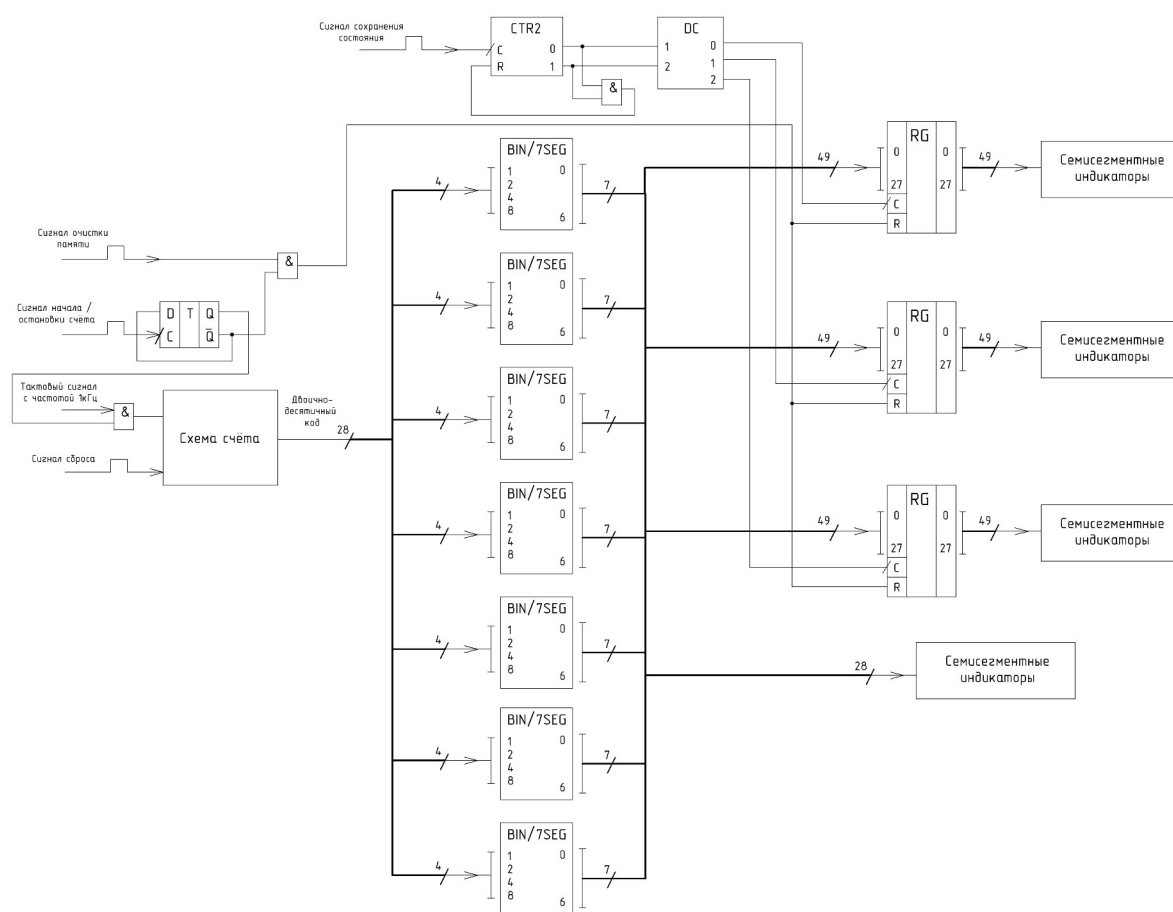


Рисунок 2 – Функциональная схема устройства

1.2 Блок управления

Функциональный блок управления состоит из четырех кнопок, подающих сигналы в блоки счёта и памяти, Т-триггера, используемого для фиксирования

входного сигнала, двух элементов 2-И, используемых для стробирования сигналов.

1.3 Блок генерации тактовых импульсов

Функциональный блок счёта состоит из семи счётчиков, последовательно выступающих друг для друга делителями частоты на 10. Это необходимо для счёта всех семи разрядов временного значения.

1.4 Блок памяти

Функциональный блок памяти состоит из трех 49-битовых регистров для хранения трёх сохраненных значений времени, семи дешифраторов двоично-десятичного кода в семисегментный для последующего вывода значений на семисегментные индикаторы, 2-разрядного счетчика и дешифратора 2-3 для схемы итерации между тремя регистрами.

1.5 Блок отображения результата

Функциональный блок отображения результата состоит из 4 блоков по 7 семисегментных индикаторов для отображения текущего отсчета времени и трех сохраненных значений времени соответственно.

Моделирование

Модель устройства была собрана и протестирована в программе Multisim 14.0. Результаты моделирования показаны на рисунках 3-4.

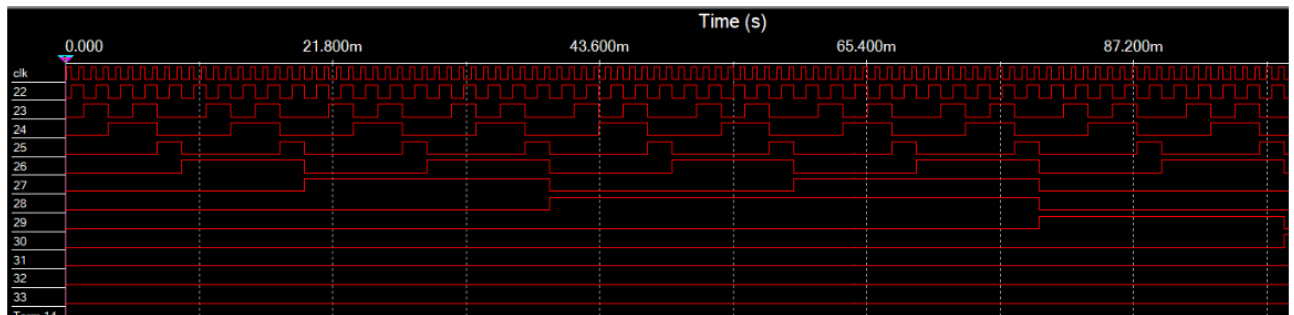


Рисунок 3 – Временная диаграмма работы блока счета

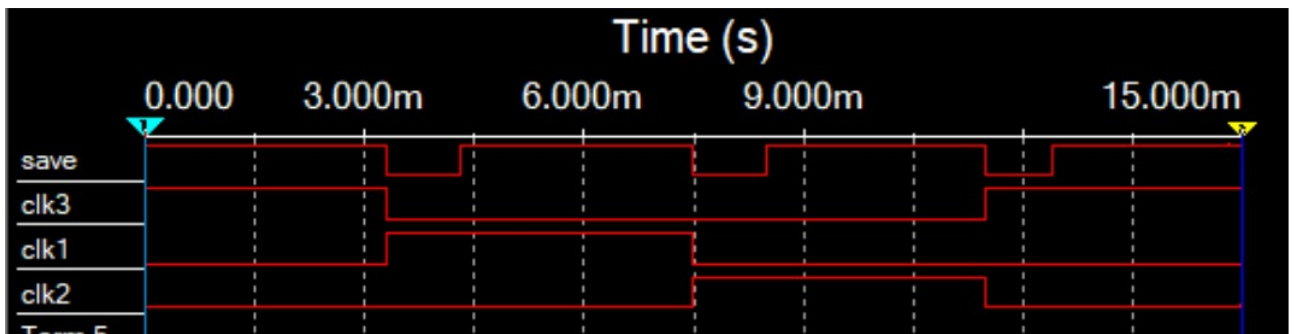


Рисунок 4 – Временная диаграмма работы схемы итерации в блоке памяти

Построение временных диаграмм

Была построена временная диаграмма работы секундомера с сохранением трех состояний. Для удобства рассмотрены сигналы на выходах только одного из семи счетчиков.

CNT_A, CNT_B, CNT_C, CNT_D – сигналы на соответствующих выходах счётчика, отвечающего за разряд миллисекунд. START/STOP, SAVE, RST, CLR – сигналы начала/остановки счёта, сохранения значения, сброса счёта и очистки памяти соответственно.

CNT_EN – сигнал, разрешающий счёт. На диаграмме можно увидеть, что если данный сигнал равен «1», то есть, отсчёт идёт, то сигнал очистки памяти не работает.

CLK_1, CLK_2, CLK_3 – сигналы, разрешающие запись в соответствующий блок памяти.

D1, D2, D3 – значения, записываемые в регистр, отвечающий за разряд миллисекунд в соответствующем блоке памяти. Для удобства показан формируемый тактовый сигнал CLK. Также временная диаграмма есть в приложении Г.

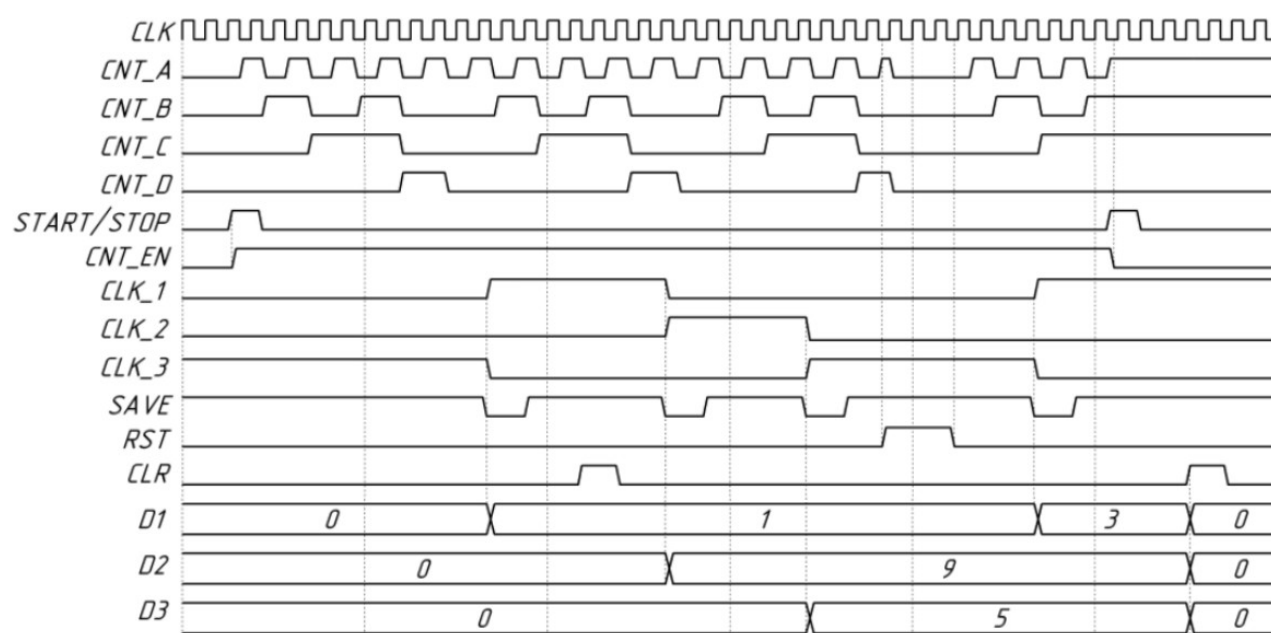


Рисунок 5 – Временная диаграмма работы устройства

Проектирование принципиальной схемы устройства

Разработанная принципиальная схема секундомера с сохранением трех состояний представлена на рисунке 6 и также содержится в приложении Б [2].

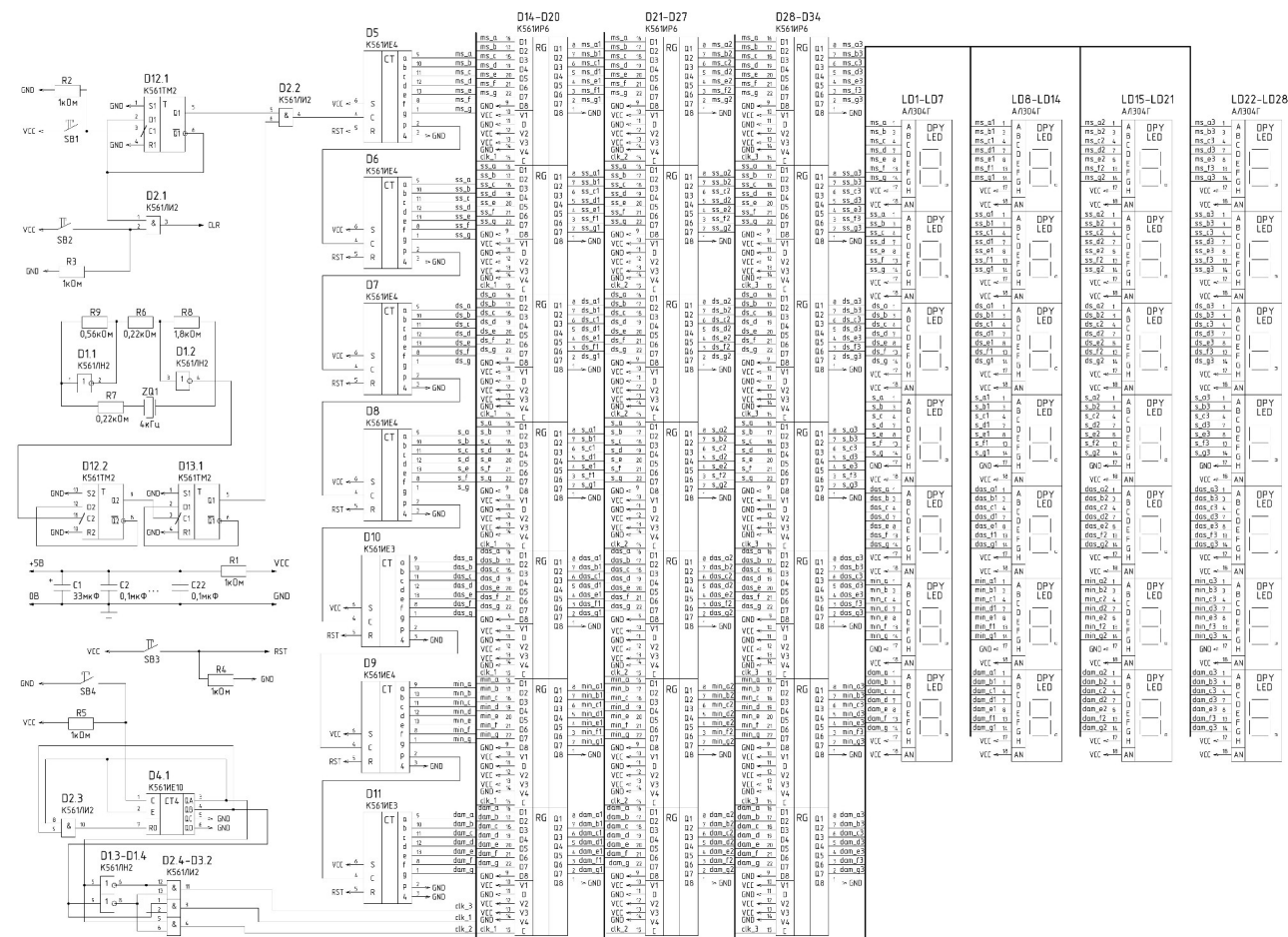


Рисунок 6 – Принципиальная схема устройства

1.6 Выбор элементной базы

Выбирая элементную базу, следует учитывать основные критерии оценки элементов – быстродействие и суммарную выделяемую мощность. В наши дни большинство микросхем изготавливаются по технологиям КМОП и ТТЛ. Ранее ТТЛ-микросхемы не имели аналогов по величине быстродействия, поэтому использовались повсеместно, несмотря на высокое, в сравнении с КМОП, энергопотребление. Параметры современных семейств КМОП-микросхем сочетают в себе достоинства КМОП и быстродействие ТТЛ. К положительным чертам этих микросхем относятся:

- КМОП-микросхемы рассеивают очень малую мощность в статическом режиме (порядка десятков-сотен нВт);
- малое время задержки распространения сигнала (десятки нс);
- на ненагруженном выходе напряжение логической единицы практически равно напряжению питания, а напряжение логического нуля практически равно потенциалу «земли»;
- исключительная помехоустойчивость, достигающая половины напряжения питания.

Совокупность этих характеристик делает КМОП-микросхемы практически идеальными для использования в цифровых устройствах. Источники питания в системах, построенных на КМОП-микросхемах, могут быть маломощными, и, как следствие, недорогими. Благодаря малой потребляемой мощности, подсистема питания может быть проще, а значит дешевле. Непрерывное совершенствование технологических процессов, а также увеличение объемов производства и расширение ассортимента выпускаемых КМОП-микросхем приводит к снижению их стоимости. Приняв во внимание перечисленные достоинства, останавливаем свой выбор на микросхемах КМОП.

1.7 Выбор серии

Промышленность выпускает широкий ассортимент логических микросхем, использующих структуры металл-окисел-полупроводник (МОП или КМОП). На их основе выполнены такие распространенные серии, как К176 (CD4000), К561 (CD4000А), КР1561 (CD4000В), 564 и 1564. Эти микросхемы отличаются очень малым потреблением тока в статическом режиме (0,1 – 100 мкА), высокой надежностью и помехоустойчивостью.

Отличительная особенность серии КР1561 от К561 — наличие буферных элементов на входах и выходах, в результате чего все микросхемы серии имеют примерно одинаковые выходные характеристики. Кроме того, микросхемы КР1561 защищены от перегрузок как по входу, так и по выходу (в выходные цепи добавлены токоограничительные резисторы), но некоторые из элементов данной серии имеют меньший допустимый диапазон питающего напряжения.

Логика работы микросхем с идентичными буквенно-цифровыми обозначениями после номера серии у K176, K561, KP1561, 564 и 1564 одинакова (нумерация выводов та же).

Микросхемы серии K561 (564, 1561, 1564) являются более современными по сравнению с серией 176 и превосходят их по всем параметрам. Кроме того, у них более широкий номенклатурный перечень.

Для разрабатываемого устройства была выбрана серия K561.

1.8 Выбор компонентов для реализации устройства

D-триггеры K561TM2 для деления частоты генерируемого тактового сигнала, хранения входных сигналов. На рисунке 7 показано УГО элемента [3,4,5].

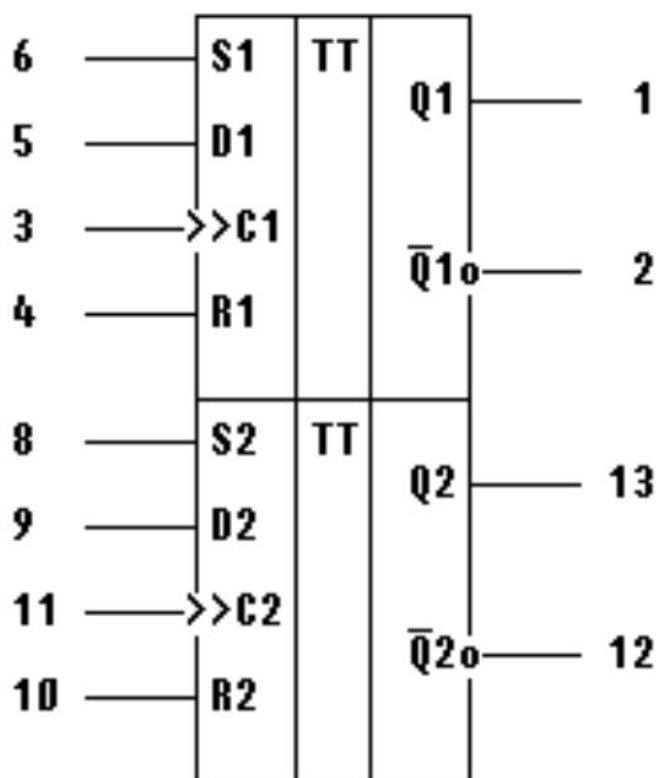


Рисунок 7 — УГО K561TM2

Триггеры обладают асинхронными выводами сброса в «0» и установки в «1». Триггер использовался в качестве Т-триггера и делителя частоты.

Восьмиразрядный, двунаправленный шинный регистр К561ИР6 со входами и выходами как параллельными, так и последовательными. На рисунке 8 показано УГО элемента [3,4,5].

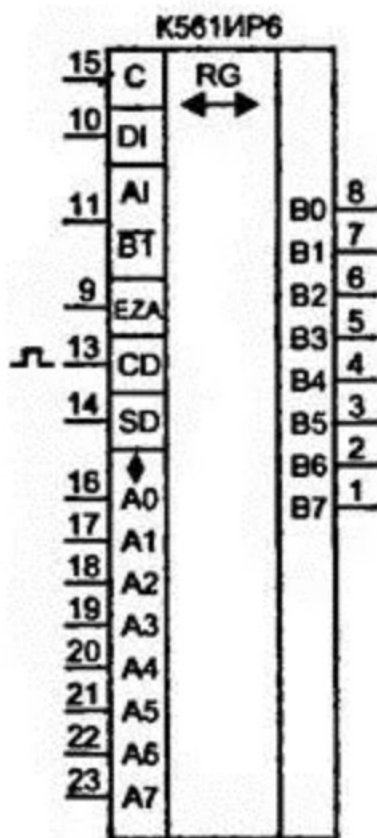


Рисунок 8 — УГО К561ИР6

Счетчик по модулю 10 с дешифратором для вывода информации на семисегментный индикатор К561ИЕ4 для счета времени. На рисунке 9 показано УГО элемента [3,4,5].

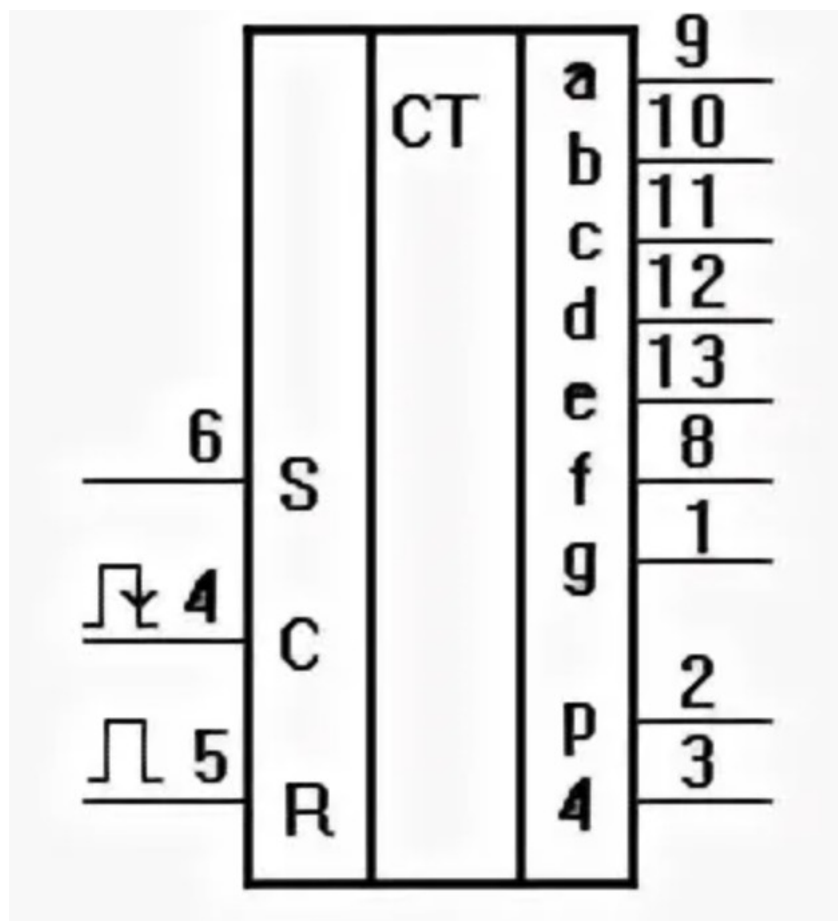


Рисунок 9 — УГО K561IE4

Счетчик по модулю 6 с дешифратором для вывода информации на семисегментный индикатор K561IE3 для счета времени. На рисунке 10 показано УГО элемента [3,4,5].

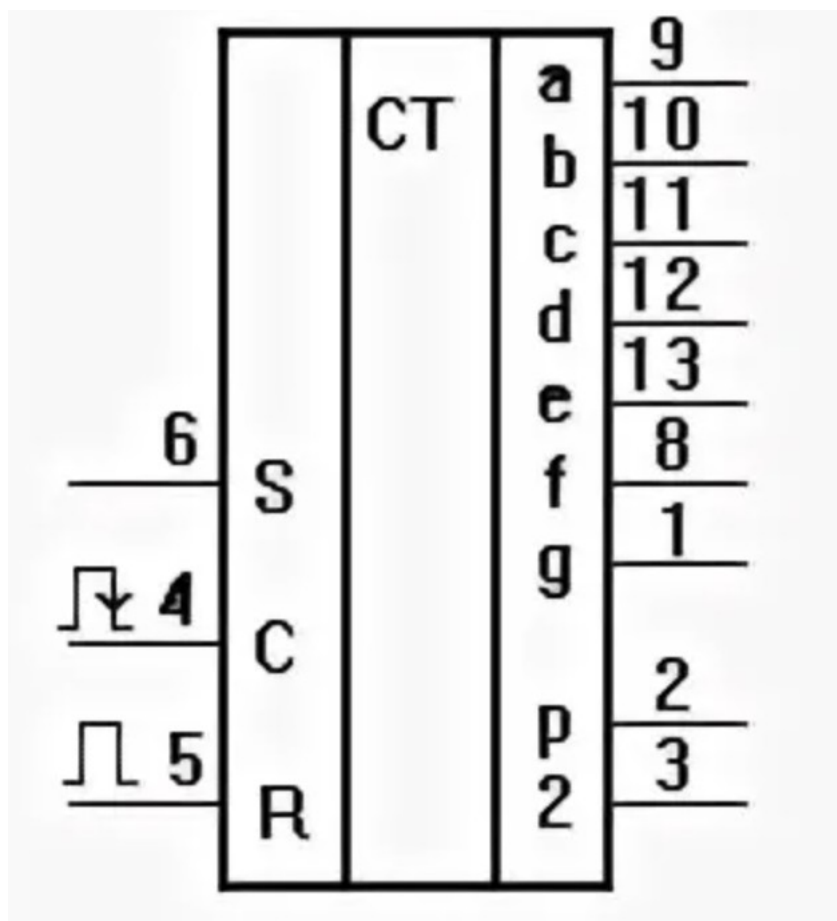


Рисунок 10 — УГО K561IE3

Индикатор знакосинтезирующий с общим анодом АЛ304Г для отображения текущего отсчёта времени и сохранённых временных значений.

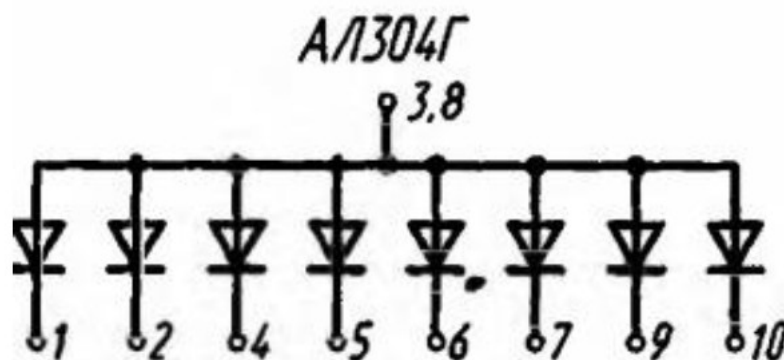


Рисунок 11 – АЛ304Г

1.9 Выбор компонентов для получения частотного сигнала

Для того, чтобы обеспечить схему стабильными тактовыми импульсами, необходимо собрать тактовый генератор с заданной частотой. Учитывая, что необходимая частота – 1 кГц, получается схема кварцевого генератора, представленная на рисунке 12. Используемый генератор имеет частоту 4кГц, которая с помощью двух Т-триггеров, находящихся в счетном режиме, последовательно делится вдвое, образуя нужную частоту в 1кГц.

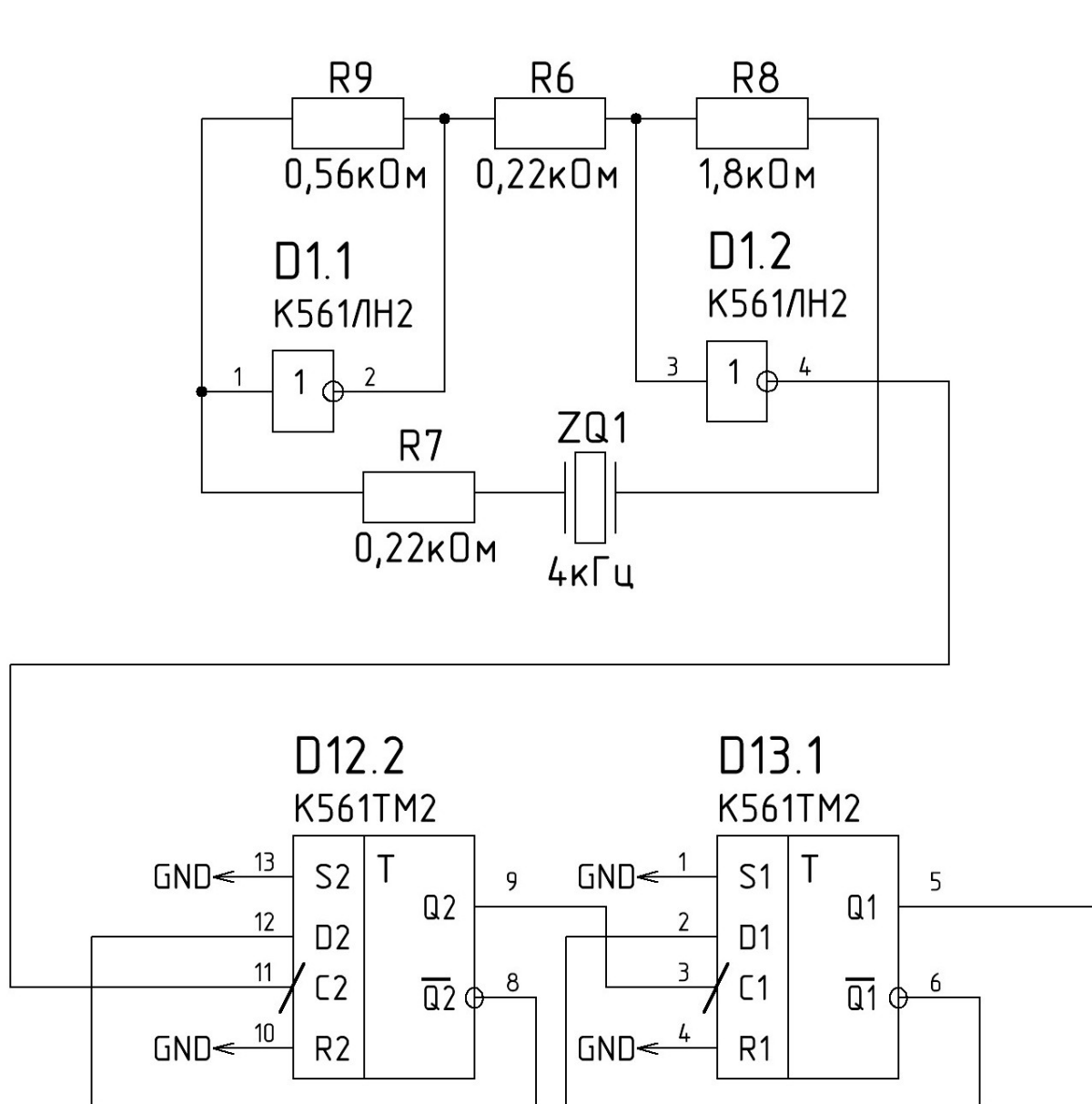


Рисунок 12 – Схема подключения кварцевого генератора тактовых импульсов

1.10 Устранение помех

Источник питания может быть нестабилен и выдавать скачки напряжения, из-за чего работа устройства может быть прервана. Для устранения такого явления между линией питания +5В и линией заземления 0В необходимо установить электролитические конденсаторы. Один конденсатор, с наибольшим значением, должен быть расположен в близости от разъема питания, а его емкость равна 33 мкФ.

Для снижения скачков напряжения, обусловленных переходными процессами в микросхемах, необходимо установить параллельные конденсаторы. На каждые 2-3 микросхемы нужен один конденсатор. Для разрабатываемой схемы устройства, в которой 42 микросхемы, было решено использовать 21 конденсатор емкостью 0,1 мкФ каждый. Установить их необходимо в непосредственной близости от корпуса преобразователя.

Помехи в разрабатываемом устройстве могут возникать также из-за неиспользуемых входов, которые могут создавать помехи в цепях. Для устранения такого явления все неиспользуемые прямые входы управления были соединены с общей линией земли (0В), а инверсные входы управления – с линией питания (+5В).

Расчет потребляемой мощности

Рассчитаем суммарную мощность, потребляемую измерителем яркости. Для оценки статической мощности используются справочные сведения о микросхемах, используемых в схеме.

Суммарная мощность, потребляемая устройством, состоит из статической и динамической мощностей.

Рассчитаем статическую мощность, потребляемую спроектированным устройством по формуле:

$$P_{\text{стат}} = U_{\text{cc}} \cdot I_{\text{cc}},$$

где $U_{\text{cc}} = 5 \text{ В}$ – напряжение питания, I_{cc} – ток потребления микросхемы.

Результаты расчета суммарной мощности в статическом режиме каждого вида ИМС представлены в таблице 1.

Таблица 1 – Результаты расчета суммарной мощности в статическом режиме каждого вида ИМС

ИМС	$P_{\text{стат макс}}, \text{ мВт}$	Количество	$\Sigma P_{\text{стат макс}}, \text{ мВт}$
K561ЛН2	42	1	42
K561ЛИ2	40	2	80
K561ИЕ10	24	1	24
K561ИЕ4	67	5	335
K561ИЕ3	66,5	2	133
K561ТМ2	205	2	410
K561ИР6	110	21	2310

Таким образом, суммарная потребляемая мощность устройства в статическом режиме равна 3334 мВт.

Расчет динамической потребляемой мощности вычисляется по формуле:

$$P_{\text{динам}} = C_0 U_{\text{пит}}^2 f_{\text{вх}} + C_{\text{нагр}} U_{\text{пит}}^2 f_{\text{вых}},$$

где C_0 – входная емкость ИМС, $U_{\text{пит}}$ – напряжение питания (5 В), $C_{\text{нагр}}$ – емкость нагрузки, $f_{\text{вх}}$ – входная частота, $f_{\text{вых}}$ – выходная частота.

Поскольку входная и выходная частоты малы, мощность в динамическом режиме пренебрежительно мала.

Таким образом, суммарная мощность, потребляемая устройством, равна ≈ 3334 мВт. Полученная мощность удовлетворяет требованиям, указанным в ТЗ.

ЗАКЛЮЧЕНИЕ

В результате выполнения курсового проекта получены функциональное и принципиальное описание устройства измерителя среднего времени нажатия на кнопку, построенного на базе КМОП, временные диаграммы симуляции его работы. Также были выполнены расчеты потребляемой мощности.

Результатом проектирования является устройство, отвечающее заданным в ТЗ характеристикам.

СПИСОК ИСПОЛЬЗОВАННЫХ ИСТОЧНИКОВ

1. Бирюков С.А. Применение цифровых микросхем серий ТТЛ и КМОП. – 2000.
2. Захаров М.А. Конспекты лекций по дисциплине «Схемотехника». – 2022.
3. ГОСТ 2.743-91 ЕСКД. Обозначения условные графические в схемах. Элементы цифровой техники [Электронный ресурс]. – 1992. – URL: https://znaytovar.ru/gost/2/GOST_274391_ESKD_Oboznacheniya.html (дата обращения 02.05.2023).
4. Электронные компоненты [Электронный ресурс]. – 2023. – URL: <https://www.chipdip.ru/product/> (дата обращения 07.05.2023).
5. Справочная информация по ADC0804 [Электронный ресурс]. – 2002. – URL: <https://radio-hobby.org/uploads/datasheet/52/adc0/adc0803lcn.pdf?ysclid=limh8jhuhh723583333> (дата обращения 11.05.2023).
6. Справочная информация по ADC0804 [Электронный ресурс]. – 2002. – URL: <https://radio-hobby.org/uploads/datasheet/52/adc0/adc0803lcn.pdf?ysclid=limh8jhuhh723583333> (дата обращения 11.05.2023).
7. Справочная информация по СФ2-12 [Электронный ресурс]. – 2003. – URL: <https://eandc.ru/pdf/opto/sf2-12.pdf> (дата обращения 11.05.2023).

ПРИЛОЖЕНИЕ А

Техническое задание

на 5 листах

ПРИЛОЖЕНИЕ Б

Структурная электрическая схема
на 1 листе

ПРИЛОЖЕНИЕ В

Структурная функциональная схема
на 1 листе

ПРИЛОЖЕНИЕ Г

Структурная принципиальная схема
на 1 листе

ПРИЛОЖЕНИЕ Д

Спецификация
на 2 листах

ПРИЛОЖЕНИЕ Е

Временная диаграмма

на 1 листе

Министерство науки и высшего образования Российской Федерации
Федеральное государственное бюджетное образовательное учреждение
высшего образования
«Московский государственный технический университет имени Н.Э. Баумана
(национальный исследовательский университет)»
(МГТУ им. Н.Э. Баумана)

УТВЕРЖДАЮ
Заведующий кафедрой ИУ6
(Индекс)
А.В.Пролетарский
(И.О.Фамилия)
« » 2024 г.

З А Д А Н И Е
на выполнение курсовой работы

по дисциплине Схемотехника

Студент группы ИУ6-63Б

Логачев Кирилл Александрович
(Фамилия, имя, отчество)

Тема курсовой работы Схемотехническое проектирование
электронного устройства

Направленность КР (учебная, исследовательская, практическая, производственная, др.)
учебная

Источник тематики (кафедра, предприятие, НИР) кафедра

График выполнения работы: 25% к 3 нед., 50% к 10 нед., 75% к 13 нед., 100% к 15 нед.

Задание секундомер
с сохранением трех состояний

Оформление курсовой работы:

Расчетно-пояснительная записка на 20-30 листах формата А4.

1. Схема электрическая функциональная
2. Диаграммы временные работы устройства
3. Схема электрическая принципиальная
4. Спецификация (перечень) используемых элементов

Дата выдачи задания « » февраля 2024 г.

Руководитель курсовой работы	<u>М.А. Захаров</u> (Подпись, дата)	(И.О.Фамилия)
Студент	<u>К.А. Логачев</u> (Подпись, дата)	(И.О.Фамилия)

Примечание: Задание оформляется в двух экземплярах: один выдается студенту, второй хранится на кафедре.



Министерство науки и высшего образования Российской Федерации
Федеральное государственное бюджетное образовательное учреждение
высшего образования
«Московский государственный технический университет
имени Н.Э. Баумана
(национальный исследовательский университет)»
(МГТУ им. Н.Э. Баумана)

ФАКУЛЬТЕТ ИНФОРМАТИКА И СИСТЕМЫ УПРАВЛЕНИЯ

КАФЕДРА КОМПЬЮТЕРНЫЕ СИСТЕМЫ И СЕТИ (ИУ6)

НАПРАВЛЕНИЕ ПОДГОТОВКИ 09.03.01 ИНФОРМАТИКА И ВЫЧИСЛИТЕЛЬНАЯ ТЕХНИКА

Секундомер с сохранением трех состояний

Техническое задание на курсовую работу
по дисциплине Схемотехника

Листов

Студент ИУ6-63Б
(Группа)

(Подпись, дата) К.А. Логачев
(И.О. Фамилия)

Руководитель курсовой работы,
(кандидат технических наук)

(Подпись, дата) М.А. Захаров
(И.О. Фамилия)

Москва, 2024

1 ВВЕДЕНИЕ

Настоящее техническое задание распространяется на разработку секундомера с сохранением трех состояний. Данное устройство предназначено для отсчета времени от 0 секунд до 59 минут 59 секунд с точностью измерения 0,001 с. Устройство необходимо выполнить на элементной базе КМОП.

Разрабатываемое решение используется в учебных лабораториях технических учебных заведений, научных лабораториях, военном деле, что обуславливает актуальность разработки устройства.

2 ОСНОВАНИЯ ДЛЯ РАЗРАБОТКИ

Устройство разрабатывается на основе учебного плана кафедры ИУ6 «Компьютерные системы и сети» Московского государственного технического университета им. Н.Э.Баумана.

3 НАЗНАЧЕНИЕ РАЗРАБОТКИ

Устройство предназначено для отсчёта времени. Секундомер работает на основе опорного тактового сигнала, частота которого равняется 1000 Гц.

Управление секундомером осуществляется кнопками начала и остановки счёта, сброса счёта, сохранения значения и очистки памяти. Кнопка начала и остановки счёта разрешает или запрещает подачу тактового сигнала на вход схемы счёта. Выходные сигналы с каждого счётчика подаются на соответствующий дешифратор семисегментного индикатора, с которого они попадают на семисегментные индикаторы для отображения времени. Кнопка сброса счёта осуществляет сброс значений на всех счётчиках. К входам сброса счётчиков, которые ответственны за счёт старшего разряда секунд и минут, также подключена комбинационная схема для сброса счёта при достижении значения «6». Кнопка сохранения состояния с помощью схемы итерации последовательно разрешает запись из всех дешифраторов в один из трех блоков регистров. Значения, сохраненные в регистрах, также выводятся на соответствующие блоки семисегментных индикаторов. Кнопка очистки памяти осуществляет сброс значений во всех блоках регистров только когда счёт остановлен.

4 ЦЕЛИ И ЗАДАЧИ

4.1. Цель работы

Целью курсового проектирования является разработка секундомера с сохранением трёх состояний.

4.2. Решаемые задачи

4.2.1. Анализ технического задания и возможных путей решения поставленной задачи.

4.2.2. Обоснование и синтез электрической функциональной схемы устройства.

4.2.3. Выбор элементной базы на основании технических требований.

4.2.4. Разработка электрической принципиальной схемы устройства.

4.2.5. Построение временных диаграмм.

4.2.6. Расчет параметров мощности устройства.

5 ТРЕБОВАНИЯ К РАЗРАБАТЫВАЕМОМУ УСТРОЙСТВУ

5.1. Требования к составу и параметрам технических средств

5.1.1. Логика элементов – КМОП.

5.1.2. Мощность потребления – не более 6 Вт.

5.1.3. Тактовая частота – 1 кГц.

5.2. Требования к эксплуатации

5.2.1. Условия эксплуатации в соответствии с СанПиН 2.2.2/2.4.1340-03.

5.3. Требования к маркировке и упаковке

Требования к маркировке и упаковке не предъявляются.

5.4. Требования к транспортированию и хранению

Требования к транспортировке и хранению не предъявляются.

6 ТРЕБОВАНИЯ К ДОКУМЕНТАЦИИ

6.1 В состав сопровождающей документации должны входить:

6.1.1 Расчетно-пояснительная записка на 25 – 30 листах формата А4

6.1.2 Техническое задание (Приложение А)

6.1.3 Спецификация (Приложение В)

6.1.4 Справочник по микросхемам (Приложение Д).

6.2 Графическая часть должна быть включена в расчетно-пояснительную записку в качестве приложений и иллюстраций:

6.2.1 Временные диаграммы (Приложение Г).

6.2.2 Схема электрическая структурная (Приложение Б)

6.2.3 Схема электрическая функциональная (Приложение Б)

6.2.4 Схема электрическая принципиальная (Приложение Б).

7 СТАДИИ И ЭТАПЫ РАЗРАБОТКИ

Таблица 1 – Этапы разработки

№	Название этапа	Срок, % выполнения	Отчетность
1	Исследование предметной области	1 – 4 нед., 15%	Описание общего принципа работы устройства.
2	Разработка технического задания	5 нед., 20%	Техническое задание
3	Проектирование и разработка функциональной электрической схемы	6 – 7 нед. 40%	Функциональная схема
4	Проектирование и разработка принципиальной электрической схемы	8 – 10 нед. 60%	Принципиальная схема
5	Оформление расчетно-пояснительной записки	11 – 14 нед. 90%	Расчетно-пояснительная записка
6	Защита курсовой работы	15 – 16 нед., 100%	Доклад (3 – 5 минут)

8 ПОРЯДОК КОНТРОЛЯ И ПРИЕМА

8.1 Порядок контроля

Контроль выполнения осуществляется руководителем еженедельно.

8.2 Порядок защиты

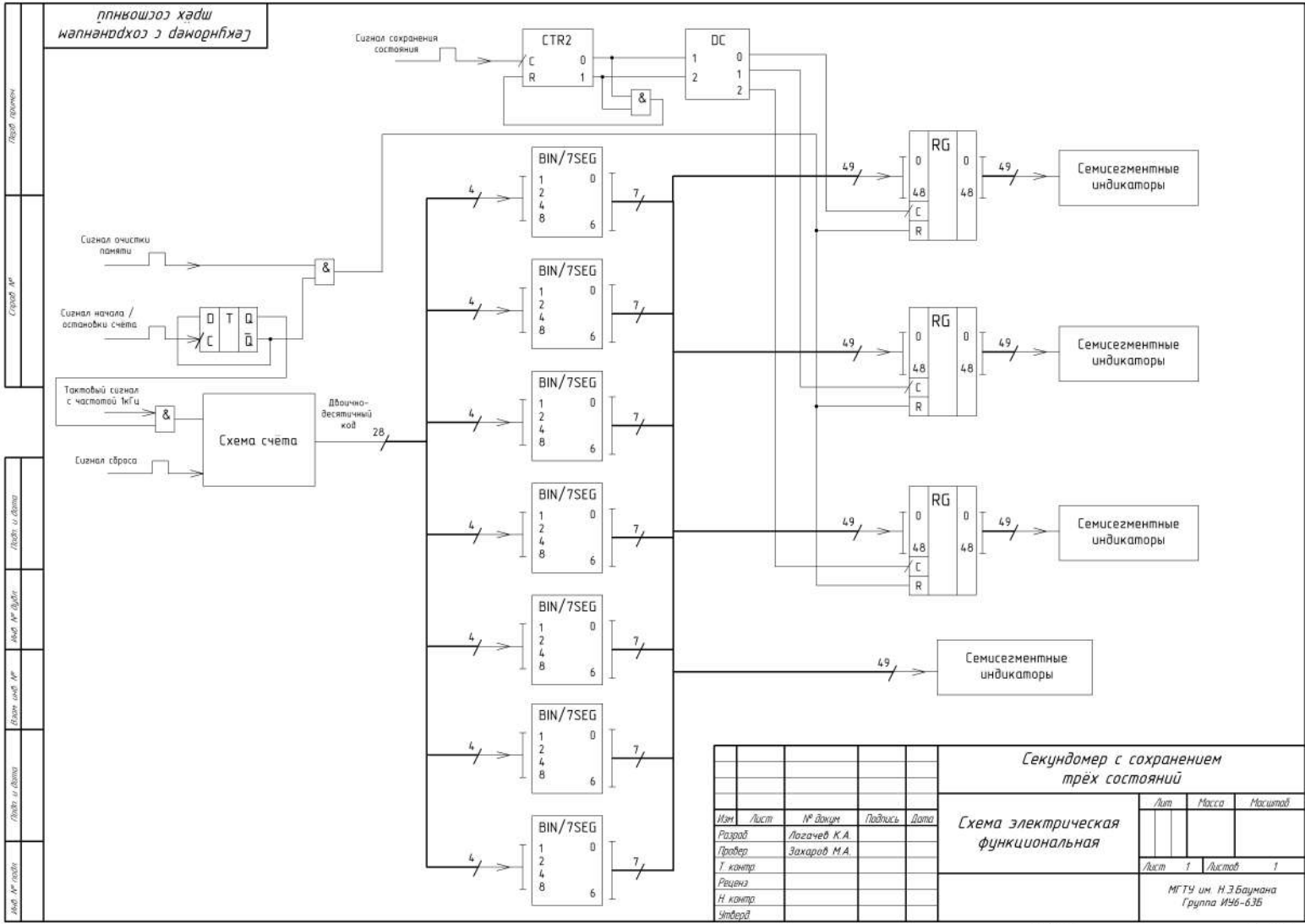
Защита осуществляется перед комиссией, состоящей из преподавателей кафедры ИУ6.

8.3 Срок защиты

Срок защиты: 15-16 недели.

9 ПРИМЕЧАНИЕ

В процессе выполнения работы возможно уточнение отдельных требований технического задания по взаимному согласованию руководителя и исполнителя.



Копировать

Формат А3



