МЕТОДЫ СИММЕТРИЧНОГО ШИФРОВАНИЯ

Алгоритм усовершенствованного стандарта шифрования AES

Конкурс AES

- Предпосылки:
 - Недостаточная длина ключа DES (фактически 56 бит)
 - Ориентация DES на аппаратную реализацию
 - Успешные криптоатаки на DES
- Конкурс на новый стандарт (Advanced Encryption Standard) объявлен 12 сентября 1997 года институтом NIST (The National Institute of Standards and Technology, USA):
 - № Заявки принимались от любой организация или группы исследователей
 - Шифр-победитель должен распространяться по всему миру на не эксклюзивных условиях и без платы за пользование патентом
 - Минимальные требования к новому стандарту касались типа алгоритм,
 длины блока обработки и допустимых размеров ключей

Требования к новому алгоритму

- Алгоритм должен быть симметричным шифром
- Алгоритм должен быть блочным шифром
- Алгоритм должен использовать длину блока 128 бит, и поддерживать три длины ключа: 128, 192 и 256 бит.
- Дополнительные требования:
 - Использовать операции, легко реализуемые, как аппаратно (на микрочипах), так и программно
 - Ориентироваться на 32-разрядные процессоры
 - Не усложнять без необходимости структуру шифра для того, чтобы все заинтересованные стороны были в состоянии убедиться, что в нём не заложено каких-либо недокументированных возможностей

Этапы конкурса

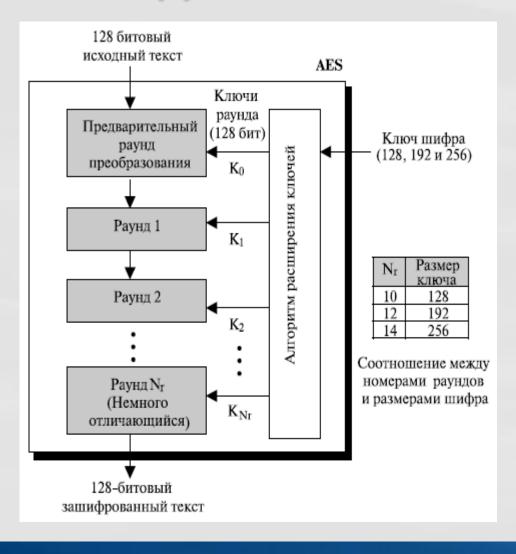
- [●] Предварительный отбор: 20.08.1998 года на 1-й конференции AES был объявлен список из 15 кандидатов: CAST-256, CRYPTON, DEAL, DFC, E2, FROG, HPC, LOKI97, MAGENTA, MARS, RC6, Rijndael, SAFER+, Serpent, Twofish
- № Первый раунд (128 битные ключи):
 - Исследовались криптографическая стойкость, а также практические аспекты реализации: оптимизацию скорости выполнения и размера кода на различных архитектурах (от ПК до смарт-карт и аппаратных реализаций)
 - ❷ В августе 1999 года были объявлены 5 финалистов: MARS, RC6, Rijndael, Serpent и Twofish
- № Второй раунд (192-битные и 256-битные ключи):
 - Оценивалась пригодность финалистов для использования в качестве генераторов случайных чисел. Продолжительность статистических тестов NIST составила несколько месяцев
 - ❷ По результатом полученных на обоих раундах характеристик шифров проведено голосование

Итоги конкурса AES

	Rijndael	Serpent	TwoFish	RC-6	MARS
Аппаратная реализации (эффективность)	+	+			
Программная реализация (относительное быстродействие)	3.5	1	5.5	6	4
Этап расширения ключа	+		+		
Возможность распараллеливания	+				
Запас криптостойкости	Оптимум	Завышен	Завышен	Оптимум	Оптимум
Кол-во голосов: ЗА/ПРОТИВ	86/10	59/7	31/21	23/37	13/83

Шифр RIJNDAEL официально объявлен победителем конкурса в день 02.10.2000 и получил второе наименование ADVANCED ENCRYPTION STANDARD

Шифр AES



- Используется не сеть Фейстеля, а Square like структуру (структуру «квадрат»)
- Поддерживаются три версии (с 10, 12 и 14 раундами). Каждая версия использует различный размер ключа шифра (128, 192 или 256) и имеет соответствующее название: AES-128, AES-196, AES-256
- Ключи раунда имеют тот же самый размер,
 что и блоки зашифрованного или исходного текста всегда 128 бит
- Детали по ссылкам:
 - https://habr.com/ru/articles/508442/
 - https://habr.com/ru/articles/508548/

Единицы данных

- Блок последовательность из 16 байтов, над которой оперирует алгоритм
- Байт последовательность из 8 битов . Операции над байтами производятся, как над элементами поля Галуа GF(2^8), то есть байту $\{b_7b_6b_5b_4b_3b_2b_1b_0\}$ соответствует полином

$$b_7 x^7 + b_6 x^6 + b_5 x^5 + b_4 x^4 + b_3 x^3 + b_2 x^2 + b_1 x + b_0$$

- Операция сложения полиномов выполняется, как XOR коэффициентов при одинаковых степенях (XOR байтов)
- Операция умножения полиномов выполняется по модулю неприводимого полинома $x^8 + x^4 + x^3 + x + 1$ (XOR с $11B_{16}$)

Примеры операций на байтами

Сложение:

$$0x98 + 0x89 = (x^7 + x^4 + x^3) + (x^7 + x^3 + 1) = x^4 + 1 = 0x11$$

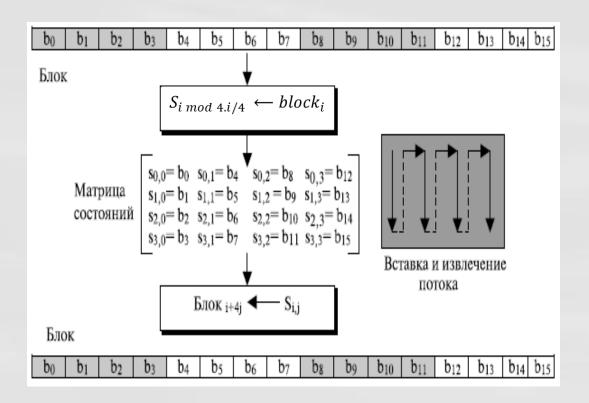
Умножение:

0x98 * 0x89 mod 0x11B=

$$(x^7 + x^4 + x^3)*(x^7 + x^3 + 1) =$$

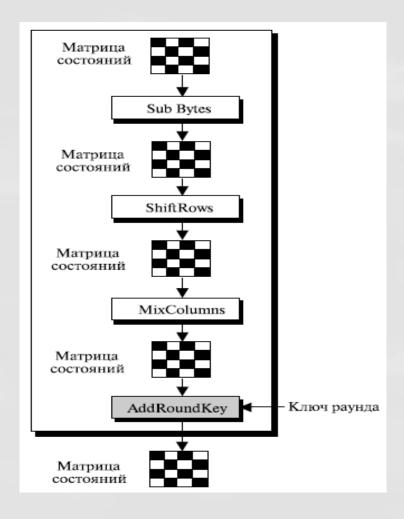
 $x^{14} + x^{11} + x^{10} + x^{10} + x^7 + x^6 + x^7 + x^4 + x^3 = x^{14} + x^{11} + x^6 + x^4 + x^3 =$
 $x^3 * (x^{11} + x^8 + x^3 + x + 1) =$
 $(x^{11} + x^8 + x^3 + x + 1) \mod (x^8 + x^4 + x^3 + x + 1) = x^7 + x^4 = 0x90$

Матрица состояний



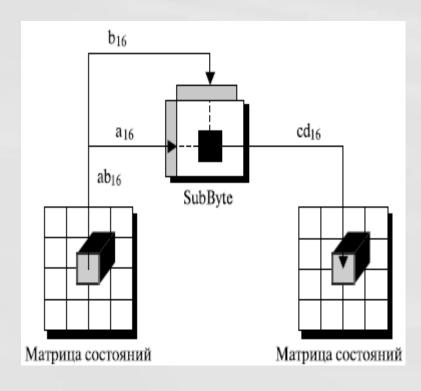
- Размер 4х4 байт
- Содержит промежуточные результаты обработки (состояния) блоков данных

Payнд AES



- Раунд состоит из четырех различных обратимых преобразований, называемых слоями.
- Каждое преобразование модифицирует матрицу состояний
- Каждый слой разрабатывался с учетом противодействия линейному и дифференциальному криптоанализу:
 - SubBytes слой подстановок (замен) байтов для обеспечение нелинейных свойств шифра
 - ShiftRows -слой линейного перемешивания строк
 - MixColums -слой линейного перемешивания столбцов
 - AddRoundKey- слой рандомизации с выполнением XOR промежуточного состояния с ключом раунда.

Преобразование «Подстановка»



- Процедура SubByte выполняет 16 независимых преобразований байта в байт (если два байта имеют одинаковое значение, то они преобразуются одинаково)
- Одержание каждого байта изменяется, но расположение байтов в матрице остается тем же самым
- Допустимые реализации:

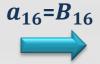
 - Математическим вычислением -заменой байта аффинным преобразованием его мультипликативной инверсии в $GF(2^8)$ по модулю неприводимого многочлена $x^8+x^4+x^3+x+1$
- В процессе расшифровки используется процедура InvSubByte − инверсная по отношению SubByte

Таблица подстановок S-box $b_{16} = 3_{16}$ Прямая подстановка

$$b_{16} = 3_{16}$$



					_												
		0	1	2	3	4	5	6	7	8	9	a	ъ	O	p.	æ	f
	0	63	7c	77	7b	f2	6b	6f	c5	30	01	67	2b	fe	d7	ab	76
	1	ca	82	с9	7d	fa	59	47	f0	ad	d4	a2	af	9c	a4	72	c0
	2	b7	fd	93	26	36	3f	f 7	CC	34	a 5	e5	f1	71	ď8	31	15
	3	04	c7	23	c3	18	96	05	9a	07	12	80	e2	eb	27	b2	75
	4	09	83	2c	1a	1b	6 e	5a	a0	52	3b	d6	b3	29	e 3	2f	84
	5	53	d1	00	ed	20	fc	b1	5b	6a	පි	be	39	4a	4c	58	cf
	6	d0	ef	aa	fb	43	4d	33	85	45	f9	02	7f	50	3с	9f	a8
	7	51	a3	40	8f	92	9d	38	f5	bc	b6	da	21	10	ff	f3	d2
	8	cd	0c	13	ec	5f	97	44	17	с4	a7	7e	3d	64	5d	19	73
	9	60	81	4f	dc	22	2 a	90	88	46	e	b8	14	de	5e	0b	ф
6	a	e	32	3 a	0 a	49	06	24	5c	c2	d3	ac	62	91	95	e4	79
	b	e 7	с8	37	6d	8d	d5	4e	a 9	6c	56	f4	ea	65	7 a	ae	08
	O	ba	78	25	2e	1c	a6	b4	с6	e8	dd	74	1f	4b	bd	8b	8a
	d	70	3e	b 5	66	48	03	f6	0e	61	35	57	b9	86	c1	1d	9е
	e	e1	f8	98	11	69	d9	8e	94	9b	1e	87	e9	ce	55	28	df
	f	80	a1	89	0d	bf	e6	42	68	41	99	2d	0f	Ь	54	bb	16





$$cd_{16}=6D_{16}$$

Обратная подстановка

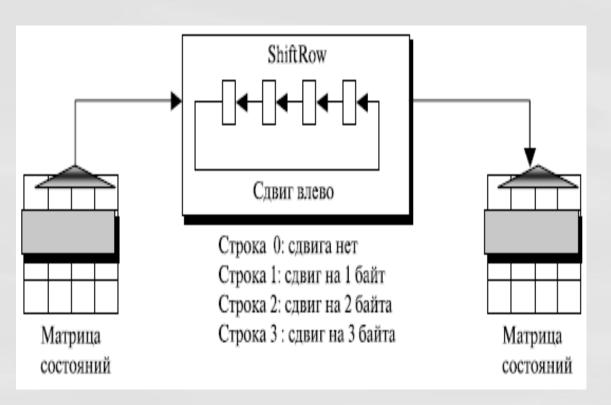
i e f
3 d7 fb
e e9 cb
a c3 4e
b d1 25
5 b6 92
d 9d 84
3 45 06
3 8a 6b
4 e6 73
5 df 6e
8 be 1b
d 5a f4
0 ec 5f
9 9c ef
3 99 61
1 0c 7d

Аффинное преобразование

$$cd = \begin{bmatrix} 10001111 \\ 11000111 \\ 11110001 \\ 11111000 \\ 01111100 \\ 00011111 \end{bmatrix} \times ab^{-1} + \begin{bmatrix} 1 \\ 1 \\ 0 \\ 0 \\ 0 \\ 1 \\ 1 \\ 0 \end{bmatrix}$$

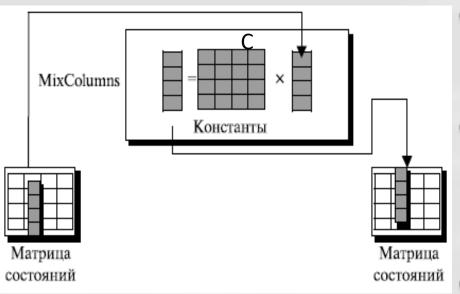
$$(ab) \times (ab^{-1}) \equiv 1 \mod (x^8 + x^4 + x^3 + x + 1)$$

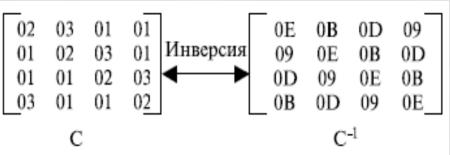
Преобразование «Перестановка»



- Операция ShiftRows производит циклический сдвиг влево
- Число сдвигов равно номеру обрабатываемой строки матрицы состояний
- Порядок битов в байте не меняется
- Для дешифрации используется процедура InvShiftRows – инверсная по отношению ShiftRows

Преобразование «Смешивание»



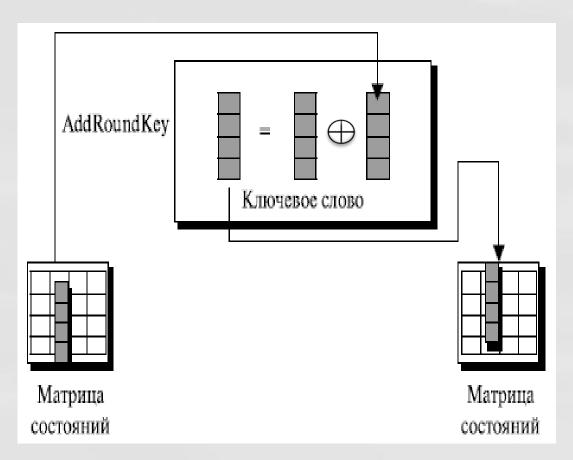


- MixColumns преобразовывает каждый столбец матрицы состояний в новый столбец умножением на матрицу констант С
- Столбцы матрицы состояний рассматриваются как полиномы <u>с коэффициентами</u>в GF(2⁸) и умножаются по модулю x⁴+1 на полином:

$$'03'x^3+'01'x^2+ \ '01'x+'02'$$

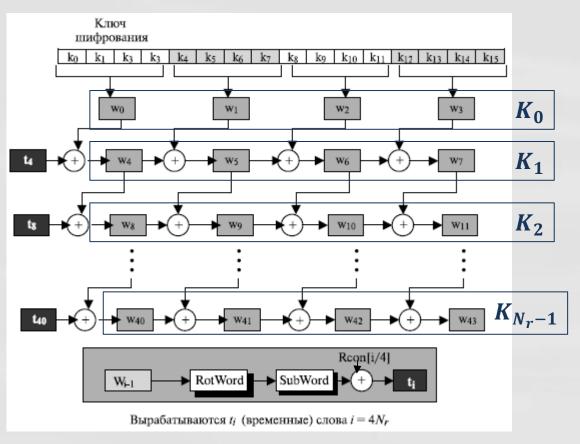
- Матрица констант C реализует умножение полиномов по модулю x^4+1
- Основание для решения:
 - Достаточно сильное рассеивание данных.
 - ⊌ Высокую скорость реализации на 8-разрядных процессорах
 - Простой вид для описания и обратимость получаемого результата обратная процедура InvMixColumns (с матрицей констант \mathcal{C}^{-1})

Преобразование «Сложение с раундовым ключом»



- Ключ раунда рассматривается как четыре слова по 32 бита
- Операция AddRoundKey выполняет XOR каждой колонки матрицы состояний с соответствующим словом раундового ключа
- Процедура AddRoundKey инверсна сама себе

Алгоритм расширения ключа

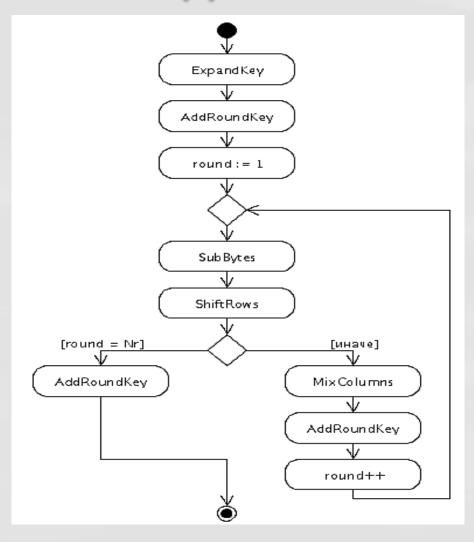


Пример генерации раундовых ключей для AES-128

- Алгоритм расширения ключа ExpandKey создает последовательно (слово за словом)
 128-битные раундовые ключи для N_r раундов от единственного секретного ключа шифра
- RotWord осуществляет циклический сдвиг байтов в слове влево
- [●] SubWord осуществляет замену каждого байта в слове в соответствии с методом подстановок, использованном в SubByte.
 - Rcon(i) формирует константу, i- номер раунда

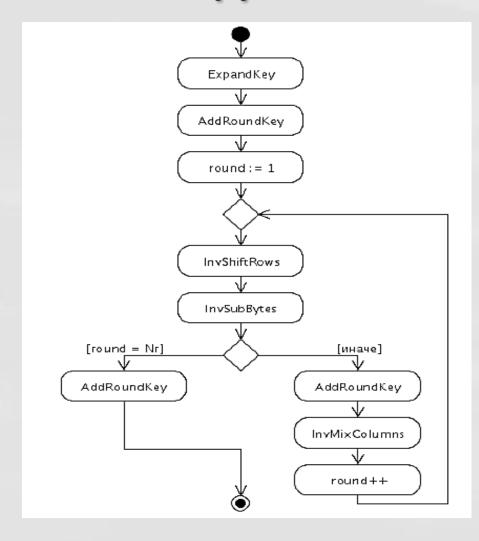
Раунд	Константа (RCon)	Раунд	Константа (RCon)
1	(01 00 00 00)16	6	(20 00 00 00)16
2	(02 00 00 00) ₁₆	7	(40 00 00 00)16
3	(04 00 00 00)16	8	(80 00 00 00)16
4	(08 00 00 00)16	9	(1B 00 00 00) ₁₆
5	(10 00 00 00) ₁₆	10	(36 00 00 00)16

Зашифрование



- Перед первым раундом применяется дополнительное забеливание с использованием ключа. Без этого любой слой до первого добавления ключа может быть просто снят без знания ключа, что не добавляет безопасности в алгоритм
- Для того чтобы сделать структуру алгоритма более простой, слой линейного перемешивания столбцов в последнем раунде отсутствует. Доказано, что это не повышает и не понижает безопасность.

Расшифрование



- При расшифровании все преобразования производятся в обратном порядке
- Используются следующие обратные преобразования вместо соответствующих шифрующих:
 - InvSubBytes подстановка байтов с помощью обратной таблицы подстановок;
 - InvShiftRows циклический сдвиг строк матрицы состояния на различные величины;
 - InvMixColumns смешивание столбцов внутри каждого столбца матрицы состояния
- Ключи раундов используются в обратном порядке

Достоинства AES

- Обеспечивает быстрое перемешивание информации, при этом за один раунд преобразованию подвергается весь входной блок
- Байт ориентированная структура удобна для реализации на восьмиразрядных микроконтроллерах
- Все раундовые преобразования это операции в конечных полях, допускающие эффективную аппаратную и программную реализацию на различных платформах
- Преобразование раунда допускает параллельное выполнение, что является важным преимуществом для будущих процессоров и специализированной аппаратуры

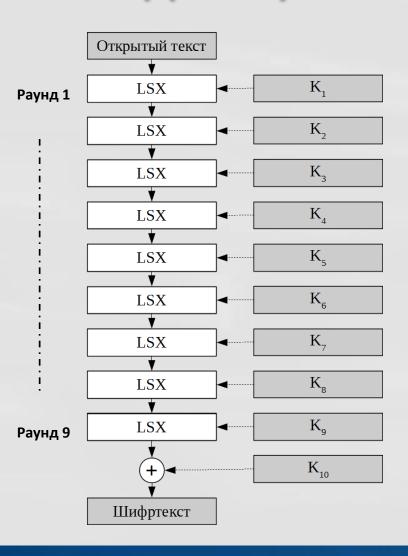
МЕТОДЫ СИММЕТРИЧНОГО ШИФРОВАНИЯ

Кузнечик -алгоритм стандарта шифрования ГОСТ Р 34.12—2015, ГОСТ Р 34.13—2018

Общие сведения

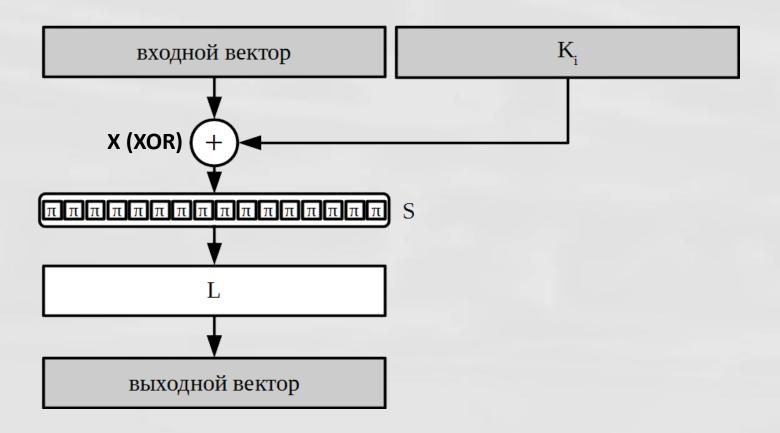
- В основе SP-сеть, состоящее из нескольких одинаковых раундов
- Каждый раунд состоит из нелинейного S и линейного преобразований
 L, а также операции добавления ключа X
- Линейное преобразование реализовано с помощью регистра сдвига L
 с обратной связью, вычисляемой а поле Галуа
- Генерация раундовых ключей реализована с помощью сети Фейстеля, в которой в качестве функции используется раундовое преобразование LSX алгоритма шифрования
- Детали по ссылке https://habr.com/ru/articles/459004/

Шифр «Кузнечик» ГОСТ 34.12-15, ГОСТ 34.12-18



- SP-сеть с набором преобразований L, S, X
- Количество раундов 9
- Длина блока 128 бит
- Длина ключа 256 бит

Раундовое преобразование

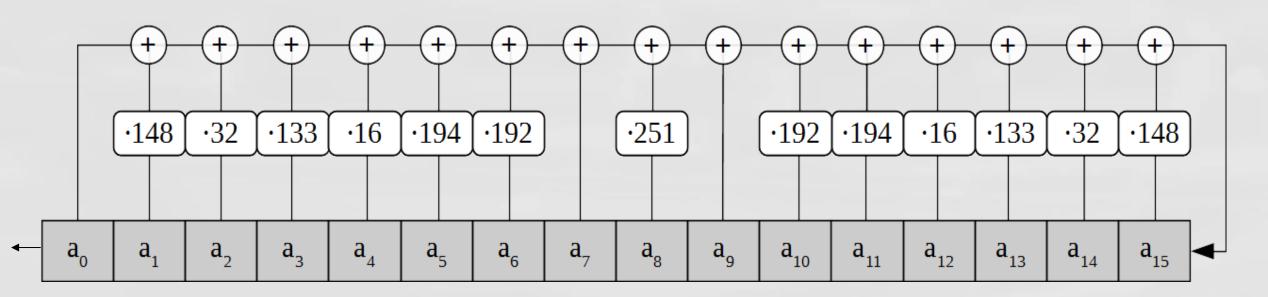


Подстановка S

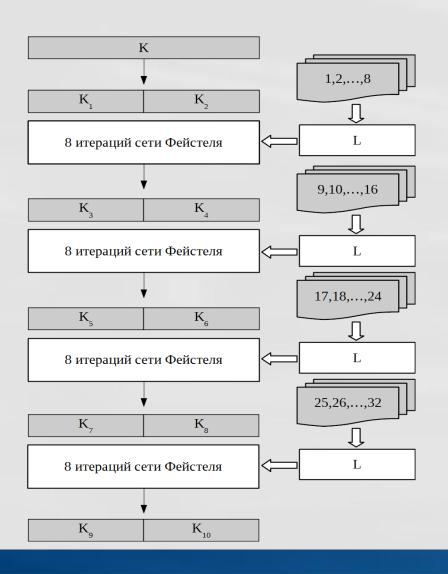
	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
0	252	238	221	17	207	110	49	22	251	196	250	218	35	19	4	77
1	233	119	240	219	147	46	153	186	23	54	241	187	20	205	95	193
2	249	24	101	90	226	92	239	33	129	28	60	66	139	1	142	79
3	5	132	2	174	227	106	43	160	6	11	237	152	127	212	211	31
4	235	52	44	81	234	200	72	171	242	42	104	162	253	58	206	204
5	181	112	14	86	8	12	118	18	191	114	19	71	156	183	93	135
6	21	161	150	41	16	123	154	199	243	145	120	111	157	158	178	177
7	50	117	25	61	255	53	138	126	109	84	198	128	195	189	13	87
8	223	245	36	169	62	168	67	201	215	121	214	246	124	34	185	3
9	224	15	236	222	122	148	176	188	220	232	40	80	78	51	10	74
10	167	151	96	115	30	0	98	68	26	184	56	130	100	159	38	65
11	173	69	70	146	39	94	85	47	140	163	165	125	105	213	149	59
12	7	88	179	64	134	172	29	247	48	55	107	228	136	217	231	137
13	225	27	131	73	76	63	248	254	141	83	170	144	202	216	133	97
14	32	113	103	164	45	43	9	91	203	155	37	208	190	229	108	82
15	89	166	116	210	230	244	180	192	209	102	175	194	57	75	99	182

Линейное преобразование L

- L представимо в виде регистра сдвига с обратной связью, который движется 16 раз
- Регистр реализуется над полем Галуа по модулю неприводимого многочлена $x^8 + x^7 + x^6 + x + 1$

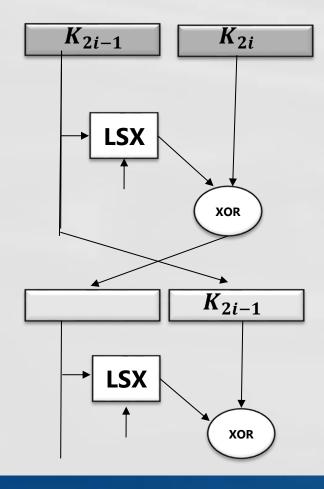


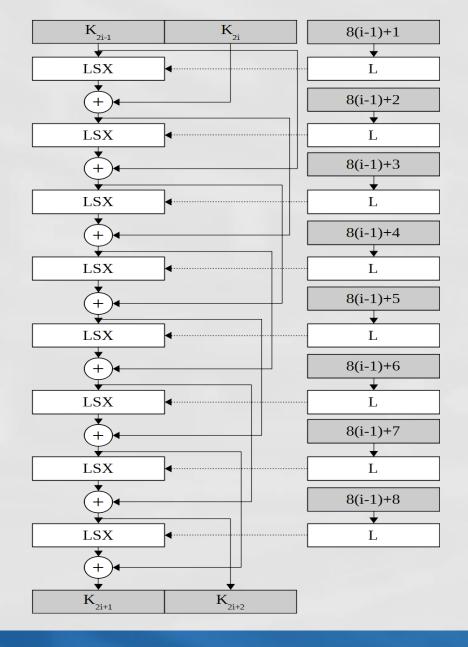
Алгоритм расширения ключа



- Генерирует десять 128-битных итерационных (раундовых) ключей
- Первые 2 ключа являются разбиением пополам основного ключа
- Каждая пара следующих ключей определяется с помощью пары предыдущих, прошедших через 8 итераций сети Фейстеля
- Итерационные ключи создаются применением преобразования L к порядковому номеру итерации

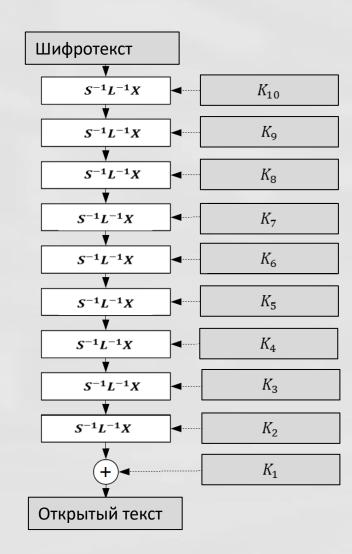
Генерация і-той пары ключей





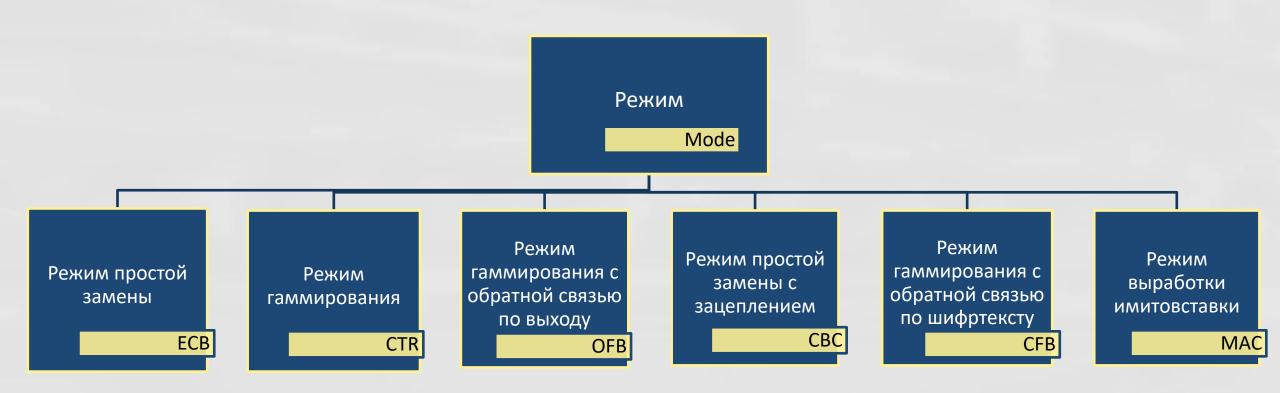
Расшифрование

- Расшифрование реализуется применением преобразований инверсным к базовым
- Раундовые ключи применяются в обратном порядке



Режимы работы блочных шифров гост р 34.12–2015, гост 34.12–2018

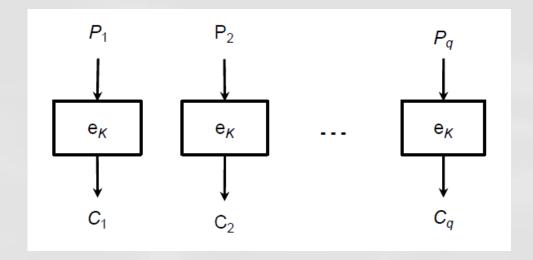




Способы дополнения

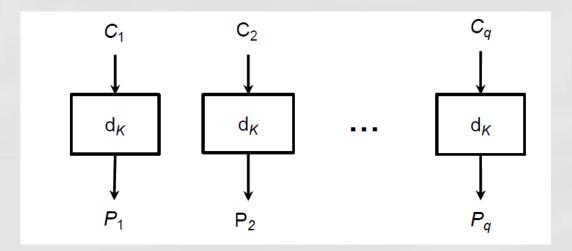
- Дополняем «0000000...0» (нулями), если длина сообщения (файла не кратна размеру блока. В общем случае получателю нужно знат длину сообщения.
- Дополняем «10000000...0» (единица с нулями) всегда, т.е. и в случае кратности длины сообщения размеру блока

Режим простой замены

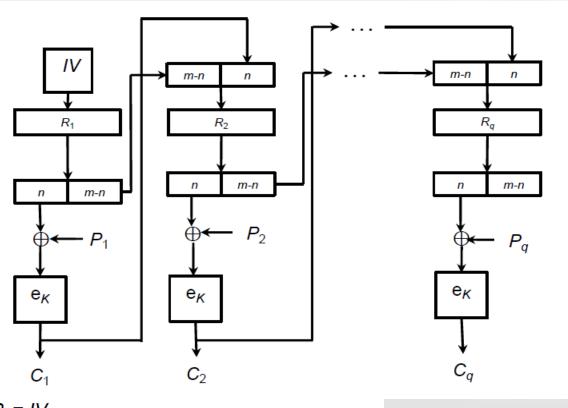


Electronic Codebook, ECB

ЕСВ является самым простым и самым быстрым способом использования блочного шифра. ЕСВ хорошо использовать для шифрования случайных данных, например, других ключей.



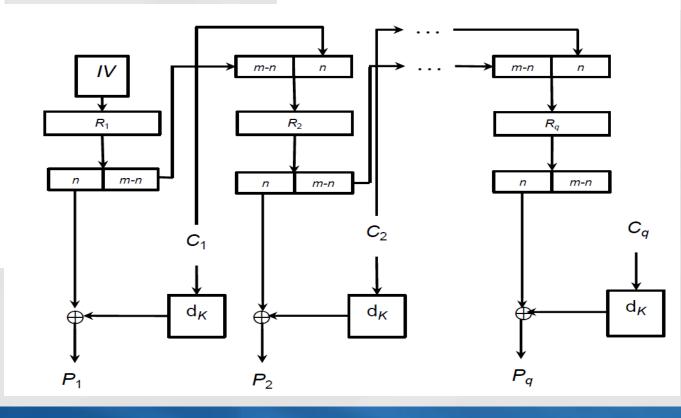
Режим простой замены с зацеплением



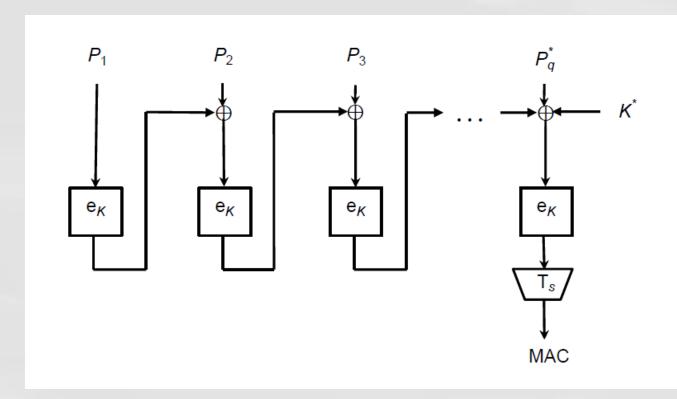
 $R_1 = IV,$ $\begin{cases} C_i = e_K(P_i \oplus MSB_n(R_i)), \\ R_{i+1} = LSB_{m-n}(R_i) || C_i, \end{cases}$ i = 1, 2, ..., q-1, $C_q = e_K(P_q \oplus MSB_n(R_q)).$

Cipher Block Chaining, CBC СВС лучше всего подходит для шифрования файлов

 $R_1 = IV,$ $\begin{cases} P_i = d_K(C_i) \oplus \mathsf{MSB}_n(R_i), & i = 1, 2, ..., q-1, \\ R_{i+1} = \mathsf{LSB}_{m-n}(R_i) || C_i, & \end{cases}$ $P_q = d_K(C_q) \oplus \mathsf{MSB}_n(R_q).$



Режим выработки имитовставки



Message Authentication Code (MAC) algorithm

Используется для контроля целостности открытого текста, а не для обеспечения сокрытия его содержания

$$C_0 = 0^n$$
,
 $C_i = e_K(P_i \oplus C_{i-1}), i = 1, 2, ..., q-1$,
 $MAC = T_s(e_K(P_q^* \oplus C_{q-1} \oplus K^*))$,

$$K^* = \begin{cases} K_1, & \text{если } |P_q| = n, \\ K_2, & \text{иначе,} \end{cases}$$

$$K_1 = \begin{cases} R \ll 1, & \text{если MSB}_1(R) = 0, \\ (R \ll 1) \oplus B_n, & \text{иначе}; \end{cases}$$
 $K_2 = \begin{cases} K_1 \ll 1, & \text{если MSB}_1(K_1) = 0, \\ (K_1 \ll 1) \oplus B_n, & \text{иначе}; \end{cases}$

где
$$B_{64} = 0^{59} || 11011, B_{128} = 0^{120} || 10000111.$$
 $R = e_K(0^n);$

Сайт ТК по стандартизации →

https://tc26.ru/standarts/nat
sionalnye-standarty/

Текст стандарта шифров

Эталонная реализация шифров

ТЕХНИЧЕСКИЙ КОМИТЕТ ПО СТАНДАРТИЗАЦИИ «КРИПТОГРАФИЧЕСКАЯ ЗАЩИТА ИНФОРМАЦИИ»



Новости

Документы

Проекты документов 2

Активности

О нас Форум

 $Q \equiv EN$

Национальные стандарты



ГОСТ Р 34.10–2012 «Информационная технология. Криптографическая защита информации. Процессы формирования и проверки электронной цифровой подписи»

Утвержден и введен в действие Приказом Федерального агентства по техническому регулированию и метрологии от 7 августа 2012г. № 215-ст



ГОСТ Р 34.11–2012 «Информационная технология. Криптографическая защита информации. Функция хэширования»

Утвержден и введен в действие Приказом Федерального агентства по техническому регулированию и метрологии от 7 августа 2012г. № 216-ст



ГОСТ Р 34.12–2015 «Информационная технология. Криптографическая защита информации. Блочные шифры»

Утвержден и введен в действие Приказом Федерального агентства по техническому регулированию и метрологии от 19 июня 2015г. № 749-ст



ГОСТ Р 34.13–2015 «Информационная технология. Криптографическая защита информации. Режимы работы блочных шифров»

Утвержден и введен в действие Приказом Федерального агентства по техническому регулированию и метрологии от 19 июня 2015г. № 750-ст

https://tc26.ru/standard/gost/PR GOSTR-bch v5.zip

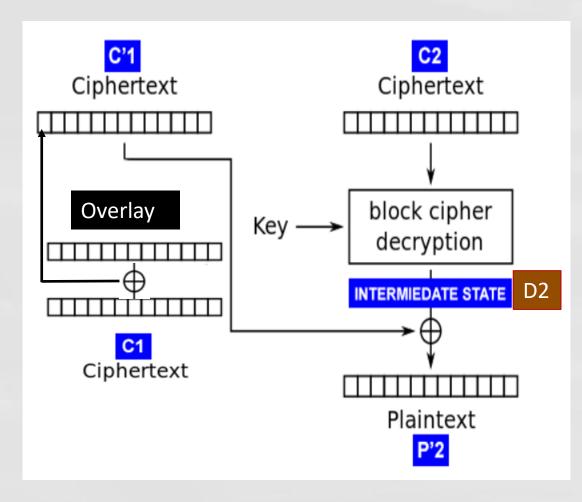
Обновление стандартов в 2018 г.

- ГОСТ 34.12-2018 Информационная технология.

 Криптографическая защита информации . Блочные шифры
- ГОСТ 34.13-2018 Информационная технология.
 Криптографическая защита информации. Режимы работы блочных шифров

ОСНОВАНИЕ - терминологическая и концептуальная увязка с международными стандартами от ИСО

Атака предсказанием дополнения на режим СВС



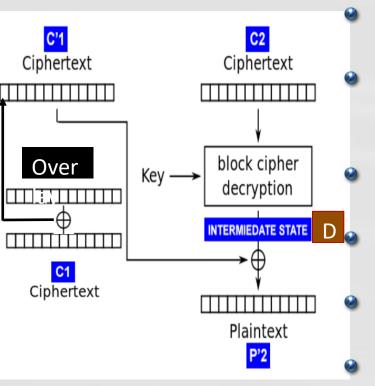
Padding Oracle Attack (CBC mode)

- **Цель:** Расшифровать C_2 , зная правило дополнения блока открытого текста P_2
- Способ: Изменяем блок шифротекста, передаем измененный блок C'_1 и анализируем реакцию сервераполучателя на корректность дополнения:

$$P_2' = D_2 \oplus C_1'$$

- [●] Знание реакции сервера-получателя позволяет восстановить $D_2 = P_2' \oplus C_1'$
- Расшифровка производится по правилу $P_2 = D_2 ⊕ C_1$

Модель и тактика действий нарушителя (СВС)



См. детали в https://habrahabr.ru/post/247527/ Знает правило дополнения блока - значением количества байт недостающих до полного блока

Умеет изменять блок шифровки, беспрепятственно передавать измененный блок C_1' и классифицировать реакцию сервера-получателя на проверку правила дополнения , анализируя P_2'

Определяет длину дополнения L путем последовательного изменения байт в направлении слева направо до получения отрицательной реакции сервера

Вычисляет истинные значения тех *L* байт промежуточного состояния $D_2 = P_2' \oplus C_1'$, которые соответствуют дополнению

Увеличивает текущее значение L байт дополнения на 1 путем изменения последних L байт шифровки $C_1' = D_2 \oplus P_2'$

Предсказывает значение дополнения длиной L+1 путем последовательного изменения L+1 —го байта (при отсчете справа налево) до получения положительной реакции сервера

Вычисляет истинное значение L+1 — го байта промежуточного состояния и истинное значение L+1 — го байта открытого текста (при отсчете справа налево) $P_2[L+1] = D_2[L+1] \oplus C_1[L+1]$

Спасибо за внимание!