

NSU-2023-T05L2e02

Постройте схему на логических вентилях, которая получает число на 8-битном входе **A** и декрементирует (уменьшает на 1) это число, выставляет результат на 8-битном выходе **R**, и выставляет бит переноса на 1-битном выходе **Cout**.

Вам разрешено использовать только **два** массива вентилей (“gates” в терминологии Logisim) для этого упражнения. Библиотеку *Arithmetic* использовать запрещено.

Используйте шаблон схемы `NSU-2023-T05L2e02.circ` из присоединенного файла как начальную точку.

Как отправлять вашу работу на проверку

Не перемещайте входные и выходные контакты, потому что Logisim присоединяет к ним тестовую схему, основываясь на их положении, а не по имени (это неудобно, но мы ничего не можем с этим сделать).

Проверьте устройство, нажимая входные контакты при помощи ручных контролов и записывая ваши наблюдения. Когда вы уверены, что устройство работает, ответьте на это сообщение, присоединив файл схемы с вашим решением. Не меняйте строку темы (Subject:); убедитесь, что номер билета в этой строке (т.е. часть, которая начинается со **) не изменялся.