

Este laboratorio tiene como objetivo el ingreso de tres bits y hacer un corrimiento de estos en 8 bits, y al llegar momento de pasar el primer bit a w este se reinicia; poniéndolo a 0 .

```
;Codigo
START
BSF STATUS,5
CLRF TRISB           ;Todos son salida
CLRF TRISD
MOVLW b'00000111'
MOVWF TRISD
BCF STATUS, RP0
BCF STATUS,5

MOVLW 0x00
GOTO etiqueta
```

Aquí se declaran y seatean todos los puertos; siendo portd como entrada y portb como salida

```
etiqueta
MOVF PORTD, W
MOVWF PORTB
RLF PORTB, 1
CLRW
```

Se realiza un corrimiento y se limpia w