

Organización de Computadoras

Ejemplos de instrucciones
Curso 2020
Prof. Jorge Runco

MOV AX, BX

Sentido del movimiento de los datos

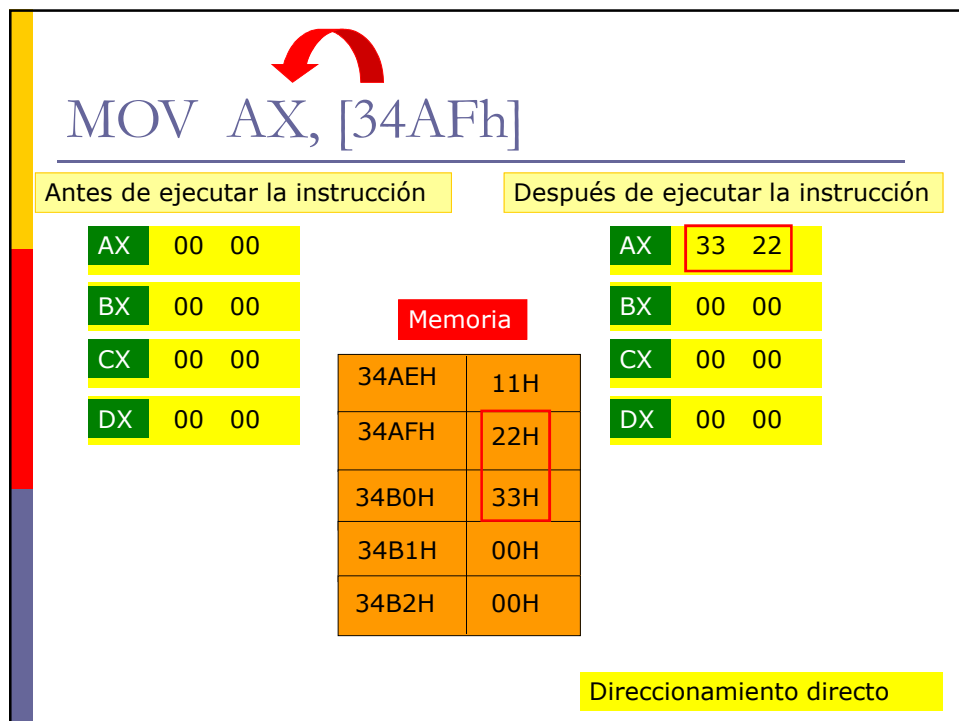
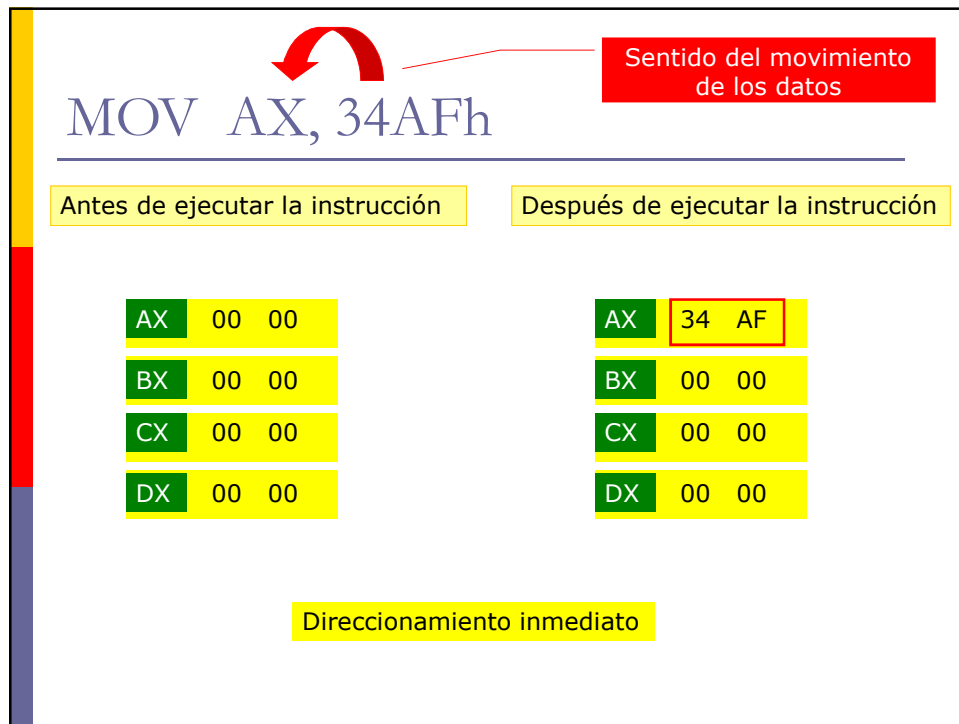
Antes de ejecutar la instrucción

Después de ejecutar la instrucción

AX	00	00
BX	12	AB
CX	00	00
DX	00	00

AX	12	AB
BX	12	AB
CX	00	00
DX	00	00

Direccionamiento por registro



MOV AX, DATO

Antes de ejecutar la instrucción

AX	00	00
BX	00	00
CX	00	00
DX	00	00

Memoria

34AEH	11H
34AFH	22H
34B0H	33H
34B1H	00H
34B2H	00H

Después de ejecutar la instrucción

AX	33	22
BX	00	00
CX	00	00
DX	00	00

Direccionamiento directo

MOV AL, [34AFh]

Antes de ejecutar la instrucción

AX	00	00
BX	00	00
CX	00	00
DX	00	00

Memoria

34AEH	11H
34AFH	22H
34B0H	33H
34B1H	00H
34B2H	00H

Después de ejecutar la instrucción

AX	00	22
BX	00	00
CX	00	00
DX	00	00

Direccionamiento directo

MOV AH, [34AFh]

Antes de ejecutar la instrucción

AX	00	00
BX	00	00
CX	00	00
DX	00	00

Memoria

34AEH	11H
34AFH	22H
34B0H	33H
34B1H	00H
34B2H	00H

Después de ejecutar la instrucción

AX	22	00
BX	00	00
CX	00	00
DX	00	00

Direccionamiento directo

MOV AX, [BX]

Direccionamiento indirecto por registro

Antes de ejecutar la instrucción

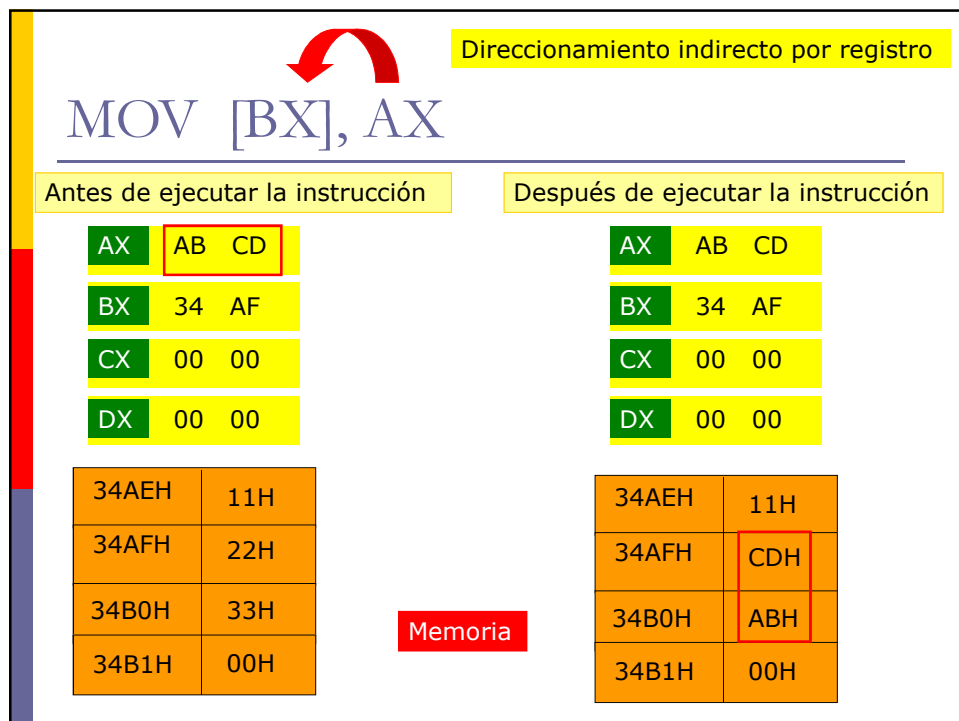
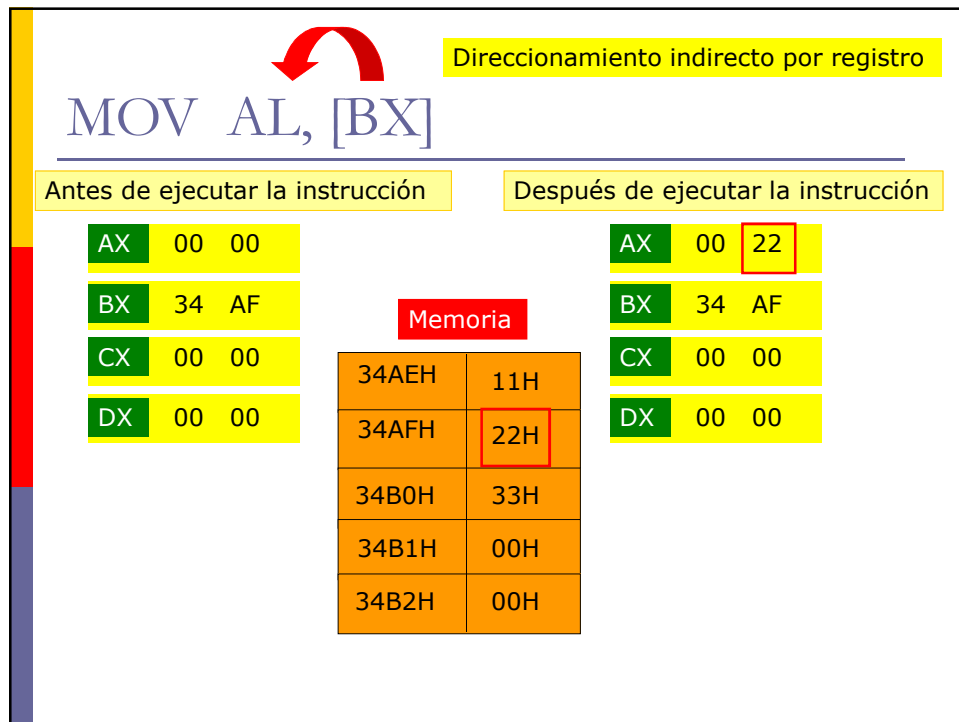
AX	00	00
BX	34	AF
CX	00	00
DX	00	00

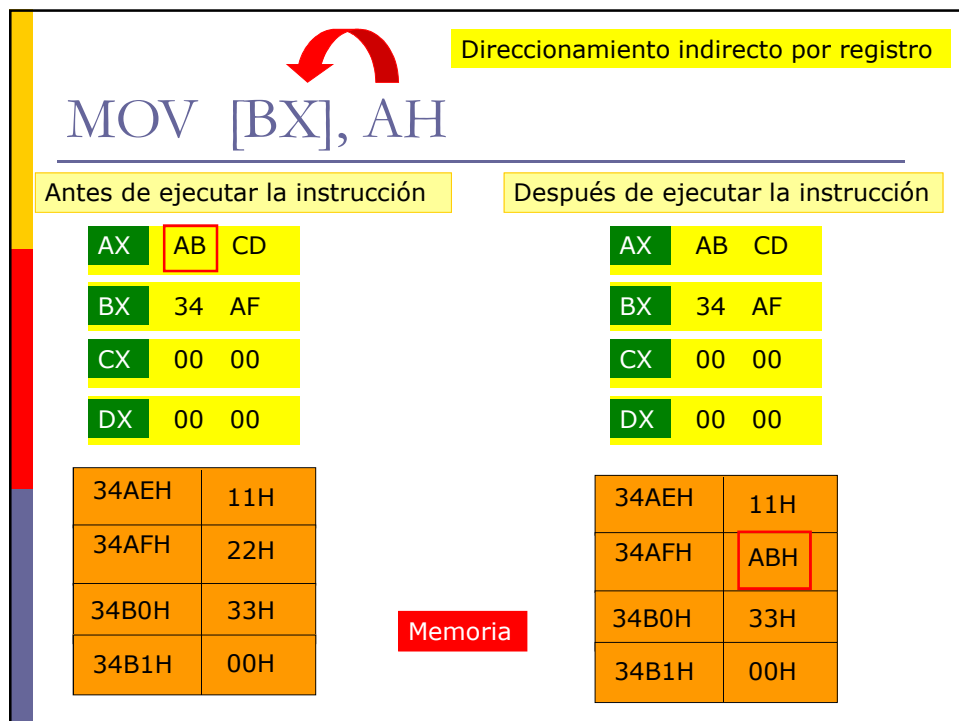
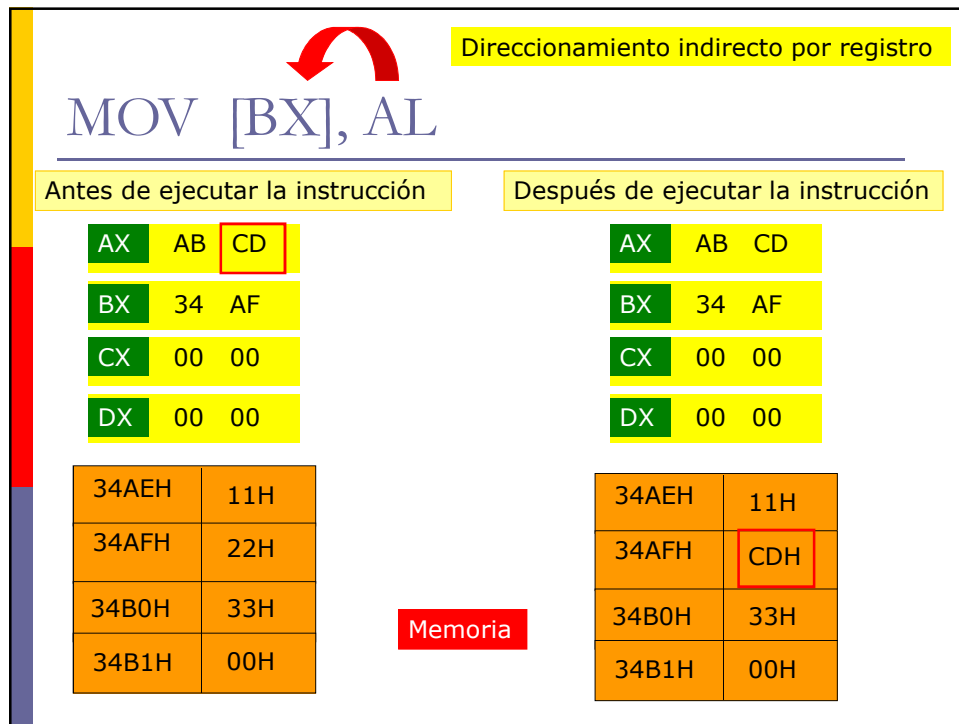
Memoria

34AEH	11H
34AFH	22H
34B0H	33H
34B1H	00H
34B2H	00H

Después de ejecutar la instrucción

AX	33	22
BX	34	AF
CX	00	00
DX	00	00





ORG 1000h		1000H	34H
Var1 dw 1234h		1001H	12H
		1002H	00H
<hr/>			
MOV AX, Var1	AX	12	34
<hr/>			
MOV AX, [1000h]	AX	12	34
<hr/>			
MOV BX, 1000h	BX	10	00
<hr/>			
MOV AX, [BX]	AX	12	34
<hr/>			
MOV BX, OFFSET Var1	BX	10	00
<hr/>			
MOV AX, [BX]	AX	12	34

Direccionamiento base +índice

MOV AL, [BX+SI]

Antes de ejecutar la instrucción

AX	00	00
BX	34	00
CX	00	00
DX	00	00
SI	00	AF

Memoria

34AEH	11H
34AFH	22H
34B0H	33H
34B1H	00H
34B2H	00H

Después de ejecutar la instrucción

AX	00	22
BX	34	00
CX	00	00
DX	00	00
SI	00	AF

BX	34	00	+	SI	00	AF	=	ri	34	AF
----	----	----	---	----	----	----	---	----	----	----