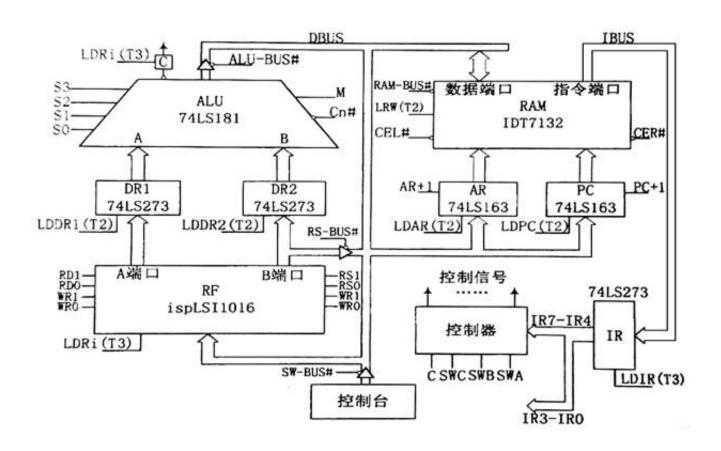


## 设计文档

## 1 数据通路图

数据通路采用了数据总线和指令总线的双总线形式。它采用了大规模在系统可编程器件作为寄存器堆,设计简单明了。

图1示出数据通路总框图,它由运算器、双端口寄存器、操作控制器、操作控制台、数据总线DBUS与指令总线IBUS五大部分组成。



TEC-5数据通路总框图

返回