

设计文档

9 译码表

因为太宽了, 所以把原表从中间截成两部分:

г	1	1			1			1		1	
CON	01X1	0100	1100	0011	1011	0010	1010	0001	1001	0000	CLR#
IR	117.4		117.1				117.4		117.4		
SKIP	W1	****	W1	****	****		W1	****	W1		
TJ	W3	W3	W3	W3	W2+W3		W1	W3	W3		
RAM-BUS#							W1				
ALU-BUS#											
RS-BUS#			W3								
SW-BUS#		W3	W1	W3	W1+W3	W3		W3	W1	W3	
LDRi					W3						
LDIR			W3		W2						
LDAR#		W3		W3		W3		W3			
AR+1							W3		W3		
LDPC#		W3		W3						W3	
PC+1											
LDDR1											
LDDR2											
CER#			W3		W2						
CEL#			W1		W1		W1		W1		
LRW#=0			W1		W1				W1		
S3											
S2											
S1											
S0											
M											
Cn#											
con01		W3									
con0<=0											1
con1<=1											1
con3<=1											1
consw	W1										

译码表(前篇)

CON	1000															
IR	MOV	ADD	SUB	AND	OR	NOT	INC	DEC	CLA	SET	ST0	LDA	JR3	JCR3	STP	OUT
SKIP																
TJ															W3	W3
RAM- BUS#												W3				
Λ1 II_																

BUS#		W3														
RS-BUS#	W3										W2	W2	W3	C&W3		W3
SW-BUS#																
LDRi	W3		W3													
LDIR	W1	W1	W1													
LDAR#											W2	W2				
AR+1																
LDPC#													W3	C&W3		
PC+1	W3		W2	W3	W3											
LDDR1		W2			W2											
LDDR2		W2	W2	W2	W2											
CER#	W1	W1	W1													
CEL#											W3	W3				
LRW#=0											W3					
S3		1	0	1	1	0	0	1	0	1	1					
S2		0	1	0	1	0	0	1	0	1	1					
S1		0	1	1	1	0	0	1	1	0	1					
S0		1	0	1	0	0	0	1	1	0	1					
M		0	0	1	1	1	0	0	1	1	1					
Cn#		0	1				1	0								
con01																
con0<=0																
con1<=1																
con3<=1																
consw																

译码表 (后篇)

上一页

返回