



设计文档

1. [数据通路图](#)
2. [硬布线控制器逻辑模块图](#)
3. [指令系统](#)
4. [硬布线控制器指令周期流程图](#)
5. [控制模块VHDL语言源程序](#)
6. [测试数据和运行结果](#)
7. [设计说明书](#)
8. [错误日志](#)
9. [译码表](#)
10. [卡诺图化简](#)
11. [管脚表](#)

[返回](#)