~~01|1|1|2

^^微型计算机的字长是( )

A．计算机一次可以直接处理的二进制位数

B．CPU数据总线的宽度

C．一个字节的长度

D．CPU地址总线的宽度

^^A

~~01|1|3|2

^^为了提高程序的执行速度，充分使用总线，8086微处理器被设计为两个独立的功能部件，分别是( )

A．运算器和控制器

B．运算器和寄存器组

C．总线接口单元BIU和执行单元EU

D．总线接口单元BIU和控制器

^^C

~~01|2|2|2

^^堆栈操作的原则是( )

A．先进后出的原则

B．存多少取多少的原则

C．栈指针以下（对向下生成的栈）为无效栈顶的原则

D．只进不出的原则

^^A

~~01|2|2|2

^^I/O接口电路通常具有( )端口。

A．数据输入、数据输出、命令端口

B．数据输入、数据输出、状态端口

C．数据端口、命令端口、状态端口

D．数据端口、控制端口、命令端口

^^C

~~01|5|1|2

^^中断向量是指( )。

A．被选中设备的起始地址

B．传送数据的起始地址

C．中断服务程序的入口地址

D．程序的断点地址

^^C

~~01|4|3|2

^^要用82C54A产生占空比为0.5的方波信号，应选用82C54A的方式( )。

A．2

B．3

C．5

D．1

^^B

~~01|8|1|2

^^下列芯片是串行接口的是( )。

A．82C55A

B．74LS138

C．82C51A

D．82C59A

^^C

~~01|7|1|2

^^下列芯片是并行接口的是( )。

A．82C55A

B．74LS138

C．82C51A

D．82C59A

^^A

~~01|5|3|2

^^用82C59A级连产生64级中断至少需要( )片82C59A芯片。

A．8

B．9

C．7

D．10

^^B

~~01|5|2|2

^^下列关于中断说法正确的是( )。

A．软中断是随机发生的

B．硬中断是外部硬件产生的，包括不可屏蔽中断NMI与可屏蔽中断INTR

C．硬中断只包括可屏蔽中断INTR

D．硬中断是可以调用的

^^B

~~01|2|2|2

^^8086微处理器可寻址访问的最大I/O空间是( )。

A．1KB

B．64KB

C．640KB

D．1MB

^^B

~~01|2|2|2

^^CPU的控制总线提供( )。

A．数据信号流

B．所有存储器和I/O设备的时序信号及控制信号

C．来自I/O设备和存储器的响应信号

D．B和C两项

^^D

~~01|2|2|2

^^ CPU在执行OUT DX，AL指令时，CPU往控制总线上送出的有效信号是( )。

A．****

B．****

C．****

D．****

^^A

~~01|2|1|2

^^8086的读周期时序在( )时钟周期时，数据总线上有一段高阻态（浮空状态）。

A．T1

B．T2

C．T3

D．T4

^^B

~~01|2|2|2

^^查询I/O控制方式中，CPU查询的外设状态信息是通过( )。

A．地址总线

B．控制总线

C．数据总线

D．中断请求线

^^C

~~01|2|2|2

^^查询I/O控制方式中，CPU查询的外设状态信息是通过( )。

A．只适用于CPU控制的方式

B．只适用于外围设备控制的方式

C．由统一时钟信号控制的方式

D．在8086CPU标志寄存器中,IF=1表示所有指令执行时间都相同的方式

^^C

~~01|2|2|2

^^描述PCI总线基本概念中正确的句子是( )。

A．PCI总线的基本传输机制是猝发式传送

B．PCI总线是一个与处理器有关的高速外围总线

C．PCI设备一定是主设备

D．系统中允许只有一条PCI总线

^^A

~~01|8|2|2

^^USB口最多可连接外设装置的个数是( )。

A．16

B．64

C．127

D．255

^^C

~~01|8|1|2

^^USB使用的连接电缆是( )。

A．3芯电缆

B．4芯电缆

C．5芯电缆

D．8芯电缆

^^B

~~01|8|1|2

^^目前PC机都带有USB接口，USB接口是一种( )。

A．外部设备

B．接口电路

C．并行接口标准

D．串行接口标准

^^D

~~01|8|2|2

^^如果要开发USB接口的外设，就必须遵循USB设备类规范中的定义。 USB设备类规范根据常用计算机外设的功能特性进行分类，为每类设备制定了与主机通信的标准。这样就使具有相同属性的不同设备可共用同一种( )。

A．驱动程序

B．物理通道

C．数据传输格式

D．接口电路

^^A

~~01|5|2|2

^^8086CPU响应可屏蔽INTR中断时，CPU( )。

A．执行一个中断响应周期

B．执行两个连续的中断响应周期

C．执行两个中断响应周期，其间有3个Ti（空闲周期）

D．不执行中断响应周期

^^C

~~01|7|1|2

^^CPU与I/O接口电路数据交换方式是( )。

A．并行

B．串行

C．并行或串行

D．位传送

^^A

~~01|6|1|2

^^在内存和I/O间进行大量数据传送时，传送速度最快的传送方式是( )。

A．无条件传送方式

B．DMA传送方式

C．查询传送方式

D．中断传送方式

^^B

~~01|1|3|2

^^采用条件传送方式时，必须要有( )。

A．中断逻辑

B．请求信号

C．状态端口

D．类型号

^^C

~~01|1|1|2

^^传送数据时，占用CPU时间最长的传送方式是( )。

A．查询

B．中断

C．DMA

D．无条件传送

^^A

~~01|1|2|2

^^把来自CPU或者外设的数据进行缓冲和锁定的端口称为( )。

A．数据端口

B．状态端口

C．控制端口

D．控制与状态端口

^^A

~~01|5|1|2

^^在程序控制传送方式中，可提高系统的工作效率的传送是( )。

A．无条件传送

B．查询传送

C．中断传送

D．前三项均可

^^C

~~01|2|2|2

^^所谓“端口”是指一些可以由CPU读或写的( )。

A．RAM

B．ROM

C．寄存器

D．缓冲器

^^C

~~01|2|2|2

^^在I/O端口中，由于外设和CPU的速度不一致，通常在I/O逻辑中选用( )器件完成数据传送功能。

A．移位器

B．译码器

C．锁存器

D．缓冲器

^^D

~~01|1|2|2

^^当CPU与打印机以程序查询方式传送数据时，CPU大部分时间用于( )。

A．读取判断打印机状态

B．向打印机传送数据

C．CPU停机

D．CPU执行运算指令

^^A

~~01|2|2|2

^^当采用( )对外设进行编址情况下，不需要专门的I/O指令集合。

A．统一编址法

B．独立编址法

C．两者都是

D．两者都不是

^^A

~~01|2|1|2

^^对可编程接口芯片进行读写操作的必要条件是( )。

A．**=L**

B．**=L**

C．**=L**

D．**=L或=L**

^^A

~~01|7|2|2

^^8255A的PA口工作在方式2，PB口工作在方式1时，PC口( )。

A．用作两个4位I/O口

B．部分引脚作联络，部分引脚作I/O

C．全部引脚均作联络信号

D．作8位I/O端口，引脚都为I/O线

^^C

~~01|7|1|2

^^如果8255A的PA口工作于方式2，PB口可工作于( )。

A．方式0

B．方式1

C．方式2

D．方式0或方式1

^^D

~~01|7|2|2

^^当8255A的PA口工作于方式1时，对PC4置位，其作用是( )。

A．启动输入

B．开放输入中断

C．允许输入

D．停止输入

^^B

~~01|7|1|2

^^8255A的INTE=1允许中断，要使INTE=1，实现方法为( )。

A．外部脉冲

B．由相应的中断指令

C．由内部电路固定配搭的

D．由端口C的按位置“1”/置“0”的控制字

^^D

~~01|7|2|2

^^并行接口芯片8255A工作在方式1输出时，它与外设的联络信号是( )。

A．和IBF

B．和

C．和

D．和

^^D

~~01|7|1|2

^^与并行通信相比，串行通信适用于( )情况。

A．远距离传送

B．快速传送

C．近距离传送

D．传送信号要求高

^^A

~~01|8|3|2

^^当芯片8251的＝0、＝0，＝1时，则( )。

A．允许8251接受CPU的命令字

B．8251向CPU送状态字

C．CPU往8251送数据

D．8251向CPU送数据

^^A

~~01|8|2|2

^^串行异步通信的实现必须做到( )。

A．通信双方有同步时钟传送，以实现同步

B．一块数据传送结束时，用循环冗余校验码进行校验

C．以字符为传送信息的单位，按约定配上起始位、停止位和校验位

D．块与块之间用同步字符01111110隔开

^^C

~~01|8|1|2

^^在异步串行通信中，波特率是指( )。

A．每秒钟传送的二进制位数

B．每秒钟传送的字节数

C．每秒钟传送的字符数

D．每秒钟传送的数据帧数

^^A

~~01|8|1|2

^^不属于UART通信错误标志的是( )。

A．奇偶错误

B．帧错误

C．溢出错误

D．循环错误

^^D

~~01|8|1|2

^^8251以异步串行通信工作，波特率因子为16，字符编码7位，偶效验1位，1位停止位，每秒可传送200个字符，则收发时钟频率应是( )。

A．1.8KHz

B．2KHz

C．2.2KHz

D．32KHz

^^D

~~01|4|1|2

^^82C54A芯片的某通道工作在方式1时，计数中途OUTi为( )。

A．高电平

B．低电平

C．由低变高

D．由高变低

^^B

~~01|4|1|2

^^对82C54A来说，定时与计数( )。

A．是两种不同的工作方式

B．实质相同

C．定时只加时钟脉冲，不设置计数初值

D．计数不用加脉冲

^^B

~~01|4|2|2

^^82C54A工作在方式0时，在计数器工作过程中，门控信号GATE变为低电平后( )。

A．暂时停止计数

B．终止本次计数过程，开始新的计数

C．结束本次计数过程，等待下一次计数的开始

D．不影响计数器工作

^^A

~~01|4|2|2

^^82C54A是一个16位可编程定时器/计数器，以二进制计数时，其计数范围是( )。

A．1-65536

B．0-65535

C．0-65536

D．1-65535

^^A

~~01|5|1|2

^^8086/8088的中断向量表用于存放( )。

A．中断类型号

B．中断服务程序入口地址

C．中断服务程序

D．中断服务程序返回地址

^^B

~~01|5|2|2

^^在中断系统中，中断类型码是在( )控制下送往CPU的。

A．中断请求信号INTR

B．读信号****

C．地址译码信号****

D．中断响应信号

^^D

~~01|5|1|2

^^一个8259可提供( )中断类型号。

A．1

B．8

C．16

D．64

^^B

~~01|5|1|2

^^响应NMI请求的必要条件是( )。

A．IF=1

B．IF=0

C．一条指令结束

D．无INTR请求

^^C

~~01|5|2|2

^^当8086CPU的INTR=1且IF=1时，则CPU完成( )后，响应该中断请求，进行中断处理。

A．当前时钟周期

B．当前总线周期

C．当前指令周期

D．下一个指令周期

^^C

~~01|5|1|2

^^INTn指令中断是( )。

A．由外设请求产生

B．由系统断电引起

C．通过软件调用的内部中断

D．可用IF标志屏蔽的

^^C

~~01|5|1|2

^^8086/8088中断是向量中断，其中断服务程序的入口地址是( )提供。

A．外设中断源

B．CPU中断逻辑电路

C．从中断控制器读回中断类型号左移2位

D．由中断类型号指向的中断向量表中读回

^^D

~~01|5|3|2

^^9个8259A级连可提供( )中断类型号。

A．1

B．8

C．16

D．64

^^D

~~01|5|3|2

^^某中断源中断类型码为41H（即65），其中断服务程序入口地址放在( )存储单元之中。

A．0：0104H

B．1000H：0100H

C．2000H：000H

D．0200H：1000H

^^A

~~01|5|2|2

^^在中断级联系统中，从片支持的中断服务子程序在结束时必做的工作是( )。

A．检查ISR是否为0

B．输出一个EOI命令

C．输出两个EOI命令

D．清除ISR

^^B

~~01|5|1|2

^^中断响应以后，8086CPU内部指令指针IP的值是( )。

A．中断服务程序入口地址中的偏移地址

B．必为0000

C．与中断响应前一样

D．不确定

^^A

~~01|6|1|2

^^DMAC每传送一个字节，就检测DREQ，无效则挂起，有效则继续传送，这种传送方式称为( )。

A．请求传送方式

B．成组传送方式

C．单字节传送方式

D．同步传送方式

^^A

~~01|6|1|2

^^DMA方式传送数据时，是由( )控制的。

A．CPU

B．软件

C．CPU+软件

D．硬件控制器DMAC

^^A

~~01|6|2|2

^^在微机系统中采用DMA方式传输数据时，数据传送是( )。

A．由CPU控制完成

B．由执行程序（软件）完成

C．由DMAC发出的控制信号控制下完成的

D．由总线控制器发出的控制信号控制下完成的

^^C

~~01|6|3|2

^^8237A芯片设置为请求传输方式时，其特点是( )。

A．仅传送一个字节的数据

B．连续传送多个字节的数据

C．仅传送DREQ和DACK信号

D．连续传送多个字节的数据，且边传送边监测DREQ信号是否有效

^^D

~~01|6|2|2

^^在DMA操作中，DMAC和外设之间有一对联络信号线，DREQ和DACK，DMAC和CPU外设之间有一对联络信号线，HRQ和HLDA，这四个联络信号有效电平出现的次序是( )。

A．DREQ→DACK→HRQ→HLDA

B．DREQ→HRQ→HLDA→DACK

C．HRQ→HLDA→DREQ→DACK

D．HRQ→DREQ→DACK→HLDA

^^B

~~01|9|1|2

^^A/D转换的功能是( )。

A．数字量转换成模拟量

B．模拟量转换成数字量

C．高电平转换成低电平

D．低电平转换成高电平

^^B

~~01|9|2|2

^^ADC0809芯片的转换启动信号和的转换结束信号是( )。

A．START, EOC

B．START, OE

C．ALE, EOC

D．ALE, OE

^^A

~~02|1|1|2

^^为了提高程序的执行速度，充分使用总线，8086CPU内部被设计成执行单元和 两种个独立的功能部件。

^^总线接口单元

~~02|1|2|2

^^微型计算机数据总线位数取决于微处理器的 。

^^字长

~~02|1|3|2

^^PC/XT机I/O端口写总线周期时序中，DB线上的有效数据是CPU执行OUT指令输出到总线的数据，它从T2周期保持到 周期。

^^T3

~~02|8|1|2

^^在USB主机端，功能层由客户端软件实现；USB设备层由 实现；USB总线接口层由USB主机控制器硬件来实现。

^^USB系统软件

~~02|8|1|2

^^控制传输用来对设备进行 和配置管理。它是每个USB系统所必须支持的传输方式，每个USB系统在工作之前，都要利用控制传输进行初始化和配置功能设备。

^^初始化

~~02|8|1|2

^^控制传输用来对设备进行 和配置管理。它是每个USB系统所必须支持的传输方式，每个USB系统在工作之前，都要利用控制传输进行初始化和配置功能设备。

^^初始化

~~02|8|2|2

^^批量传输用于大块数据进行无错传输。只能在全速和高速模式下使用，适用于大量数据的 。

^^不连续传输

~~02|5|2|2

^^中断传输用于传输总线中的 相关数据。

^^中断信号

~~02|2|1|2

^^在存储器系统中，实现片选控制的方法有三种，它们是全译码法、 和线选法。

^^部分译码法

~~02|2|2|2

^^独立I/O编址方式是将I/O端口和 分开处理，I/O访问有专门的指令。

^^内存单元

~~02|7|1|2

^^CPU与外设交换信息包括数据信息、状态信息和 ，这三种信息通常都是通过CPU的数据总线来传送的。

^^控制信息

~~02|7|1|2

^^8255A有三个8位并行端口PA、PB和PC，通常PC用作 端口。

^^控制信息

~~02|7|1|2

^^8255A工作在方式1输入时，通过信号 标识端口已经准备好了向CPU输入的数据。

^^IBF

~~02|7|1|2

^^8255A可允许中断请求的工作方式有方式1和 。

^^方式2

~~02|7|1|2

^^接口芯片中控制信号的意义是 。

^^片选

~~02|7|1|2

^^的意义是 。

^^读端口

~~02|7|1|2

^^的意义是 。

^^写端口

~~02|7|2|2

^^接口芯片中数据总线缓冲器的作用是 。

^^使快速CPU和慢速外设协调工作

~~02|8|1|2

^^串行通信的传送方向有单工、半双工、 、三种。

^^全双工

~~02|8|2|2

^^在异步通信接口中，为了使传送过程更可靠，设置了若干出错标志，如帧错、溢出错和 。

^^奇偶错

~~02|4|1|2

^^82C54A芯片内部寄存器地址为4个I/O端口，其中 个是定时计数器通道端口。

^^3

~~02|4|1|2

^^82C54A有3个16为计数通道，每个计数通道中有3条信号线：计数输入CLK，输出信号OUT以及 。

^^Gate

~~02|4|2|2

^^方波输出的82C54A，其计数初值为奇数时输出近似方波，为偶数时输出 方波。

^^理想

~~02|4|2|2

^^82C54A的计数通道0（端口地址为PORT 0）用于计数，要求计满50输出一个信号，假定计数器工作于BCD计数方式，则写入计数初始值的指令为MOV AL, 和OUT PORT 0, AL。

^^50H

~~02|5|2|2

^^8086/8088系统响应NMI请求和INTR请求的条件不同点在于 。

^^NMI不受IF控制

~~02|5|2|2

^^一个控制系统当主设备发生异常时，需向CPU告警，请求处理，否则将会危及工作人员的生命及设备安全，此告警信号应接到8086CPU的 中断请求引脚上。

^^NMI

~~02|5|1|2

^^在8259A中，用于存放欲请求服务的所有中断请求信号的寄存器为IRR；用于存放正在被服务的中断优先级的寄存器为 。

^^ISR

~~02|5|1|2

^^在IBM PC机中，存储器的低端地址 字节为中断向量区。

^^1024

~~02|5|1|2

^^IBM PC机中断系统能处理 种类型的中断。

^^256

~~02|6|1|2

^^DMA传送方式通常有单字节传送、请求传送方式、 三种。

^^成组传送方式

~~02|6|1|2

^^DMA操作有三种基本方法：周期挪用、周期扩展、CPU停机。其中 三是微机系统中大部分DMAC最常用的传送方式。

^^CPU停机

~~02|9|1|2

^^模/数转换期间要求模拟信号保持稳定，因此当输入信号变化速率较快时，都应采用 。

^^保持电路

~~02|9|1|2

^^把采样后的模拟信号转换成数字信号，这是A/D转换，A/D转换就是 的过程。

^^量化

~~02|9|1|2

^^根据采样定理，当采样器的采样频率高于或等于连续信号的最高频率 倍时，原信号才能通过采样器无失真地复现出来。

^^2

~~02|9|1|2

^^DAC0832内部采用 输入数据的方式以提高转换速率，同时可构成多片DAC0832同时输出模拟量的系统。

^^双缓冲

~~02|9|1|2

^^ADC0809是一种8位8路A/D转换器，采用 进行A/D转换。

^^逐次逼近

~~02|5|1|2

^^中断分为两大类内部中断和 。

^^外部中断

~~02|4|2|2

^^82C54A定时/计数芯片中，CLK和GATE信号所起的作用分别是 和允许/禁止。

^^计数脉冲、用于定时/计时的启动/停止

~~02|1|1|2

^^控制微型计算机与外设之间的信息交换有四种方式，分别是程序控制方式、DMA控制方式、 方式、I/O通道方式。

^^中断控制

~~02|1|1|2

^^控制微型计算机与外设之间的信息交换有四种方式，分别是程序控制方式、DMA控制方式、 方式、I/O通道方式。

^^中断控制

~~02|2|1|2

^^端口是接口电路中能被CPU访问的 。

^^寄存器地址

~~02|2|1|2

^^I/O地址译码方法包括全译码、部分译码和 。

^^开关式译码

~~02|5|1|2

^^中断排队方式包括 和循环轮流排队。

^^按优先级排队

~~02|5|1|2

^^中断服务程序的入口地址由服务程序的 和偏移地址IP两部分组成。

^^段基址CS

~~02|5|1|2

^^82C59A芯片的中断结束方式包括 和非自动结束方式。

^^自动结束方式

~~02|5|1|2

^^修改中断向量是修改同一中断号下的中断服务程序 。

^^入口地址

~~02|9|1|2

^^模拟量转换成数据量，通常要经历采用、量化和 三个步骤。

^^编码

~~02|5|1|2

^^在8086/8088系统中，“保护现场”用的指令是 ，“恢复现场”用的指令是POP。

^^PUSH

~~02|4|1|2

^^82C54A是一个采用NMOS工艺制作，单一+5V电压供电， 引脚的双列直插式封装的接口引线。

^^24

~~02|6|1|2

^^整个DMA的工作过程可以分为 、DMA的数据传送、DMA传送结束等三个阶段。

^^初始化（DMA控制器的预置）

~~02|6|1|2

^^DMA控制器有单字节传送方式、块传送方式、 、级连方式。

^^请求传送方式

~~02|1|1|2

^^一个微计算机应包含的最基本功能部件是：微处理器，存储器，系统总线和 。

^^I/O接口电路

~~02|5|1|2

^^在特殊全嵌套方式下，8259可响应 中断请求。

^^同级或高级

~~02|7|1|2

^^8255有3种工作方式，其中 只允许A口使用。

^^方式2

~~02|4|3|2

^^82C54A采用BCD码计数时，其最大计数值为10000，此时的计数初值为 。

^^0000

~~02|2|1|2

^^8088/8086的AD7-AD0是地址数据复用引脚，在T1时传送 。

^^地址信号

~~02|5|1|2

^^8259A作为主片时，其引脚CAS0-CAS2的信息传送方向是 。

^^向外

~~02|8|1|2

^^RS-232C是适用于数据终端设备DTE和 之间的接口。

^^数据通信设备DCE

~~02|2|1|2

^^CPU与外设接口通过 传送状态信号与命令信号。

^^数据总线