東南大學

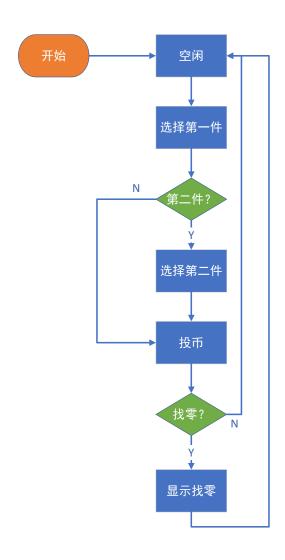


数字系统课程设计 实验报告

选题名称:基于 verilog 的自动售货机

院(系):	吴健雄学院
小组成员:	李勃璘(61522529)
	冯光宇(61522527)
指导教师:	翟建锋
评完成结.	

- 1 课题背景
- 2 FPGA 与 Vivado 简介
- 2.1 FPGA 简介
- 2.2 Vivado 简介
- 3 自动售货机功能介绍
- 4 系统设计
- 4.1 状态机设计



- 5 仿真与实物验证
- 6 总结
- A 完成该项目的依赖代码

11