

## Schema

### SSY011 Elektriska system, ht 2016

Dag	Tid		Typ	Innehåll	Plats	Lärare	Litteratur
tis	08-30	08.15–10.00	F1	Kursintroduktion	J243	EA	M1
ons	08-31	08.15–10.00	F2	Grunderna i VHDL, ModelSim	J243	EA	CF1–3.4
fre	09-02	08.15–10.00	F3	VHDL och FPGA-programmering	J243	EA	CF4–5,10
tis	09-06	08.15–10.00	F4	D/A-omvandling	J243	EA	M1.3, B4.2
ons	09-07	08.15–10.00	F5	LTSpice	J243	EA	GH
ons	09-07	13.15–17.00	L1	Räknare	Gn/Br	CC, LY	M4.4–4.5
fre	09-09	08.15–10.00	F6	LTSpice, datorövning	Gn/Br	EA	
fre	09-09	15.00		Deadline inlämningsuppgift 1			
tis	09-13	08.15–10.00	F7	A/D-omvandling	J243	EA	B4.3.1–4.3.3
ons	09-14	08.15–10.00	F8	Tillståndsmaskiner och seriell transmission	J243	EA	M4.4–4.5, CF8
ons	09-14	13.15–17.00	L2	D/A-omvandlare	Gn/Br	CC, LY	
fre	09-16	08.15–10.00	F9	Mottagare, synkronisering	J243	EA	B4.4
ons	09-21	13.15–17.00	L3	A/D-omvandlare	Gn/Br	LY, MS	
fre	09-23	15.00		Deadline inlämningsuppgift 2			
tis	09-27	08.15–10.00	F10	Mottagarimplementering och repetition	J243	EA	
ons	09-28	08.15–10.00	F11	FET och audioteknik	J243	EA	M1.4, 2.3, 14.4
ons	09-28	13.15–17.00	L	Extra labtillfälle (frivilligt)	Gn/Br	CC, LY	
tis	10-04	08.15–10.00	F12	Förstärkare och deras frekvensberoende	J243	EA	M9.5
ons	10-05	08.15–10.00	F13	Förstärkardimensionering, stabilitet	J243	EA	M6.5
ons	10-05	13.15–17.00	L4	Seriell kommunikation	Gn/Br	CC, LY	
fre	10-07	15.00		Deadline inlämningsuppgift 3			
tis	10-11	08.15–10.00	F14	Analoga filter	J243	EA	B12.3.3, 12.4.2
ons	10-12	08.15–10.00	F15	Implementering av analoga filter	J243	EA	B12.3.3, 12.4.2
ons	10-12	13.15–17.00	L5	Audioförstärkare	Gn/Br	CC, LY	
fre	10-14	15.00		Deadline inlämningsuppgift 4			

<i>Dag</i>	<i>Tid</i>	<i>Typ</i>	<i>Innehåll</i>	<i>Plats</i>	<i>Litteratur</i>
tis	10-18	08.15–10.00	F16	Gästföreläsning från Ericsson	J243 MW, EA
ons	10-19	08.15–10.00	F17	Repetition	J243 EA
ons	10-19	13.15–17.00	L6	LP-filtrer och funktionstest	Gn/Br CC, LY
tor	10-20	13.15-17.00	L	Extra labtillfälle (frivilligt)	Gn/Br CC, LY
fre	10-21	15.00	<i>Deadline slutlig laborationsrapport</i>		
tis	10-25	14.00–18.00	Tentamen		

Mindre förändringar i innehåll och litteratur kan förekomma.

#### *Lokaler*

J: Jupiter Br: Bryggan (J234) Gn: Gnistan (J232)

#### *Lärare*

EA: Erik Agrell CC: Cristian Czegledi LY: Li Yan MS: Manne Stenberg MW: Magnus Wisell

#### *Litteratur*

M: Molin, ”Analog elektronik”, 2a uppl, 2009

B: Bengtsson, ”Elektriska mätsystem och mätmetoder”, 2012

CF: Crayvenn och Farinam, ”Kretskonstruktion med VHDL”, 2010 (pdf-fil på hemsidan)

GH: Göran Hult, ”Snabbguide till LTSPICE” (pdf-fil på hemsidan)