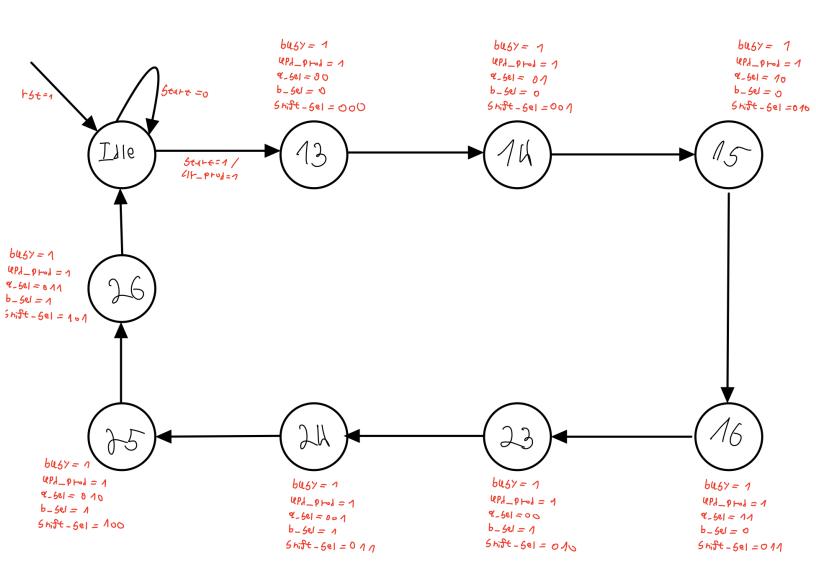
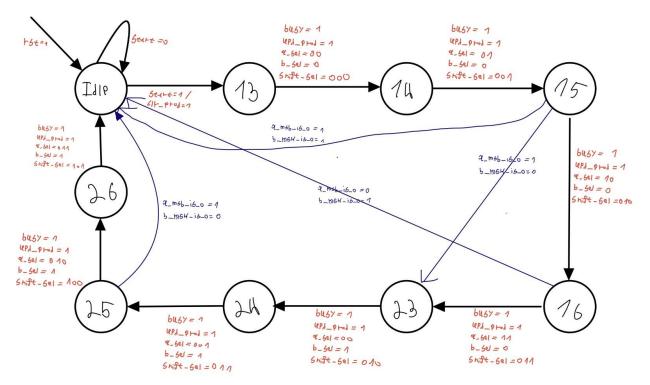
316225523	ליעד מוטורין
207477738	אור באוברג

## 2.1



למכונת המצבים לוקח 9 מחזורי שעון



במקרה הגרוע לוקח למכונה 9 מחזורי שעון, ובמקרה הטוב לוקח לה 3 מחזורי שעון. המכונה פועלת בזמן הקצר ביותר כאשר a\_msb\_is = 1 וגם b\_msw\_is = 1.

## 2.3

יהי מספר N זוגי, מכיוון שהוא זוגי מעתה נתייחס אליו כ2k. נעזר בשני בוררים, אחד בגודל 1 <- 2k/8 והשני בגודל 1 <- 2k/16.

על מנת להכפיל בניהם, צריך לחלק את המספר הראשון ל-2k חלקים בגודל 8 ביט כל אחד, ואת השני ל-k חלקים בגודל 16 ביט כל אחד. יש לכפול כל אחד מן החלקים אחד בשני בעזרת המכפל 8 \* 16, ולאחר הכפל להשתמש בsll למספר הביטים הרלוונטי ולבסוף נחבר את כל התוצאות.

נסמן ב- i את הכניסה שנבחרה מהבורר בגודל i <- 2k/8 כאשר i נע בין i ל i ל i נסמן ב- i את הכניסה שנבחרה מהבורר בגודל i <- i כאשר i נע בין i ל i

## חישוב סיבוכיות:

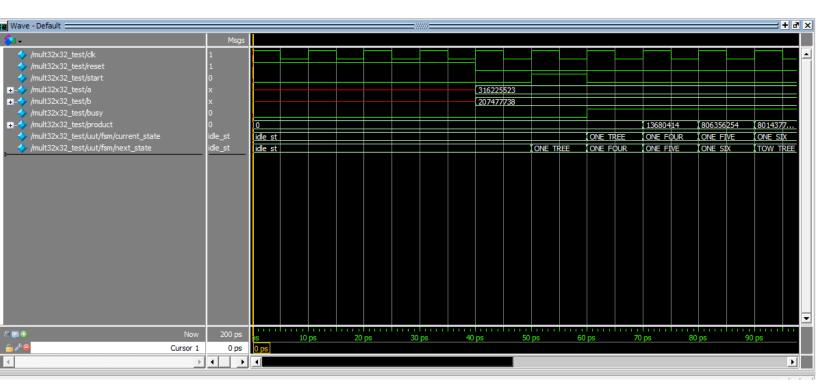
בקוד יש לולאה מקוננת שכל אחת מהם תלויה בk, ובתוך הלולאה יש פעולות סכימה , חיבור והוזזה שהם מתבצעות בסיבוכיות של (O(1), לכן זמן ריצת האלגוריתם הוא O(k^2). מכיוון ש N=2k ניתן לראות שסיבוכיות האלגוריתם הוא O(N^2)

	Run Step Pres	Reset Dump	a5 (x15)	0x0000000
			a6 (x16)	0x0000000
W. S. S. W. HO. HO. HO. W. W.			a7 (x17)	0×0000000
0x00829293	slli x5 x5 8	slli t0, t0, 8	s2 (x18)	0x0000000
0x0ff2e293	ori x5 x5 255	ori t0, t0, 0xff		
0x0ffe7313	andi x6 x28 255	andi t1, t3, 0xff	s3 (x19)	0x0000000
0x03d30fb3	mul x31 x6 x29	mul t6, t1, t4	s4 (x20)	0x00000000
0x005fffb3	and x31 x31 x5	and t6, t6, t0	s5 (x21)	0×0000000
0x008e5e13	srli x28 x28 8	srli t3, t3, 8	s6 (x22)	0x00000000
0x0ffe7313	andi x6 x28 255	andi t1, t3, 0xff	s7 (x23)	0x0000000
0x03d30e33	mul x28 x6 x29	mul t3, t1, t4	s8 (x24)	0x00000000
0x005e7e33	and x28 x28 x5	and t3, t3, t0	s9 (x25)	0x00000000
0x008e1e13	slli x28 x28 8	slli t3, t3, 8	s10	0x0000000
0x01cf8fb3	add x31 x31 x28	add t6, t6, t3	(x26)	
0×00100513	addi x10 x0 1	finish: addi a0, x0, 1	s11 (x27)	0x0000000
0x000f8593	addi x11 x31 0	addi al, t6, 0	t3 (x28)	0x0af42f00
0×00000073	ecall	ecall # print integer ecall	t4 (x29)	0x0000feed
			t5 (x30)	0x0000000
195065129				0.00000000
			t6 (x31)	0x0ba07529
		ti de la companya de	Display Settings	Hex

הפועלה לוקחת כ-9 מחזורי שעון.

## 2.5

```
32 #####################
33
34
   # Start of your code
35
           andi t1, t3, 0xff
36
                                                    שינויים בקוד: במידה ושמונת הביטים ה9-16 באחד
           beg t1,t3,a msb0
37
                                             הרגיסטרים שווה לאפס, אז ניתן לבצע במקום 2 מכפלות רק
           andi t1,t4,0xff
38
                                                                      כפל אחד שמקצר משמעותית,
           beq t1, t4,b msb0
39
                                                                                   נפריד למקרים:
40
41
                                              מקרה 1: מקרה שבו יש קפיצה בגלל הרגיסטר הראשון, רק
           andi t1, t3, 0xff
42
                                                                             5 הפקודות מתבצעות
           mul t6, t1, t4
43
           and t6, t6, t0
44
                                             מקרה 2: במידה ויש קפיצה בגלל הרגיסטר השני, 7 פקודות
45
           srli t3, t3, 8
                                                                                       מתבצעות.
46
           andi t1, t3, 0xff
                                             מקרה 3: במידה ואף אחד מהם לא נכון, אז בגלל הבדיקות
           mul t3, t1, t4
47
                                                                     הנוספות 14 פקודות מתבצעות.
           and t3, t3, t0
48
49
           slli t3, t3, 8
                                                                          לכן, האם הדבר משתלם?
           add t6, t6, t3
50
                                                במידה ושמונת הביטים העליונים של אחד מהרגיסטרים
           j end
51
                                                שווה לאפס, אז הדבר משתלם שכן הפעולה תערך פחות
52
                                                                                     מחזורי שעון.
                                                 אחרת, הפעולה לא תשתלם מכיוון שפעולה תערך יותר
53 b_msb0:
                                                                                     מחזורי שעון.
54 mul t6, t3, t4
55 and t6, t6, t0
   j end
56
57
58 a msb0:
59 mul t6, t4, t3
60 and t6, t6, t0
61
62 end:
```



נצרף 2 צילומי מסך, בצילום הזה נסביר על ההתחלת הפעולה של המכפל. נראה שכפי שנדרש רק לאחר. 40 ננו שניות (אחרי עלית. השעון הרביעית) נכנסים הנתונים הרלוונטים (שני תעודות הזהות) והreset עובר מ1 ל0 כנדרש.

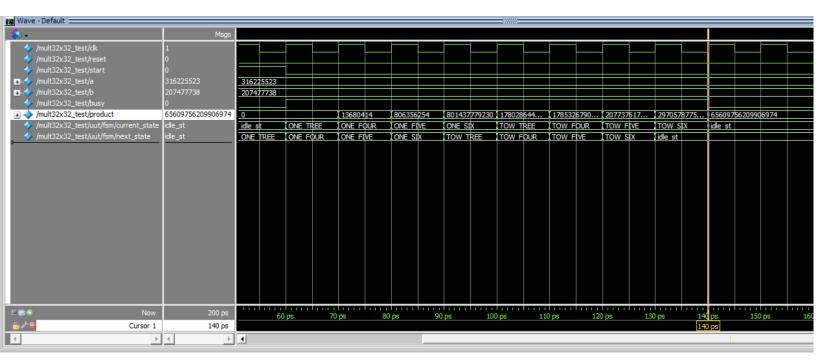
בכל הזמן הזה ניתן לראות שהחוטים שבהם עובר המידע של התז היו מנותקים, ובנוסף ה FSM היה במצב של השהייה שכן לא עבד, וכניסת הביזי הייתה על 0 כנדרש.

בעלית השעון הרביעית ניתן לראות שכניסת הreset האסיכרוני יורד מאחד לאפס.

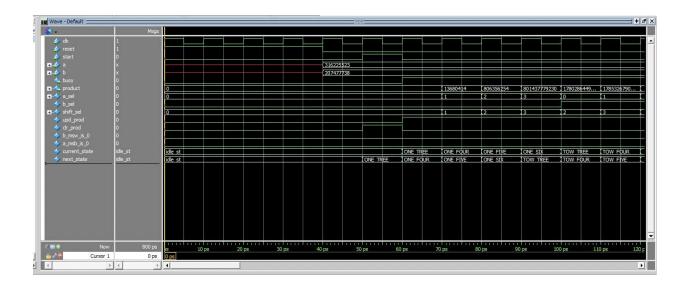
ברגע זה מכונת המצבים שלנו מתחילה את פעולתה.

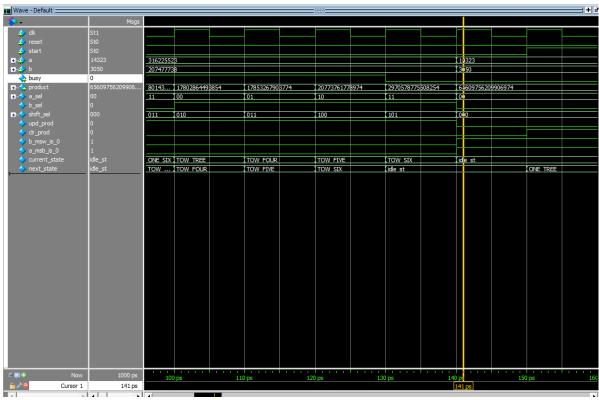
לכן, מחזור שעון אחד לאחר מכן בעלית השעון החמישית, הסטארט עולה מ0 ל1 כפי שצוין בהדגמה שלכם ומחזור לאחר מכן יורד.

ברגע שהמצב הנוכחי של ה FSM משתנה מהשהייה, לאחר שש מחזורי שעון, אפשר לראות שברגע זה busy מחזורי שעון, אפשר לראות שברגע זה המכפל מתחיל לעבוד ולכן סיגנל



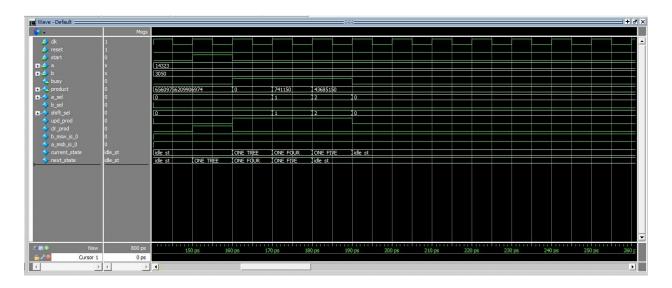
בחלק השני של הריצה, ניתן לראות שבכל עלית שעון ה next state שלנו עובר לcurrent state כפי שצריך, המכונה מסיימת לעבוד 9 מחזורי שעון לאחר שהיא מתחילה (עליה 5 עד עליה 14). לאחר הפסקת הפעולה, ניתן לראות שסינגל הbusy יורד כאשר המצב הנוכחי עובר למצב השהייה. ממעבר על הMSS ניתן לראות שהמכפל עובר על כל המצבים המוגדרים לו בסדר שהגדרנו ולכן פועל כשורה.





נשים לב, שפעולת הכפל הראשון של המכפל המהיר היא במדויק אותה הפעולה של המכפל הראשון, כצפוי.

(2 תמונות לתחילת ולסוף הכפל) בפרט, סיגנלי ה busy והstart מתנהגים בצורה זהה כצפוי. בנוסף למעברים הזהים בין המצבים של ה current, next state וכמובן שתוצאות המכפל זהה לסעיף הראשון.



כעת, נשים לב שבשונה מהפעמים הקודמות, בפעולה השניה של המכפל, מכיוון שהוא מזהה שגם הבית העליון של הרגיסטר הראשון וגם חצי המילה השניה של הרגיסטר השני הן 0,

הפעולה נעשית בארבעה מחזורי שעון בלבד,

ניתן לראות שבדומה לדיאגרמה ב2.2, המצב קופץ מ 15 למצב השהייה,

בנוסף, כל סיגנלי ה busy וה start פועלים כהרגלם בדומה לסעיפים הקודמים.

ניתן לראות שלבסוף תוצאות המכפל תקינה.

לכן קפיצת המצבים עובדת בצורה תקינה - לפחות במקרה זה ולקפיצה הספציפית בה

.a\_msb\_is\_0==1,b\_msw\_is\_0==1