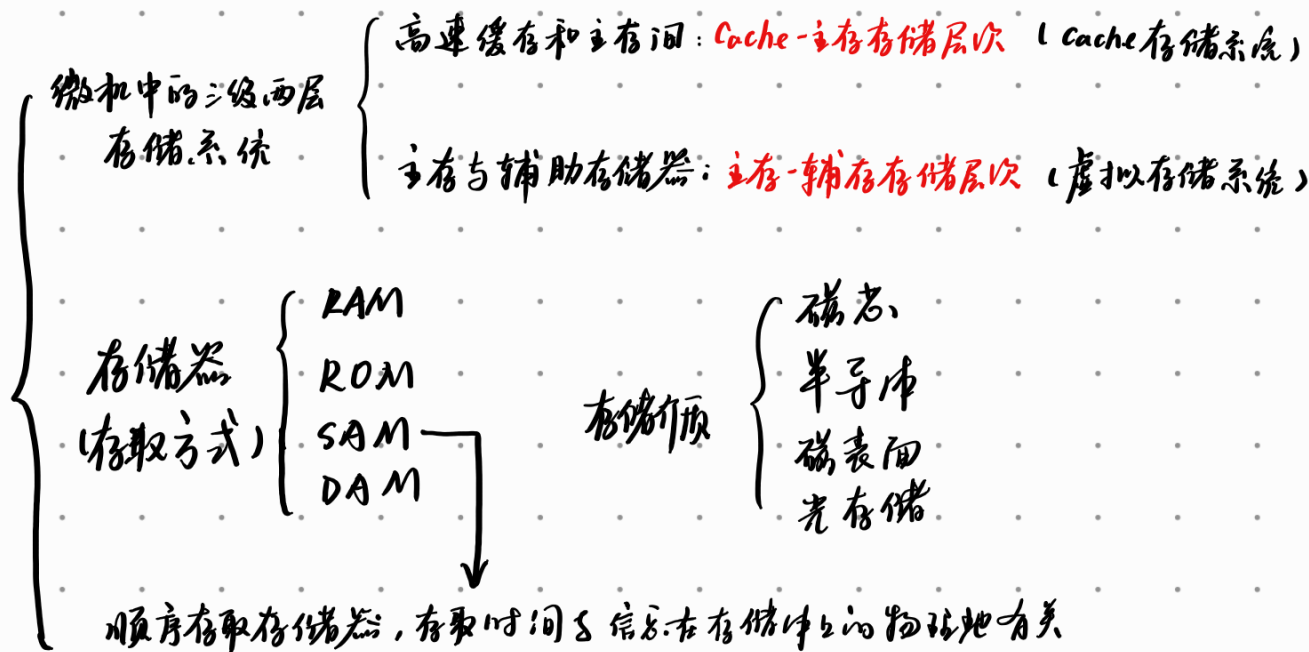


存储访问的局部性原理：在访问存储器时，无论存取指令或存取数据，所访问的存储单元都趋于聚集在一个较小的连续单元区域中。



## 主存

- 技术指标
- ① 存储容量：主存能容纳的二进制信息总量。如：字地址  $16K \times 16$ ， $16K$  个字，每字 16 位。
  - ② 存取速度
    - 存取时间  $T_a$ ：访问或读取，启动存储器操作  $\rightarrow$  完成
    - 存取周期  $T_m$ ：完成一次完整读写操作全部时间  $T_m > T_a$
  - ③ 主存带宽  $B_m$ ：与存取周期密切相关，称数据传输率，字/秒、字节/秒、位/秒。

$$B_m = \text{主存等效工作频率} \times \text{主存位宽} \div 8$$

$$= \text{内存时钟频率} \times \text{倍增系数} \times \text{主存位数} \div 8$$

- 数据存放
- ① 不浪费存储器资源，的存放方法
  - ② 从存储器的起始位置存放
  - ③ 边界对齐的数据存放方法
    - 双字 000 (8 倍数)
    - 单字 00 (4 倍数)
    - 半字 0 (偶)
- 一个存取周期内完成

