# 实验五 指令分析和程序设计

1、	16 位指令代码解析	. 1
2、	程序设计	. 2
3、	输入并测试程序	. 7

# 1、16 位指令代码解析

15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
寻址方	寻址方式和控制功能				S-op						S-R	egs			
			S3	S2	S1	S0	Cin	C-F	Reg	S	Α	S			
													4位立	乙即数	

#### (1) 功能选择描述(红色为选做部分)

寻址方式和控制功能	3 位组合
选择寄存器进行操作(RW)	000
寄存器和立即数进行运算	001
写主存	010
读主存	011
无条件转移	100
条件转移(相等转)	101
条件转移(小于转)	110
选择寄存器进行操作(RO)	111

### (2) S-op 描述(红色为选做部分)

ALU 操作	<b>S3</b>	S2	S1	S0(Sub)	Cin	解释(指令代码)	有效标志
移	0	0	0	0	X	MOV B	CA
位	0	0	0	1	X	逻辑/算术左移 B(SLL)	CA

ALU 操作	S3	S2	S1	S0(Sub)	Cin	解释(指令代码)	有效标志
操	0	0	1	0	X	逻辑右移 B(SHR)	CA
作	0	0	1	1	X	算术右移 B(SAR)	CA
比	0	1	0	0	X	A>B (CMP)	CA=0 且 ZO=0
较 操	0	1	0	1	X	A=B (CMP)	ZO=1
作	0	1	1	0	X	A <b (cmp)<="" td=""><td>CA=1</td></b>	CA=1
	1	0	0	0	0	A+B (ADD)	OV, SG, CA, ZO
算	1	0	0	0	1	A+B+1 (ADC)	OV, SG, CA, ZO
术	1	0	0	1	0	A-B (SUB)	OV、SG、CA、ZO
运	1	0	0	1	1	A-B-1 (SBB)	OV、SG、CA、ZO
算	1	0	1	0	1	A+1 (INC)	
	1	0	1	1	1	A-1 (NEC)	
逻	1	1	0	0	X	A and B (AND)	ZO
辑	1	1	0	1	X	A or B (OR)	ZO
运	1	1	1	0	X	~A (NOT)	ZO
算	1	1	1	1	Х	A xor B (XOR)	ZO

#### (3) S-Regs 描述

- C-Reg 为 00 选择 R0, C-Reg 为 01 选择 R1, C-Reg 为 10 选择 R2, C-Reg 为 11 选择 R3;
- SA(2位): 当选择读寄存器功能的时候,选择输出哪个寄存器的值到 A 通道,00表示选择 R0,01-R1,10-R2,11-R3
- SB (2位): 当选择读寄存器功能的时候,选择输出哪个寄存器的值到 B 通道,00表示选择 R0,01-R1,10-R2,11-R3

# 2、程序设计

### 例 1: 求解-8\*10

#### (1) 指令设计

汇编指令格式	机器指令格式 (16进制)	程序解读
MOV R0,-8	2008	a=-8
MOV R1,R0	0040	b=a
MOV R3,0	20c0	内存地址清 0
SLL R0	0200	左移 1 位相当于乘 2, a=a*2
SLL R1	0244	
SLL R1	0244	左移 3 为相当于乘 23, b=b*23
SLL R1	0244	
ADD R2,R0,R1	1084	c=a+b
STORE R3,R2	4038	存结果至内存

### (2) 指令解析

• 2008: MOV R0, -8

汇编指令							M	OV R	20, -8							
含义					k	各立艮	<b>卯数 8</b>	存入	.寄存	器 R(	) 中					
十六进制指令			2			(	0			0					-8	
二进制指令	0	0 0 1 0 0 0 0 0 0 0 0 0										0	1	0	0	0
位含义	Į	力能选	择			X			目标	寄存器	X		立即数			
具体含义	寄有	□ 器+立	即数	X					]	R0	X		立即数			
对应控制位	R/	W + S	-B/I	<b>S</b> 3	3 S2 S1 S0 Cin			C-Reg			4		Ιì	通道		
控制模块	Reg	Regs + I 通道 ALU Regs									立即数通道			鱼		

• 0040: MOV R1, R0

汇编指令							N	IOV I	R1, R	.0								
含义					将	寄存	器 R	) 的有	<b>序入</b> 鲁	存器	R1	中						
十六进制指令		0 0 4												(	0			
二进制指令	0	0 0 0 0 0 0 0 0 0 0 0 0 0 0 0										0	0					
位含义	Į	力能选	择	,	算术或	逻辑	运算位	Ĺ	目标	寄存器	源寄	存器	源寄	存器	X			
具体含义	寄	存器运	算		数	対据传:	送		R1 X			X	R0		X			
对应控制位	R/	w 位	为1	<b>S</b> 3	S2	S1	S0	Cin	C-	C-Reg SA SB		В	2	X				
控制模块	Regs ALU Regs																	

• 20c0: MOV R3, 0

汇编指令							l	MOV	R3, (	)						
含义					将寄	存器	R3 =	中存放	文的内	存地	址	置为 0				
十六进制指令			2			(	)			(	2			(	)	
二进制指令	0	0	1	0	0	0	0	0	1	1	0	0	0	0	0	0
位含义	ĺ	力能选	择			X			目标	寄存器		X	立即数			
具体含义	寄存	字器+立	即数			X			]	R3		X		立目	叩数	
对应控制位	R/	W + S	-B/I	S3 S2 S1 S0 Cin						-Reg		SA	I通道			
控制模块	Re	Regs + I 通道 ALU Regs									立即数通道					

### • 0200: SLL R0

汇编指令								SLL	, R0								
含义						将寄	存器	R0 中	的值	[左移	1位						
十六进制指令		0 2 0											(	0			
二进制指令	0	0	0	0	0	0	1	0	0	0	0	0	0	0	0	0	
位含义	ĺ	力能选	择	,	算术或	逻辑	运算位	Ī.	目标寄存器 源寄存器				源寄存器		2	K	
具体含义	寄	存器运	章	逻辑/算术左移					R0			X		ζ	2	K	
对应控制位	R/	w 位)	为1	<b>S</b> 3	S2 S1 S0 Cin		C-	-Reg	SA		S	В	2	K			
控制模块	Regs ALU Regs																

### • 0244: SLL R1

汇编指令								SLL	R1								
含义						将寄	存器	R1 中	的值	<b>[左移</b>	1位						
十六进制指令			0			2	2			۷	1			4	4		
二进制指令	0	0	0	0	0	0	1	0	0	1	0	0	0	1	0	0	
位含义	ĺ	力能选	择	,	算术或	逻辑	运算位	Ĺ	目标	寄存器	源寄	存器	源寄存器		Σ	K	
具体含义	寄	存器运	章		逻辑/算术左移				R1		X		R	.1	Σ	K	
对应控制位	R/	w 位)	为1	<b>S</b> 3	33 S2 S1 S0 Cin		C-Reg		SA		S	В	Σ	K			
控制模块	Regs ALU Regs								•								

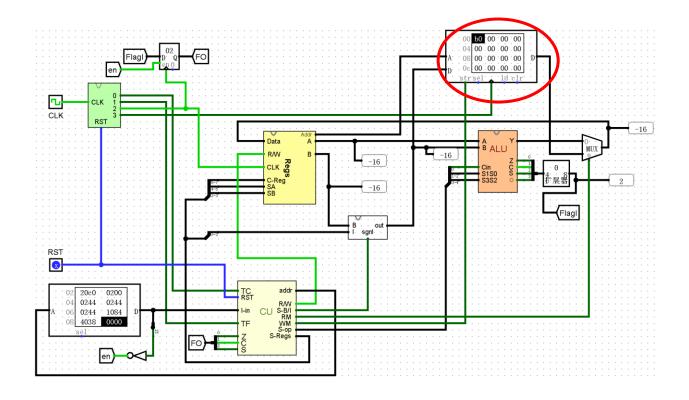
• 1084: ADD R2,R0,R1

汇编指令							ΑI	DD R2	2,R0,	R1						
含义				将智	寄存器	器 <b>R</b> 0	与 R	1 中的	的值相	]加,	结果	存入	R2			
十六进制指令		1 0 8											4	4		
二进制指令	0	0 0 0 1 0 0 0 0 0 0 1 0 0 1										0	0			
位含义	Į	力能选	择	,	算术或逻辑运算位					目标寄存器 源寄存器				存器	X	
具体含义	寄	存器运	章			A+B			R2 R0			R0	R1		X	
对应控制位	R/	<b>w</b> 位:	为1	<b>S</b> 3	S2	S1	S0	Cin	C	-Reg	SA		SB		2	X
控制模块	Regs ALU Regs															

• 4038: STORE R3,R2

汇编指令	STORE R3,R2															
含义	将寄存器 R2 中的结果存入 R3 指向的内存															
十六进制指令	4			0				3			8					
二进制指令	0	1	0	0	0	0	0	0	0	0	1	1	1	0	0	0
位含义	功能选择			X				目标寄存器 源寄存器		源寄存器		X				
具体含义	写内存			X				X R3		R2		X				
对应控制位	<b>WM</b> 位为 1		<b>S</b> 3	S2	S1	S0	Cin	C-Reg		SA		SB		X		
控制模块	存储器			ALU					Regs							

### (3) 输入并测试程序



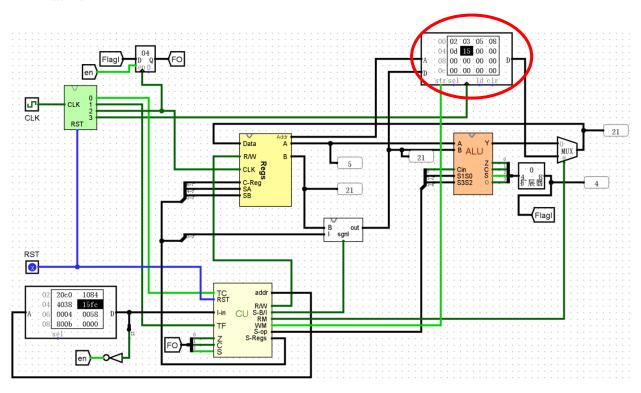
# 例 2: 试编写-8/4 的二进制代码并测试

# 例 3: 斐波那契数列(选作题)

#### (1) 斐波那契数列

汇编指令格式	机器指令格式(16 进制)	选作说明
MOV R0,1	2001	
MOV R1,1	2041	
MOV R3,0	20c0	
ADD R2,R0,R1	1084	
STORE R3,R2	4038	
INC R3 或 ADD R3, 1	15fc	在 ALU 中增加 A+1(INC)指令,寄存器组可增加地址通路,避免所选单元跳来跳去
MOV R0,R1	0004	
MOV R1,R2	0058	
JMP -5	800b	PC 程序计数器需增加 PC+n 控制

#### (2) 输入并测试程序



# 例 4: 输出下面 r0 和 r1 中的最大值,编写代码并验证? (选做题)

mov r0,1010 mov r1,1101