前在4年·知行今NEB

前在不名·知行合NEE

# 计算机系统的两大功能之-运算

# 计算机中数值与文字信息表示

进制

前张不息·知行今NEW

前在不名·知行合NEE

0.345

1.380

× 2

1.520

- 十进制是人们最熟悉的一种进位记数制,有0-9共10个计数符号
- 而在计算机中信息都是采用二进制表示的,只有0和1两个计数符号

进制转换

- 不同进制是可以转换的

□ 二进制→十进制  $(1 0 1 0 1 .1 1)_2$  $= 1 \times 2^{4} + 0 \times 2^{3} + 1 \times 2^{2} + 0 \times 2^{1} + 1 \times 2^{0} + 1 \times 2^{-1} + 1 \times 2^{-2} = (21.75)_{10}$ □ 十进制→二进制

怎么计算?

十进制→二进制的转换过程

□ 十进制整数除以2后取余数,直到商为0。将余数按先右 2 100 0 十进制整 (低位)到纸 2 25 1 小数部分 (低位)到后左(高位)排列 2 12 0 □ 十进制小数乘以2后取整数,将整数按先左(高位)到后右 2 6 0 (低位)排列 2 3 1

 $(100.345)_{10} = (1100100.01011)_2$ 

十进制→二进制的转换过程

■ 其他转换方法 **100** 

=64+32+4 =26+25+22  $= 1 * 2^6 + 1 * 2^5 + 0 * 2^4 + 0 * 2^3 + 1 * 2^2 + 0 * 2^1 + 0 * 2^0$ =1100100

自然不多·知行今NEED

前张本本·知行今NEE

前在本本·知行合NEE

#### 可以快速转换的进制

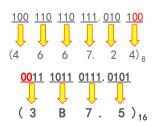
前张不息·知行今NEW

#+ T# ¥6+C				
■ 特殊数据	八进制	对应二进制	十六进制	对应二进
□ 127、255、65535 ◆0111 1111 、1111 1111 、1111 1111 1111	0	000	0	0000
<b>254, 128</b>	1	001	1	0001
• 1111 1110 、 1000 0000	2	010	2	0010
	3	011	3	0011
	4	100	4	0100
	5	101	5	0101

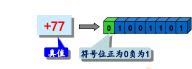
八进制	对应二进制	十六进制	对应二进制	十六进制	对应二进制
0	000	0	0000	8	1000
1	001	1	0001	9	1001
2	010	2	0010	Α	1010
3	011	3	0011	В	1011
4	100	4	0100	С	1100
5	101	5	0101	D	1101
6	110	6	0110	Е	1110
7	111	7	0111	F	1111
7	111	7	0111	F	1111

转换示例

十进制→二进制的转换过程



的基本立.知行合NEU



数值型数据在机器中的表示

机器数

即: +77⇒0 100 1101

前在本年·知行今NEU

# 有符号数的表示

-4如何表示?

+4: **0** 000 0100 -4: **1** 000 0100

这种表示方式称为<mark>原码</mark>

III rest

# 原码、反码、补码

■ 正数的原码、反码和补码的表示相同

负数反码:原码的符号位不变,数值位取反(0变1,1变0)

■ 负数补码: 反码加1

前张不多·知行今NEU

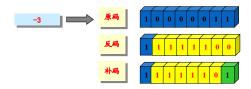
前张本本·知行今NEE

原码、反码、补码

自强不息·加行合NEW

#### 原码的缺陷

前某不名·加行今WEB



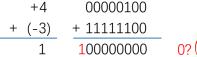


反码的缺陷

前在本意·知行今NEED

补码直接参与计算

前张不多·知行今NEW



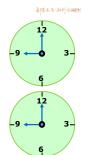


补码的由来

例1: 有一只表指在9点,要拨到4点,有二种方法 逆时针拨 9 - 5 = 4 顺时针拨 9 + 7 = 12 + 4

所以: 9-5=9+ (-5) = 9+ (12-5) = 9+7=12+4 模是12 (-5) <sub>补</sub>= (12-5) =7

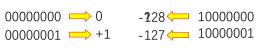
例2: 钟表的模是12, 而8位二进制运算, 模为256 90-20=90+(-20) = 90+(256-20) = 90+236 = 326 = 256+70



思考: 补码的范围 (单字节)

前张本志·知行今NEED

-0不存在!



01111111 +127 -1 11111111

前在本本·知行今NEW

前在不立一知行今NEED

移码

■ 移码的符号位: 0负 1正

- 唯一零: 补码 (0000 0000) 、移码 (1000 0000)
- 移码多用于浮点数中表示阶码

移码举例

- 真值+3
  - □ 原码表示: 011 → 0000 0011
  - □ 反码表示: 011 → 0000 0011 □ 补码表示: 011 → 0000 0011
  - □ 移码表示: 111 → 1000 0011

正数扩展:

在符号位和数值位之间补0

- 真值-3 □ 原码表示: 111 → 1000 0011
  - □ 反码表示: 100 → 1111 1100
  - □ 补码表示: 101 → **1111 1101** □ 移码表示: 001 → 0111 1101

负数扩展:

- 原码在符号位和数值位之间补0
- 反码、补码和移码都在符号位和数 值位之间补1

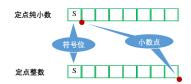
前接不忘·知行合NEE

练习

■ 85和-85的8位原码、反码、补码和移码表示。

定点数和浮点数

■ 定点数:



定点数和浮点数

例如:字长为16位,其中阶码为6位(含 小数点的位置。 一位阶符),尾数为10位(含一位数符) 阶码用移码,尾数用补码的形式。 尾数的位数决定数的精度 阶码的位数决定数的范围

 $-0.000110101(B) = -0.110101000 \times 2^{-11}$  $= 1.001011000 \times 2^{011101}$ 

11101 1 001011000 前接不息·知行合NEE

规格化的形式: 尾数的绝对值大于等

于0.1并且小于1,从而唯一地规定了

英文字符表示— —ASCII码

 American Standard Code for Information Interchange, 128 个常用字符,用7位二进制编码, 从0到127。其中控制字符: 0~ 32, 127; 剩余是普通字符。

d, d, d,d,(i)	0d, d,d, l)/							
alahaiain.	000	001	010	011	100	101	110	111
0000	NUL	DEL	SP	0	0	P		p
0001	SOH	DC1	- 1	1.1	A	0	2	q
0010	STX	DC2		2	В	B	ь	t
0011	ETX	DC3	-#-	3	C	8	c	8
0100	EOT	DC4	- 1	4	D	T	d	1
0101	ENQ	NAK	16	.6	E	U		u
0110	ACK	SYN	- 4	6	F	٧	- 1	٧
0111	BEL	ETB	2	7	G	w	9	W
1000	BS	CAN	6	8	Н	×	h	×
1001	HT	EM	100	9	- 1	Y	10	y
1010	LF	SUB		(4)	J	Z	1	2
1011	VT	ESC	+	.1	К		k/	- 1
1100	FF	FS	Title .	<	L	11	2 L	1
1101	CR	GS	-	=	M	- 1	m	1
1110	SO	RS	-	>	N	1	n	~
1111	SI	HS	15	- 1	0	200	0	DEL

前接不息·知行合NEE

前在本本·知行今NEW

英文字符表示 ASCIIA

| May 2 | May

自然不多·知行今NEED

**(アチ編码** 編码交換流程 輸入码 国标码 机内码 字形码

打印汉字

汉字编码

■ 输入码

(1) 数字编码,例如国标码、区位码;

(2) 字音编码,例如搜狗拼音、微软拼音;

(3) 字型编码,例如五笔输入法;

(4) 形音编码,结合字音编码和字型编码的优点。

GB 2312-80

■ 双字节表示,分为区码和位码

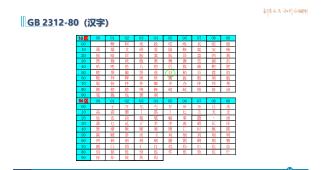
显示汉字

 包括202个一般符号,60个序号,22个数字,52个拉丁字母,169个日 文假名,48个希腊字母,56个俄文字母,26个汉语拼音符号;37个汉语 注音字母,6763个汉字

 6763个汉字分为两级。第一级汉字3755个按汉语拼音顺序排列;第二级 汉字3008个按笔画顺序排列



前在本本·知行今NEW

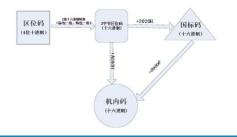


# 区位码、国标码与机内码

- 以汉字"白"为例:
  - □ 区位码: 1655
  - □ 国标码: 1037H+2020H = 3057H
  - □ 机内码: B0D7H

(=国标码+8080H)

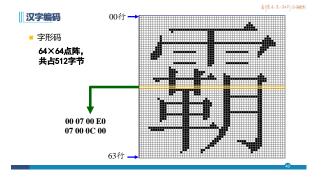
# 汉字区位码、国标码(交换码)及机内码转换关系图

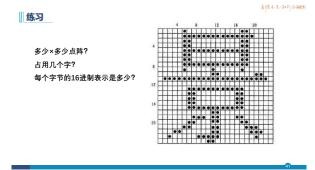


# 汉字编码

前在本本·知行今NEW

- 字形码
  - 字形码是指字形的点阵信息的数字代码。存放在汉字库中。字型码有显示字形码和打印字形码两种。根据输出的去向将汉字输出在显示器上或打印机上。





前在不立一知行今NEED

#### Unicode编码

- 使用标准方案来展示世界上所有语言中的所有字符。
- Unicode编码的实现方式:
  - □ UTF-8: 一种变长的编码方案, 使用 1~6 个字节来存储;
  - □ UTF-32: 一种固定长度的编码方案,不管字符编号大小,始终使用 4 个字节
  - □ UTF-16: 介于 UTF-8 和 UTF-32 之间,使用 2 个或者 4 个字节来存储,长

#### Unicode编码

- UTF-8编码规则:
  - □ 0xxxxxxx: 单字节编码形式,和ASCII编码完全一样,因此UTF-8是兼容ASCII的;
  - □ 110xxxxx 10xxxxxx: 双字节编码形式:
  - □ 1110xxxx 10xxxxxx 10xxxxxx: 三字节编码形式;
  - □ 11110xxx 10xxxxxx 10xxxxxx 10xxxxxx: 四字节编码形式。

前在本本·知行今NEW

# 二讲制算术运算

二进制算术运算基础

加法运算法则

0 + 0 = 0

0 + 1 = 1

1 + 0 = 1

1 + 1 = 10

前张本本·知行今NEE

前接不息·知行合NEE

例: 求 (10011.01) 2 + (100011.11) 2 = ?

练习: 求 (1011011) <sub>2</sub> + (1010.11) <sub>2</sub> = ?

二进制算术运算基础

减法运算法则:

0 - 0 = 0

1 - 0 = 1

1 - 1 = 0

10 - 1 = 1(0 - 1)

例: 求 (10110.01) 2 - (1100.10) 2 = ?

练习: 求 (1010110) 2 - (1101.11) 2 = ?

自然不多·知行今NEED

二进制算术运算基础

乘法运算法则:  $0 \times 0 = 0$ 

 $1 \times 0 = 0$ 

 $0 \times 1 = 0$ 

 $1 \times 1 = 1$ 

例: 求 (1101.01) 2× (110.11) 2 = ?

0 0 0 0 0 0 1 1 0 1 0 1

1 1 0 1 0 1 1 0 1 1 0 0 1 . 0 1 1 1

# 二进制算术运算基础

# 除法运算法则:

$$0 \div 0 = 0$$

$$0 \div 1 = 0$$

$$1 \div 1 = 1$$

前在不名·知行合NEE

# 进位与借位

- 加法运算时,最高位向上产生进位
- 减法运算时,最高位不足,需借位

溢出

■ 运算结果超出运算器所能表示的范围

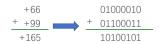
#### 前在本本·知行今NEW

前在不立一知行今NEED

# 有进位是否就会溢出?

-67 10111101 -100 110011100 -100

有进位, 未溢出!



无进位就一定不溢出吗?

无进位,但溢出!

# 如何准确判断溢出?

- 无符号数运算
  - □ 相加有可能溢出,相加前在前加0作为符号位,如果结果的符号为1,则溢出
  - □ 小减大肯定溢出
  - □ 大减小不会溢出
- 有符号数运算
  - □ 同号相减或异号相加肯定不会溢出
  - □ 同号相加或异号相减则可能溢出,如果同号相加时结果符号与加数符号相反,或者异号 相减时结果符号与减数符号相同,则结果溢出

前在不立一知行今NEED

前在本本·知行今NEW

CPU怎么判断溢出?

两个有符号二进制数相加或相减时, 若Cs⊕Cp=1,则结果溢出。 Cs为符号位的进(借)位 Cp为最高数值位的进(借)位

前在不立一知行今NEED

CPU怎么判断溢出?

进位标志  $b_{n-1}$   $b_{n-2}$  ... ...  $b_1$   $b_0$ 

前在本本·知行今NEW

计算机的逻辑运算

- 基本逻辑关系
  - □ 逻辑与(AND)
  - □ 逻辑或(OR)
  - □ 逻辑非(NOT)
  - □ 逻辑异或 (XOR)

二进制逻辑运算

逻辑运算基础

运算法则:

与运算符: • × ∧ ∩ And

 $0 \wedge 0 = 0$ 

 $0 \wedge 1 = 0$ 

 $1 \wedge 0 = 0$ 

 $1 \wedge 1 = 1$ 

前在不立一知行今NEED

10101111 • 10011101 = ?  $\begin{smallmatrix} 1 & 0 & 1 & 0 & 1 & 1 & 1 & 1 \\ 1 & 0 & 0 & 1 & 1 & 1 & 0 & 1 \end{smallmatrix}$ 

 $1\ 0\ 0\ 0\ 1\ 1\ 0\ 1$ 

10111001•11110011 = ?

逻辑运算基础

或运算符: + ∨ ∪ Or

运算法则:

 $0 \vee 0 = 0$  $0 \vee 1 = 1$  $1 \lor 0 = 1$ 

 $1 \vee 1 = 1$ 

前在不立一知行今NEED

10101010 + 01100110 = ?

10101010 V) 01100110 11101110

练习: 10100001+10011011= ?

逻辑运算基础

非运算符:在变量上加"—"运算法则:

$$\frac{1}{0} = 0$$

$$0 = 1$$

intervelowed 逻辑运算基础

> 异或运算符 + 运算法则:

$$0 + 0 = 0 \\ 0 + 1 = 1 \\ 1 + 0 = 1 \\ 1 + 1 = 0$$

自然不息·加行合NEW

例:10101010 + 00001111=?

前在本本·知行今NEE

前在不立一知行今NEED

加法器运算电路

前接不息·如行今辦理

运算的电路实现

SHIZZER TO

加法运算法则

0 + 0 = 0
0 + 1 = 1
1 + 0 = 1
1 + 1 = 10

输入		输出		
A	В	s	С	
0	0	0	0	
0	1	1	0	
1	0	1	0	
1	1	0	1	

加法器运算电路 ■ 可以用异或门及与门

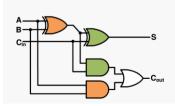
■ 可以用异或门及与门构成加法电路 (半加器)

■ 所谓半加指只求本位的和,暂不管低位的进位





**全加器 (Full Adder )**② 全加器由两个半加器构成。输入端口A、B、C<sub>in</sub> (进位输入)



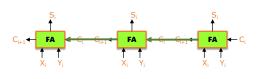
。输出端口S(和)、C<sub>out</sub>(进位输出)

#### n位加法器

- n位加法器包含n个全加器
- 将n个一位全加器串联

串行进位加法器

■ 低位进位输出连接到高位进位输入





#### 前在本本·知行今NEW

前在不立一知行今NEED

■ 串行进位加法器是串行执行的,其高位的运算要依赖低位的进位,所以 当输入数据的位数较多时,会形成很大的延迟并可能成为芯片的瓶颈。

#### 并行进位加法器

- 也叫先行进位加法器
- 设二进制加法器第i位为Ai,Bi,输出为Si,进位输入为Ci,进位输出为 C(i+1),按运算法则则有:

# 并行进位加法器

■ 设二进制加法器第i位为Ai, Bi,输出为Si,进位输入为Ci,进位输出为 C(i+1), 按运算法则则有:

 $\square S_i = A_i + B_i + C_i$ 

 $\Box C_{i+1} = A_i * B_i + (A_i + B_i) * C_i$ 

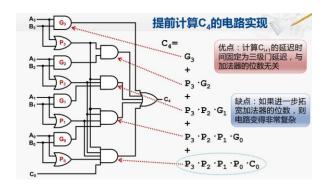
 $\bullet C_{i+1} = G_i + P_i * C_i$ 

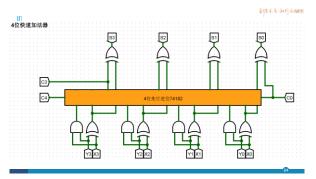
#### 前接不息·知行合NEE 并行进位加法器

- 4位并行进位加法器设计
  - $\Box C_0 = C_{in}$ ;
  - $\Box C_1 = G_0 + P_0 * C_0;$
  - $\ \square \ C_2 = G_1 + P_1 * C_1 = G_1 + P_1 * (G_0 + P_0 * C_0) = G_1 + P_1 * G_0 + P_1 * P_0 * C_0;$
  - $\ \ \, \Box \ \, C_3 = G_2 + P_2 * C_2 = G_2 + P_2 * G_1 + P_2 * P_1 * G_0 + P_2 * P_1 * P_0 * C_0; \\$
  - $\ \, \Box \ \, C_4 = G_3 + P_3 * C_3 = G_3 + P_3 * G_2 + P_3 * P_2 * G_1 + P_3 * P_2 * P_1 * G_0 + P_3 * P_2 * P_1 * P_0 * C_0; \\$
  - □ C<sub>out</sub>=C<sub>4</sub>;

前接不息·知行合NEE

前在本本·知行今NEW





# 其他算术运算

- ■减法→加法
- 乘法→多次加法
- 除法→多次减法→多次加法

前张本本·知行今NEU